

VYSOKÉ UČENÍ TECHNICKÉ V BRNĚ

BRNO UNIVERSITY OF TECHNOLOGY

FAKULTA ELEKTROTECHNIKY A KOMUNIKAČNÍCH TECHNOLOGIÍ
ÚSTAV RADIOELEKTRONIKY

FACULTY OF ELECTRICAL ENGINEERING AND COMMUNICATION
DEPARTMENT OF RADIO ELECTRONICS

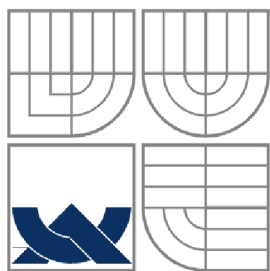
VYSÍLAČ SIGNÁLU DRM

DIPLOMOVÁ PRÁCE
MASTER'S THESIS

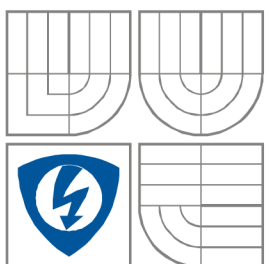
AUTOR PRÁCE
AUTHOR

Bc. PAVEL PATÁK

BRNO 2012



VYSOKÉ UČENÍ TECHNICKÉ V BRNĚ
BRNO UNIVERSITY OF TECHNOLOGY



FAKULTA ELEKTROTECHNIKY A KOMUNIKAČNÍCH
TECHNOLOGIÍ
ÚSTAV RADIOELEKTRONIKY

FACULTY OF ELECTRICAL ENGINEERING AND COMMUNICATION
DEPARTMENT OF RADIO ELECTRONICS

VYSÍLAČ SIGNÁLU DRM

DRM SIGNAL TRANSMITTER

DIPLOMOVÁ PRÁCE
MASTER'S THESIS

AUTOR PRÁCE
AUTHOR

Bc. Pavel Paták

VEDOUCÍ PRÁCE
SUPERVISOR

Ing. Zbyněk Lukeš Ph.D.

BRNO 2012



VYSOKÉ UČENÍ
TECHNICKÉ V BRNĚ

Fakulta elektrotechniky
a komunikačních technologií

Ústav radioelektroniky

Diplomová práce

magisterský navazující studijní obor
Elektronika a sdělovací technika

Student: Bc. Pavel Paták
Ročník: 2

ID: 106696
Akademický rok: 2011/2012

NÁZEV TÉMATU:

Vysílač signálu DRM

POKYNY PRO VYPRACOVÁNÍ:

Prostudujte vlastnosti systému DRM (Digital Radio Mondiale) a možnosti generování signálu DRM. Prostudujte koncepci vícepásmových vysílačů pro pásma krátkých vln. Zaměřte se na mezifrekvenční a vysokofrekvenční bloky (mezifrekvenční filtry, směšovače, oscilátory, širokopásmové výkonové zesilovače a výstupní filtry). Na základě studie navrhnete blokové schéma vysílače, který umožní vysílání signálu DRM na radioamatérských pásmech.

Navrhnete obvodové schéma vysílače a realizujete desku plošných spojů. Realizujte funkční prototyp vysílače s ohledem na možnost snadného měření parametrů signálu mezi jednotlivými bloky.

Vytvořte program pro ovládání vysílače z PC. Ověřte technické parametry navrženého vysílače.

DOPORUČENÁ LITERATURA:

[1] DANEŠ, Josef a kolektiv. Amatérská radiotechnika a elektronika: 3. díl. 1. vyd. Praha: Naše vojsko, nakladatelství a distribuce knih, n. p., 1988. 456 s.

[2] HONEY, Chris. A Linear HF Power Amplifier. Radio & Electronics World: The Complete Communications Magazine. 1983, September, s. 60-66.

Termín zadání: 6.2.2012

Termín odevzdání: 18.5.2012

Vedoucí práce: Ing. Zbyněk Lukeš, Ph.D.

Konzultanti diplomové práce:

prof. Dr. Ing. Zbyněk Raida

Předseda oborové rady

UPOZORNĚNÍ:

Autor diplomové práce nesmí při vytváření diplomové práce porušit autorská práva třetích osob, zejména nesmí zasahovat nedovoleným způsobem do cizích autorských práv osobnostních a musí si být plně vědom následků porušení ustanovení § 11 a následujících autorského zákona č. 121/2000 Sb., včetně možných trestněprávních důsledků vyplývajících z ustanovení části druhé, hlavy VI. díl 4 Trestního zákoníku č.40/2009 Sb.

ABSTRAKT

Diplomová práce se zabývá návrhem a realizací obvodů potřebných pro sestavení vysílače DRM pro krátkovlnná radioamatérská pásma. Je popsán standard DRM a je upozorněno na rozdíly mezi standardem pro rozhlasové vysílání a radioamatérské použití. Uveden je návrh vstupních audio obvodů, modulátoru, směšovače, místního generátoru, zesilovače a filtrů. Použitý SSB modulátor je založen na fázové metodě, často nazývané Tayloeův modulátor. Tento princip je podrobně rozebrán včetně odvozeného matematického popisu. Vysílač je možné řídit pomocí programu na počítači, komunikace probíhá přes sběrnici USB. Vytvoření komunikace je v práci také popsáno.

KLÍČOVÁ SLOVA

DRM, SSB_{SC}, vysílač, krátké vlny, Tayloeův modulátor, polyfázní síť, filtry.

ABSTRACT

Master's thesis deals with design and practical realisation of electronic circuits, which are needed for assembling of DRM signal transmitter for ham short waves bands. There is presented DRM standard as well as there are described the differences between DRM for radio broadcast and for ham using. There is described design of input audio circuits, modulator, mixer, local generator, amplifier and filters. Principle of used SSB modulator is based on phase method, often called Tayloe modulator. This principle is analysed in detail including mathematical description, which was derived. It is possible to control the transmitter by program running at computer, communication takes place via USB. There is described establishment of communication in this work too.

KEYWORDS

DRM, Digital Radio Modiale, SSB_{SC}, Single Side Band, Tayloe modulator, polyphase network, filters.

PATÁK, P. *Vysílač signálu DRM*. Brno: Vysoké učení technické v Brně, Fakulta elektrotechniky a komunikačních technologií. Ústav radioelektroniky, 2012. 88 s., 45 s. příloh. Diplomová práce. Vedoucí práce: Ing. Zbyněk Lukeš, Ph.D..

Prohlášení

Prohlašuji, že svoji diplomovou práci na téma Vysílač signálu DRM jsem vypracoval samostatně pod vedením vedoucího diplomové práce a s použitím odborné literatury a dalších informačních zdrojů, které jsou všechny citovány v práci a uvedeny v seznamu literatury na konci práce.

Jako autor uvedené diplomové práce dále prohlašuji, že v souvislosti s vytvořením této práce jsem neporušil autorská práva třetích osob, zejména jsem nezasáhl nedovoleným způsobem do cizích autorských práv osobnostních a jsem si plně vědom následků porušení ustanovení § 11 a následujících autorského zákona č. 121/2000 Sb., včetně možných trestněprávních důsledků vyplývajících z ustanovení § 152 trestního zákona č. 140/1961 Sb.

V Brně dne 18. května 2012

.....
podpis autora

Poděkování

Děkuji vedoucímu své diplomové práce Ing. Václavu Šnajdrovi za odborné rady a kamarádský přístup a Ing. Zbyňku Lukešovi Ph.D. za pedagogické vedení a odbornou pomoc. Dále bych chtěl poděkovat svým rodičům za zázemí a nespočet dalších věcí a Liduše za trpělivost.

V Brně dne 18. května 2012

.....
podpis autora

Výzkum realizovaný v rámci této diplomové práce byl finančně podpořen projektem
CZ.1.07/2.3.00/20.0007 **Wireless Communication Teams**
operačního programu **Vzdělávání pro konkurenceschopnost**.



evropský
sociální
fond v ČR



EVROPSKÁ UNIE



MINISTERSTVO ŠKOLSTVÍ,
MLÁDEŽE A TĚLOVÝCHOVY



OP Vzdělávání
pro konkurenceschopnost

INVESTICE DO ROZVOJE VZDĚLÁVÁNÍ

Finanční podpora byla poskytnuta Evropským sociálním fondem
a státním rozpočtem České republiky.

OBSAH

Seznam obrázků	8
Seznam tabulek	11
1 Úvod	12
2 Systém DRM	13
2.1 DRM pro rozhlasové vysílání ETSI ES 201 980	13
2.1.1 Úvod	13
2.1.2 Logické kanály	13
2.1.3 Zdrojové kódování	14
2.1.4 Kanálové kódování a modulace	16
2.1.5 OFDM	17
2.2 DRM pro vysílání na radioamatérských pásmech.....	20
3 Kmitočtový plán	22
4 Blokové schéma vysílače	23
5 Generování DRM signálu	25
5.1 Software pro PC	25
5.1.1 Dream	25
5.1.2 WinDRM.....	26
6 Vstupní audio obvody	29
6.1 Kompresor dynamiky	29
6.2 Pásmová propust	30
7 SSB modulátor	33
7.1 Matematický popis a simulace modulátoru.....	33
7.2 Fázovací obvod	39
7.2.1 Polyfázní síť	40
7.2.2 Aktivní fázovací síť.....	43
7.3 Digitální část	45
7.3.1 Vztah kmitočtu generátoru a kmitočtu nosné (mezifrekvence)	47
7.4 Realizace modulátoru.....	47
7.5 Měření Tayloeova modulátoru	49
8 Druhý směšovač	53

8.1	Dolní propust 5 MHz.....	53
8.2	Polyfázni síť	54
8.3	Digitální část	55
9	Pásmové filtry	57
10	Místní oscilátor	60
10.1	Přímá číslicová syntéza (DDS)	60
10.2	Obvod Si570.....	60
10.3	Porovnání obvodů přímé číslicové syntézy a Si570.....	61
10.4	Vybraný obvod	63
10.5	Praktické zkušenosti s obvodem Si570	64
10.6	Měření fázového šumu	64
11	Programové vybavení	67
11.1	Strana mikrokontroléru	67
11.1.1	Popis aplikace.....	67
11.1.2	Nastavení obvodu Si570 a komunikace I ² C	69
11.1.3	USB komunikace.....	71
11.2	Strana počítače	74
11.2.1	USB komunikace.....	74
12	Koncový stupeň	76
12.1	Vlastní návrh	76
12.1.1	Předzesilovač.....	76
12.1.2	Výkonový zesilovač	78
12.2	Převzatý návrh výkonového zesilovače	80
12.3	Dvoutónová zkouška	82
13	Výstupní filtry	84
13.1	Cívky	84
13.2	Přepínání filtrů.....	86
13.3	Výsledky měření	86
14	Závěr	88
	Použitá literatura	89
	Seznam zkratk, symbolů a veličin	93
	Seznam příloh	96

SEZNAM OBRÁZKŮ

Obr. 1.1: Základní principiální zapojení	12
Obr. 2.1: Blokové schéma systému DRM, podle [1].	14
Obr. 2.2: Blokové schéma zdrojového kódování, podle [1].	15
Obr. 2.3: Blokové schéma kanálového kódování a modulace, podle [1].	16
Obr. 2.4: Několikaúrovňové kódovací schéma pro kanálové kódování, podle [1].	16
Obr. 2.5: Namapování pilotních nosných, převzato z [1].	18
Obr. 2.6: Uspořádání rámců, podle [3].	18
Obr. 2.7: Rozmístění referenčních symbolů pro mód robustnosti B a šířku pásma 2,3 kHz, převzato z [4].	20
Obr. 4.1: Blokové schéma vysílače	23
Obr. 5.1: Software DREAM	25
Obr. 5.2: Hlavní okno programu WinDRM	26
Obr. 5.3: Nastavení parametrů vysílání v programu WinDRM	27
Obr. 5.4: Spektrum signálu DRM na výstupu zvukové karty	28
Obr. 6.1: Převodní charakteristiky SSM2167 pro různé kompresní poměry [9].	29
Obr. 6.2: Obvodové zapojení kompresoru dynamiky SSM2167.	30
Obr. 6.3: Zapojení pásmové audio propusti	31
Obr. 6.4: Změřená přenosová charakteristika filtru.	31
Obr. 6.5: Realizace vstupních audio obvodů	32
Obr. 7.1: Principiální schéma SSB _{SC} modulátoru, podle [12].	33
Obr. 7.2: Jednotlivé navzorkované signály	37
Obr. 7.3: Spektrum signálu na výstupu modulátoru	37
Obr. 7.4: Detail spektra signálu SSB _{SC}	38
Obr. 7.5: Spektrum výstupního signálu při využití pouze dvou vstupních signálů $s_1(t)$ a $s_2(t)$	38
Obr. 7.6: Spektrum výstupního signálu při chybě fázového posuvu 1°	39
Obr. 7.7: Tři první segmenty polyfázní sítě	40
Obr. 7.8: Ukázka makra v Excelu pro analýzu polyfázní sítě	42
Obr. 7.9: Výsledek simulace Monte Carlo polyfázní sítě programem PSpice	42
Obr. 7.10: Realizovaná polyfázní síť	43
Obr. 7.11: Naměřený fázový posun mezi signály $s_1(t)$ a $s_2(t)$	43
Obr. 7.12: Navržená aktivní fázovací síť	44
Obr. 7.13: Návrh aktivní fázovací sítě v programu QuadNet	44
Obr. 7.14: Analýza Monte Carlo aktivní fázovací sítě	45

Obr. 7.15: Určení potřebných spínacích časů multiplexeru	45
Obr. 7.16: Zapojení klopných obvodů pro vytvoření adresových signálů pro multiplexer.....	46
Obr. 7.17: Napěťové průběhy na klopných obvodech	46
Obr. 7.18: Jiná možnost pro získání fázového posunu řídicích signálů. Převzato z [22].	47
Obr. 7.19: Zapojení operačních zesilovačů a multiplexeru.....	48
Obr. 7.20: Realizace směšovače.....	48
Obr. 7.21: Alternativní zapojení Tayloeova modulátoru. Převzato z [22].	49
Obr. 7.22: Potlačení nežádoucího postranního pásma při výchozím nastavení	50
Obr. 7.23: Potlačení nežádoucího postranního pásma při vyladění	50
Obr. 7.24: Spektrum generovaného signálu na mezifrekvenci 5 MHz.	51
Obr. 7.25: Měření úrovně nosné.....	51
Obr. 7.26: Přenos mezifrekvenčního filtru	52
Obr. 7.27: Spektrální složky kolem násobků kmitočtu nosné.....	52
Obr. 8.1: Schéma dolní propusti s mezním kmitočtem 5,4 MHz.....	53
Obr. 8.2: Přenosová charakteristika dolní propusti 5,4 MHz.....	54
Obr. 8.3: Polyfázní síť druhého směšovače	54
Obr. 8.4: Fázový posun mezi signály "OUT 0°" a "OUT 90°" u polyfázní sítě druhého směšovače.....	55
Obr. 8.5: Zapojení klopných obvodů druhého směšovače	56
Obr. 8.6: Realizace druhého směšovače.....	56
Obr. 9.1: Schéma zapojení dolní propusti pro pásma 1,8 a 3,5 MHz.	57
Obr. 9.2: Schéma zapojení pásmových propustí.	58
Obr. 9.3: Přenosové charakteristiky realizovaných filtrů.....	58
Obr. 9.4: Ukázka realizace pásmových propustí (a dolní propusti).	59
Obr. 10.1: Blokové schéma Si570, převzato z [34]	61
Obr. 10.2: Blokové schéma DSPLL, převzato z [35].....	61
Obr. 10.3: Značení obvodů Si [33].....	63
Obr. 10.4: Pohled na pouzdro obvodu Si570 z boku.	64
Obr. 10.5: Naměřené spektrum pro určení fázového šumu.....	66
Obr. 11.1: Mikrokontrolérem ovládané periferie.	67
Obr. 11.2: Obrazovka displeje.....	67
Obr. 11.3: Formát paketu dat posílaných přes USB.....	68
Obr. 11.4: Připojení sběrnice USB k mikrokontroléru.....	72
Obr. 11.5: Okno řídicího programu pro PC	75

Obr. 11.6: Realizace generátoru.....	75
Obr. 12.1: Kmitočtová závislost přenosu obvodu MSA0886	76
Obr. 12.2: Schéma zapojení s MSA0886	77
Obr. 12.3: Změřená kmitočtová charakteristika MSA0886	77
Obr. 12.4: Schéma zapojení koncového výkonového stupně.....	78
Obr. 12.5: Schéma zapojení převzatého výkonového zesilovače	80
Obr. 12.6: Kmitočtová charakteristika výkonového zesilovače.....	81
Obr. 12.7: Potlačení 2. a 3. harmonické u výkonového zesilovače.....	81
Obr. 12.8: Pozice hlavních intermodulačních produktů. Převzato z [57].	83
Obr. 12.9: Naměřené spektrum při dvoutónové zkoušce vysílače.....	83
Obr. 13.1: Schéma dolní propusti pro pásmo 12 a 10 m	84
Obr. 13.2: Kmitočtové charakteristiky výstupních filtrů	87
Obr. 13.3: Realizace výstupních filtrů	87

SEZNAM TABULEK

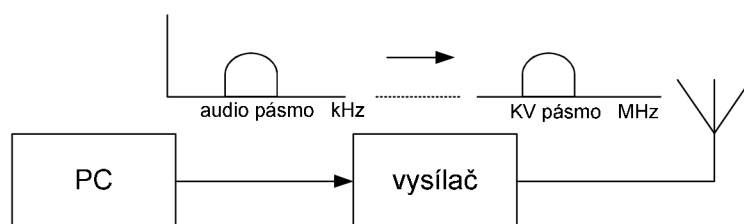
Tab. 2.1: Parametry modulace OFDM v závislosti na módu robustnosti, podle [1].....	19
Tab. 2.2: Počet nosných v závislosti na módu robustnosti, podle [1].....	19
Tab. 2.3: Přehled přenosových rychlostí systému, podle [1].	19
Tab. 2.4: Počty nosných v OFDM v HAM-DRM [4].	20
Tab. 2.5: Přenosové rychlosti v HAM-DRM, podle [4].....	21
Tab. 3.1: Kmitočtový plán KV pásem pro digitální provoz.....	22
Tab. 7.1: Vliv fází vstupních signálů na spektrum výsledného signálu	35
Tab. 7.2: Spektrum výstupního signálu při otočení směru spínání vstupních signálů	35
Tab. 7.3: Výstupní spektrum při multiplexování pouze dvou vstupních signálů.....	36
Tab. 7.4: Vypočítané hodnoty navrhované polyfázni sítě.....	41
Tab. 9.1: Parametry realizovaných pásmových propustí (a dolní propusti).....	59
Tab. 11.1: Popis vodičů USB	72
Tab. 13.1: Vybrané materiály toroidních železoprachových jader	85
Tab. 13.2: Značení jader.....	85
Tab. 13.3: Výsledky měření výstupních filtrů.....	86

1 ÚVOD

Nejčastěji se na radioamatérských krátkovlnných pásmech lze stále setkat s klasickou telegrafií (CW) a fonickým provozem, pro který bývá zpravidla využita modulace SSB_{SC}. Existuje však i mnoho lidí, kteří experimentují s různými digitálními modulacemi a přenosy dat. Mezi nejznámější digitální mód patří pravděpodobně *Packet Radio*, které se ovšem více než na krátkých vlnách používá na VKV. Jedním z digitálních přenosů dat určeným právě pro relativně nízké kmitočty krátkých vln je tzv. HAM-DRM odvozený od standardu DRM určeným pro rozhlas vysílající v pásmu dlouhých a středních vln. Následující práce se zabývá návrhem vysílače právě pro tento digitální provoz.

Pro digitální módy se obvykle nevyrobí nebo nestaví speciální přijímače či vysílače. Zpravidla se využije spojení SSB_{SC} transceivru, které jsou běžně dostupné a patří mezi základní radioamatérské vybavení, a klasického počítače, případně některé jeho přenosné verze. Program na počítači se pak stará o veškeré digitální kódování, modulace atd., většina programů pro tyto účely je volně stažitelných.

I zde popsáný vysílač se drží této koncepce. Jak ukazuje Obr. 1.1, posláním vysílače je kmitočtově posunout již digitálně modulovaný signál z audio pásma do patřičného rádiového kanálu v pásmu krátkých vln, což odpovídá právě modulaci SSB_{SC}.



Obr. 1.1: Základní principiální zapojení.

2 SYSTÉM DRM

2.1 DRM pro rozhlasové vysílání ETSI ES 201 980

2.1.1 Úvod

Rozhlasové vysílání se začalo rozvíjet po první světové válce. Používala se tehdy amplitudová modulace a vysílalo se v pásmech dlouhých a středních vln. Za téměř století vývoje radiotechniky bylo vyvinuto mnoho moderních způsobů přenosů dat, které vedly k praktickému použití dnešních komunikačních systémů. Jakoby stranou vývoje však stál amplitudově modulovaný rozhlas. Zatímco na velmi krátkých vlnách se již záhy po druhé světové válce začalo vysílat frekvenční modulací, v pásmu dlouhých a středních vln se dodnes vysílá původí amplitudovou modulací. V porovnání s dnešními moderními systémy nemůže amplitudově modulovaný rozhlas obstát v jakosti poslechu, a proto počet jeho posluchačů klesá. Uvadající zájem o vysílání na těchto pásmech se pokouší oživit vývoj standardu DRM (Digital Radio Mondiale). Digitální modulace může výrazně zlepšit mnoho zásadních parametrů, které ovlivňují jakost poslechu jako je např. větší dynamický rozsah, odolnost vůči různým interferencím a rušení nebo redukcí šumu. Ve spojení s výhodami šíření elektromagnetického záření na středních a dlouhých vlnách, kdy lze jedním vysílačem pokrýt velké území, vzniká perspektivní systém. V České republice v současné době žádná stanice ve standardu DRM nevysílá, je ale možné přijímat stanice zahraniční.

V této kapitole bude systém DRM ve stručnosti představen [1].

Systém DRM je navržen za účelem nahrazení stávajícího analogového rozhlasového vysílání na dlouhých, středních, případně krátkých vlnách, tedy kmitočtech nižších jak 30 MHz. Šířka rozhlasového kanálu na dlouhých a středních vlnách je 9 kHz, na krátkých 10 kHz. Systém DRM využívá násobky těchto hodnot, je tedy možné použít tento standard souběžně se stávajícím vysíláním, protože nedochází k narušení kmitočtového rozdělení kanálů. DRM používá šířku kanálu 4,5; 5; 9; 10; 18 nebo 20 kHz. Šířka kanálu ovlivňuje bitovou rychlost, je tedy faktorem ovlivňujícím kvalitu poslechu. Pro stereofonní vysílání je zapotřebí šířka kanálu dvojnásobná.

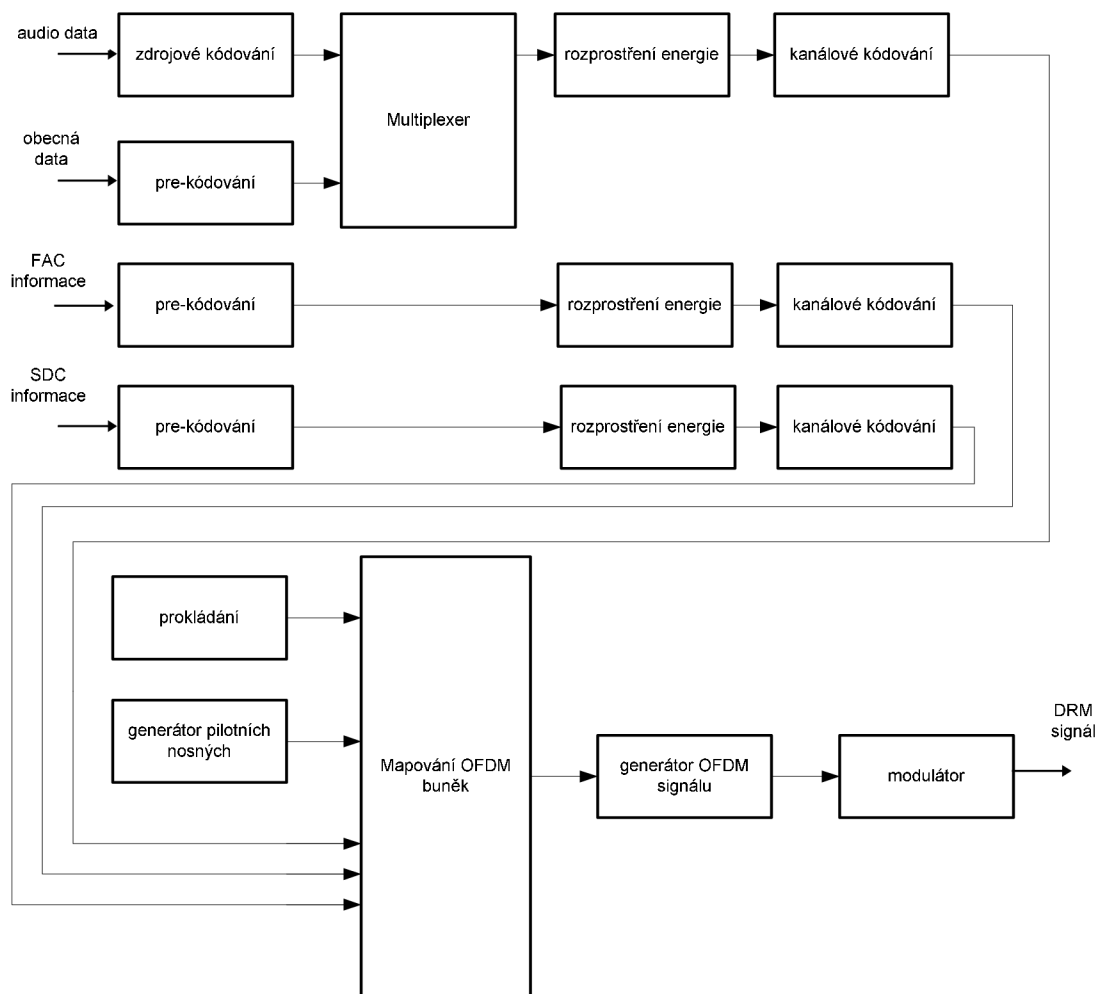
Blokové schéma vysílací části systému DRM je uvedeno na Obr. 2.1.

2.1.2 Logické kanály

V systému DRM jsou vysílány 3 logické kanály: MSC (*Main Service Channel*), FAC (*Fast Acces Channel*) a SDC (*Service Description Channel*).

Hlavní kanál MSC je určen pro přenos vlastních dat vysílaného programu. Umožňuje obsahovat naráz až čtyři služby, které se dělí na zvukové a datové. Každá služba se skládá buď z jednoho, nebo více datových toků. Zvukové služby obsahují jeden audio datový tok a mohou obsahovat navíc ještě jeden datový tok, ve kterém se mohou přenášet textové zprávy. Bitová rychlost textových zpráv může být až 80 bit/s. Datové služby se skládají z jednoho datového toku, a můžou se jimi přenášet obecná data v paketovém módu.

Kanál FAC přenáší informace o parametrech a nastaveních kanálu, které jsou potřebné pro dekódování multiplexu, ne však pro dekódování jednotlivých služeb. Obsahuje údaje o ochranném (*robustness*) módu (A, B, C, D nebo E), použité šířce pásma kanálu, modulaci a kódovém poměru MSC a SDC, počtu vysílaných služeb a také typ služby (zvuková nebo datová), informuje o době, za kterou dojde k překonfigurování systému, jazyku, ve kterém se



Obr. 2.1: Blokové schéma systému DRM, podle [1].

vysílá, typu programu (zprávy, dokument, hudební žánr apod.) a další.

Posledně jmenované informace mají podobný význam jako data poskytovaná systémem RDS u FM vysílání, umožňují tedy například rychlé vyhledávání kanálu, případně přeladování podle nastavených parametrů (například ladění kanálů podle určitého hudebního žánru).

Kanál SDC poskytuje data potřebná pro dekódování kanálu MSC, identifikuje vysílané služby a informuje o dalších alternativních kmitočtech, kde lze stejné služby (buď všechny, nebo některé) zachytit. Pokud kanál FAC informuje o tom, že dojde k překonfigurování systému, jsou v kanále SDC již vysílána data popisující novou konfiguraci. SDC obsahuje mimo jiné údaje o použitém kódování zvuku (AAC, CELP, nebo HVXC), zda je použito kódování SBR, mono, stereo, parametrické stereo nebo MPEG Surround, poskytuje údaje o použitém vzorkovacím kmitočtu, o tom, přenáší-li se spolu se zvukovým signálem i textové zprávy atd. Kanál obsahuje také kontrolní součet CRC (*Cyclic Redundancy Check*) a informaci o přesném čase.

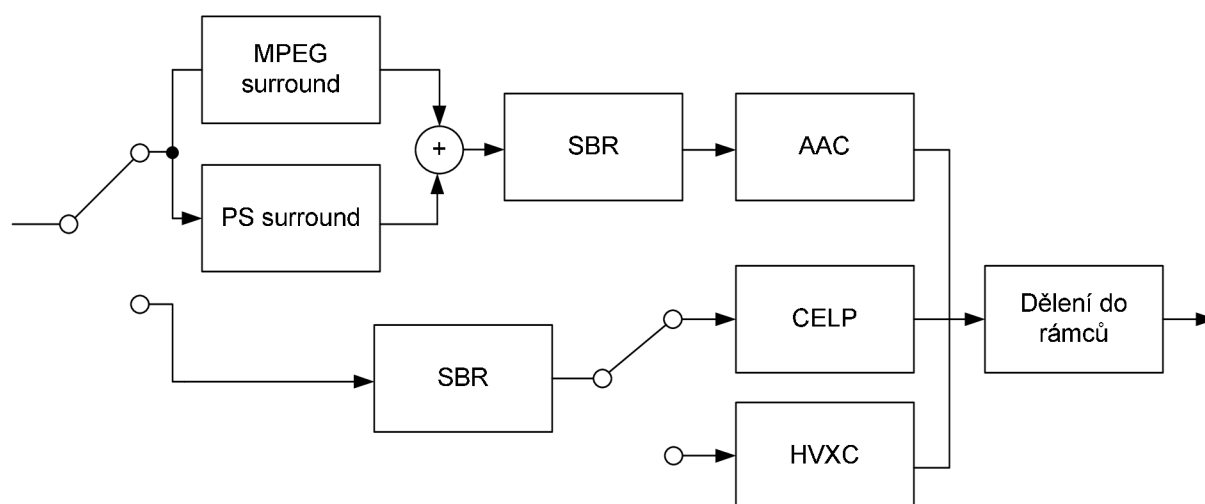
2.1.3 Zdrojové kódování

Účelem zdrojového kódování je co nejvíce snížit bitovou rychlost při co nejmenším snížení kvality výsledného poslechu. Blokové schéma zdrojového kódování je uvedeno na Obr. 2.2.

Rychlost datového toku, který je výstupem zdrojové kódování, závisí na použité šířce pásma. Při využití poloviční šířky rozhlasového kanálu 5 kHz (krátké vlny) je dovolený výstupní tok 8 kbit/s, pro kanál 10 kHz do 20 kbit/s, dvojnásobný kanál 20 kHz umožňuje přenos rychlostí 72 kbit/s.

Pro zdrojové kódování se využívá několik kódovacích schémat, která závisí na charakteru vstupního signálu.

Vstupní data jsou dělena na obecný audio signál a řečový signál. Řečový signál je nejprve upraven SBR (*Spectral Band Replication*) kódérem. Kódér přidá k audio datovému toku informace o vyšších kmitočtech ve spektru zvukového signálu, které budou následným kódováním odstraněny. Jedná se například o silné tóny, nebo naopak šum. Při dekódování pak lze spektrum do jisté míry zrekonstruovat. Toto kódování je zařazeno do řetězce za účelem zvýšení kvality přenášeného signálu, který kvůli úzké šířce pásma kanálu (především při použití šířky 4,5 kHz) musí být následným kódováním značně komprimován a to ztrátovými kompresními metodami MPEG-4.



Obr. 2.2: Blokové schéma zdrojového kódování, podle [1].

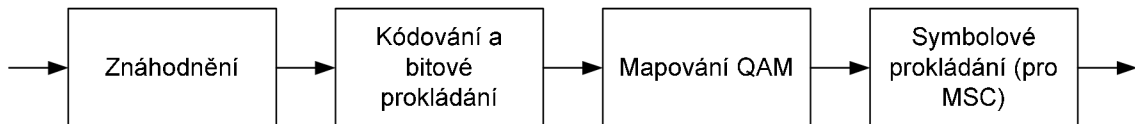
Po bloku SBR tedy následuje kódování podle standardu MPEG-4 CELP nebo MPEG-4 HVXC. Druhý jmenovaný standard umožňuje dosáhnout bitové rychlosti až 2 kbit/s (MPEG-4 CELP až 8 kbit/s), což lze využít například pro vícejazyčné vysílání v jednom kanále. Oba kódéry používají jako nejnižší vzorkovací kmitočet 8 kHz. Obsahují dále přímo implementovanou ochranu proti chybám, spočívající v bitovém prokládání.

Audio signál je komprimován podle standardu MPEG Surround, který je určen pro vícekanálový zvuk, nebo upraveným PS (*Parametric Stereo*) kódérem pro stereofonní vysílání. PS kódér převede vstupní stereofonní signál na monofonní a přidá doprovodná data, podle kterých se stereofonní signál v dekodéru opět zrekonstruuje. Takovéto kódování umožňuje přenášet stereofonní signál při zachování původní šířky kanálu monofonního přenosu. Výstupní bitová rychlost PS kódéru může být až 18 kbit/s. Při vysílání vícekanálového zvuku jsou použity oba kódéry (MPEG Surround i PS), signál z jejich výstupu je sečten. Tím je zachována kompatibilita s přijímači, které nejsou vybaveny pro příjem vícekanálového zvuku. Obdobně jako v případě řečového signálu i zde následuje blok SBR kódování. Poté jsou data komprimována podle standardu MPEG-4 AAC, který může obecně zkomprimovat signál na libovolně malý datový tok, ovšem s odpovídajícím zhoršením kvality. Výsledný signál je řazen do audio rámců.

2.1.4 Kanálové kódování a modulace

Kanálové kódování slouží k zabezpečení signálu proti chybám, které by mohly vzniknout při přenosu. Přidává však do signálu redundantní (nadbytečné) informace, a proto zvyšuje bitovou rychlost. Blokové schéma je uvedeno na Obr. 2.3.

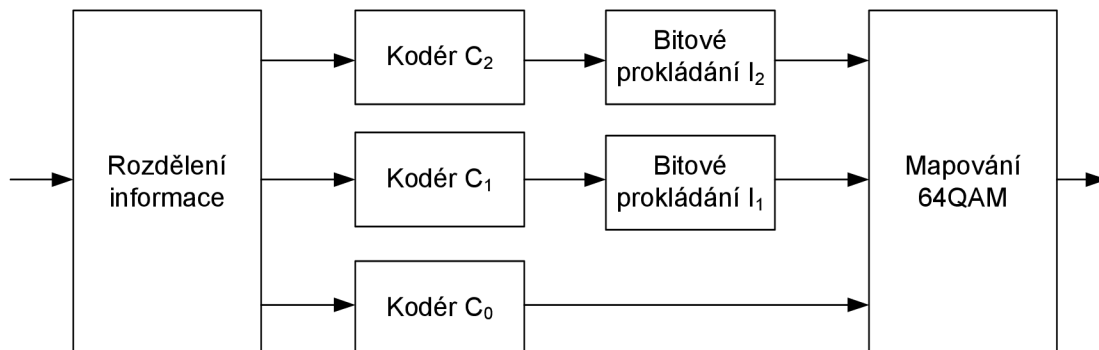
Každý logický kanál se kóduje samostatně, což umožňuje zvolit různé druhy ochrany dat pro každý kanál. Kanál MSC lze navíc rozdělit na více chráněnou a méně chráněnou část. Pokud MSC obsahuje obecná data, může na něj být aplikována dopředná korekce chyb (FEC) Reed Solomon.



Obr. 2.3: Blokové schéma kanálového kódování a modulace, podle [1].

Cílem bloku znáhodnění je zabránit vzniku pravidelností v signále. Znáhodnění se provádí násobením pseudonáhodnou posloupností (PRPS). Při dekódování se provádí násobení přijatých dat stejnou posloupností, princip tak připomíná rozprostírání u systémů CDMA.

Kanálové kódování je založeno na několikaúrovňovém kódovacím schématu. Bity, které jsou při QAM modulaci na pozicích náchylnějších na chyby, jsou kódovány bezpečnějšími kódy. Hlavní konvoluční kód má poměr 1/6, přičemž různé úrovně ochrany se získávají tečkováním, kdy se některé bity vynechávají a tím se získává jiný poměr.



Obr. 2.4: Několikaúrovňové kódovací schéma pro kanálové kódování, podle [1].

Bity, které jsou kódovány některými vyššími druhy ochrany, vstupují dále do bloku bitového prokládání. Bitové prokládání mění pořadí bitů vstupního datového toku. Pokud dojde k shlukové chybě, která postihne několik za sebou jdoucích bitů, díky prokládání se chyba rozloží po delším časovém úseku a je vyšší pravděpodobnost, že může být opravena.

Každý kanál je pak mapován podle konstelačních diagramů pro modulace M-QAM. Která modulace je použita závisí na logickém kanále a módu robustnosti (*Robustness Mode*). Platí, že čím vyšší M, tím je vyšší spektrální účinnost a lze dosáhnout vyšších přenosových rychlostí při stejné šířce pásma, klesá s tím ovšem odolnost proti chybám.

Jaké jsou použity kódové poměry pro jednotlivé logické kanály pro konkrétní modulace QAM, udává parametr *protection level*, který může nabývat hodnot 0 až 4. Pro některé logické kanály a modulace nejsou k dispozici všechny úrovně parametru *protection level*.

Kanál MSC může být mapován do konstelačního diagramu modulace 64QAM a 16QAM pro módy robustnosti A, B, C, D, pro mód E je k dispozici modulace 16QAM nebo QPSK. Kanál SDC může využít pro módy A až D mapování 16QAM nebo QPSK, pro mód E pouze QPSK. Přitom platí, že SDC musí být zabezpečeno víc než kanál MSC. Pro kanál FAC je k dispozici pouze jedna modulace a to QPSK.

Pro logický kanál MSC může být použito symbolové prokládání, kde lze zvolit tzv. krátké nebo dlouhé prokládání pro módy robustnosti A až D, pro mód E je vždy použito dlouhé prokládání.

2.1.5 OFDM

Modulace OFDM (*Orthogonal Frequency Division Multiplexing*) je modulační technika využívající velkého množství nosných kmitočtů. Jednotlivé nosné jsou navzájem ortogonální. Tato vlastnost umožňuje vzájemné překrývání spekter jednotlivých nosných, nosné lze pak umístit v malých frekvenčních rozestupech [2].

Vstupní sériový datový tok je rozdělen do paralelních větví, každé subnosné odpovídá jeden paralelní datový tok. Rozdělením datového toku dojde ke snížení bitové rychlosti v jednotlivých paralelních větvích. Každá větev je mapována podle konstelačních diagramů zvolené modulace M-QAM, a následně je datový tok sečten. Při vysílání je tak datový tok přenášen v relativně širokém pásmu, je proto dobře odolný proti kmitočtově selektivnímu úniku a úzkopásmovému rušení. Také lze dobře provádět v přijímači ekvalizaci po jednotlivých subnosných.

Relativně pomalý datový tok na jednotlivých nosných působí, že je OFDM poměrně dobře odolný proti mnohacestnému šíření a následně vzniklým mezisymbolovým interferencím (ISI). Pro další zvýšení odolnosti se zavádí ochranný interval, který se vkládá před OFDM symbol o délce trvání T_g . Doba, během které jsou vysílána užitečná data, je označena T_u . Během tohoto ochranného intervalu by se ve své základní myšlence nic nevysílalo (nebo lépe řečeno vysílal by se nulový signál), byla by to tedy doba, kdy by mohly být signály odražené ve velkých vzdálenostech bezpečně přijaty a nezpůsobily by nežádoucí interference. Místo vysílání nulového signálu je před OFDM symbol zařazován tzv. *cyklický prefix*. Cyklický prefix představuje zopakování konce aktuálního symbolu před tím samým symbolem. Tyto parametry OFDM signálu jsou shrnuty v Tab. 2.1.

Vysílaný DRM signál je uspořádán do rámců. Tři rámce v případě módu robustnosti A až D tvoří jeden superrámec, v případě módu E tvoří jeden superrámec rámce čtyři. Rámce jsou vysílány na OFDM nosných, jejich sestava tvoří OFDM symbol. OFDM symboly jsou tvořeny datovými, řídicími a pilotními symboly [1]. Grafické znázornění uspořádání dat do rámců je na Obr. 2.5.

Pilotní symboly jsou použity pro ekvalizaci kanálu a časovou a frekvenční synchronizaci. Jsou vysílány na definovaných pozicích a je u nich známá amplituda a fáze. Dělí se na reference frekvenční, časové a amplitudové.

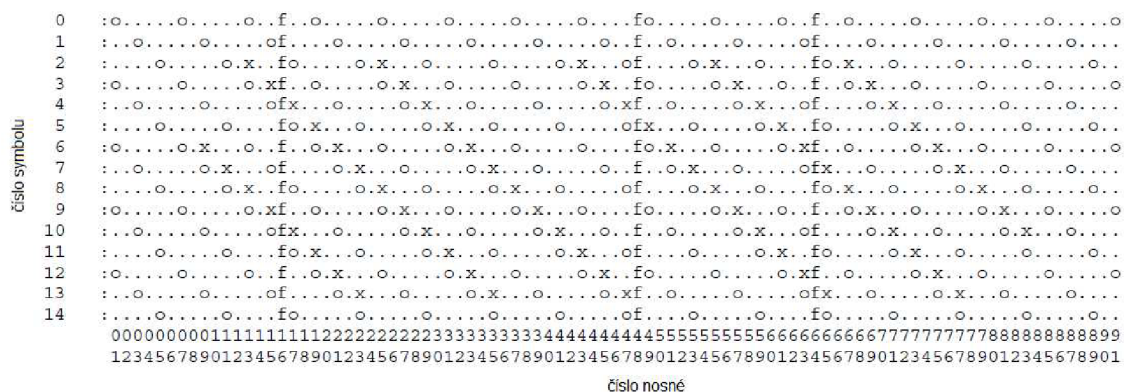
Frekvenční referenční symboly jsou využity pro detekování přítomnosti signálu a pro přesnou kmitočtovou synchronizaci. Pokud bychom kmitočtově posunuli celé OFDM pásmo tak, aby nejnižší nosná odpovídala stejnosměrné složce, pak by frekvenční referenční symboly byly vysílány na nosných 750 Hz, 2250 Hz a 3000 Hz.

Časové referenční symboly jsou určeny pro časovou synchronizaci a vysílají se vždy v prvním OFDM symbolu každého rámce.

Amplitudové referenční symboly jsou vysílány napříč celým spektrem. Slouží především

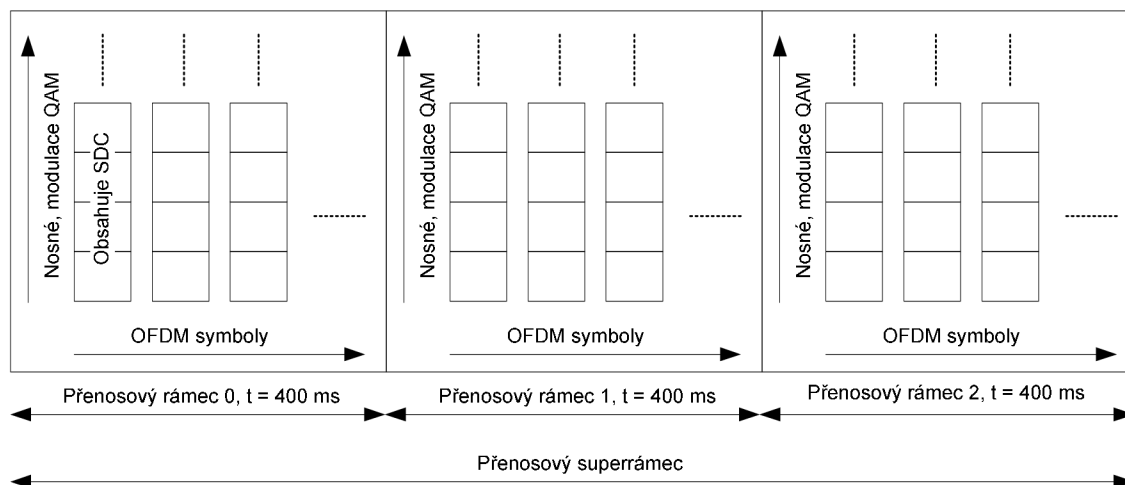
pro ekvalizaci kanálu. Aby se zajistilo jejich dekódování i při příjmu slabého signálu, jsou vysílány s dvojnásobným výkonem než ostatní symboly.

Rozmístění pilotních symbolů je různé pro jednotlivé módy robustnosti. Na Obr. 2.5 je ukázka rozmístění pilotních symbolů pro mód robustnosti B a šířku pásma 4,5 kHz. Písmenem f jsou značeny frekvenční referenční symboly, písmenem o amplitudové referenční symboly. Písmeno x značí symboly přenášející kanál FAC.



Obr. 2.5: Namapování pilotních nosných, převzato z [1].

Jako řídicí symboly jsou označeny ty symboly, které přenáší logické kanály FAC a SDC. Kanál SDC je přenášen na začátku každého superrámce. Datové symboly přenáší logický kanál MSC.



Obr. 2.6: Uspořádání rámců, podle [3].

Parametry OFDM se nastavují podle módu odolnosti (*robustness mode*). Ten závisí na parametrech kanálu. Jsou definovány následující módy podle parametrů modelových kanálů [1]:

- A – Určen pro kanály s aditivním bílým gaussovským šumem, s minimální pravděpodobností úniků.
- B – Určen pro časově a frekvenčně selektivní kanály, s dlouhým rozšířením vlivem zpoždění signálu.
- C – Určen pro podobné kanály jako mód B, jen s větším dopplerovským rozšířením.
- D – Vhodný pro kanály, které mají velké zpoždění a dopplerovské rozšíření.

Tab. 2.1: Parametry modulace OFDM v závislosti na módu robustnosti, podle [1].

Mód robustnosti	Délka T_u	Odstup nosných	Ochranný interval T_g	Doba symbolu $T_s = T_u + T_g$	T_g/T_u
A	24 ms	41 2/3 Hz	2,66 ms	26,66 ms	1/9
B	21,33 ms	46 7/8 Hz	5,33 ms	26,66 ms	1/4
C	14,66 ms	68 2/11 Hz	5,33 ms	20 ms	4/11
D	9,33 ms	101 1/7 Hz	7,33 ms	16,66 ms	11/14
E	2,25 ms	444 4/9 Hz	0,25 ms	2,5 ms	1/9

Modulace OFDM je vhodná pro systémy s proměnnou šířkou pásma, neboť změnu šířky pásma lze jednoduše využít zvýšením či snížením počtu nosných. Počet nosných použitých v závislosti na šířce pásma a vysílacím módu je uveden v Tab. 2.2.

V Tab. 2.3 je konečně uvedena celková přenosová rychlost, kterou je systém DRM schopen přenést při konkrétním nastavení. Kódový poměr je 0,6, což odpovídá ochranné úrovni 1.

Mód robustnosti E nepoužívá kódový poměr 0,62. Nejbližší kódový poměr je 0,625, a přenosová rychlost je pak 186,4 kbit/s při šířce pásma 4,5 kHz.

Tab. 2.2: Počet nosných v závislosti na módu robustnosti, podle [1].

Počty nosných v závislosti na módu robustnosti a šířce kanálu						
Mód robustnosti	Šířka kanálu					
	4,5 kHz	5 kHz	9 kHz	10 kHz	18 kHz	20 kHz
A	101	113	203	227	411	459
B	91	103	181	205	365	411
C	-	-	-	137	-	279
D	-	-	-	87	-	177
E	211	-	-	-	-	-

Tab. 2.3: Přehled přenosových rychlostí systému, podle [1].

Přenosové rychlosti v kbit/s v závislosti na módu robustnosti a šířce kanálu, modulace 16QAM, kódový poměr 0,62						
Mód robustnosti	Šířka kanálu					
	4,5 kHz	5 kHz	9 kHz	10 kHz	18 kHz	20 kHz
A	7,8	8,9	16,4	18,5	34,1	38,2
B	6	6,9	12,8	14,6	26,5	29,8
C	-	-	-	11,5	-	24,1
D	-	-	-	7,6	-	-

2.2 DRM pro vysílání na radioamatérských pásmech

Radioamatérský provoz s digitální modulací na krátkých vlnách lze provozovat v přesně určených pásmech Českým telekomunikačním úřadem. Šířka kanálu v těchto pásmech bývá 500 Hz, nebo 2,7 kHz. V takto úzkých kanálech nelze vysílat signál DRM ve své původní podobě, která byla popsána v předchozí podkapitole, neboť nejužší šířka kanálu, kterou DRM používá, je 4,5 kHz. Proto byla vyvinuta upravená verze systému, jehož signál má šířku pásma 2,5 nebo 2,3 kHz, označované někdy jako HAM-DRM, nebo DRM mód HAM [4], podle anglického označení radioamatéra. Užší šířka pásma nutně znamená i nižší datový tok. Proto nelze očekávat, že by se dosáhlo při přenosu srovnatelné kvality s rádiovým vysíláním.

Upravený standard obsahuje pouze tři módy robustnosti, označované A, B a E. Tabulka Tab. 2.4 uvádí počet nosných při různých šířkách kanálu:

Tab. 2.4: Počty nosných v OFDM v HAM-DRM [4].

Počty OFDM nosných v HAM-DRM			
Šířka kanálu	Mód A	Mód B	Mód E
2,3 kHz	53	45	29
2,5 kHz	57	51	31

Pro ukázkou je na Obr. 2.7 uveden stav nosných pro jeden superrámec. Písmenem f jsou značeny kmitočtové pilotní symboly, písmenem T časové pilotní symboly, písmeno O označuje amplitudové pilotní symboly. Na pozicích označených tečkou „.“ jsou vysílány symboly logického kanálu MSC, na pozicích označených x symboly logického kanálu FAC. Kanál SDC není v této verzi standardu vůbec obsažen.

V kanálu FEC se přenáší mimo jiné následující údaje [4]: identifikace rámce v superrámci (0,1,2), použitá šířka kanálu, délka prokládání, modulace kanálu MSC, ochranná úroveň, rozlišení, zda se vysílá audio signál nebo data, zda se přenáší spolu se zvukovým signálem textové zprávy, typ zdrojového kódování, označení paketů v případě vysílání dat a CRC data. Kanál FAC tedy přebírá některé údaje, které jsou v klasickém DRM vysílány v kanále SDC (typ kódování MSC atd.). Vynechávají se především informace o alternativních kmitočtech, které při radioamatérském použití nemají smysl. Celkem se v kanále FAC přenáší 40 bitů a je vždy modulován pomocí QPSK. Časová délka rámce nebyla změněna.

```

*...TOf.TT.Ot...TtO.X..fO.TT.TOfTT..Ot.TT.Ot...*..
..*...fO.X...O...O.Xf..O...fO.X...O...O...*
...O..f..O.X...O...OfX...O..f..O.X...O...O...
*...Of...O.X...O...fO.X...Of...O.X...O...*..
..*.X..fO...O.X...O..f..O.X..fO...O.X...O...*
...O.Xf..O...O.X...Of...O.Xf..O...O...O...
*...OfX...O...O.X..fO...OfX...O...O...*..
..*.X..fO...O.X...O..f..O.X..fO...O.X...O...*
...O.Xf..O...O.X...Of...O.Xf..O...O...O...
*...OfX...O...O.X..fO...OfX...O...O...*..
..*.X..fO...O.X...O..f..O.X..fO...O.X...O...*
...O.Xf..O...O.X...Of...O.Xf..O...O...O...
*...OfX...O...O.X..fO...OfX...O...O...*..
..*.X..fO...O.X...O..f..O.X..fO...O.X...O...*
...O.Xf..O...O.X...Of...O.Xf..O...O...O...

```

Obr. 2.7: Rozmístění referenčních symbolů pro mód robustnosti B a šířku pásma 2,3 kHz, převzato z [4].

Pro dosažení nízkého bitového toku zvukového signálu jsou pro zdrojové kódování

použity open source audio kodeky SPEEX nebo LPC 10. Nejsou zde použity žádné přídavné techniky jako parametrické stereo (PS) nebo *Spectral Band Reconstruction* (SBR), vše je podřízeno snaze snížit datový tok na minimum.

LPC 10 (*Linear Predictive Coding*) kódování pracuje na principu vokodéru. Vstupní hlasový signál je rozdělen na segmenty, z nichž každý je podrobován analýze. Zkoumá se například úroveň hlásky, její znělost nebo perioda signálu. Následně jsou přenášeny pouze parametry této analýzy. Dekódování má potom charakter rekonstrukce hlasu podle obdržených parametrů, výsledkem je syntetický hlasový signál [5]. Vzorkovací kmitočet je použit 8 kHz.

Kodér Speex podporuje kromě hlasových přenosů i kompresi obecných dat. Umožňuje použít několik vzorkovacích kmitočetů, v DRM je využito stejně jako u LPC vzorkování 8 kHz. Výstupní bitová rychlost může být až 2,15 kbit/s.

V tabulce Tab. 2.5 jsou uvedeny bitové rychlosti dosažitelné pro různé konfigurace systému.

Tab. 2.5: Přenosové rychlosti v HAM-DRM, podle [4].

QPSK				
Robustnost	Šířka kanálu			
	2,3 kHz		2,5 kHz	
	Ochanná úroveň		Ochanná úroveň	
	0	1	0	1
A	-	1,9 kbit/s	-	2,0 kbit/s
B	-	1,4 kbit/s	-	1,5 kbit/s
E	-	1,0 kbit/s	-	1,1 kbit/s

16 QAM				
Robustnost	Šířka kanálu			
	2,3 kHz		2,5 kHz	
	Ochanná úroveň		Ochanná úroveň	
	0	1	0	1
A	3,2 kbit/s	4,0 kbit/s	3,4 kbit/s	4,3 kbit/s
B	2,2 kbit/s	2,8 kbit/s	2,6 kbit/s	3,2 kbit/s
E	1,6 kbit/s	2,0 kbit/s	1,9 kbit/s	2,7 kbit/s

64 QAM				
Robustnost	Šířka kanálu			
	2,3 kHz		2,5 kHz	
	Ochanná úroveň		Ochanná úroveň	
	0	1	0	1
A	4,8 kbit/s	5,7 kbit/s	5,2 kbit/s	6,2 kbit/s
B	3,3 kbit/s	4,0 kbit/s	3,9 kbit/s	4,7 kbit/s
E	2,5 kbit/s	3,0 kbit/s	2,7 kbit/s	3,2 kbit/s

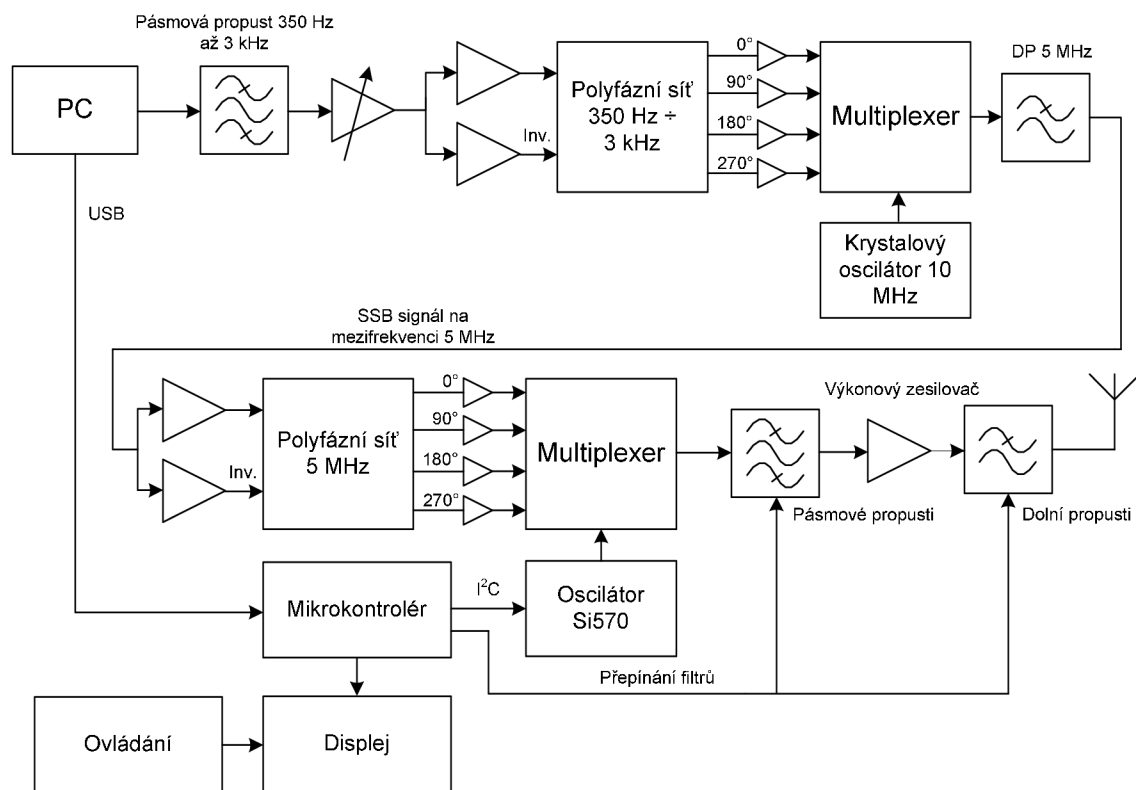
3 KMITOČTOVÝ PLÁN

Vysílač je navrhován pro vysílání do všech krátkovlnných radioamatérských pásem. V [6] je uvedeno kmitočtové rozdělení krátkovlnného pásma. V radioamatérských pásmech je povolen buď telegrafický provoz, digitální provoz nebo všechny druhy provozu, tedy oba dva výše zmíněné a fonický. Vysílač bude tedy schopen vysílat do pásem, kde je povolen pouze digitální nebo všechny druhy provozu. Tyto pásma jsou uvedeny v Tab. 3.1. V [6] je dále stanovena maximální šířka pásma kanálu. Nejvyšší šířka pásma DRM, jak uvádí Tab. 2.5, je 2,3 kHz. Proto jsou v Tab. 3.1 tučně zvýrazněna ta pásma, do kterých bude možné vysílat. Vysílač bude hardwarově schopen vysílat i mimo tato pásma, omezení bude provedeno softwarově.

Tab. 3.1: Kmitočtový plán KV pásem pro digitální provoz.

1,8 MHz		18 MHz	
Kmitočtový segment	Šířka kanálu	Kmitočtový segment	Šířka kanálu
kHz	kHz	kHz	kHz
1840-1843	2700	18095-18105	500
3,5 MHz		18105-18109	500
3580-3590	500	18111-18120	2700
3590-3600	500	21 MHz	
3600-3620	2700	21070-21090	500
3620-3650	2700	21090-21110	500
3700-3800	2700	21110-21120	2700
7 MHz		21151-21450	2700
7040-7047	500	24 MHz	
7050-7053	2700	24915-24925	500
7053-7060	2700	24925-24929	500
7060-7100	2700	24931-24940	2700
10 MHz		24940-24990	2700
10140-10150	500	28 MHz	
14 MHz		28070-28120	500
14070-14089	500	28120-28150	500
14089-14099	500	28300-28320	2700
14101-14112	2700	28320-29200	2700
14125-14300	2700	29200-29300	6000

4 BLOKOVÉ SCHÉMA VYSÍLAČE



Obr. 4.1: Blokové schéma vysílače.

Blokové schéma vysílače je uvedeno na Obr. 4.1. Modulovaný signál DRM je odebírán z výstupu zvukové karty v audio pásmu 350 Hz až 3 kHz. Signál je přiveden na kompresor dynamiky, který zajistí na svém výstupu stále stejnou úroveň signálu bez ohledu na zesílení zvukové karty počítače. To je potřeba zajistit proto, aby další bloky nebyly přebuzeny příliš silným signálem a aby nekolísal výstupní výkon. Následně je signál filtrován pásmovou propustí, která odstraňuje případné vyšší harmonické, omezuje šумы zvukové karty na vyšších kmitočtech a zabraňuje vstupu nežádoucích frekvenčních složek v případě špatného nastavení programu WinDRM. Dále je signál zesílen a rozdělen na přímou a invertovanou větev. Tyto dva signály jsou přivedeny na vstupy polyfázní sítě, na jejímž výstupu jsou čtyři signály s fázovými posuvy 0°, 90°, 180° a 270° vzhledem k signálu 0°. Tyto čtyři signály jsou multiplexovány analogovým multiplexerem. Signály přivedené na adresní vstupy multiplexeru jsou vytvářeny pomocí klopných obvodů. Kmitočet, který je na ně přiváděn, musí být dvakrát vyšší, než je požadovaný kmitočet nosné. Taktováním z krystalového oscilátoru s obdélníkovým výstupem a kmitočtem 10 MHz je vytvořen na mezifrekvenčním kmitočtu 5 MHz SSB_{SC} signál. Mezifrekvenční signál je filtrován dolní propustí odstraňující vyšší kmitočtové složky vzniklé v modulátoru. Dále signál vstupuje do druhého modulátoru, principiálně shodného s prvním. Nejdříve je signál rozdělen na dvě části, v jedné invertován a přiveden na polyfázní síť. Její výstupní signály jsou přepínány podle taktovacího signálu, který generuje obdélníkový oscilátor Si570. Na výstupu modulátoru je již signál DRM nasměšován do radiového kanálu. V modulátoru vznikají také nežádoucí složky, které jsou odfiltrovány pásmovými propustmi. Za pásmovými propustmi je zapojen výkonový zesilovač. V něm mohou vzniknout vyšší harmonické složky, proto je za ním zařazen blok dolních

propustí, které nežádoucí složky odfiltrují. Následně je již signál přiveden na výstupní konektor celého vysílače a může být vyzářen anténou.

Kmitočet oscilátoru Si570 je řízen pomocí mikrokontroléru. Ten dále zajišťuje připojení správných kmitočtových filtrů a zobrazuje údaje o nastaveném kmitočtu, typu SSB_{SC} modulace (USB/LSB) na displej. Ovládání je zajištěno pomocí rotačního enkodéru a nebo pomocí programu běžícího na počítači. Komunikace mezi mikrokontrolérem a počítačem probíhá po sběrnici USB.

5 GENEROVÁNÍ DRM SIGNÁLU

Ve druhé kapitole byl ve stručnosti představen systém DRM. Zpracování signálu i modulační technika OFDM vyžaduje výhradně číslicové provedení kodérů a modulátoru. Pro realizaci se nabízí varianty

- implementace v obvodu FPGA
- implementace v signálovém procesoru
- generování pomocí programu na PC

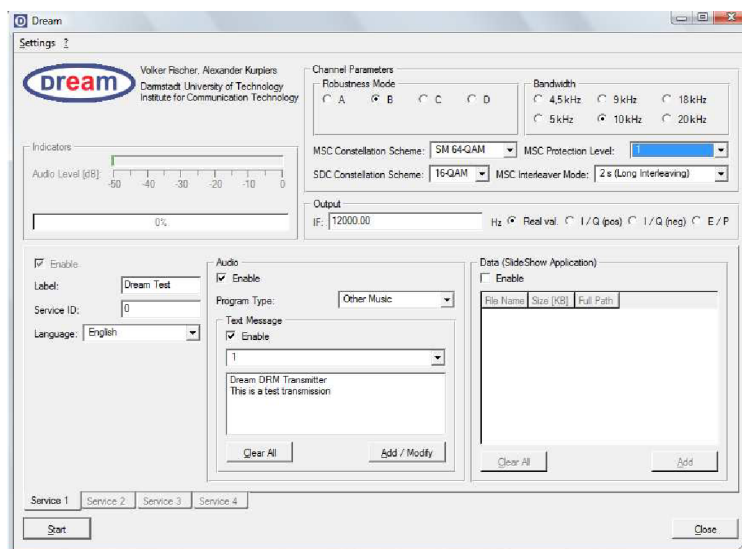
Nejjednodušší je využít třetí variantu, neboť na internetu lze nalézt hned několik volně dostupných programů určených jak pro příjem, tak pro generování signálu DRM. Digitálně modulovaný signál je možné odebírat z výstupu zvukové karty v audio pásmu. Takovýto způsob využití počítače je běžný i při příjmu rádiového vysílání DRM, nebo jakýchkoli jiných digitálně modulovaných signálů, protože počítačové programy jsou snadno dostupné a celé zapojení je jednoduché realizovat, oproti implementaci algoritmů například do zmiňovaných obvodů FPGA. Z těchto důvodů byla zvolena třetí zde uvedená varianta, tedy využití programu na PC.

5.1 Software pro PC

Zde jsou uvedeny dva programy, které umožňují generování signálu DRM na počítači. První program Dream [7] je určen pro generování signálu podle standardu DRM ETSI ES 201 980, druhý je určený pro radioamatérský provoz. Mimo uvedené programy existuje ještě řada dalších, uveďme například DigTRX311 nebo Spark.

5.1.1 Dream

Nejčastěji používaným softwarem pro příjem rádiového DRM vysílání je program Dream [7], vytvořený na Darmstadské univerzitě.



Obr. 5.1: Software DREAM.

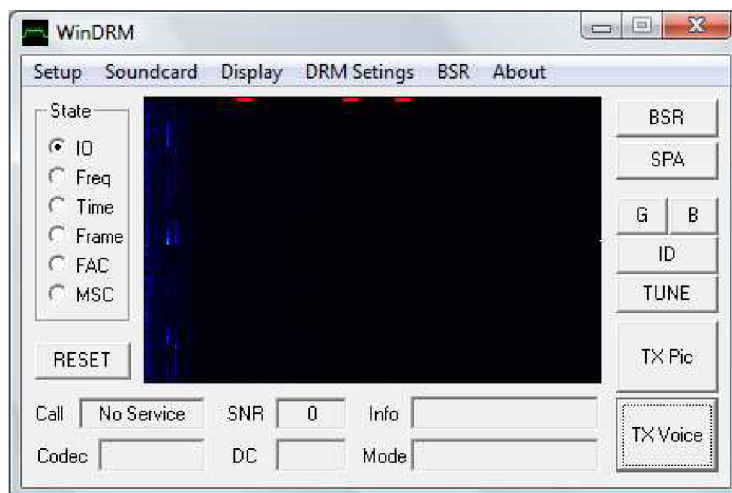
Dnes existuje i modifikace pro vysílání. DREAM respektuje přesně standard DRM pro rozhlasové vysílání. Nelze jej proto použít pro radioamatérská pásma, bylo by však jistě

zajímavé s ním experimentovat, a proto je zde uveden. Programy určené pro provoz na radioamatérských kmitočtech zpravidla z tohoto programu vychází.

Po spuštění programu pomocí dávkového souboru `transmitter.bat` se zobrazí hlavní okno programu, které je ukázáno na Obr. 5.1. V něm lze nastavit veškeré potřebné parametry, jako je mód robustnosti (chybí mód E, který byl přidán do standardu později), šířka pásma, modulace kanálů MSC a SDC, ochranná úroveň, délka prokládání a také informace pro posluchače vysílané v kanále FAC, jako je například hudební žánr. V kolonce IF (*Inter Frequency*) lze nastavit kmitočet nejnižší nosné OFDM na výstupu zvukové karty.

5.1.2 WinDRM

Pro vysílání na radioamatérských pásmech jsou vhodné programy založené na projektu HAM-DRM [4], který je přímo specifikací upravených parametrů systému DRM uvedených v kapitole 2.2. Jedním z poměrně rozšířených a dobře dostupných programů je WinDRM [8]. Program umožňuje vysílání i příjem fonického provozu, textových zpráv a souborů. V dokumentaci programu se uvádí, že pracuje pod operačními systémy Windows 2000 a XP, lze ale očekávat, že bez problému bude pracovat i pod novějšími verzemi. Požaduje se dále procesor počítače taktovaný minimálně 1,2 GHz.



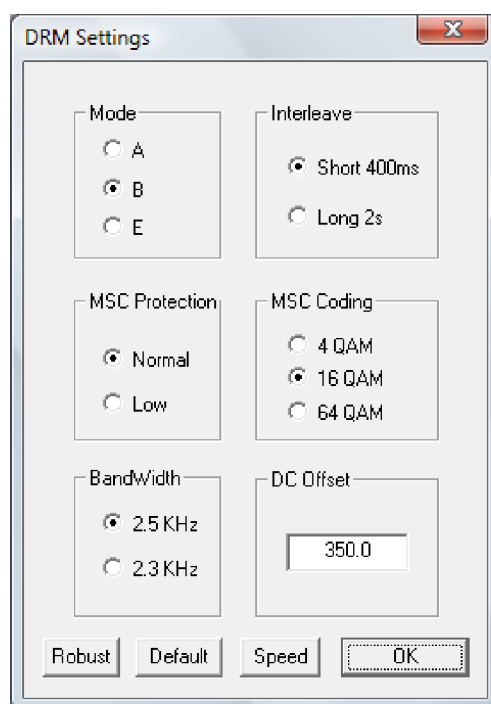
Obr. 5.2: Hlavní okno programu WinDRM.

Po spuštění programu se zobrazí hlavní okno ukázané na Obr. 5.2. Před samotným vysíláním je třeba provést několik nastavení, která jsou zde rozdělena podle jednotlivých položek v roletovém menu.

- **Setup:** V záložce Callsign si uživatel nastaví svoji volací značku. Při používání obecné radiostanice pro fonický provoz by bylo nutné klíčovat dvakrát, a to v programu a na samotné radiostanici. V záložce PTT si lze nastavit propojení radiostanice přes COM port počítače, pak je možné softwarovým tlačítkem ovládat i klíčovací tlačítko radiostanice. Záložka Codec umožňuje vybrat si jeden ze dvou možných kodeků (Speex nebo LTC10) použitých pro zdrojové kódování. Záložka Text Message slouží pro vytváření a editaci textových zpráv, které se vysílají spolu s hlasem současně při fonickém provozu. Zpráva může být dlouhá až 128 znaků.
- V záložce Soundcard se provede výběr zvukové karty. V případě, že je počítač vybaven jednou zvukovou kartou, je výběr proveden automaticky. Přijímaný signál je očekáván

na vstup pro mikrofon, výstupní signál pro vysílání se nastavuje na výstup do reproduktorů. U zvukové karty je vhodné nastavit ekvalizér tak, aby kmitočtová charakteristika byla vyrovnaná. To, že WinDRM dokáže komunikovat se zvukovou kartou, je signalizováno zatržením radiobuttonu IO v hlavním okně programu v poli State.

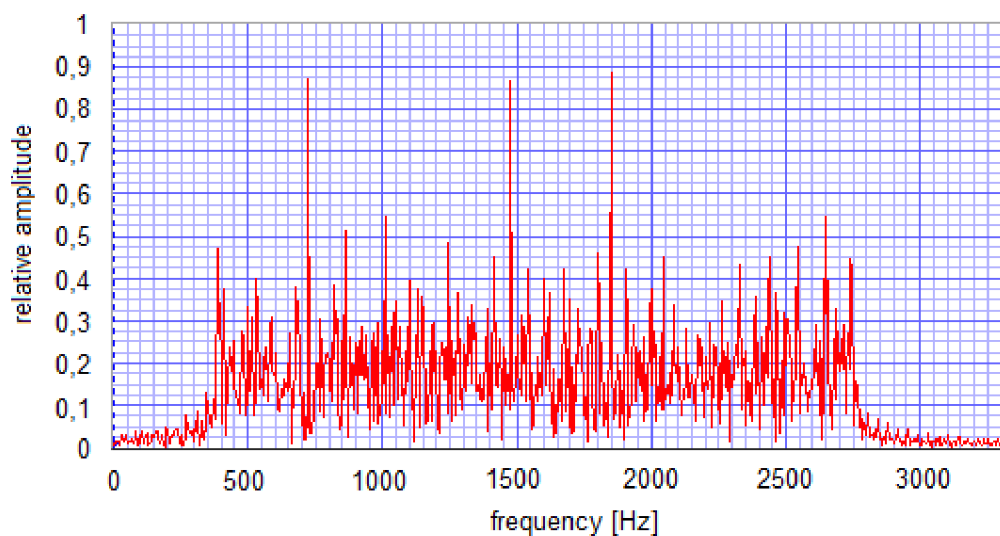
- DRM settings: V této záložce se provádí nastavení parametrů vysílání. Okno pro nastavení je zobrazeno na Obr. 5.3. Volit lze módy robustnosti (parametry Mode A, B, E), dlouhé nebo krátké prokládání rámců (parametr Interleave), ochranu kanálu MSC (*MSC Protection*), modulaci kanálu MSC (*MSC Coding*), šířku pásma (*BandWidth*) a frekvenční posun celého výsledného spektra signálu (DC offset). Pokud je nastaven DC Offset na 350 Hz, znamená to, že první nosná OFDM signálu je právě na 350 Hz.
- V záložce *display* si lze vybrat z několika možností zobrazení signálu v hlavním okně. Může být například zobrazována úroveň vstupního signálu v čase, jeho spektrum, spektrogram, zajímavá je možnost zobrazení konstelačního diagramu pro zvolený logický kanál.



Obr. 5.3: Nastavení parametrů vysílání v programu WinDRM.

Před vysíláním je možné vyzkoušet správné nastavení zvukové karty, ekvalizéru a kompatibility s hardwarovým vysílačem stiskem tlačítka *Tune*. Dojde k vysílání zvuku z předem nahraného souboru wav. Pokud je tento signál přijat, objeví se na přijímací straně při zvolení zobrazení spektrogramu nápis WinDRM a jasně se zobrazí kmitočty pilotních nosných.

Při vysílání se klíčování provádí pomocí tlačítka TX Voice umístěného v hlavním okně programu. Po stisku se název tlačítka změní na RX. Jeho opětovným zmáčknutím se na tlačítku objeví nápis wait. Určitou čekací dobu potřebuje program na vyprázdnění zásobníků (buffer) [8]. Následně přejde program zpět do režimu příjmu.



Obr. 5.4: Spektrum signálu DRM na výstupu zvukové karty.

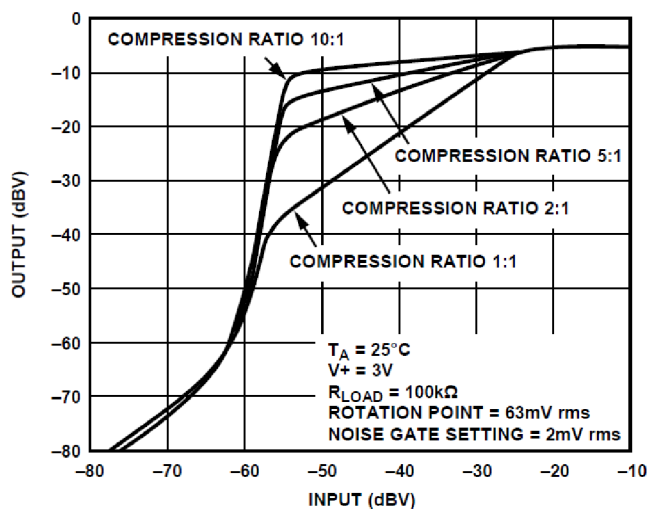
Na Obr. 5.4 je ukázka spektra na výstupu zvukové karty změřeného programem Soundcard Scope při vysílání signálu s módem robustnosti B, šířkou pásma 2,5 kHz a offsetovým kmitočtem 350 Hz. Ve spektru jsou patrné pilotní nosné (kontinuálně vysílané pilotní symboly) na kmitočtech 725 Hz, 1475 Hz a 1850 Hz, při započítání offsetu 350 Hz.

6 VSTUPNÍ AUDIO OBVODY

6.1 Kompresor dynamiky

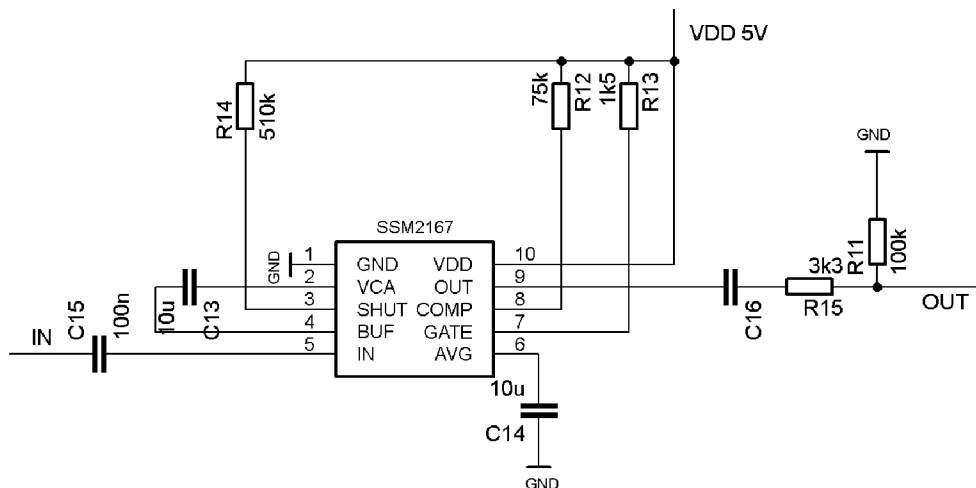
Modulovaný OFDM signál je přiváděn ze zvukové karty počítače do vstupních audio obvodů realizovaného vysílače. Výstupní úroveň signálů ze zvukové karty lze nastavit pomocí nastavování hlasitosti v počítači. Pokud by bylo zesílení příliš velké, mohl by signál přebudit obvody vysílače, čímž by došlo k nepřijatelnému zkreslení. Změna zesílení zvukové karty počítače by dále ovlivňovala výstupní výkon vysílače, což je nevhodné. Z uvedených důvodů je na vstupu vysílače zapojen kompresor dynamiky SSM2167 firmy Analog Devices, který bývá používán zároveň jako mikrofonní předzesilovač. Z uvedeného důvodu je schopen zpracovávat i velmi slabé signály s úrovní pod -70 dBV. Pro danou aplikaci je důležité, že na vstup lze přivést i silný signál na linkové úrovni ze zvukové karty [9].

SSM2167 obsahuje především napětím řízený zesilovač a detektor úrovně vstupního signálu. Pomocí těchto bloků udržuje obvod na svém výstupu přibližně konstantní úroveň signálu bez ohledu na velikost vstupního signálu. Převodní charakteristiky pro různé kompresní poměry jsou zobrazeny na Obr. 6.1.



Obr. 6.1: Převodní charakteristiky SSM2167 pro různé kompresní poměry [9].

Kompresor dynamiky je zapojen podle doporučení výrobce [9], zapojení je uvedeno na Obr. 6.2. Kompresní poměr je nastaven pomocí hodnoty rezistoru R12 na hodnotu 5:1. Rezistor R13 nastavuje úroveň šumové brány asi na -50 dBV, tedy přibližně 3 mV. Úroveň výstupního signálu se pohybuje kolem 1,3 V_{PP}. Jak bude výstupní signál velký, nelze nijak ovlivnit. Úroveň 1,3 V_{PP} je příliš vysoká a docházelo by tak ke zkreslení signálu operačními zesilovači pásmové propusti připojené za kompresor dynamiky. Proto je za výstupem obvodu SSM2167 připojen dělič napětí tvořený rezistory R15 a R11, který snižuje napětí na přibližně 0,8 V_{PP}. Je nutné si uvědomit, že k rezistoru R11 je ještě pro střídavý signál připojen paralelně rezistor R2 z prvního bloku pásmové propusti, viz Obr. 6.3.



Obr. 6.2: Obvodové zapojení kompresoru dynamiky SSM2167.

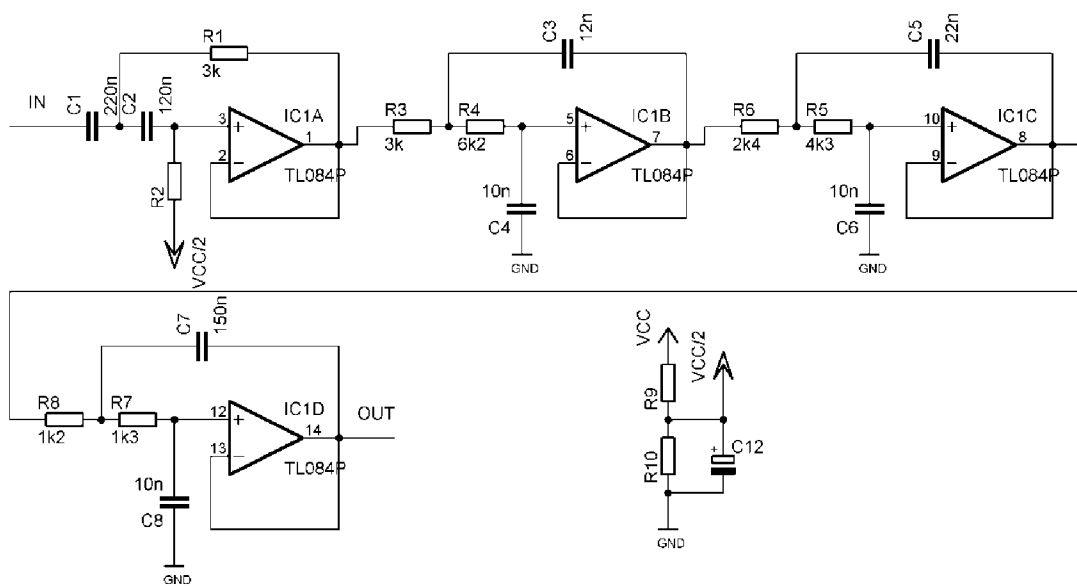
6.2 Pásmová propust

Obvody polyfáze, potažmo celého SSB_{SC} modulátoru, pracují správně pouze v kmitočtovém pásmu, na které jsou navrženy, tedy v pásmu 350 Hz až 3,5 kHz. Signál DRM je kmitočtově omezen přímo v programu WinDRM. Aby byl signál v pásmu, na který je modulátor SSB_{SC} navržen, je třeba, aby byl nastaven DC offset v programu WinDRM na 350 Hz. Pokud by offset byl nastaven jinak, SSB_{SC} modulátor nebude pracovat správně a potlačení nežádoucího postranního pásma bude výrazně horší – podle toho, jak se bude zvyšovat odchylka fázového posuvu signálů polyfáze od ideálních 90°. Především z tohoto důvodu je za kompresor dynamiky zařazena vstupní pásmová propust. Dalším důvodem je možné zkreslení zvukové karty počítače, která způsobuje přítomnost vyšších harmonických kmitočtů a šumů ve svém výstupním signálu.

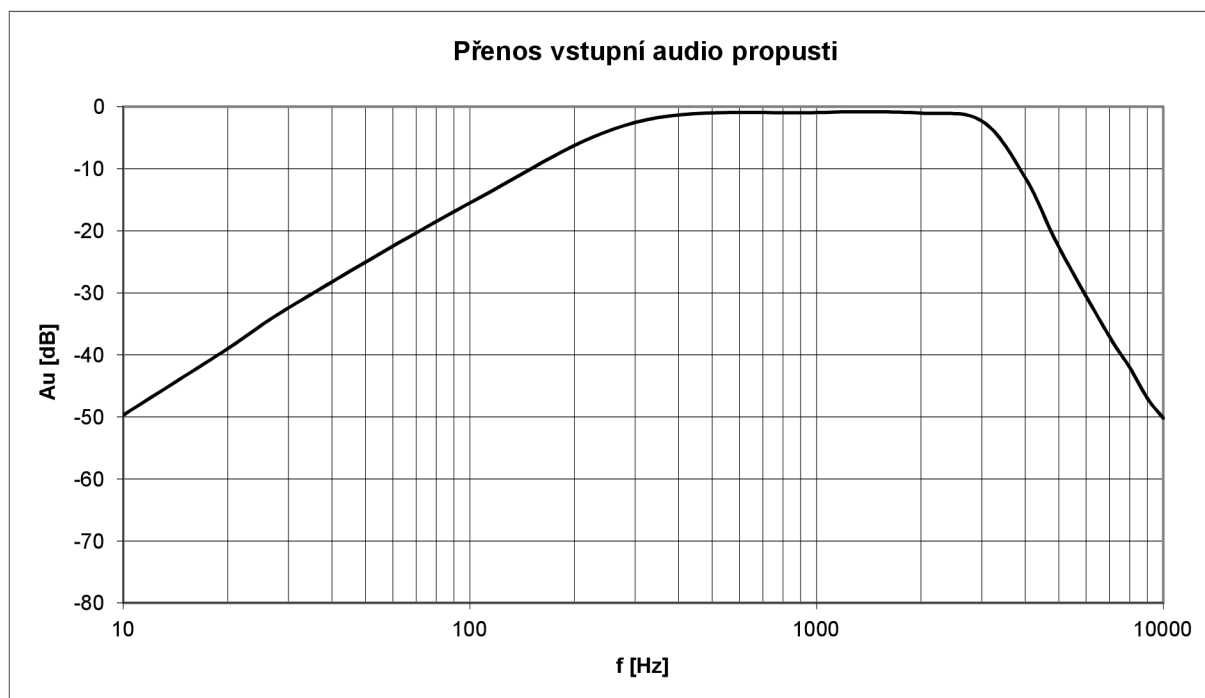
Pásmová propust je navržena pro omezení kmitočtového pásma na oblast kmitočtů 250 Hz až 3500 Hz pro pokles o 3 dB. Kmitočtová charakteristika klesá směrem k nízkým kmitočtům se strmostí 40 dB/dekádu, směrem k vysokým kmitočtům pak se strmostí 120 dB/dekádu. Vysoká strmost byla zvolena proto, aby i případná druhá harmonická signálu byla již dostatečně potlačena. Schéma pásmové propusti je uvedeno na Obr. 6.3.

Pásmová propust je navržena jako aktivní. Skládá se z kaskádního zapojení horní propusti 2. řádu tvořené prvním operačním zesilovačem IC1A a dolní propusti 6. řádu vytvořené zapojením operačních zesilovačů IC1B, IC1C a IC1D. Horní propust je provedena v zapojení Sallen Key s mezním kmitočtem 250 Hz a Butterworthovou aproximací. Dolní propust má mezní kmitočet 3,5 kHz, je tvořena rovněž zapojením Sallen Key a aproximace kmitočtové charakteristiky je Butterworthova. Zapojení vyššího řádu je tvořeno kaskádním zapojením filtrů 2. řádu proto, aby byla minimalizována citlivost přenosu filtru na nepřesnost hodnot reálných obvodových prvků. Jinak by bylo možné navrhnout filtr i s menším počtem operačních zesilovačů. [10]. Pro návrh a optimalizaci filtru byl použit program FilterPro firmy Texas Instruments a PSpice.

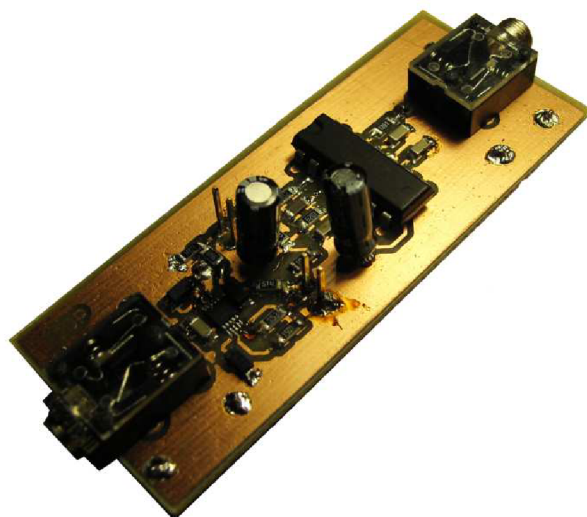
Naměřená kmitočtová charakteristika filtru je uvedena na Obr. 6.4. Na Obr. 6.5 je ukázka realizace vstupních audio obvodů.



Obr. 6.3: Zapojení pásmové audio propusti



Obr. 6.4: Změřená přenosová charakteristika filtru.



Obr. 6.5: Realizace vstupních audio obvodů.

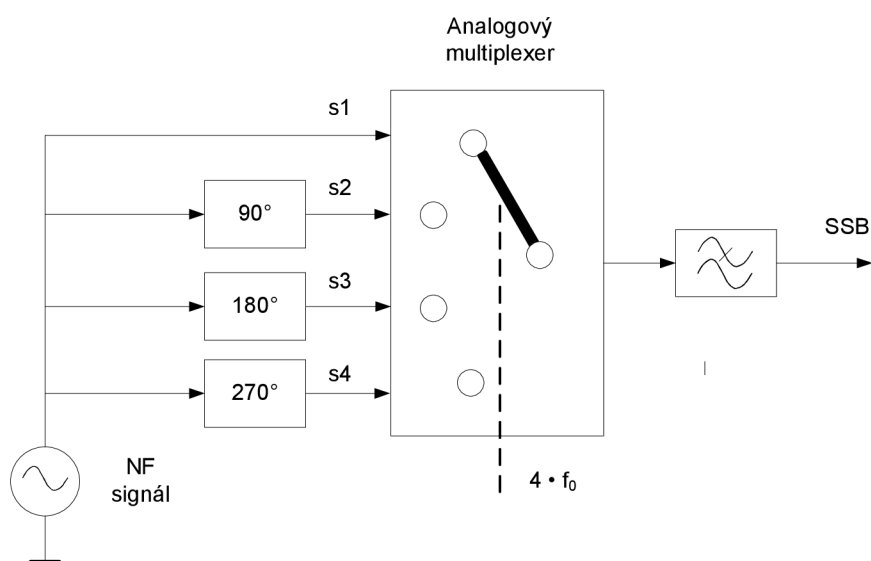
7 SSB MODULÁTOR

Kmitočtová translace z nízkofrekvenční oblasti do oblasti rádiových kmitočtů odpovídá modulaci SSB_{SC} (*Single Side Band with Suppressed Carrier*). SSB_{SC} modulaci lze realizovat několika způsoby, mezi nejznámější patří filtrační metoda [11]. Filtrační metoda spočívá v odflitrování jednoho postranního pásma vzniklého DSB (*Double Side Band*) modulací, kterou lze realizovat jednoduchým násobením modulačního signálu vysokofrekvenčním signálem. Filtrace se provádí zpravidla na mezifrekvenčním kmitočtu. I přesto, že tento kmitočet nebývá vysoký, je nutné konstruovat velmi strmé, zpravidla krystalové, filtry, které bez omezení propustí nejnižší modulační kmitočet pásma, které bude zachováno, ale dostatečně potlačí nejnižší modulační kmitočet filtrovaného postranního pásma.

Nutnost konstruovat strmé krystalové filtry odstraňují různé modifikace fázových metod [11].

V této práci byla zvolena méně tradiční metoda, někdy nazývaná jako Tayloeův modulátor [12]. Tato metoda je oblíbená pro svoji relativně snadnou konstrukci, není ale v literatuře příliš popsána. Principiální zapojení modulátoru je na Obr. 7.1. Hlavní výhody této metody jsou:

- Není potřeba konstruovat krystalové filtry.
- Odpadá blok mezifrekvence, protože lze signál modulovat přímo do rádiového kanálu.
- Generátor nosné má obdélníkový průběh, což může být snadněji realizovatelné.



Obr. 7.1: Principiální schéma SSB_{SC} modulátoru, podle [12].

7.1 Matematický popis a simulace modulátoru

Použitý modulátor není v žádné dostupné literatuře matematicky popsán a jeho funkce není rozebrána. Protože se jedná o zajímavý princip, byl matematický popis funkce odvozen a je zde uveden. Doplnují ho simulace provedené v programu Matlab.

Výstupní signál $s_{OUT,1}(t)$, který vznikne, přivedeme-li na vstup multiplexeru pouze jeden signál, můžeme vyjádřit jako násobení vstupního signálu obdélníkovým signálem.

Vstupní signál je tedy vzorkován. Platí:

$$s_{OUT}(t) = s_{IN}(t) \cdot s_O(t), \quad (6.1)$$

kde $s_{IN}(t)$ je vstupní signál a $s_O(t)$ je obdélníkový signál. Vstupní signál $s(t)$ předpokládáme harmonický s amplitudou 1, proto ho můžeme zapsat jako [13]:

$$s_{IN,1}(t) = \frac{1}{2} e^{j(\omega_{IN}t + \varphi_{IN})} + \frac{1}{2} e^{-j(\omega_{IN}t + \varphi_{IN})}, \quad (6.2)$$

kde ω je úhlový kmitočet signálu a φ jeho počáteční fáze.

Obdélníkový signál vyjádříme pomocí zpětné Fourierovy transformace. Pro spektrum obdélníkového signálu platí:

$$s_O(\Omega) = \frac{\vartheta}{T_O} \sum_{k=-\infty}^{\infty} \text{sinc}\left(\frac{\vartheta}{2} k \Omega_O\right) e^{jk\varphi_O}, \quad (6.3)$$

kde T_O je perioda obdélníkového signálu, ϑ je šířka pulzu, k je pořadí harmonické složky, Ω_O je kmitočet obdélníkového signálu a φ_O je počáteční fáze signálu. Provedeme Fourierovu transformaci a signál vyjádříme v časové oblasti:

$$s_O(t) = \frac{\vartheta}{T_O} \sum_{k=-\infty}^{\infty} \text{sinc}\left(\frac{\vartheta}{2} k \Omega_O\right) e^{jk\varphi_O} \cdot e^{jk\Omega_O t}. \quad (6.4)$$

Výstupní signál pak můžeme zapsat následovně:

$$s_{OUT,1}(t) = \frac{\vartheta}{2T_O} \sum_{k=-\infty}^{\infty} \text{sinc}\left(\frac{\vartheta}{2} k \Omega_O\right) e^{j(k\Omega_O t + \omega_{IN}t + k\varphi_O + \varphi_{IN})} + \frac{\vartheta}{2T_O} \sum_{k=-\infty}^{\infty} \text{sinc}\left(\frac{\vartheta}{2} k \Omega_O\right) e^{j(k\Omega_O t - \omega_{IN}t + k\varphi_O - \varphi_{IN})}. \quad (6.5)$$

Výsledný signál vzniká ovšem násobením ne jednoho, ale čtyř vstupních signálů, které jsou fázově vůči sobě posunuté. Výstupem modulátoru tak bude signál $s_{OUT}(t)$ vzniklý součtem signálů vypočítaných podobně jako $s_{OUT,1}$ podle (6.5):

$$s_{OUT} = s_{OUT,1} + s_{OUT,2} + s_{OUT,3} + s_{OUT,4} \quad (6.6)$$

Ze vztahu (6.5) je patrné, že pokud bychom nebrali v úvahu fáze signálu, vznikají kolem násobků kmitočtu obdélníkového signálu repliky spektra původního vstupního signálu, tedy modulace DSB. Nosná se ve vztahu nevyskytuje.

Vliv fázových posunů vysvětluje Tab. 7.1. Díky fázovým posunům vzniká na prvním násobku kmitočtu obdélníkového signálu spektrum s jedním potlačeným pásmem, protože signály v protifázi se odečtou. Na dalších násobcích pak buď replika signálu úplně chybí (sudé násobky) anebo se pravidelně střídá potlačení levého a pravého postranního pásma (liché násobky). Pokud bychom změnili pořadí spínání jednotlivých fázově posunutých signálů, bude místo horního postranního pásma potlačeno dolní, jak dokazuje Tab. 7.2. Otočením pořadí spínání tak lze jednoduše vybírat, které postranní pásmo bude potlačeno.

Z tabulek je patrné, že pro vznik SSB_{SC} signálu na prvním násobku obdélníkového signálu, který bude využíván, stačí jen dva signály posunutě navzájem o 90°. Při nezapojení dalších dvou signálů by však vznikly spektrální složky i na sudých násobcích ω_O , viz Tab. 7.3, a pro odfiltrování těchto nežádoucích složek by bylo třeba navrhnout strmější filtr, než v případě spínání všech 4 signálů, kdy je první vzniklá nežádoucí složka až na trojnásobku ω_O .




Tab. 7.1: Vliv fází vstupních signálů na spektrum výsledného signálu.

k	φ_0	$k\varphi_0$	φ_{IN}	$k\varphi_0 + \varphi_{IN}$ na kmitočtu $k\omega_0 + \omega_{IN}$ (USB)	$k\varphi_0 - \varphi_{IN}$ na kmitočtu $k\omega_0 -$ ω_{IN} (LSB)	Spektrum
[-]	[°]	[°]	[°]	[°]	[°]	
1	0	0	0	0	0	
	90	90	90	180	0	
	180	180	180	360 = 0	0	
	270	270	270	540 = 180	0	
2	0	0	0	0	0	
	90	180	90	270	90	
	180	360	180	540 = 180	180	
	270	540 = 180	270	450 = 90	-90 = 270	
3	0	0	0	0	0	
	90	270	90	360 = 0	180	
	180	540 = 180	180	360 = 0	0	
	270	810 = 90	270	360 = 0	-180 = 180	

Tab. 7.2: Spektrum výstupního signálu při otočení směru spínání vstupních signálů.

k	φ_0	$k\varphi_0$	φ_{IN}	$k\varphi_0 + \varphi_{IN}$ na kmitočtu $k\omega_0 + \omega_{IN}$ (USB)	$k\varphi_0 - \varphi_{IN}$ na kmitočtu $k\omega_0 -$ ω_{IN} (LSB)	Spektrum
[-]	[°]	[°]	[°]	[°]	[°]	
1	0	0	270	270	-270 = 90	
	90	90	180	270	-90 = 270	
	180	180	90	270	90	
	270	270	0	270	270	
2	0	0	270	270	-270 = 90	
	90	180	180	360 = 0	0	
	180	360	90	450 = 90	270	
	270	540 = 180	0	180	180	
3	0	0	270	270	-270 = 90	
	90	270	180	450 = 90	90	
	180	540 = 180	90	270	90	
	270	810 = 90	0	90	90	

Tab. 7.3: Výstupní spektrum při multiplexování pouze dvou vstupních signálů.

k	φ_0	$k\varphi_0$	φ_{IN}	$k\varphi_0 + \varphi_{IN}$ na kmitočtu $k\omega_0 + \omega_{IN}$ (USB)	$k\varphi_0 - \varphi_{IN}$ na kmitočtu $k\omega_0 - \omega_{IN}$ (LSB)	Spektrum
[-]	[°]	[°]	[°]	[°]	[°]	
1	0	0	0	0	0	
	90	90	90	180	0	
2	0	0	0	0	0	
	90	180	90	270	90	
3	0	0	0	0	0	
	90	270	90	360 = 0	180	

Ze vztahu (6.5) lze vypočítat konverzní zisk směšovače, tedy poměr mezi amplitudou vstupního harmonického signálu a požadovaným produktem ve spektru, kterým je spektrální složka posunutá o ω_{in} od nosné. Protože amplituda vstupního signálu byla uvažována jednotková, velikost požadované spektrální složky se bude rovnat přímo konverznímu zisku:

$$A_{gain} = \frac{\vartheta \sin\left(\frac{\vartheta}{2}k\Omega_0\right)}{2T_0 \frac{\vartheta}{2}k\Omega_0} = \frac{\frac{T_0}{4} \sin\left(\frac{\frac{T_0}{4}-1 \cdot \frac{2\pi}{T_0}\right)}{2T_0 \frac{T_0}{4}-1 \cdot \frac{2\pi}{T_0}} = \frac{1}{8} \frac{\sin\frac{\pi}{4}}{\frac{\pi}{4}} = 0,112 \quad (6.7)$$

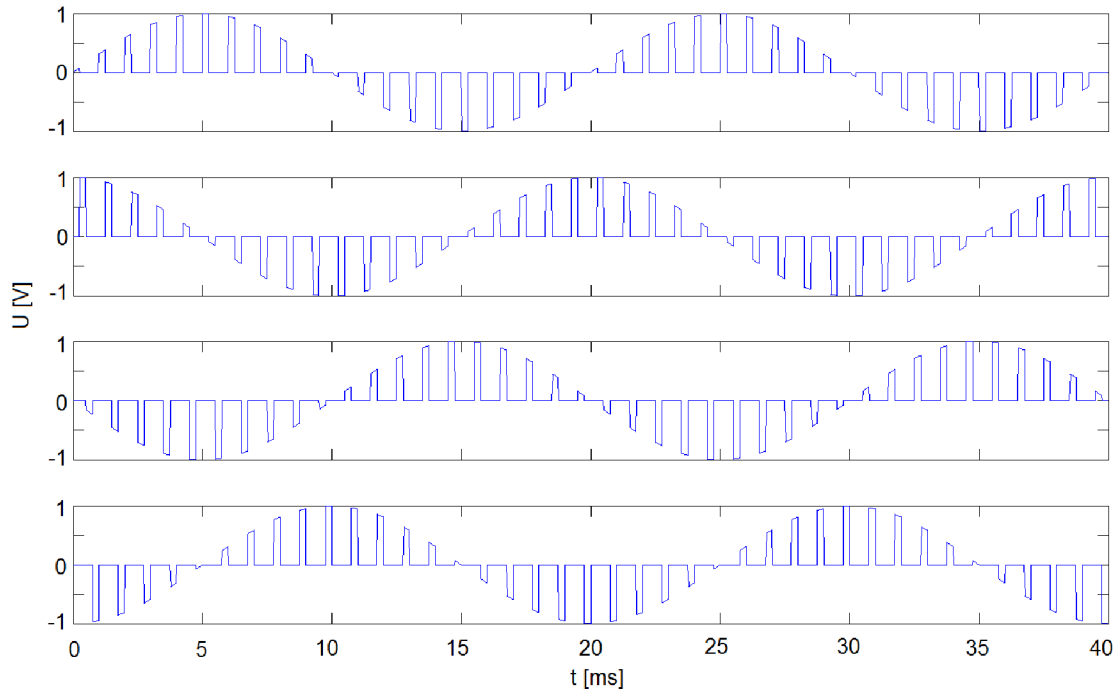
$$A_{gain} = 4 \cdot 0,112 = 0,45 \quad (6.8)$$

$$A_{gain,dB} = 20 \log 0,45 = -6,93 \text{ dB}, \quad (6.9)$$

příjemž bylo dosaženo $k = 1$, $\vartheta = T_0/4$.

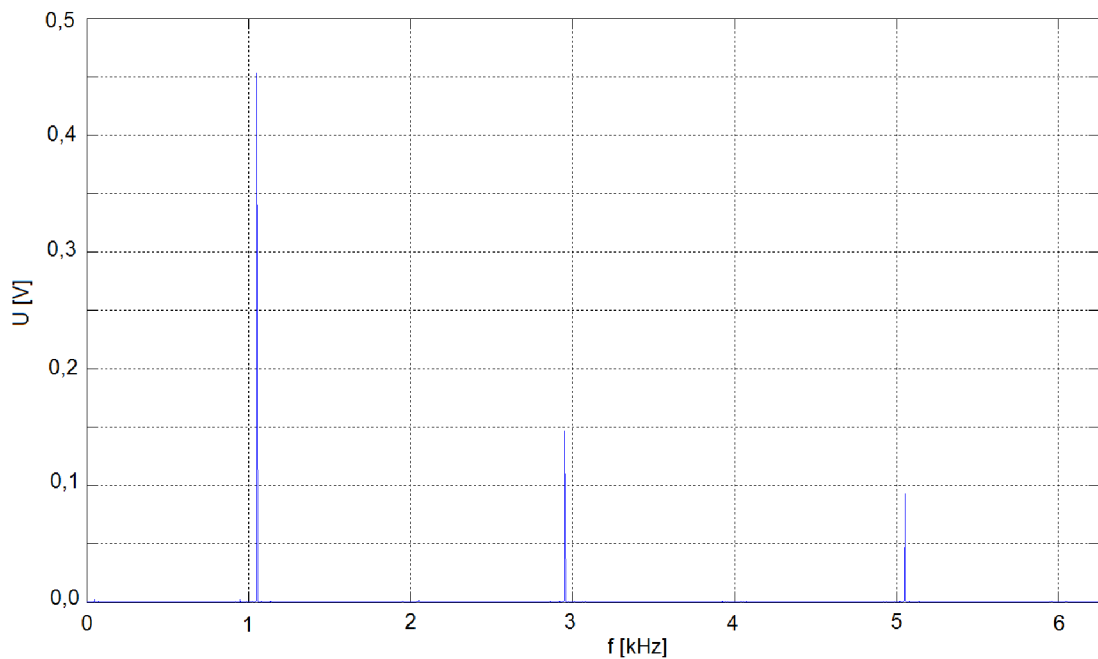
Při simulacích v Matlabu byla jako modulační signál zvolena harmonická funkce o kmitočtu 50 Hz, kmitočet nosné je 1 kHz. Relativně nízké kmitočty byly zvoleny proto, aby bylo možné použít nízký vzorkovací kmitočet (časový krok) a tím zbytečně nezvyšovat výpočetní náročnost. Na princip metody nemá velikost kmitočtů samozřejmě vliv.

Multiplexerem navzorkované vstupní signály jsou zobrazeny na Obr. 7.2.



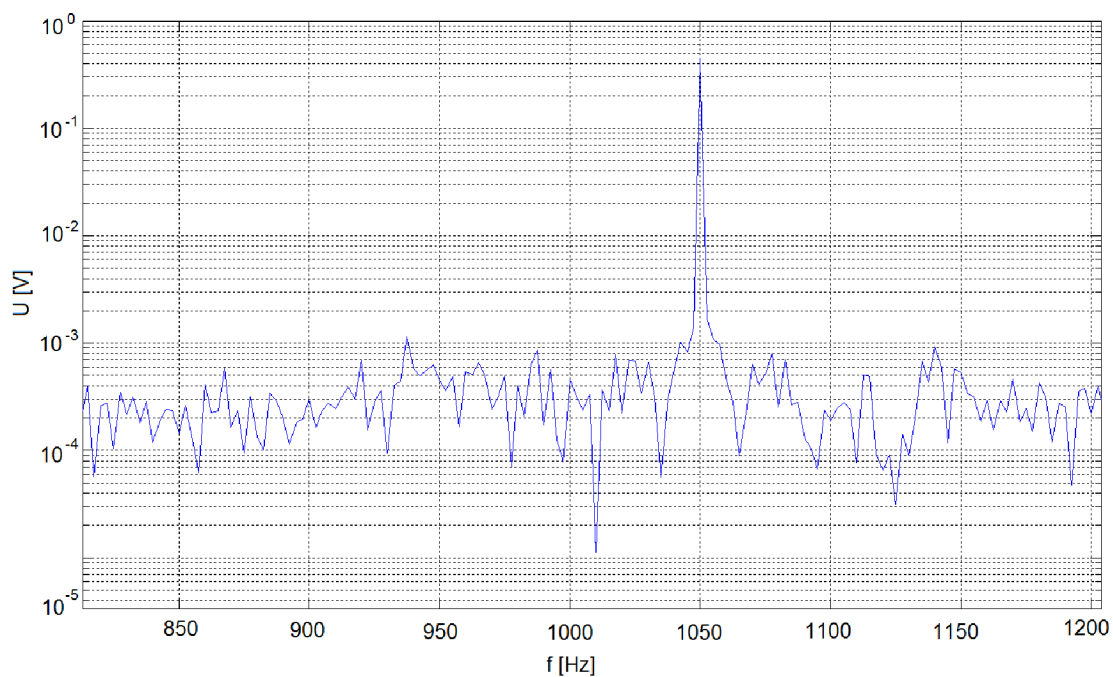
Obr. 7.2: Jednotlivé navzorkované signály.

Výstupní signál je součtem těchto čtyř signálů. Jeho spektrum je uvedeno na Obr. 7.3.

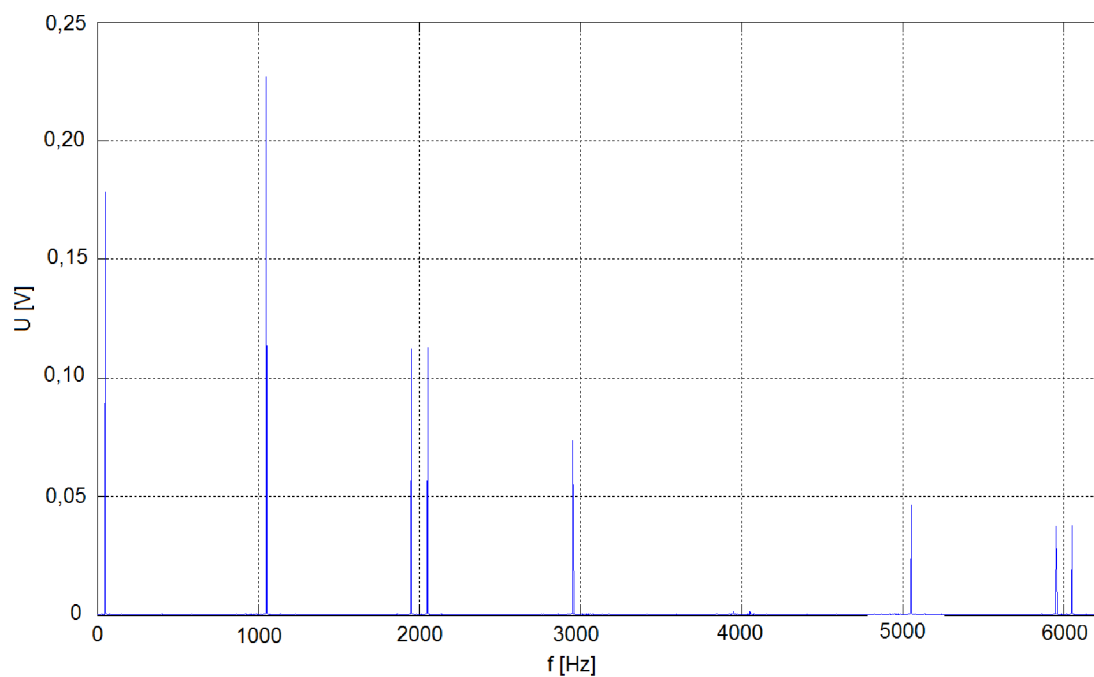


Obr. 7.3: Spektrum signálu na výstupu modulátoru.

Na Obr. 7.4 je uveden detail spektra s osou y v logaritmické míře, který ukazuje požadovaný signál v okolí kmitočtu nosné. Velikosti spektrálních čar klesají postupně podle funkce $\sin x/x$.



Obr. 7.4: Detail spektra signálu SSB_{sc} .



Obr. 7.5: Spektrum výstupního signálu při využití pouze dvou vstupních signálů $s_1(t)$ a $s_2(t)$.

Pokud přivedeme na multiplexer pouze signály $s_1(t)$ a $s_2(t)$ a další dva signály budou nulové, bude mít výstupní signál spektrum zobrazené na Obr. 7.5.

7.2 Fázovací obvod

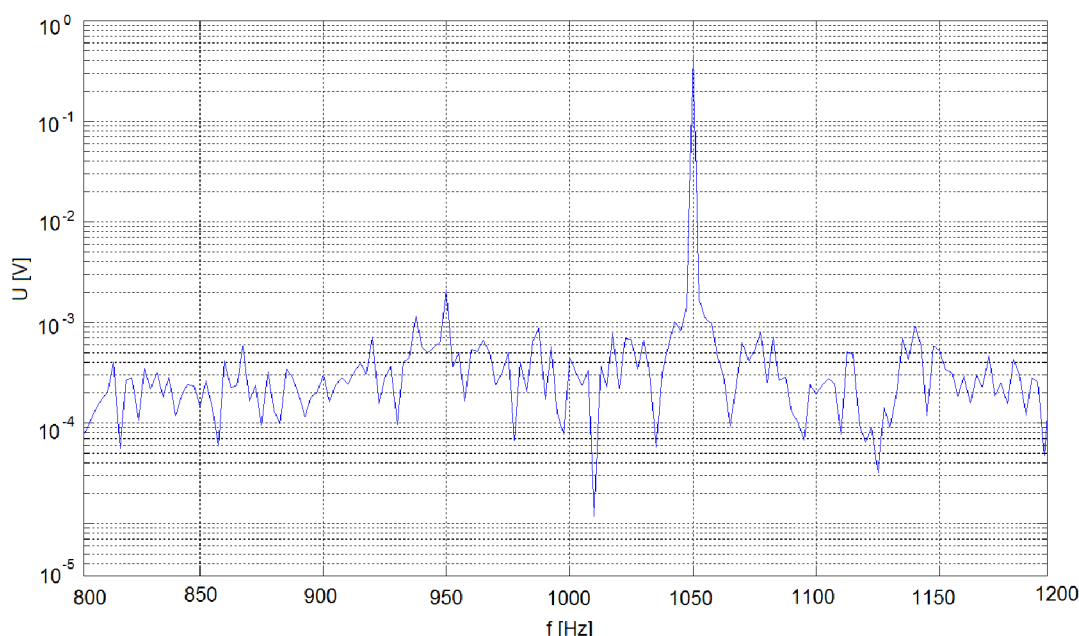
Úroveň potlačení nežádoucího postranního pásma závisí na přesnosti fázového posuvu mezi signály, proto je nutné fázovacímu obvodu věnovat patřičnou pozornost. Tyto fázové posuvy je nutné udržet v celém kmitočtovém pásmu modulačního signálu. Pro potřeby Tayloeva modulátoru je tedy potřeba vytvořit širokopásmový fázový posun o 90° , 180° a 270° . Výstupní signály dále musí mít stejnou napěťovou úroveň.

Pokud vyjádříme první dva signály $s_1(t)$ a $s_2(t)$ jako $V_A = e^{j\omega t}$ a $V_B = e^{j\omega t + \varphi}$, pak potlačení nežádoucího postranního pásma lze vyjádřit v dB jako [14].

$$K = 20 \log \left| \frac{V_A + jV_B}{V_A - jV_B} \right|, \quad (6.10)$$

v případě, že signály budou mít stejnou amplitudu, lze potlačení vyjádřit jednodušeji pomocí chyby fáze δ od ideálních 90° [14]:

$$K = 20 \log \left| \tan \frac{\delta}{2} \right|. \quad (6.11)$$



Obr. 7.6: Spektrum výstupního signálu při chybě fázového posuvu 1° .

Stejně vztahy platí i pro signály $s_3(t)$ a $s_4(t)$. Dvojice signálů $s_1(t)$, $s_2(t)$ a $s_3(t)$, $s_4(t)$ jsou přitom na sobě nezávislé. Ve dvojicích musí být posun 90° , $s_3(t)$ ale nemusí být posunut o 90° od signálu $s_2(t)$. Při nedodržení tohoto posunu však již vzniká replika spektra na dvojnásobku kmitočtu nosné, stejně jako při multiplexování pouhých dvou signálů.

Na Obr. 7.6 je pro ilustraci a porovnání s Obr. 7.4 uvedeno spektrum výstupního signálu, pokud se fázový posun dvou signálů liší od ideálních 90° o 1° , přičemž amplitudy obou signálů jsou stejné.

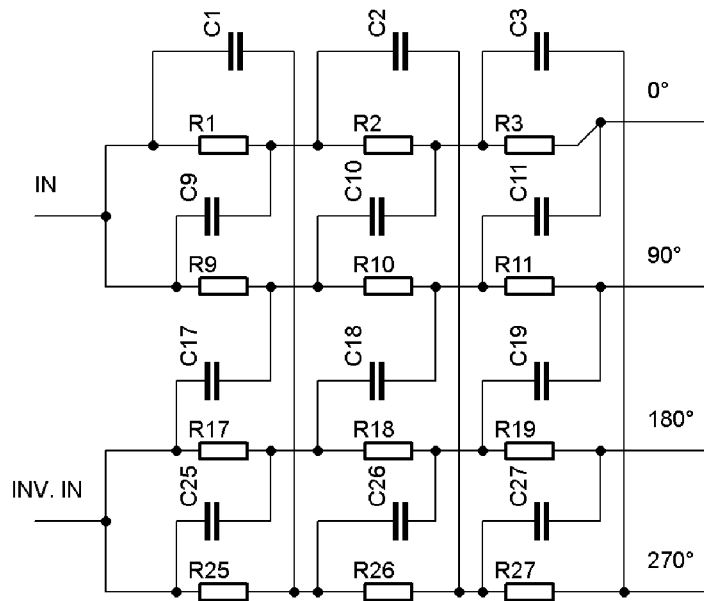
Ve spektru je již patrná hůře potlačená složka nežádoucího postranního pásma. Z výše uvedeného vyplývá, že požadavky na přesnost fázovacího obvodu jsou poměrně značné.

Požadavek konstantního fázového posuvu o 90° v širokém kmitočtovém spektru se ukazuje jako těžko řešitelný jakýmkoli fázovacím článkem. Tuto nesnáz je možné vyřešit tak, že se použije zapojení, které má dva výstupy, na kterých je vstupní signál posunutý o obecně

úhly α a β . Hodnoty obou úhlů se v závislosti na vstupním kmitočtu mohou měnit, jejich vzájemný rozdíl však stále je 90° [10].

7.2.1 Polyfázní síť

Pro potřeby Tayloeva modulátoru se často používá polyfázní síť s čtyřmi výstupy, na kterých jsou dostupné všechny potřebné signály pro následující multiplexování [15], [16].



Obr. 7.7: Tři první segmenty polyfázní sítě.

Její typické zapojení je zobrazeno na Obr. 7.7. Polyfázní síť se skládá z několika segmentů, na Obr. 7.7 jsou zobrazeny tři segmenty. Na vstup polyfázní sítě IN je přiveden nízkofrekvenční signál, na INV. IN signál invertovaný.

Postup návrhu je uveden v [15].

Nejprve je třeba stanovit kmitočtový rozsah, ve kterém musí být zajištěn přesný fázový posuv. Signál DRM je generován na výstupu zvukové karty počítače v rozsahu 350 Hz až 2850 Hz. Pro výpočet polyfázní sítě byl zvolen $f_{min} = 200$ Hz a $f_{max} = 3000$ Hz.

Pro počet potřebných segmentů platí tato pravidla [15]:

- Při kmitočtovém rozsahu jedné dekády je pro každých 10 dB potlačení nežádoucího postranního pásma nutný jeden segment.
- Při každém zdvojnásobení f_{max} je třeba přidat jeden segment.

Tomu odpovídá vztah [15]

$$N = \log_2 \frac{f_{max}}{10 \cdot f_{min}} + \frac{M}{10}, \quad (6.12)$$

kde M je míra potlačení nežádoucího postranního pásma v dB.

Bylo zvoleno $M = 80$ dB. Pak

$$N = \log_2 \frac{f_{max}}{10 \cdot f_{min}} + \frac{M}{10} = \log_2 \frac{3000}{10 \cdot 200} + \frac{70}{10} = 7,58 \sim 8 \quad (6.13)$$

Každý segment má všechny hodnoty rezistorů a kondenzátorů shodné velikosti. Časové

konstanty jednotlivých segmentů lze určit podle vztahu [15]

$$R_x C_x = \frac{\left(\frac{f_{max}}{f_{min}} \right)^{1-x}}{2 \cdot \pi \cdot f_{min}}, \quad (6.14)$$

kde N je počet segmentů, x je indexace jednotlivých segmentů, tedy $x = 1 \dots N$.

V Tab. 7.4 jsou uvedeny vypočítané hodnoty R_x a zvolené skutečné hodnoty rezistorů v řadě E24. Hodnota kondenzátorů 10 nF byla zvolena.

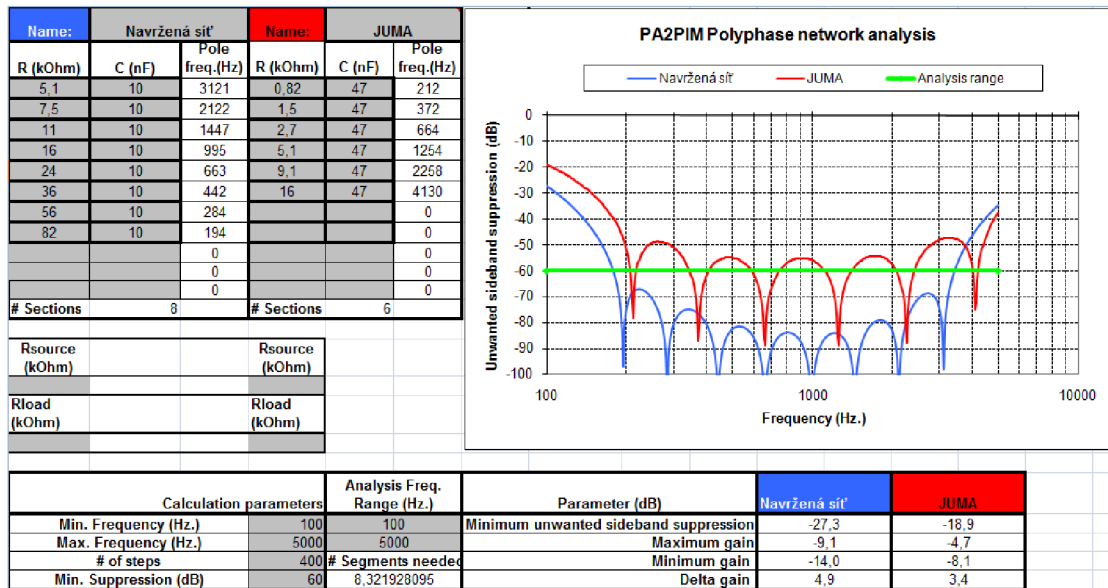
Tab. 7.4: Vypočítané hodnoty navrhované polyfázní sítě.

x	C _x	R _x	f _x	R _x E24
	nF	Ω	Hz	Ω
1	10	79577	200,0	82000
2	10	54047	294,4	56000
3	10	36708	433,5	36000
4	10	24931	638,3	24000
5	10	16933	939,9	16000
6	10	11500	1383,9	11000
7	10	7811	2037,5	7500
8	10	5305	3000,0	5100

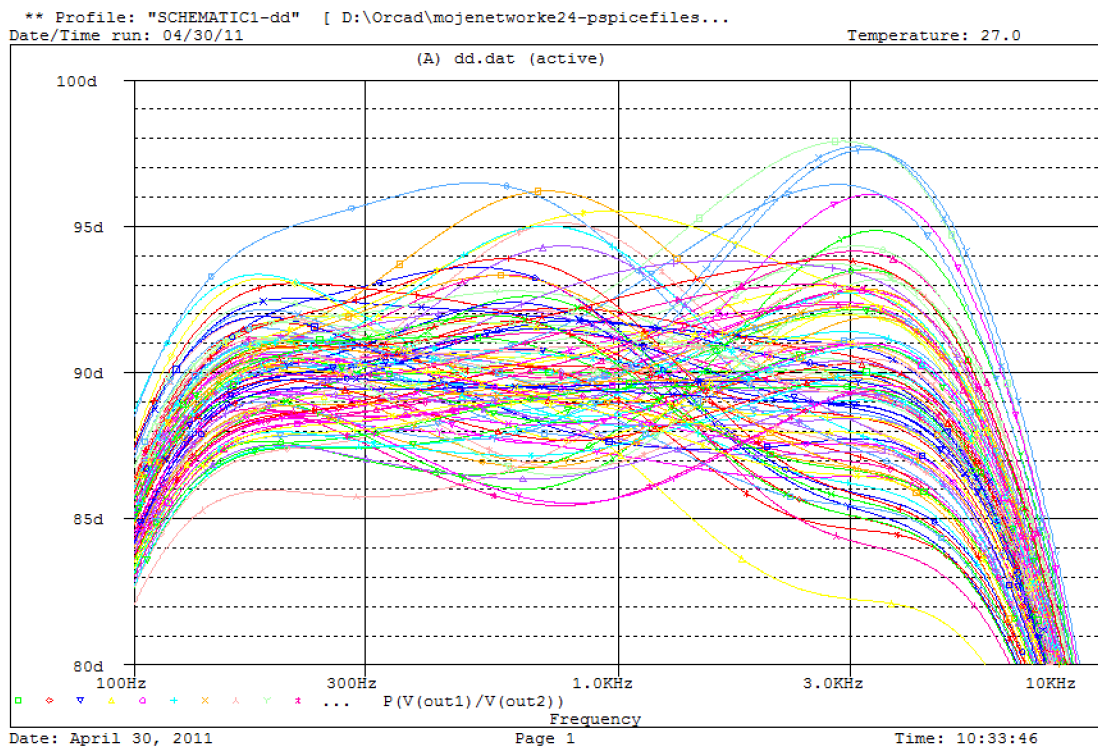
Pro návrh polyfázní sítě lze s výhodou použít makro v programu Excel [17], ve kterém jsou po zadání hodnot součástek ihned zobrazeny grafy odchylky fáze od ideální hodnoty, potlačení nežádoucího pásma, ale i vstupní a výstupní impedance. Úvodní strana s grafem potlačení nežádoucího pásma je ukázána na Obr. 7.8. Do tabulek lze zadat parametry dvou polyfázních sítí pro porovnání. Zde bylo provedeno srovnání vlastní navržené sítě a sítě použité v transciévru JUMA TRX2 [16].

Protože přesnost fázových posuvů na výstupu polyfázní sítě závisí na přesnosti hodnot součástek a tedy i jejich toleranci, byla provedena v programu PSpice analýza Monte Carlo. Byly uvažovány tolerance rezistorů 1% a kondenzátorů 5%. Analýza byla provedena pro 100 běhů. Na Obr. 7.9 je zobrazen výsledek analýzy pro posun mezi signály označené na Obr. 7.7 jako 0° a 90°. Z obrázku je patrné, že přesnost fázového posunu takovéto sítě se pohybuje mezi ±5°. Pro konstrukci opravdu přesné polyfázní sítě je vhodné použít součástky měřit a vybrat ty, které splňují zpřísněné požadavky.

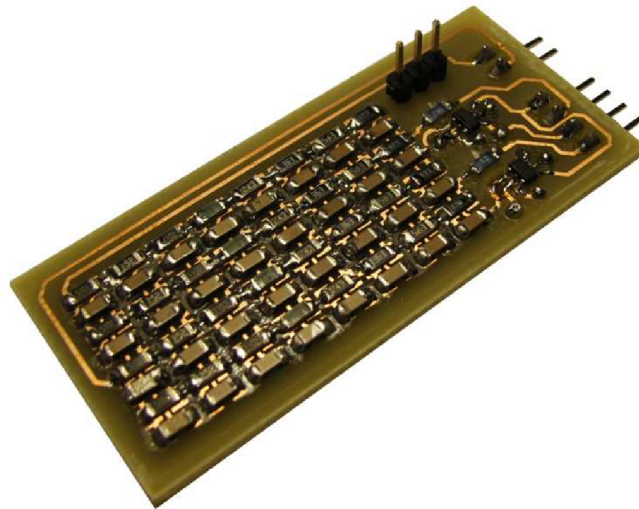
Vyšší počet segmentů sítě sice zpřesňuje fázový posun v daném pásmu, má ale za následek také vyšší útlum. Realizace polyfázního obvodu je na Obr. 7.10. Na Obr. 7.11 je graf naměřených hodnot fázového posunu mezi signály $s1(t)$ a $s2(t)$, podle Obr. 7.7 jsou to signály 0° a 90°. Ukázalo se, že je velmi důležité, aby byly všechny vývody polyfázního obvodu stejně zatíženy. Pokud nebyly připojeny i na neměřené výstupy sondy osciloskopu, vycházely jiné výsledky a to v řádově stupních.



Obr. 7.8: Ukázka makra v Excelu pro analýzu polyfázní sítě.

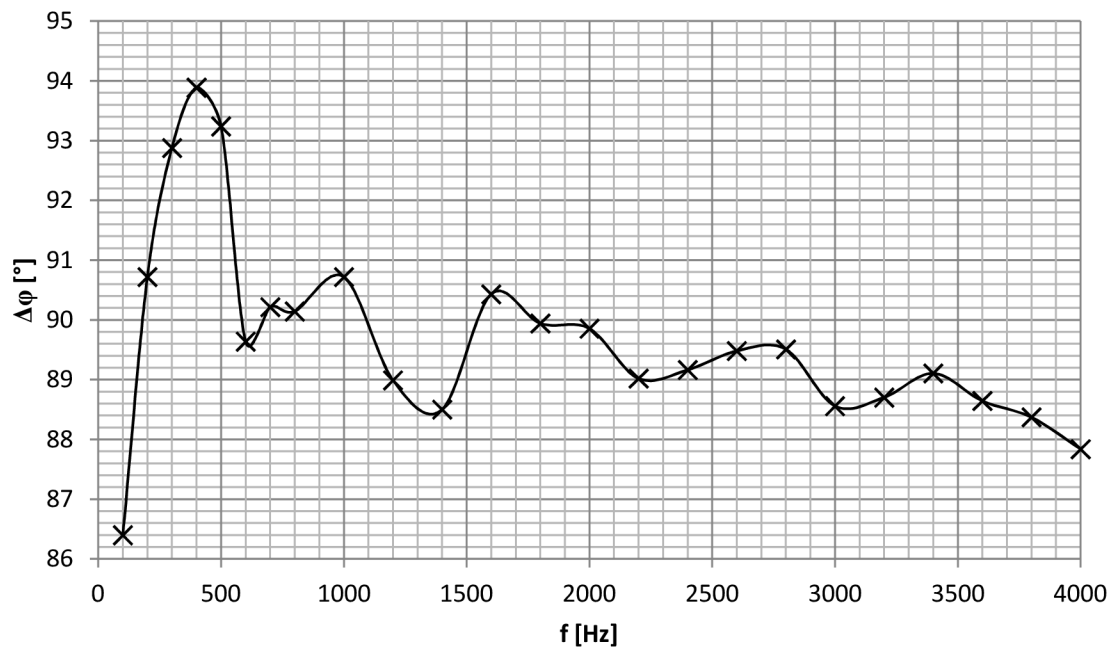


Obr. 7.9: Výsledek simulace Monte Carlo polyfázní sítě programem PSpice.



Obr. 7.10: Realizovaná polyfázní síť.

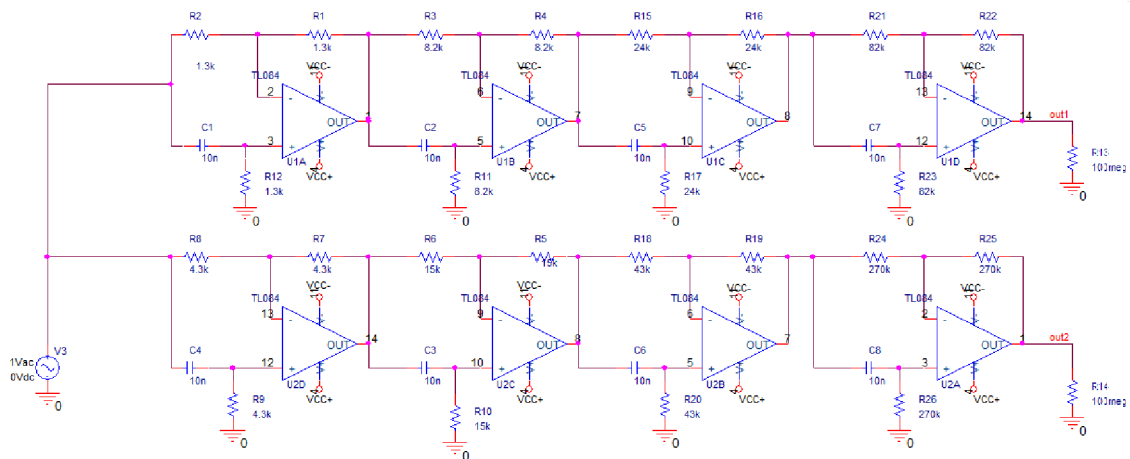
Vzájemný posun fáze mezi signály $s_1(t)$ a $s_2(t)$



Obr. 7.11: Naměřený fázový posun mezi signály $s_1(t)$ a $s_2(t)$.

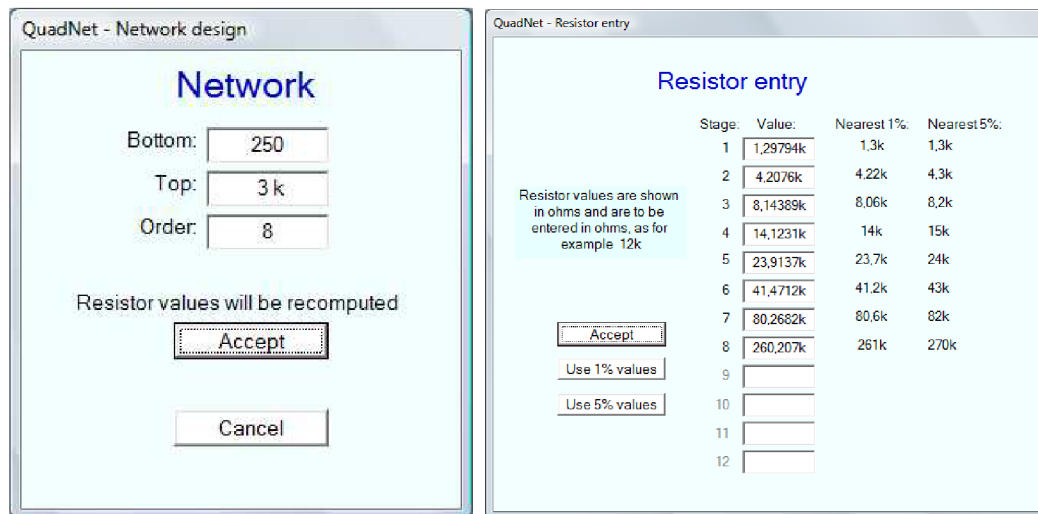
7.2.2 Aktivní fázovací síť

Jinou možností je použít aktivní fázovací síť skládající se z fázovacích článků s operačními zesilovači. Její výhodou je, že vstupní signál není utlučen. Navržená aktivní fázovací síť je zobrazena na Obr. 7.12. Vstupní signál není třeba invertovat, jako tomu bylo u polyfázní sítě, ovšem výstupem jsou pouze dva signály posunuté o 90° . Další signály lze získat jejich invertováním.



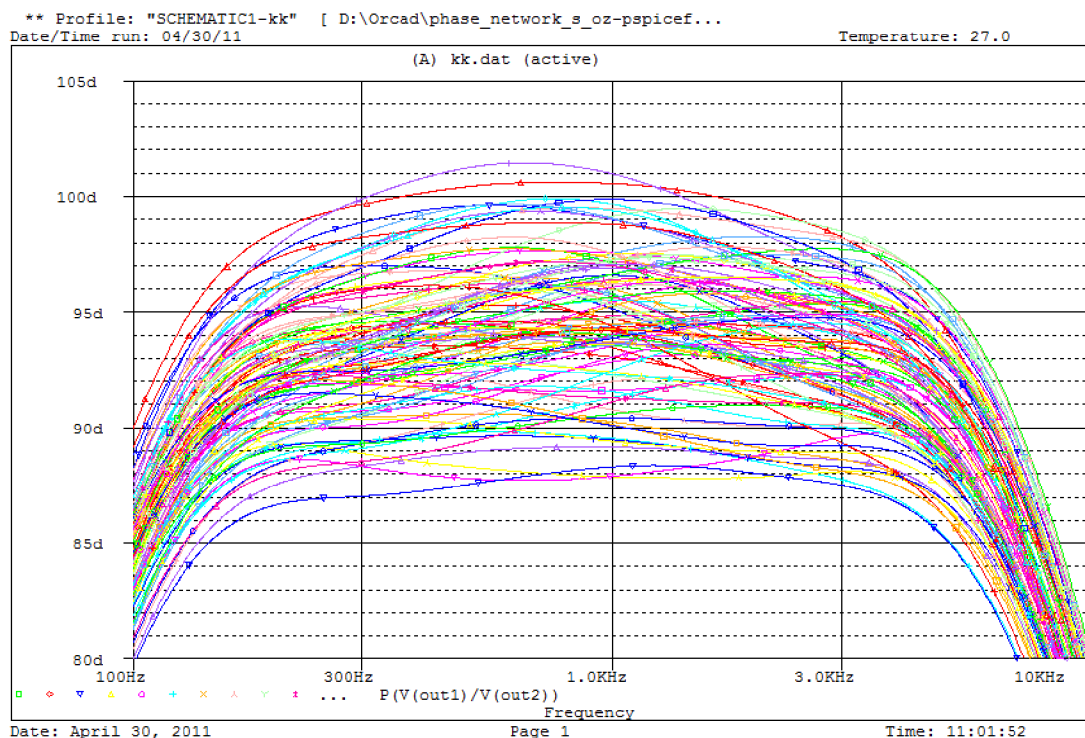
Obr. 7.12: Navržená aktivní fázovací síť.

Pro návrh je možné použít program QuadNet [18] [19]. Do programu lze přímo zadat kmitočtový rozsah, ve kterém má zapojení pracovat a dále řád obvodu, kterým je myšlen počet použitých operačních zesilovačů. Zvolit lze buď výpočet za použití stejných hodnot rezistorů, nebo kondenzátorů. Po návrhu programem je však možné kteroukoli hodnotu ručně změnit. Program provádí i analýzu obvodu, zobrazuje potlačené nežádoucího postranního pásma, odchylku fáze od ideální hodnoty a další grafy. Ukázka oken návrhu sítě v programu QuadNet je na Obr. 7.13. Při návrhu byly zvoleny stejné hodnoty kondenzátorů 10 nF a řád sítě 8.



Obr. 7.13: Návrh aktivní fázovací sítě v programu QuadNet.

I u tohoto zapojení byla provedena analýza Monte Carlo pro 100 běhů, tolerance rezistorů i kondenzátorů byly zvoleny stejně jako v případě polyfázní sítě, tedy 1% pro rezistory a 5% pro kondenzátory. Výsledky analýzy jsou na Obr. 7.14.

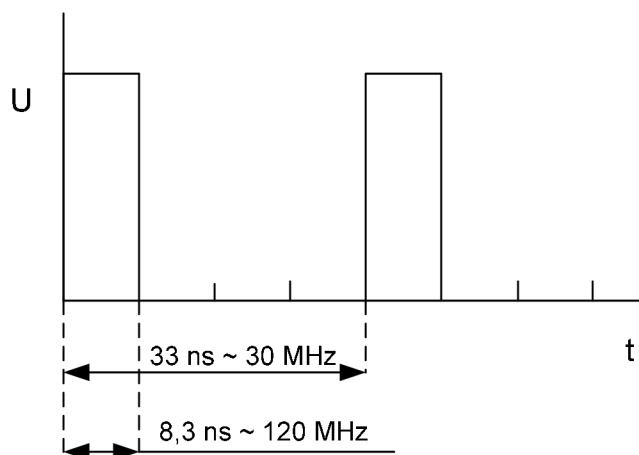


Obr. 7.14: Analýza Monte Carlo aktivní fázovací sítě.

Porovnání výsledků analýzy Monte Carlo pro polyfázní síť a aktivní fázovací síť vychází příznivěji pro pasivní polyfázní síť. U zapojení s operačními zesilovači je patrný především výrazný posun střední hodnoty fázového rozdílu k 95° . Tento posun vznikl poté, co byly vypočítané hodnoty rezistorů nahrazeny rezistory z řady E24. Z tohoto důvodu byla pro realizaci zvolena pasivní polyfázní síť.

7.3 Digitální část

Poměrně značné požadavky jsou kladeny na rychlost přepínání multiplexeru. Každý ze čtyř vstupních kanálů musí být vzorkován kmitočtem nosné.

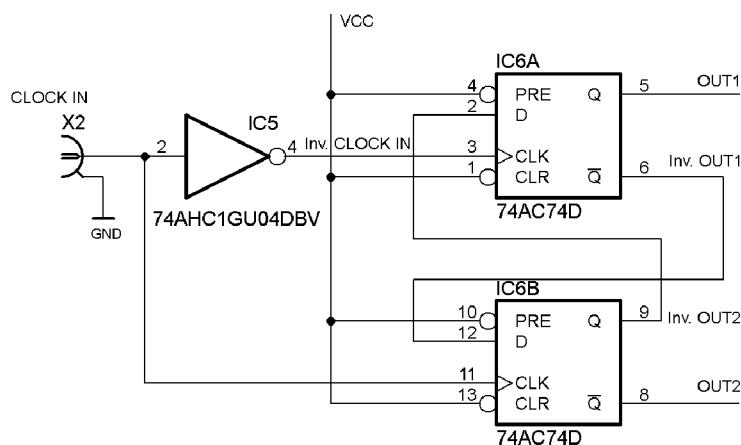


Obr. 7.15: Určení potřebných spínacích časů multiplexeru.

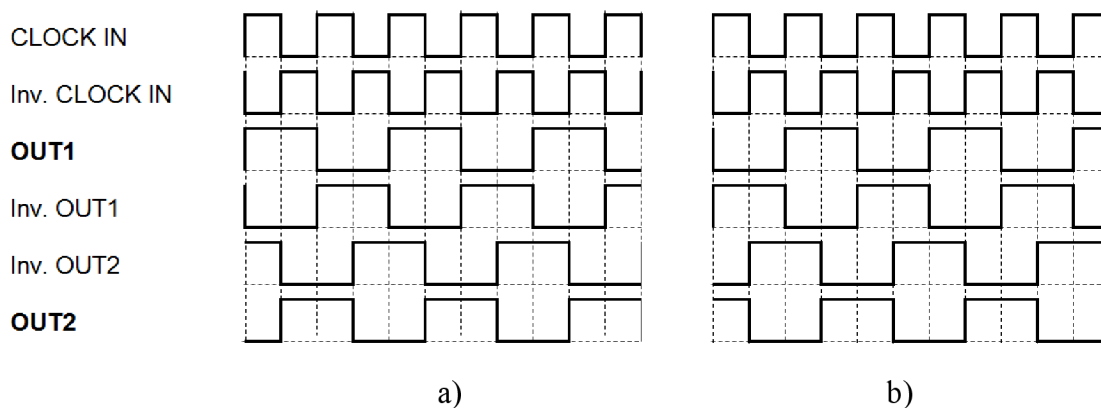
Nejvyšší radioamatérské pásmo na krátkých vlnách je na kmitočtu 28 MHz (nejvyšší kmitočet 29 300 kHz). Počítejme s rezervou, a proto uvažujme nejvyšší kmitočet 30 MHz. Přepínací rychlost multiplexeru pak musí být čtyřikrát vyšší, tedy 120 MHz. Jeden kanál musí být sepnutý po dobu 8,3 ns, což je poměrně krátký čas. Vzorkovací čas ilustruje Obr. 7.15.

V podobných konstrukcích, například již zmiňované [16], je často používán multiplexer FST3253 od firmy Fairchild, jehož spínací časy [20] nepřesahují 6,2 ns. Multiplexer je však těžko dostupný. Je možné ale použít ekvivalent od firmy Texas Instruments, obvod 74CBTLV3253D [21], který je běžně dostupný i v maloobchodních prodejnách a má přepínací časy 6,8 ns. Pro danou konstrukci by tedy měl vyhovovat.

Na adresní vstupy multiplexeru je třeba přivádět signály tak, aby docházelo k přepínání všech čtyř kanálů, tedy všechny kombinace dvou bitů. Zapojení, které tyto signály vytváří, je uvedeno na Obr. 7.16 [16]. Činnost obvodu nejlépe osvětlují napěťové průběhy na Obr. 7.17 a). Použité obvody 74AC74 obsahují asynchronní vstupy set a reset (PRE a CLR). Tyto vstupy nejsou využity, proto jsou připojeny na svoji neaktivní úroveň H. Vstupní taktovací obdélníkový signál je přiveden přímo na hodinový vstup obvodu IC6B a přes invertor na hodinový vstup obvodu IC6A. Vzájemné provázání výstupů a vstupů obvodu zaručuje, že signály OUT1 a OUT2 budou vždy navzájem stejně fázově posunuty, takže vstupy multiplexeru budou přepínány vždy ve stejném pořadí bez závislosti na počátečním stavu obvodů 74AC74 při zapnutí, což dokazuje Obr. 7.17 b).



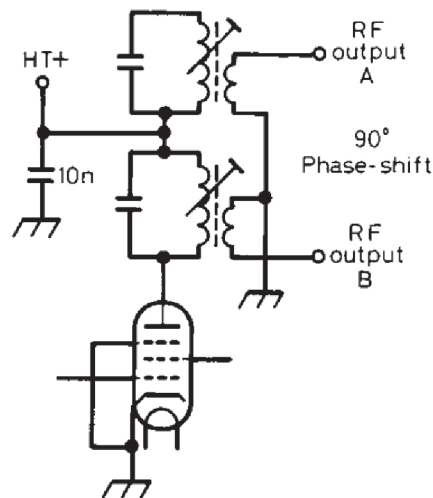
Obr. 7.16: Zapojení klopných obvodů pro vytvoření adresových signálů pro multiplexer.



Obr. 7.17: Napěťové průběhy na klopných obvodech.

Podle Obr. 7.17 a) jsou na multiplexer přiváděny binární adresy v tomto pořadí: 10_b, 11_b, 01_b, 00_b. Pokud bychom mezi sebou zaměnili adresní vstupy, bylo by pořadí 01_b, 11_b, 10_b, 00_b. Je patrné, že záměnou adresních vstupů lze otočit pořadí spínaných kanálů.

Jinou metodu pro získání fázového posunu 90° mezi řídicími signály uvádí [22]. Zapojení je zobrazeno na Obr. 7.18. Obvod zpracovává harmonický signál, pro získání potřebného obdélníkového průběhu by bylo nutné za něj zařadit například komparátor. Rezonanční obvody na obrázku jsou naladěny na stejný kmitočet odpovídající vstupnímu signálu. Nevýhoda tohoto zapojení je zřejmá, a to úzká šířka kmitočtového pásma, pro které je obvod použitelný. Zdroj uvádí, že tato metoda získání fázového posunu se používala v době, kdy nebyly k dispozici příslušné digitální obvody.



Obr. 7.18: Jiná možnost pro získání fázového posunu řídicích signálů. Převzato z [22].

7.3.1 Vztah kmitočtu generátoru a kmitočtu nosné (mezifrekvence)

Uvažujme, že signál z generátoru obdélníkového signálu má kmitočet f_g a periodu T_g . Pak signál na výstupu OUT1 a OUT2 bude mít kmitočet $f_g/2$ a periodu $2T_g$. K přepínání jednotlivých vstupů multiplexeru bude docházet čtyřikrát za periodu signálu přiváděného na adresní vstup multiplexeru. Doba připojení jednoho kanálu tedy bude $2T_g/4$. Perioda spínání kanálů pak je $4(2T_g/4)$, tedy $2T$. Kmitočet přepínání kanálů a tedy kmitočet nosné f_c bude $(1/2T_g)f$, neboli

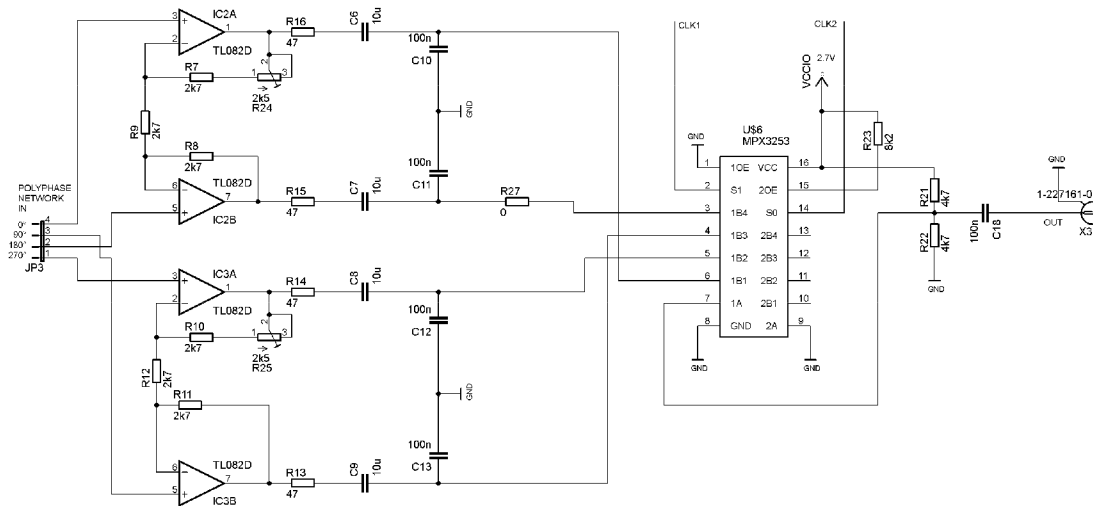
$$f_c = \frac{f_g}{2}. \quad (6.15)$$

Pro nastavení kmitočtu nosné f je nutné přivádět z generátoru signál o kmitočtu $2f$. Tento modulátor je využit pro generování SSB_{SC} signálu na mezifrekvenčním kmitočtu 5 MHz. Taktovací kmitočet je tedy 10 MHz. Jako zdroj signálu je použit krystalový oscilátor s obdélníkovým výstupem.

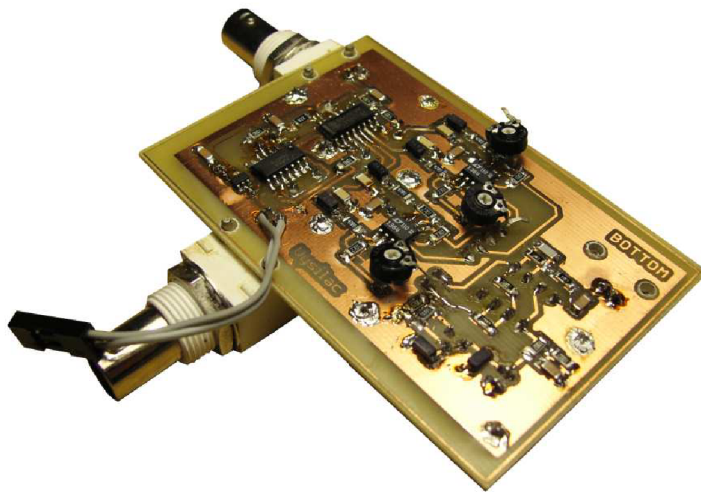
7.4 Realizace modulátoru

Na Obr. 7.19 je zobrazen zbytek schématu modulátoru obsahující operační zesilovače a multiplexer. Na přístrojové zapojení operačních zesilovačů jsou vždy přiváděny dva signály v protifázi. Na Obr. 7.20 je pak ukázka praktické realizace. Pomocí rezistorů je nastavena

u operačních zesilovačů výstupní impedance. Po prvních měřeních byly nahrazeny původně použité zesilovače TL082 zesilovači LT1364, protože existovalo podezření, že jedním z důvodů špatného potlačení nežádoucího postranního pásma může být nedostatečná šířka pásma zesilovače. Po výměně však nebyla pozorována žádná změna.

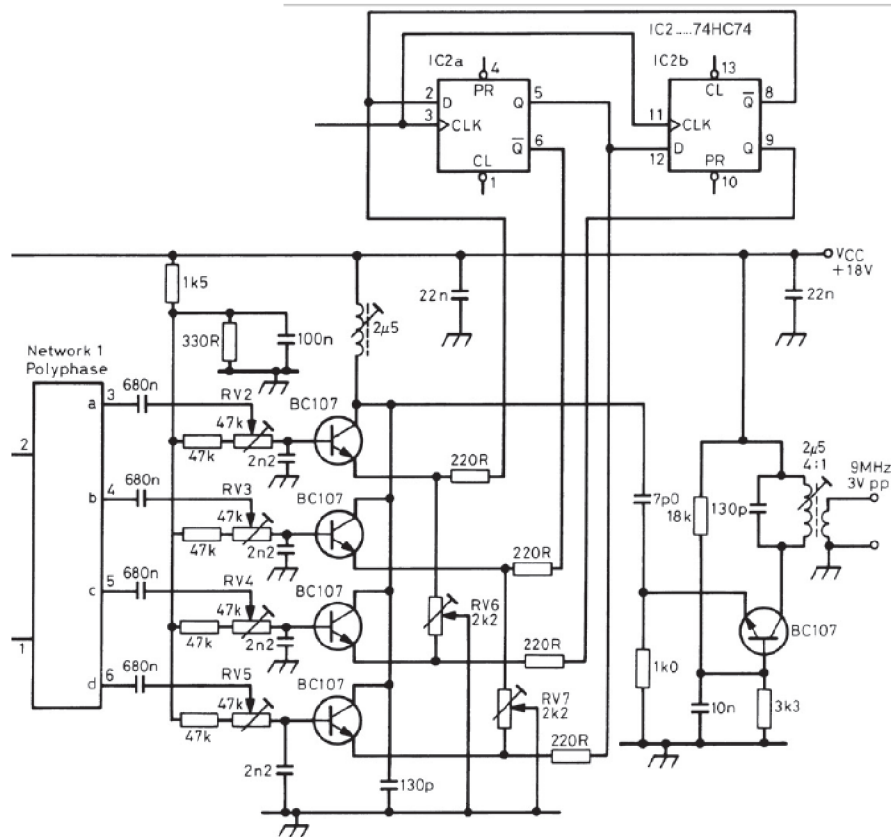


Obr. 7.19: Zapojení operačních zesilovačů a multiplexeru.



Obr. 7.20: Realizace směšovače.

Alternativu k integrovanému multiplexeru nabízí zapojení na Obr. 7.21 publikované v [22]. Přepínání jednotlivých větví zajišťují tranzistory, jejichž spínací signály jsou vytvářeny v obdobném digitálním obvodu, jako je použit u zapojení s integrovaným multiplexerem. Je zde dále uvedeno, že TTL generátor, jehož výstup je přiveden na klopné obvody typu D IC2a a IC2b, pracuje na kmitočtu 12 MHz. Vzhledem k zapojení klopných obvodů je kmitočet přepínání jednotlivých větví čtyřikrát menší, tedy 3 MHz. Na výstupu celého zapojení je však zařazena pásmová propust na 9 MHz, vybírající složky na trojnásobku nosné. Jak bylo odvozeno výše, je ve frekvenčním pásmu kolem tohoto násobku nosné opět signál SSB_{SC}, jen s druhým potlačeným pásmem a s nižší amplitudou. Za tuto cenu je dosaženo toho, že pro generování signálu v pásmu 9 MHz postačuje kmitočet generátoru pouze 12 MHz.



Obr. 7.21: Alternativní zapojení Tayloeva modulátoru. Převzato z [22].

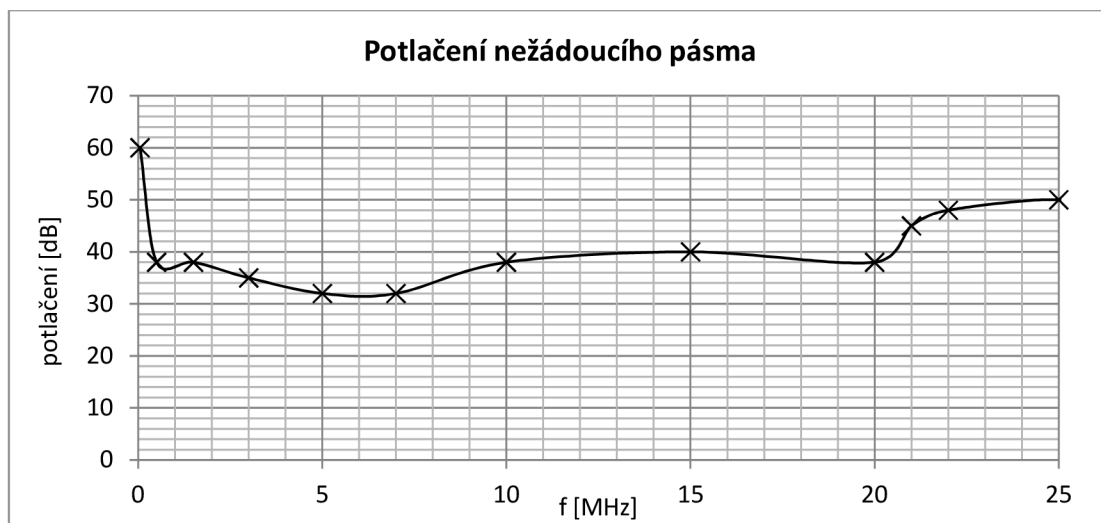
7.5 Měření Tayloeva modulátoru

Při měření bylo bohužel zjištěno, že potlačení nežádoucího postranního pásma SSB_{SC} se mění výrazně podle kmitočtu nosné. Průběh potlačení v závislosti na kmitočtu nosné ukazuje graf na Obr. 7.22. Z grafu je navíc patrné, že potlačení nežádoucího pásma se pohybuje ve většině pásma mezi 30 až 40 dB, legislativou České republiky je však požadováno potlačení rušivých signálů o více jak 40 dB [23]. Experimentálně bylo zjištěno, že změnou zesílení operačních zesilovačů, jejichž výstup je připojen do multiplexeru, lze na jednom daném kmitočtu nosné dosáhnout potlačení i více jak 60 dB. V grafu na Obr. 7.23 je zobrazen průběh potlačení nežádoucího pásma při nastavení zesílení tak, aby bylo potlačení co nejvyšší na kmitočtu nosné 5 MHz. I když je z tohoto grafu zřejmé zlepšení potlačení v celém měřeném pásmu, v rozmezí kmitočtů nosné přibližně od 13 MHz výše klesá úroveň potlačení opět k 30 dB, což je nepřijatelně malá hodnota.

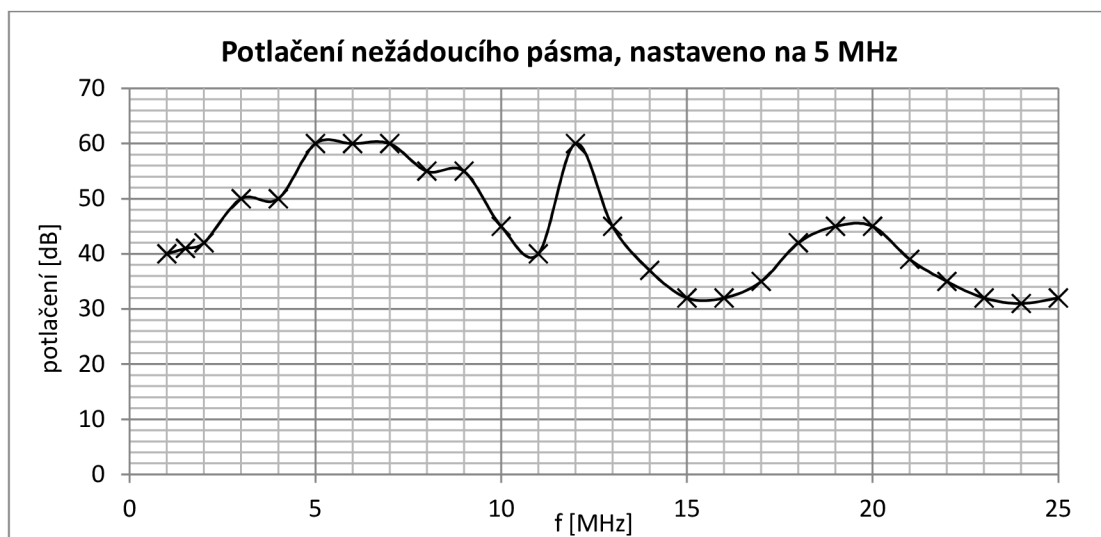
Protože se ani navzdory mnoha pokusům nepodařilo dosáhnout potřebného potlačení alespoň 40 dB v celém pásmu, bylo rozhodnuto využít navržený modulátor na jeden pevný mezifrekvenční kmitočet 5 MHz. Za tímto blokem je pak zařazen druhý modulátor, který zajišťuje patřičnou kmitočtovou translaci vzniklého SSB_{SC} signálu. Jako oscilátor generující nosnou pro mezifrekvenci byl zvolen krystalový oscilátor s obdélníkovým signálem na výstupu s kmitočtem 10 MHz, což odpovídá vztahu (6.15).

Na Obr. 7.24 je zobrazeno změřené spektrum signálu generovaného Tayloevým modulátorem na mezifrekvenčním kmitočtu 5 MHz. Úroveň nosné je asi -60 dBm, byla změřena při odpojeném modulačním signálu, viz Obr. 7.25. Na modulátor se lze také dívat jako na mezifrekvenční filtr. Jeho charakteristika, změřená spektrálním analyzátozem Rohde

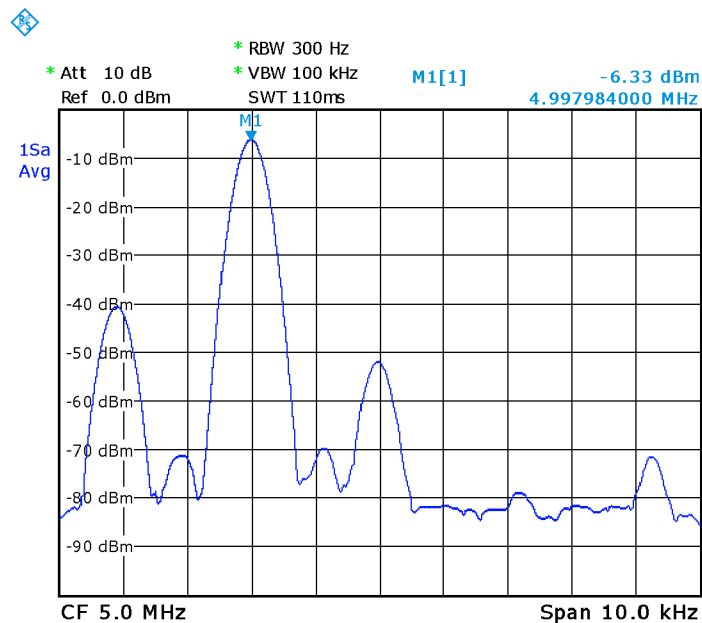
& Schwarz FSL3 v režimu MAX HOLD, je zobrazena na Obr. 7.26. Na Obr. 7.27 je nakonec zobrazeno spektrum do vyšších kmitočtů, jsou zobrazeny další složky vzniklé na násobcích nosné.



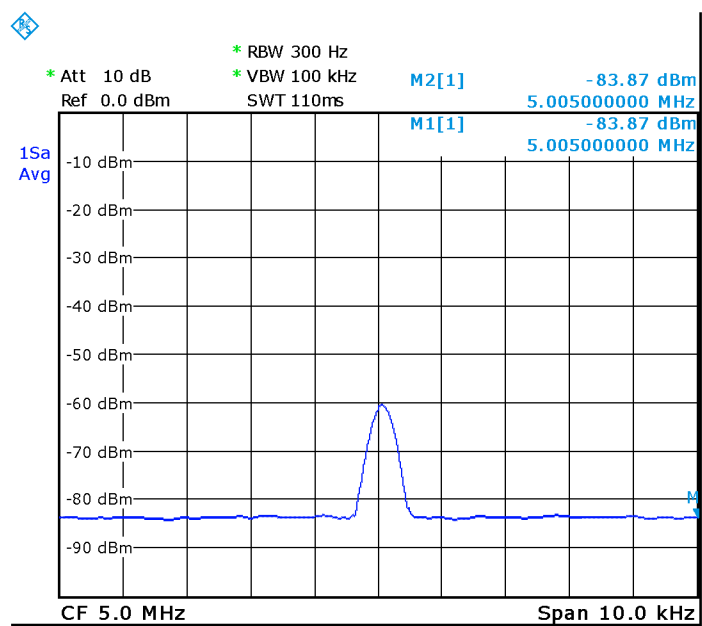
Obr. 7.22: Potlačení nežádoucího postranního pásma při výchozím nastavení.



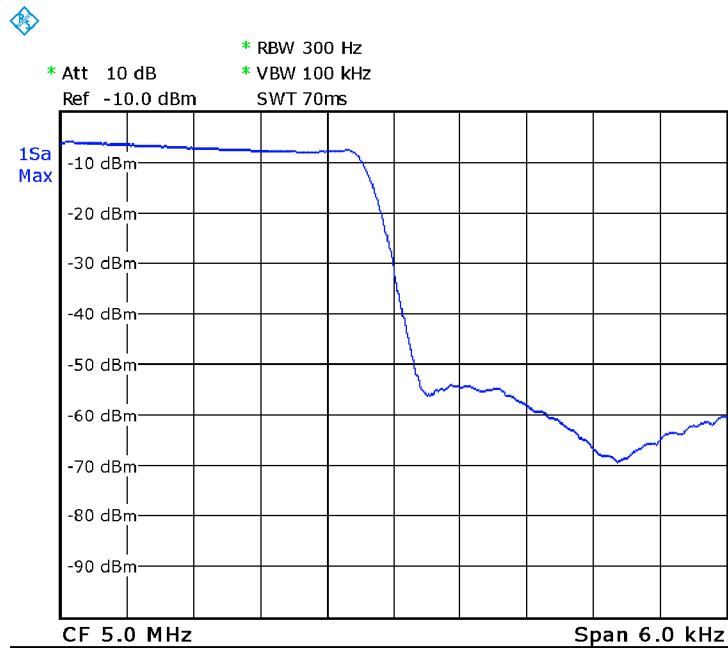
Obr. 7.23: Potlačení nežádoucího postranního pásma při vyladění.



Obr. 7.24: Spektrum generovaného signálu na mezifrekvenci 5 MHz.

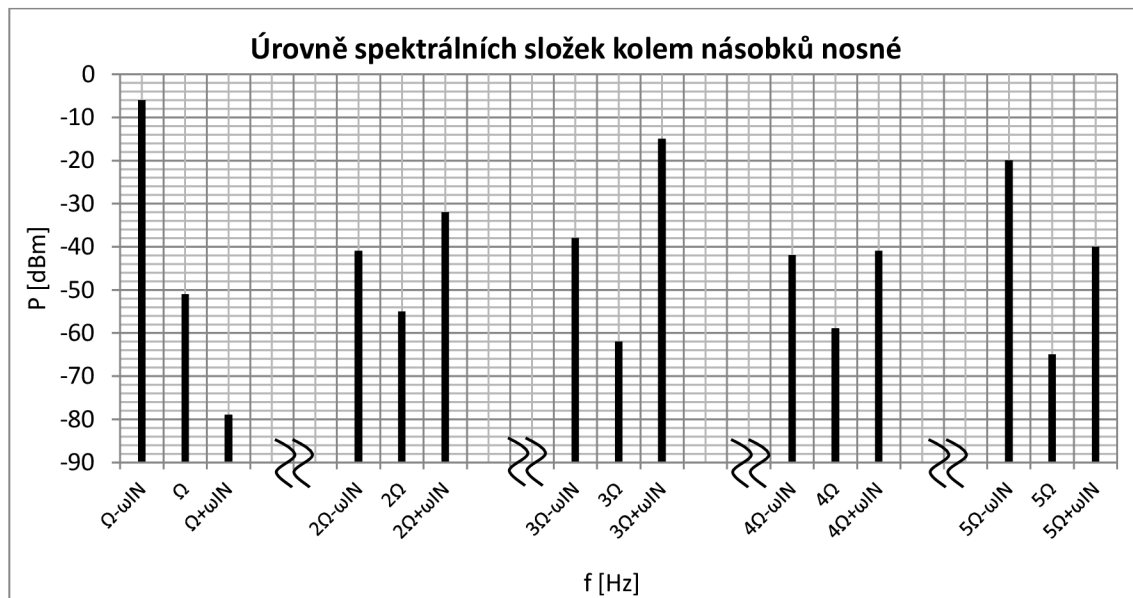


Obr. 7.25: Měření úrovně nosné.



Obr. 7.26: Přenos mezifrekvenčního filtru.

Uvedený graf na Obr. 7.27 můžeme porovnat s grafem na Obr. 7.3, který ovšem není uveden v logaritmické míře. Spektrální složky kolem druhého násobku kmitočtu nosné by měly být zcela potlačeny, při reálném měření jsou potlačeny asi o 22 a 32 dB. Na třetím násobku nosné vzniká podle očekávání spektrum SSB_{SC} signálu s druhým potlačeným postranním pásmem. Potlačení je zde ale velmi malé, jen asi 20 dB.



Obr. 7.27: Spektrální složky kolem násobků kmitočtu nosné.

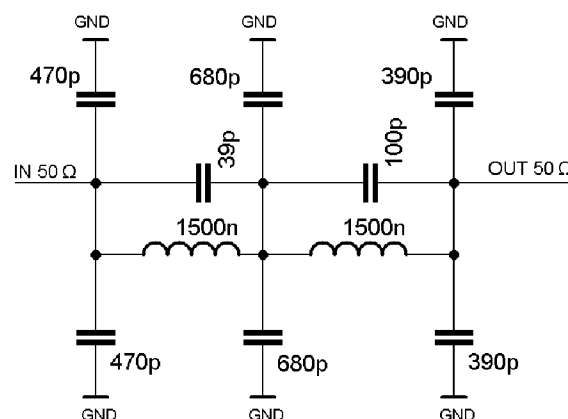
8 DRUHÝ SMĚŠOVAČ

Amplitudově modulovaný signál s jedním potlačeným pásmem a potlačenou nosnou (SSB_{SC}) vytvořený na mezifrekvenci 5 MHz je třeba pomocí směšovače kmitočtově posouvat do kanálů v krátkovlnných radioamatérských pásmech. Výstupní spektrum ideálního směšovače by mělo obsahovat pouze požadovanou složku, nejčastěji na rozdílovém kmitočtu $\omega_{nosná} - \omega_{mf}$. Reálné směšovače však ve svém výstupním spektru navíc obsahují mnoho různých součtových a rozdílových složek a v neposlední řadě také pronikající vstupní mezifrekvenční signál a signál na kmitočtu nosné. K ideálnímu spektru se nejvíce blíží tzv. dvojité vyvážené směšovače, na jejichž výstupu je potlačena jak nosná, tak mezifrekvenční signál a navíc neobsahují složky modulované na sudých násobcích nosné (obsahují pouze složky na kmitočtech $|x f_s \pm y f_h|$, kde x a y jsou celá lichá čísla, f_s je kmitočet vstupního signálu a f_h je kmitočet místního oscilátoru) [24]. Takovéto směšovače se vyrábí jako integrované obvody. Pro zapojení pracujících v krátkovlnných pásmech se často používá například směšovač SA612 od firmy Philips.

Při porovnání uvedených parametrů dvojité vyvážené směšovače a teoretického výstupního spektra Tayloeva SSB_{SC} modulátoru rozebraného v předchozí kapitole je vidět, že Tayloev modulátor lze považovat za dvojité vyvážené směšovače. Navíc je zde oproti klasickým směšovačům výhoda v tom, že druhé postranní pásmo na kmitočtu $\omega_{nosná} + \omega_{mf}$ bude alespoň částečně potlačené. Aby byla dodržena určitá filozofie vysílače, byl jako druhý směšovač tedy opět zvolen tento typ směšovače.

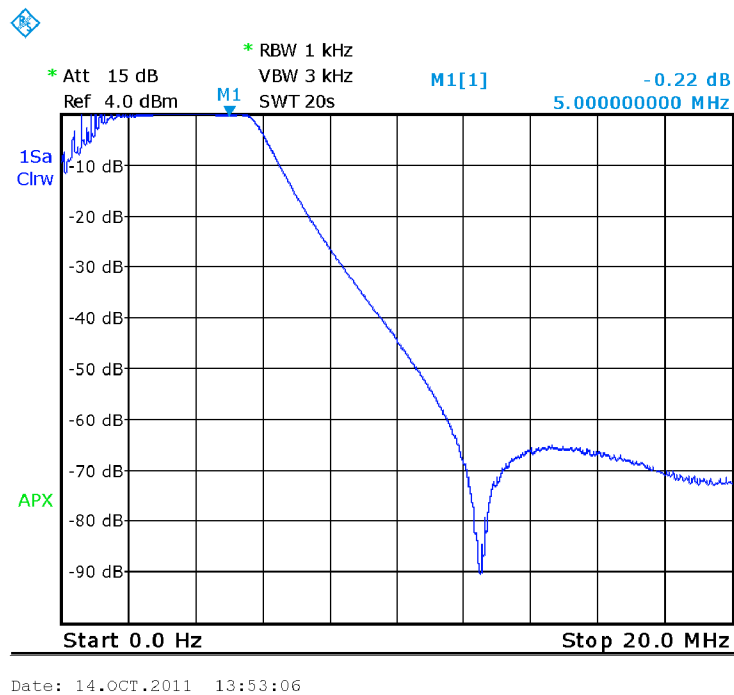
8.1 Dolní propust 5 MHz

Ve spektru mezifrekvenčního signálu jsou významně zastoupeny také nežádoucí složky vzniklé okolo (především lichých) násobků mezifrekvenčního kmitočtu 5 MHz. Je nezbytné, aby byly tyto složky před druhým směšováním odstraněny, proto je před vstupem druhého směšovače zařazen filtr typu dolní propust s mezním kmitočtem 5,4 MHz. Filtr je navržen jako eliptický, se zvlněním v propustném pásmu 1 dB, což však nevadí, protože vstupní signál je velmi úzkopásmový. Schéma filtru je na Obr. 8.1, změřená přenosová charakteristika je na Obr. 8.2.



Obr. 8.1: Schéma dolní propusti s mezním kmitočtem 5,4 MHz.

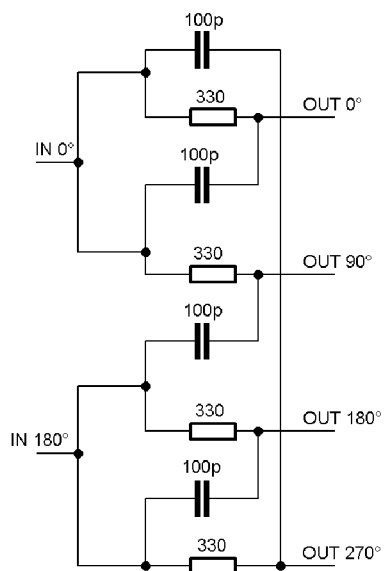
Kondenzátory jsou k zemi připojovány vždy jako paralelní dvojice, což by mělo minimalizovat parazitní indukčnosti součástek, jak uvádí aplikační poznámka firmy Analog Devices [25]. Všechny součástky jsou ve velikosti SMD 0805.



Obr. 8.2: Přenosová charakteristika dolní propusti 5,4 MHz.

8.2 Polyfázní síť

Stejně jako v prvním směšovači je i zde potřeba vytvořit ze vstupního signálu čtyři signály s fázemi 0° , 90° , 180° a 270° . Díky tomu, že je signál velmi úzkopásmový (šířka pásma je 2,7 kHz na mezifrekvenčním kmitočtu 5 MHz), stačí pro vytvoření fázových posunů síť tvořená jen jednou sekcí, viz Obr. 8.3.

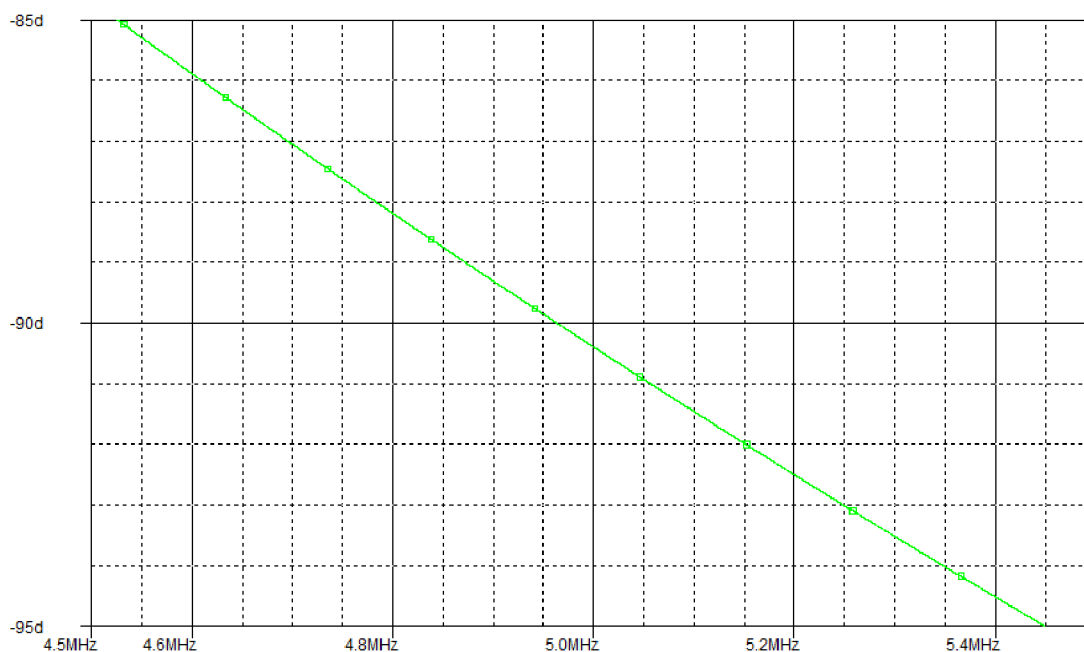


Obr. 8.3: Polyfázní síť druhého směšovače.

Fázový posun mezi výstupy „OUT 0° “ a „OUT 90° “ tak, jak ho simuluje program PSpice, je zobrazen na Obr. 8.4.

Hodnota kondenzátorů byla zvolena 100 pF a hodnota odporů byla spočítána takto:

$$R = \frac{1}{2\pi fC} = \frac{1}{2\pi \cdot 5 \cdot 10^6 \cdot 100 \cdot 10^{-12}} = 318 \Omega \sim 300 \Omega. \quad (7.1)$$



Obr. 8.4: Fázový posun mezi signály "OUT 0°" a "OUT 90°" u polyfázní sítě druhého směšovače.

8.3 Digitální část

Digitální část je zapojena podobně jako v případě prvního směšovače. Oproti prvnímu zapojení byl mezi D klopný obvod 74AC74 a multiplexer 3253, na kterém probíhá směšování, vložen ještě jeden mutliplexer, zapojení je provedeno podle [16]. Přepnutím tohoto multiplexeru dojde k vzájemné záměně adresních vstupů vedoucích na hlavní směšovací multiplexer. Ten pak spíná jednotlivé fázově posunuté signály v obráceném pořadí, čímž dojde k potlačení opačného postranního pásma. Další změna spočívá v odstranění invertoru a spojení obou hodinových signálů [26]. Oba dva D klopné obvody jsou tedy taktovány stejným signálem. Důsledek tohoto zapojení je, že již neplatí vztah (6.15) odvozený v podkapitole 7.3.1. Nyní je potřeba přivádět na klopné obvody obdélníkový signál o kmitočtu 4 krát vyšším, než je kmitočet nosné. Toto zdánlivě nelogické řešení bylo zvoleno z důvodu potřeby odstranit invertor v jedné větvi. Dostupné invertory, například [27], mají zpoždění mezi výstupním a vstupním signálem pohybující se kolem 8 ns. Toto zpoždění je již nezanedbatelné vzhledem k spínacím časům multiplexeru při směšování do nejvyššího KV pásma 10 m. V kapitole 7, kde byl odvozován princip funkce modulátoru, je ukázáno, že potlačení nežádoucích složek ve spektru je dáno přesností fázových posunů vstupních signálů a dále přesným časovým rozestupem spínání jednotlivých kanálů. Pokud by toto nebylo dodrženo, bude se potlačení výrazně zhoršovat a na prázdno by vyzněla snaha konstruovat přesné polyfázní sítě. Aby bylo dodrženo rovnoměrné spínání všech kanálů, bylo by třeba do neinvertované větve zařadit zpožďovací člen se stejným zpožděním, jako má invertor. To je však těžko realizovatelné, neboť logické členy mají určité tolerance v parametrech. Proto bylo přistoupeno k výše uvedenému řešení, zapojení je zobrazeno na Obr. 8.5. Praktická realizace

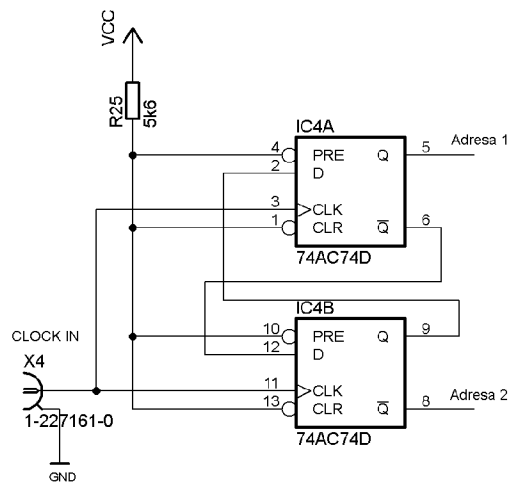
je uvedena na Obr. 8.6.

Nejvyšší kmitočet, jaký by tedy musel oscilátor generovat, při využití směšovacího produktu $f_{oscilátor} - f_{mf}$, je:

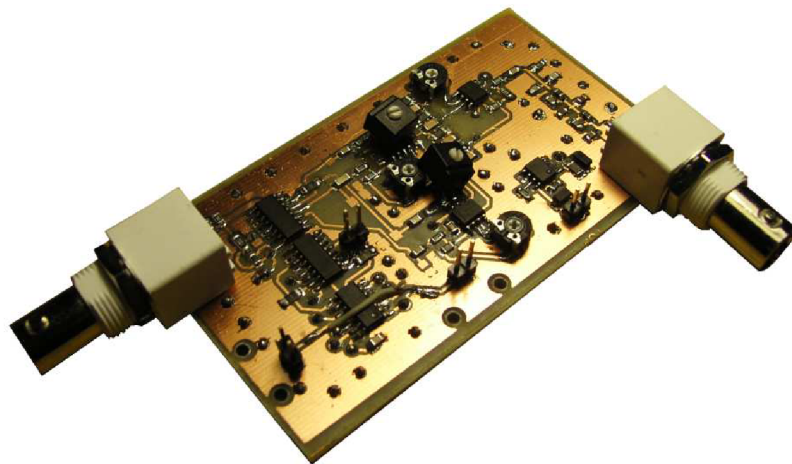
$$f_{oscilátor\ max} = 4 \cdot (f_{nosná\ max} + f_{mf}) = 4 \cdot (28 + 5) = 132\text{ MHz.} \quad (7.2)$$

Použitý generátor, jak je uvedeno v kapitole 10, je sice schopen generovat takto vysoké kmitočty, obvod 74AC74 [28] vytvářející adresní signály však pracuje spolehlivě pouze do 100 MHz. Řešením je využít vložený multiplexer pro komutaci adresních signálů a pro vyšší KV pásma používat směšovací produkt $f_{oscilátor} + f_{mf}$. Pak bude nejvyšší potřebný kmitočet oscilátoru pouze:

$$f_{oscilátor\ max} = 4 \cdot (f_{nosná\ max} - f_{mf}) = 4 \cdot (28 - 5) = 92\text{ MHz.}$$



Obr. 8.5: Zapojení klopných obvodů druhého směšovače.



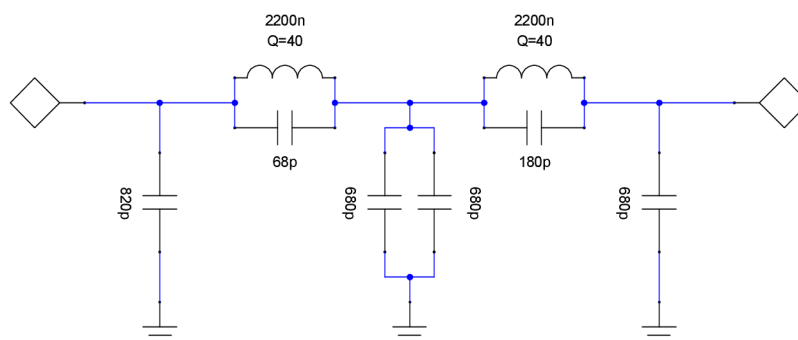
Obr. 8.6: Realizace druhého směšovače.

9 PÁSMOVÉ FILTRY

Za blokem druhého směšovače je zařazena banka pásmových filtrů. Má za úkol dostatečně potlačit všechny nežádoucí složky ve spektru vznikající ve směšovači. Kvůli nedokonalým pásmovým posunům vzniká ve spektru řada složek. Většina z nich je potlačena dostatečně, tedy alespoň o 40 dB, některé však jsou příliš silné. Při vysílání na nižších kmitočtových pásmech (pásma 1,8 MHz, 3,5 MHz, 7 MHz) jsou to především složky na násobcích nosné, při vysílání na vyšších pásmech pak pronikající mezifrekvence. I přesto, že jsou ostatní složky potlačeny alespoň o zmíněných 40 dB, je dobré spektrum vyčistit co nejvíce.

Pro pásma 7, 14, 18, 21, 24 a 28 MHz byly navrženy a realizovány jednotlivé filtry typu pásmová propust, pro pásma 1,8 a 3,5 MHz byla navržena jedna společná dolní propust, zapojení propustí je uvedeno na Obr. 9.1 a dolní propusti na Obr. 9.2.

Dolní propust je navržena s eliptickou aproximací 5. řádu, nejvyšším zvlněním v propustném pásmu 0,05 dB a mezním kmitočtem 4 MHz. Návrh a optimalizace byly provedeny, stejně jako u pásmových propustí, v programu Ansoft Designer.

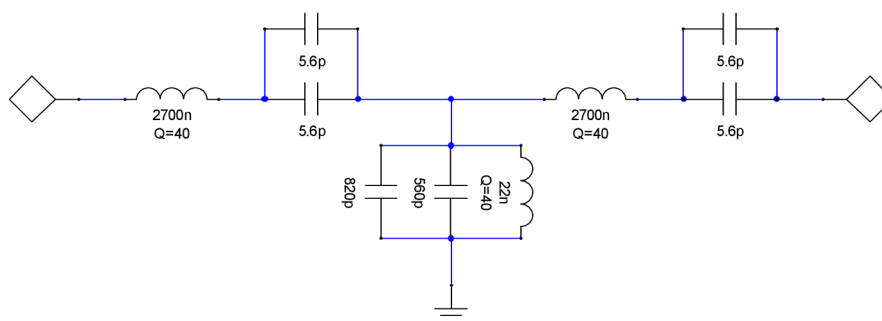


Obr. 9.1: Schéma zapojení dolní propusti pro pásma 1,8 a 3,5 MHz.

U všech pásmových propustí byla zvolena Čebyševova aproximace, zapojení filtrů je na Obr. 9.1. Filtry jsou navrženy 3. řádu se zvlněním v propustném pásmu 0,02 dB. Propustná pásma filtrů byla navržena podle kmitočtové tabulky uvedené v kapitole 3 tak, aby pásma, v nichž je možné provozovat digitální vysílání, byla propuštěna s co možná nejmenším útlumem. Šířka pásma ovlivňuje útlum filtru v propustném pásmu. Čím je širší propustného pásma větší, tím menší útlum v propustném pásmu je. Proto je propustné pásmo vždy širší, než by bylo nezbytně nutné.

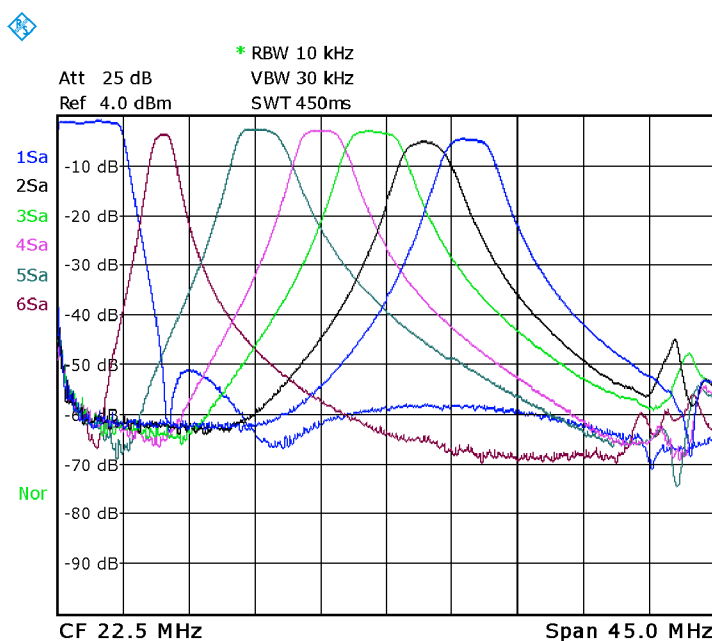
Přepínání filtrů zajišťuje dvojice analogových multiplexerů FST3253 od firmy Fairchild [20]. V sepnutém stavu zavádí multiplexer do přímé cesty odpor 4Ω , jejich dvojice způsobí zvýšení vložného útlumu asi o 1,3 dB.

Kvalitu filtru, tedy především vložný útlum v propustném pásmu, útlum filtru v nepropustném pásmu a tvar kmitočtové charakteristiky, ovlivňuje především kvalita použitých cívek. Největší problémy způsobuje nedostatečný činitel jakosti cívek Q . Pro realizaci byly použity SMD cívky od firmy Coilcraft ve velikostech SMD1812 a SMD132. Podle dokumentace [29] dosahují tyto cívky na kmitočtech do 30 MHz hodnot činitele jakosti 40 až 50. S takovými parametry pak dosahují filtry útlumu v propustném pásmu 3,1 až 3,6 dB. Při použití laditelných cívek od stejné firmy lze dosáhnout hodnot lepších, jak dokazuje práce [26]. Výhoda použitých cívek je samozřejmě především ve velikosti a jejich použití lze brát jako experimentální.



Obr. 9.2: Schéma zapojení pásmových propustí.

V [30] je upozorňováno na malou kvalitu kondenzátorů ($\text{tg}\delta$ 0,1 ÷ 0,01) vyšších hodnot jak 680 pF v provedení SMD 0805, které byly i zde při praktické realizaci použity. Špatná kvalita těchto kondenzátorů se opravdu projevila na vyšších kmitočtech. Zatímco pásmová propust se středním kmitočtem 7 MHz funguje relativně dobře i s kondenzátory o hodnotách vyšších jak 1 nF, kmitočtová charakteristika pásmové propusti se středním kmitočtem 24 MHz byla při použití kondenzátoru 1,5 nF značně deformována. Kondenzátor byl následně nahrazen paralelní kombinací dvou kondenzátorů nižších hodnot a funkce filtru se zlepšila.



Obr. 9.3: Přenosové charakteristiky realizovaných filtrů.

Ze změřených charakteristik, viz Obr. 9.3, resp. Tab. 9.1, je patrné, že signál je průchodem filtry zeslaben až o 5,2 dB. Tyto filtry by tedy nebylo vhodné použít například pro příjem signálu, pro účely vysílače však parametry postačují. Signál na vstupu filtrů má úroveň -10 dBm, po průchodu filtru s největším útlumem bude mít výkonovou úroveň asi -15,2 dBm. Ukázka realizace filtrů je na Obr. 9.4.

Tab. 9.1: Parametry realizovaných pásmových propustí (a dolní propustí).

pásmo	Simulace				Měření			
	$IL(f_{střední})$	$ATT(f_{m})$	$ATT(f_{nosná})$	$ATT(f_{druhé pásmo})$	$IL(f_{střední})$	$ATT(f_{m})$	$ATT(f_{nosná})$	$ATT(f_{druhé pásmo})$
m	dB	dB	dB	dB	dB	dB	dB	dB
160/80	0,7	8,2	53,4	67,8	1,7	10,6	50,1	59,7
40	3,1	32,1	42,1	57,5	4,5	32,6	41,7	53,4
30	2,0	61,5	26,4	41,7	3,5	64,5	28,0	42,6
20	2,4	76,1	26,9	42,6	3,6	59,4	29,2	45,0
17	2,5	82,4	28,4	53,2	3,3	61,7	31,4	56,0
15	3,1	93,4	31,8	54,3	5,5	57,4	34,6	54,9
12	3,5	100,6	28,2	50,8	5,1	59,8	25,6	49,2

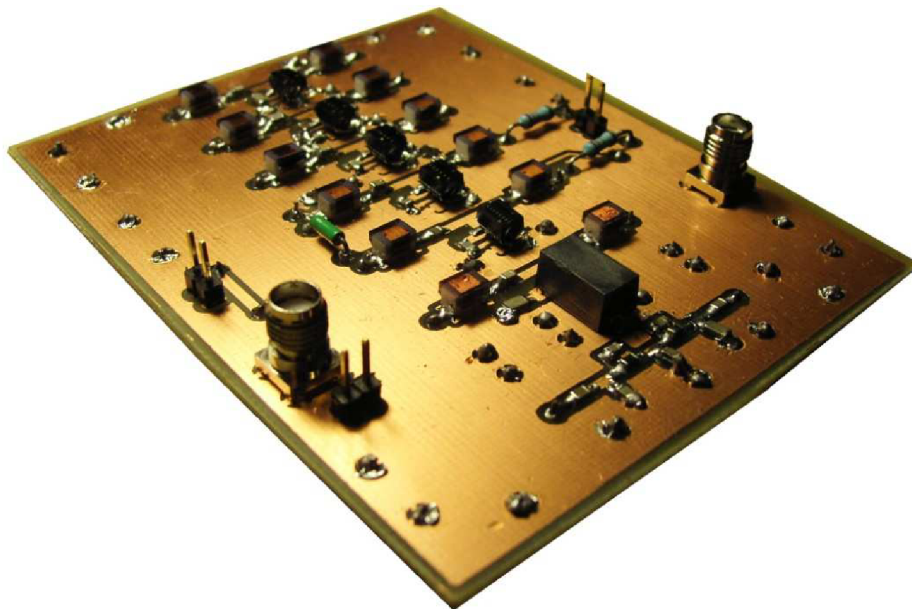
V tabulce jsou uvedeny hodnoty útlumu na následujících kmitočtech:

$IL(f_{střední})$ – Vložný útlum na středním kmitočtu kmitočtového pásma (uvažovány jsou meze pro digitální módy).

$ATT(f_{m})$ – Útlum na kmitočtu mezifrekvence (5 MHz).

$ATT(f_{nosná})$ – Útlum na kmitočtu potlačené nosné druhého směšovače při uvažování nejnepříznivější varianty hodnoty kmitočtu, na kterém se vysílá.

$ATT(f_{druhé pásmo})$ – Útlum na kmitočtu druhého potlačeného pásma druhého směšovače.



Obr. 9.4: Ukázka realizace pásmových propustí (a dolní propustí).

10 MÍSTNÍ OSCILÁTOR

Místní oscilátor slouží k taktování druhého Tayloeva směšovače. Požadavky na něj kladené jsou uvedeny v následujícím přehledu:

- Maximální kmitočet nejméně 92 MHz.
- Obdélníkový nesymetrický výstup o úrovni, kterou jsou schopny zpracovat logické CMOS obvody.
- Dobrá teplotní stabilita kmitočtu.
- Dobrá časová stálost kmitočtu.
- Nízký fázový šum.
- Možnost jemného ladění, jednotky nebo desítky Hz.

V dalších podkapitolách budou představeny dvě možná řešení místního oscilátoru, provedeno jejich srovnání a výběr obvodu, který bude použit.

10.1 Přímá číslicová syntéza (DDS)

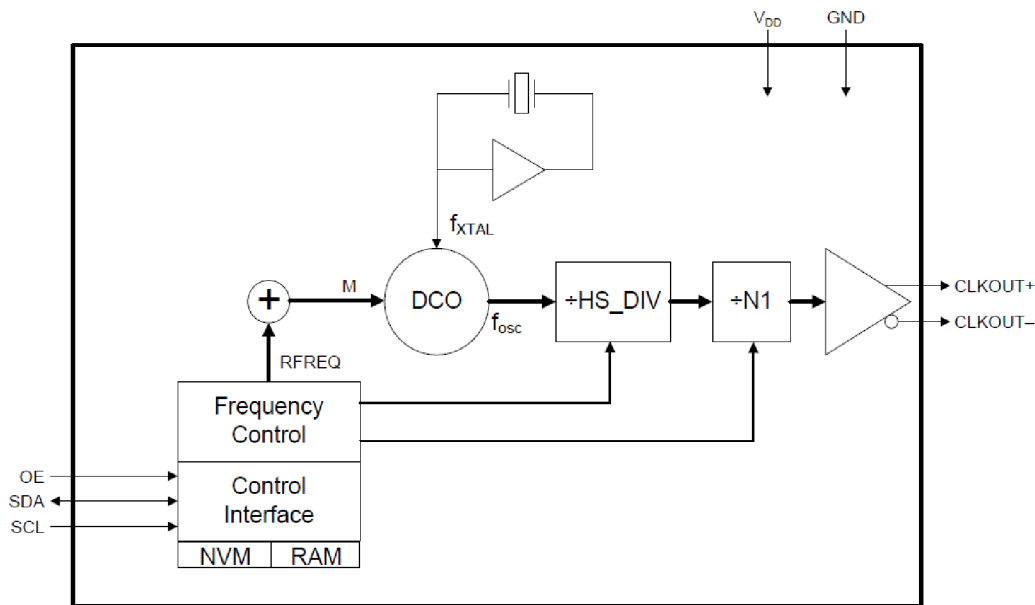
Obvody přímé číslicové syntézy se již běžně používají i v amatérských konstrukcích transcevrů, kde nahrazují dříve používané oscilátory na principu fázového závěsu. Přímá číslicová syntéza spočívá v postupném přivádění vzorků harmonické funkce na DA převodník. Za převodníkem musí být zařazena externí rekonstrukční dolní propust. Vzorky harmonické funkce jsou uloženy v paměti obvodu DDS. Který vzorek má být přiveden na DA převodník, určuje hodnota tzv. fázového registru. Rychlost, s jakou se mění hodnota fázového registru a hodnota, o kolik se při každém taktu zvětší hodnota fázového registru, udává výstupní kmitočet. Průkopníkem v oblasti přímé číslicové syntézy je firma Analog Devices. Mezi nejnovější obvody patří například AD9912 s možností taktování kmitočtem až 1 GHz a 14 bitovým DA převodníkem.

Nejvyšší kmitočet, jaký je potřeba generovat pro navrhovaný vysílač je 92 MHz. Doporučuje se, aby nejvyšší generovaný kmitočet byl nejvýše 40 % z taktovacího kmitočtu. Minimální potřebný taktovací kmitočet je tedy $(92/40) \cdot 100 = 230$ MHz. Čím větší tento kmitočet bude, tím méně se budou ve spektru objevovat nežádoucí složky. Simulaci výstupního spektra podle Analog Devices, lze provést například v [31]. Bylo by výhodné, kdyby přímo v DDS byl také integrován komparátor, který by z harmonického výstupního signálu vytvaroval signál obdélníkový. Těmto požadavkům vyhovuje například AD9852 [32] s nejvyšším taktovacím kmitočtem 300 MHz a 12 bitovým DA převodníkem.

10.2 Obvod Si570

Obvod Si570 vyrábí firma Silicon Laboratories. Obvod se skládá z interního referenčního oscilátoru a DSPLL zpracování signálu [33]. Výstupem je obdélníkový signál, jehož kmitočet lze měnit ve velmi malých krocích (desetiny Hz) a rozladitelný ve velmi širokém rozsahu. Obvodu Si570 se vyrábí mnoho variant, některé jsou schopny generovat signál o kmitočtech 10 až 945 MHz. Blokové schéma obvodu je uvedeno na Obr. 10.1.

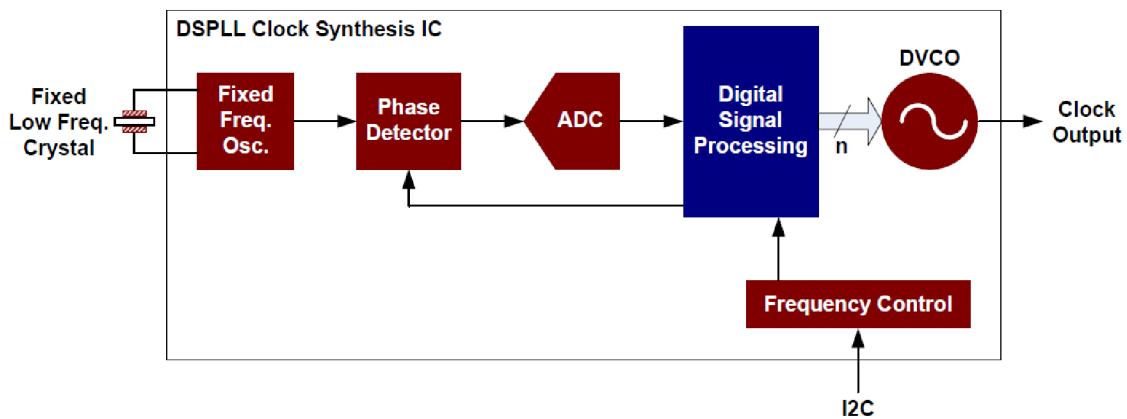
Jádrem obvodu je krystalový oscilátor o kmitočtu 114,285 MHz. Ten je přiváděn



Obr. 10.1: Blokové schéma Si570, převzato z [34].

do bloku DCO, kde je násoben hodnotou RFREQ. Na jeho výstupu je signál o kmitočtu 4850 až 5670 MHz. Ten je následně dělen hodnotami HS_DIV a N1, čímž se na výstupu získává signál o požadovaném kmitočtu.

Tajemstvím obvodu je blok DCO pracující na patentovaném principu DSPLL. DSPLL je technologie, která nahrazuje blok klasické PLL číslicovým zpracováním signálu [34]. Blokové schéma DSPLL je uvedeno na Obr. 10.2. Výstup „Clock Output“ odpovídá signálu přiváděného na komparátor v blokovém schématu na Obr. 10.1.



Obr. 10.2: Blokové schéma DSPLL, převzato z [35].

10.3 Porovnání obvodů přímé číslicové syntézy a Si570

Porovnání dvou možných generátorů, které byly výše popsány, je přehledně uvedeno v [36]. Zde uvedené porovnání vychází z tohoto zdroje. Obvod přímé číslicové syntézy uvažujeme od firmy Analog Devices AD9852 [32], údaje o Si570 pochází z [33].

Tvar výstupního signálu

Obvod Si570 generuje na svém výstupu obdélníkový signál o úrovni kompatibilní s CMOS obvody, nebo signály tzv. Little Logic. Obvody DDS generují harmonický signál DA převodníkem, který je následně nutné filtrovat externím filtrem typu dolní propust. Některé DDS, například zmiňovaná AD9852, mají integrovaný komparátor. Po odfiltrování vyšších harmonických složek je tedy možné přivést signál do tohoto komparátoru. Na jeho výstupu je obdélníkový signál i jeho invertovaná verze. Modulátory, resp. směšovače navrhovaného vysílače, požadují obdélníkový signál, proto by bylo možné použít jak DDS, tak Si570. V případě Si570 není nutné konstruovat rekonstrukční filtr.

Rozsah kmitočtů

Generátor Si570 je schopen generovat kmitočty v rozsahu 10 MHz až 945 MHz, verze s CMOS výstupem pak od 10 MHz do 160 MHz. Obvody typu DDS mohou pracovat od velmi nízkých kmitočtů, teoreticky včetně stejnosměrné složky. Minimální kmitočet je prakticky určen nejnižším kmitočtem, který přenesou balun zapojený na symetrickém výstupu. Nejvyšší kmitočet DDS je dán hodnotou kmitočtu referenčního signálu, kterým je DDS taktována. Nejvíce je možné generovat kmitočty $f_{CLK}/2$, pak by musela být rekonstrukční propust nekonečně strmá. Prakticky se maximální kmitočet volí 40% referenčního kmitočtu. Čím více se však kmitočet blíží k hodnotě $f_{CLK}/2$, tím víc se ve spektru objevují nežádoucí kmitočtové složky. Opět je tedy možné použít oba dva typy obvodů. Nevýhoda DDS je požadavek externího zdroje referenčního signálu.

Přesnost a stabilita kmitočtu

Přesnost a stabilita kmitočtu obvodu Si570 je dána vnitřním krystalovým oscilátorem. Nejlepší parametry uvedené v [34] jsou: teplotní stabilita ± 20 ppm, posun kmitočtu za rok ± 3 ppm, celková stabilita $\pm 31,5$ ppm. U obvodů DDS je přesnost a stabilita kmitočtu dána přesností a stabilitou kmitočtu referenčního signálu. Dobře dostupné krystalové oscilátory, z kterých by bylo možné referenci odvodit, mají časovou stabilitu ± 100 ppm. Lepších parametrů lze tedy dosáhnout opřením DDS generátoru například o rubidiový normál nebo o kmitočet odvozený z jiných přesných zdrojů. Výhoda DDS tedy spočívá v tom, že stabilitu a přesnost kmitočtu si lze do značné míry určit výběrem zdroje referenčního kmitočtu, zatímco u obvodu Si570 je vnitřní oscilátor pevně dán. Výhoda Si570 je zřejmá – obvod může pracovat samostatně, bez externího kmitočtového normálu.

Rychlost přeladění

Rychlost přeladění není pro vysílač kritický údaj. Pokud je u syntezátoru Si570 nový kmitočet v rozmezí 100 ppm od kmitočtu původního, trvá přeladění nejvýše 100 μ s, pokud je nový kmitočet vzdálenější od původního, je maximální doba přeladění uváděna 10 ms. U DDS se ladění předpokládá rychlejší, i když údaj není v datasheetu uveden.

Programovací rozhraní

Obvody DDS mají vlastní programovací rozhraní. Programování spočívá v sériovém „nasouvání“ dat do obvodu, kdy se na jednom pinu nastaví příslušná logická úroveň a s hranou signálu na druhém pinu (clock) se bit „nasune“ do obvodu DDS, podobně jako se pracuje s posuvnými registry. Celá operace se nakonec potvrdí na pinu označovaném jako IO update. Pro programování jsou tedy třeba 3 piny a komunikaci lze vyřešit pomocí vlastního jednoduchého softwaru. Syntezátor Si570 používá pro programování standardní dvou vodičovou sběrnici I²C. Mikrokontroléry jsou běžně vybaveny rozhraním I²C, proto by komunikace neměla činit potíže. Nevýhoda Si570 oproti obvodům DDS je ve složitějším výpočtu hodnot, které se do obvodu zapisují, viz vztahy uvedené u popisu obvodů.

Fázový šum

Fázový šum má za následek zvýšení šumového pozadí generovaného signálu, projevuje se jako rozšíření teoreticky nekonečné úzké spektrální čáry na generovaném kmitočtu. Tento údaj je velice důležitý především pro přijímače, kdy by silné šumové pozadí lokálního oscilátoru mohlo zakrýt přijímaný signál. Samozřejmě i při konstrukci vysílače je potřebné dbát na co největší možnou čistotu výstupního spektra s co nejnižším šumovým pozadím.

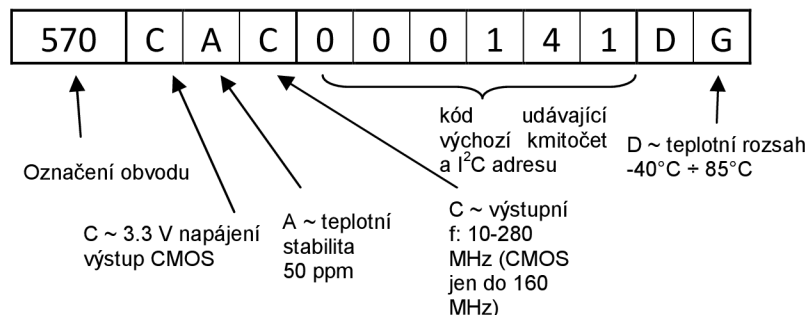
Na fázový šum obvodů DDS má vliv fázový šum vstupního referenčního signálu, k němuž je dále přidán fázový šum samotného obvodu. Obvody přímé číslicové syntézy často obsahují vnitřní smyčky fázového závěsu (PLL), které umožňují zvýšit taktovací referenční kmitočet, což usnadňuje návrh zvláště tehdy, je-li potřebný taktovací kmitočet velmi vysoký, např. řádově stovky MHz až jednotky GHz. Při vypnutých interních násobičkách se pohybuje fázový šum na offsetovém kmitočtu 1 KHz kolem -132 dBc/Hz [37], fázový šum je samozřejmě závislý i na generovaném kmitočtu. V dokumentaci obvodu Si570 je uveden fázový šum například pro kmitočet 120 MHz na offsetové frekvenci 1 kHz a to -122 dBc/Hz, při použití výstupů LVDS. Se zvyšujícím se generovaným kmitočtem se hodnota fázového šumu zhoršuje. V aplikacích, kde je hodnota fázového šumu kritická, je tedy zřejmě výhodnější použít obvody DDS. V případě krátkovlnného vysílače lze bez problémů použít i obvod Si570. Generovaný signál bude navíc přiveden na klopné obvody, které mohou velikost fázového šumu velmi významně (negativně) ovlivnit.

Spotřeba a napájení

Obvod Si570 má několik verzí pro napájení 3,3 V, 2,5 V a 1,8 V. Verze pro napájení 3,3 V a CMOS výstupem má udávanou spotřebu typicky 90 mA. Obvody DDS mají dvě napájení, samostatně pro analogovou a digitální část, a v datasheetech těchto obvodů se většinou neudává odebíraný proud, ale celkový výkon. Ten je například u AD9852 1,4 W. Při napájení obou částí 3,3 V je tedy odběr asi 420 mA. Spotřeba DDS je tedy výrazně vyšší.

10.4 Vybraný obvod

Pro navrhovaný vysílač byl vybrán obvod Si570, konkrétně jeho specifikace CAC000141DG. Si570 poskytuje na svém výstupu přímo obdélníkový signál, není třeba za něj připojovat rekonstrukční dolní propust (Tu je u DDS potřeba připojit i v případě, že je využíván komparátor. Pokud by signál z DDS nebyl filtrován, byl by postižen velkým fázovým šumem, protože by komparátor mohl reagovat pokaždé na jiný vzorek, „schodek“, nerekonstruovaného signálu). Navíc není zapotřebí obvod taktovat externím kmitočtovým normálem.



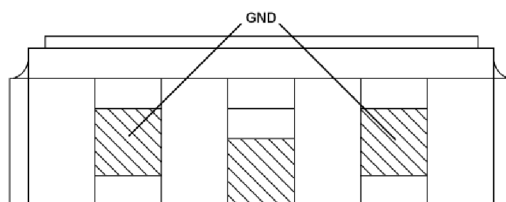
Obr. 10.3: Značení obvodů Si [33].

Pro potřeby vysílače na radioamatérských pásmech má dostatečnou kmitočtovou stabilitu. Jeho výhodou z praktického hlediska je také pouzdro, které se dobře ručně pájí a nevystává zde problém s pájením plošky zespodu pouzdra, jak to bývá u většiny obvodů DDS.

Specifikace CAC000141DG udává přímo některé vlastnosti obvodu tak, jak je uvedeno na Obr. 10.3. Uvedená specifikace byla vybrána jak kvůli svým vlastnostem, tak kvůli tomu, že se podařilo tento obvod sehnat jako vzorek.

10.5 Praktické zkušenosti s obvodem Si570

Na Obr. 10.4 je zobrazen pohled na obvod Si570 z boku na kratší stranu pouzdra. Prostřední pájecí ploška je jeden s vývodů sběrnice I²C. Při ručním pájení je třeba si dát pozor, aby nedošlo ke spojení s postranními ploškami, které jsou spojeny se zemí. Tato skutečnost však není v dokumentaci nijak zmíněna. Pouzdro obvodu je kovové. Při neopatrném pájení se může cín přichytit tak, že spojí pájecí plošku a pouzdro obvodu, které je opět spojeno se zemí.



Obr. 10.4: Pohled na pouzdro obvodu Si570 z boku.

Zapínání a vypínání generování výstupního signálu lze zajistit pomocí vstupu obvodu OE (output enable). Poněkud nezvykle je k pinu připojen vnitřní pull-up či pull-down rezistor, přičemž záleží, v jakém stavu je vstup aktivní. V použité specifikaci je výstup povolen při OE = log. 1, proto je připojen vnitřní rezistor na napájecí napětí. Pokud tedy nebude vstup OE nikam připojen, bude obvod generovat výstupní kmitočet. Ovládání pinu OE bylo vyřešeno pomocí změny směru pinu na portu mikrokontroléru. Pokud má být výstup povolen, je pin mikrokontroléru nastaven jako vstupní, jeho impedance je vysoká. Pro zakázání generování kmitočtu je změněn směr pinu mikrokontroléru na výstupní, přičemž je na něho zapsána nízká logická úroveň. Tím je pin OE spojen se zemí. Při tomto zapojení nevádí, když je napájecí napětí mikrokontroléru odlišné od obvodu Si570 a piny mohou být propojeny přímo.

10.6 Měření fázového šumu

Jak bylo zmíněno výše, fázový šum patří mezi velmi důležité parametry každého generátoru. Ve starší společné dokumentaci [38] obvodů Si570 a Si571 jsou uvedeny hodnoty fázového šumu pro varianty obvodu s výstupy LVDS a LVPECL. Pro variantu s CMOS výstupem jsou uvedeny hodnoty fázového jitteru, ale pouze pro verzi Si571, v novější verzi dokumentace je RMS jitter uveden i pro verzi Si570 s CMOS výstupem a to 0,62 ps. Protože jsou záležitosti okolo fázového šumu zajímavé, byl fázový šum změřen.

Fázový jitter se je definován jako odchylka délky periody od ideální délky T_0

$$J_{PER} = T_{PER} - T_0, \quad (10.1)$$

kde T_{PER} je změřená délka periody. Odchylky jsou náhodného charakteru. Jitter pak bývá vyjádřen v hodnotě špička-špička, nebo RMS. Následující měření a výpočet fázového jitteru bude proveden pro hodnotu RMS, protože RMS hodnota je použita v dokumentaci [33] pro

obvod Si571.

Jitter by mohl být měřen přímo pomocí osciloskopu, který by měl dostatečně rychlé vzorkování. V [39] je uvedeno, že je zapotřebí, aby jitter vzorkování byl alespoň 5 krát menší, než je předpokládaný jitter měřeného zařízení. Tato metoda však není příliš praktická, především z důvodu absence vhodných přístrojů. Je však možné použít jinou metodu měření – nejprve změřit fázový šum generátoru a z něj následně jitter vypočítat. Výstup měřeného generátoru má obdélníkový průběh. V [39] je dokázáno, že fázový šum, resp. jitter první harmonické složky je stejný, jako fázový šum či jitter kompletního signálu. Proto měření bylo provedeno pro první harmonickou složku signálu.

Fázový šum je definován jako poměr výkonu P_c nosné f_c a výkonu P_{SSB} na offsetovém kmitočtu f_{offset} oproti kmitočtu nosné [39]

$$L_{f_{offset}} = 10 \log \frac{P_{SSB}}{P_c} \text{ [dBc/Hz]}. \quad (10.2)$$

Pro přepočítání fázového šumu na fázový jitter platí následující vztah [39]:

$$J_{PER} = \frac{1}{2\pi f_c} \sqrt{2 \int_0^\infty 10^{\frac{L_{offset}}{10}} df}. \quad (10.3)$$

Pro výpočet je však vhodné tento vztah upravit do praktičtější podoby bez integrálu. Měření bylo provedeno na konečném počtu kmitočtů s rozestupy podle logaritmické funkce. Mezi nimi je funkce fázového šumu aproximována. Pak platí pro přepočítání tento vztah [39]:

$$J_{PER} = \frac{1}{2\pi f_c} \sqrt{2 \sum_{i=1}^{K-1} 10^{\frac{b_i}{10}} f_i^{-\frac{a_i}{10}} \left(\frac{a_i}{10} + 1\right)^{-1} \left(f_{i+1}^{\frac{a_i}{10}+1} - f_i^{\frac{a_i}{10}+1}\right)}, \quad (10.4)$$

kde K je počet naměřených hodnot a f_i je kmitočet i -té položky. Hodnotu a_i lze vypočítat jako

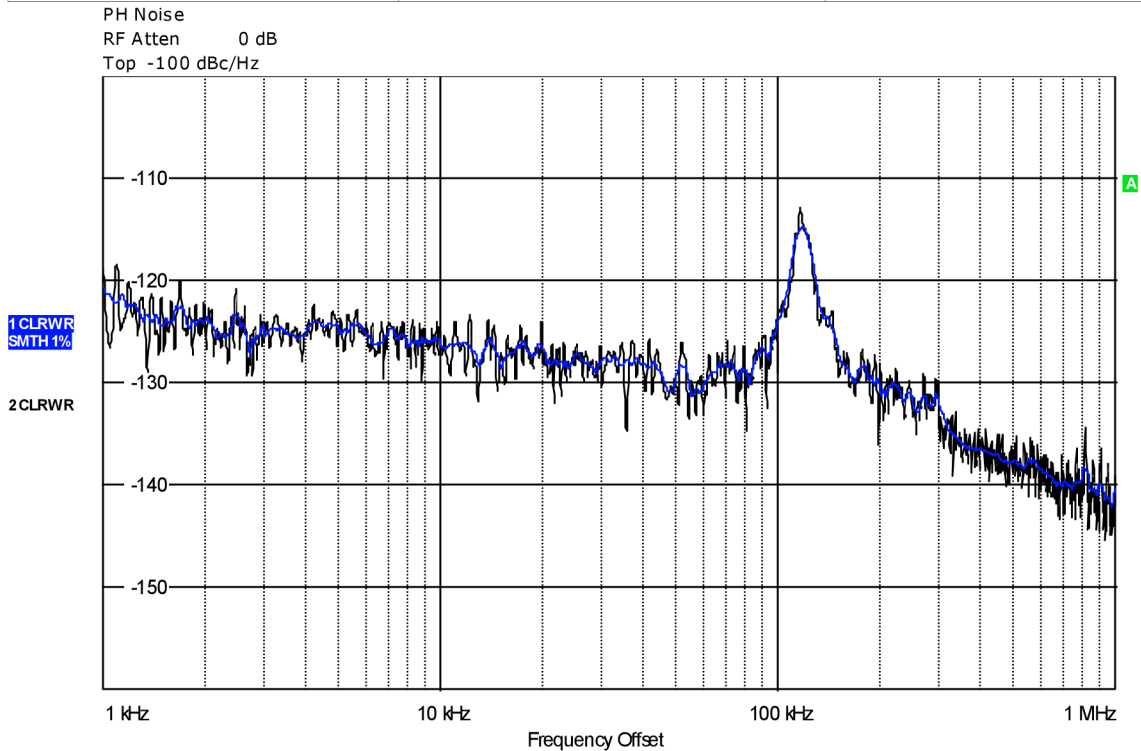
$$a_i = \frac{L(f_{i+1}) - L(f_i)}{\log(f_{i+1}) - \log(f_i)}, \quad (10.5)$$

kde L je fázový šum naměřený na příslušném kmitočtu a konečně

$$b_i = L(f_i). \quad (10.6)$$

Měření bylo nejdříve provedeno na lépe dostupném spektrálním analyzátoru Rohde & Schwarz FSL3. Spektrální analyzátor obsahuje přímo funkci pro měření fázového šumu na nastaveném offsetovém kmitočtu, která bere v úvahu to, že analyzátor nedisponuje šířkou pásma 1 Hz. Hodnota pro offsetový kmitočet 100 kHz byla naměřena -103,9 dBc/Hz. V porovnání s údaji pro jiné verze obvodu uvedených v [33] se však tato hodnota jevila jako příliš pesimistická, důvodem je s největší pravděpodobností dosažení nejvyššího dynamického rozsahu spektrálního analyzátoru. Proto bylo provedeno měření na spektrálním analyzátoru Rohde & Schwartz FSQ, kde je měření fázového šumu jednou z jeho základních možností. Naměřené výsledky jsou uvedeny na Obr. 10.5. Použitý přístroj sám přepočítává fázový šum RMS jitter, který vychází 1,44 ps. Pokud bychom provedli přepočítání podle vztahů uvedených výše, obdržíme hodnotu 1,34 ps. V porovnání s hodnotou uvedeno v dokumentaci (0,62 ps) se jedná o více jak dvakrát vyšší hodnotu, je ale možné, že výstupní signál negativně ovlivňuje rušení z mikrokontroléru. I kdyby však platily naměřené výsledky, lze generátor považovat za velmi stabilní.

PHASE NOISE				
Settings		Residual Noise		Spot Noise [T1]
Signal Freq:	48.238709 MHz	Evaluation from 1 kHz to 1 MHz		1 kHz -120.54 dBc/Hz
Signal Level:	-8.24 dBm	Residual PM	25.116 m°	10 kHz -126.31 dBc/Hz
Signal Freq Δ :	-7.92 Hz	Residual FM	102.662 Hz	100 kHz -123.90 dBc/Hz
Signal Level Δ :	-0.02 dBm	RMS Jitter	1.4463 ps	1 MHz -140.28 dBc/Hz



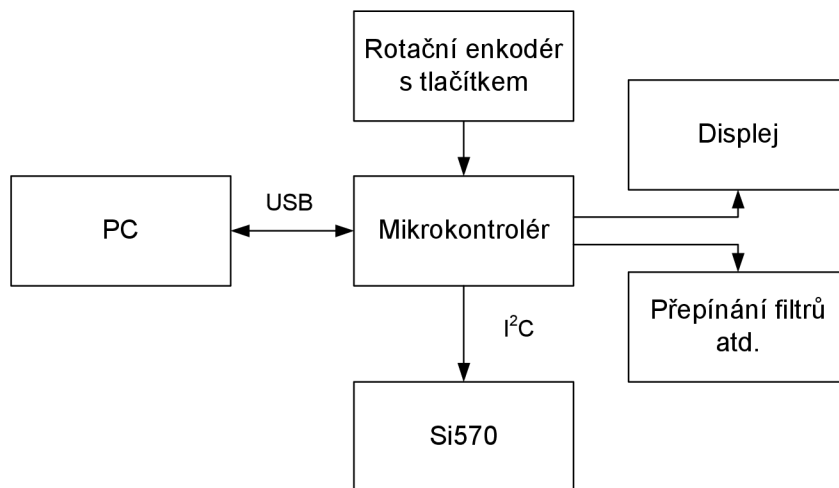
Measurement Aborted

Date: 14.MAY.2012 11:43:01

Obr. 10.5: Naměřené spektrum pro určení fázového šumu.

11 PROGRAMOVÉ VYBAVENÍ

11.1 Strana mikrokontroléru



Obr. 11.1: Mikrokontrolérem ovládané periferie.

Jako řídicí mikrokontrolér vysílače byl zvolen typ ATmega16 od firmy Atmel [40]. Hlavní úkoly, které musí plnit, jsou patrné z Obr. 11.1. Patří mezi ně zejména komunikace po sběrnici I²C s obvodem Si570, který generuje signál pro nosnou frekvenci a dále komunikace s obslužným programem běžícím na počítači přes sběrnici USB. Mikrokontrolér také zajišťuje přepínání pásmových filtrů a výstupních dolních propustí.

Vysílač je možné ovládat nejen pomocí počítačového programu, ale i přímo hardwarovým řízením. K tomu účelu je k mikrokontroléru připojen rotační enkodér s tlačítkem a dvouřádkový alfanumerický displej. Zadávaný kmitočet odpovídá kmitočtu, na kterém vysílač vysílá. Mikrokontrolér tedy také přepočítává zadaný kmitočet na frekvenci, na kterou je následně naladěn oscilátor Si570 podle zvoleného pásma a výběru USB či LSB módu modulace SSB_{SC}. Jak vypadají zobrazované údaje na displeji, ukazuje Obr. 11.2.



Obr. 11.2: Obrazovka displeje.

11.1.1 Popis aplikace

Aplikace pro mikrokontrolér byla vytvořena v programovacím prostředí AVR studio 5 v jazyce C.

Po úvodní inicializaci periferií, USB a nastavení vstupních a výstupních pinů program vstupuje do hlavní smyčky. V ní jsou opakovaně volány funkce

USB_evaluation_of_received_data, USB_send_prepared_data_to_PC, local_control a usbPoll. Jejich smysl je patrný z názvů.

První funkce vyhodnocuje data zasláná z počítače přes sběrnici USB. Rozhodne, zda jsou data nová, a pokud ano, volá další funkce, které provedou požadované příkazy. Mezi ně patří zapínání a vypínání výstupu oscilátoru, přepínání módu SSB modulace mezi USB a LSB a nastavení nového kmitočtu. Jestli nastavený kmitočet spadá do povoleného rozsahu daného radioamatérského pásma, kontroluje již aplikace v počítači. Proto je zde pásmo podle hodnoty kmitočtu automaticky vybráno funkcí auto_band_select. Na základě vybraného pásma je provedeno připojení odpovídajícího pásmového a výstupního filtru, přepínání obsluhuje funkce switch_filters. Následně je vypočítána nová frekvence oscilátoru funkcí calc_output_frequency, jsou vypočítány hodnoty potřebné pro nastavení obvodu Si570 a tyto údaje jsou do obvodu zaslány. Tyto operace zajišťují funkce parameter_calc a send_by_I2C. Nové nastavení generátoru je nakonec zobrazeno na LCD displeji.

Protože je generátor možné zároveň ovládat i místním ovládáním pomocí rotačního enkodéru, jsou údaje o nastavení vysílače odesílána nazpět do počítače, kde je uživatel v okně aplikace vidí. Funkce USB_send_prepared_data_to_PC zajišťuje již jen samotné odeslání dat přes USB. Data k odeslání připravuje funkce send_new_f_to_PC. Kromě nastaveného kmitočtu (myšlen kmitočet, na kterém se vysílá, nikoli reálný výstupní kmitočet oscilátoru) je odesílán také údaj o nastavení SSB modulace a o klíčování. K tomu je třeba poznamenat, že pro vypnutí výstupu vysílače nestačí pouze vypnout výstup generátoru. Při vypnutí generátoru se přestane přepínat multiplexer pracující jako druhý směšovač, zůstane přepnut v jedné poloze a na výstup se tak bude dostávat mezifrekvenční signál. Vysílač by tak vysílal v pásmu 5 MHz. Funkce output_on_off proto navíc přepne multiplexer vybírající pásmové filtry do polohy, kdy není žádný z nich vybrán.

Obsluhu místního ovládání provádí funkce local_control. Jejím vstupním parametrem je změna stavu enkodéru, který zjišťuje funkce encoder. Tímto je ovládán pohyb v menu na LCD displeji a ovládány funkce vysílače. Pro nastavení vysílače jsou používány stejné funkce jako v případě ovládání z aplikace pro počítač. Nová nastavení jsou vždy odeslána nazpět do počítače, jak bylo popsáno v předchozím odstavci. K zajištění funkce přepínání položek v menu slouží funkce new_state_in_menu, která podle hodnot proměnných určujících pozici v menu vypisuje na displej odpovídající údaje a funkce execute_new_settings, která provede nová nastavení vysílače tak, jak bylo v menu zvoleno.

Směrem z počítače i do počítače jsou přenášeny vždy 3 bajty dat. Jejich formát je v obou směrech shodný a je uveden na Obr. 11.3. Pro přenesení údaje o kmitočtu vyjádřeného ve stovkách kHz je zapotřebí 22 bitů, uvažujeme-li jako nejvyšší přenášený údaj 29 300,00 kHz. Zbývající 2 bity pak vyjadřují, zda je vysílání zapnuto a jestli je vybrána USB či LSB verze modulace SSB.

Byte 2								Byte 1								Byte 0									
b7	b6	b5	b4	b3	b2	b1	b0	b7	b6	b5	b4	b3	b2	b1	b0	b7	b6	b5	b4	b3	b2	b1	b0		
ON/OFF		USB/LSB		MSB		kmitočet																		LSB	

Obr. 11.3: Formát paketu dat posílaných přes USB.

11.1.2 Nastavení obvodu Si570 a komunikace I²C

Výpočet hodnot pro obvod Si570

Princip obvodu Si570 byl již popsán v přechozí kapitole. Pro nastavení požadovaného výstupního kmitočtu je třeba do něj zapsat tři hodnoty, označené jako RFREQ, HS_DIV a N1. Pro výstupní kmitočet pak platí vztah [26]:

$$f_{out} = \frac{f_{xtal} \cdot RFREQ}{HS_DIV \cdot N1}. \quad (11.1)$$

Hodnota $f_{xtal} \cdot RFREQ$, označovaná jako f_{DCO} , musí být v rozmezí 4850 až 5670 MHz. Čím nižší je hodnota f_{DCO} , tím nižší je spotřeba obvodu. Snaha je tedy pohybovat se co nejbližší spodní hranici intervalu. Hodnota f_{xtal} udává kmitočet vnitřního referenčního krystalového oscilátoru. Jeho jmenovitá hodnota je 114,285 MHz. Tento kmitočet se může u jednotlivých exemplářů obvodu mírně lišit, navíc není nezávislý na teplotě obvodu. Před vlastním výpočtem a nastavením hodnot RFREQ, HS_DIV a N1 je proto doporučeno načíst tyto hodnoty z obvodu a ze znalosti výstupní frekvence vypočítat zpětně kmitočet vnitřního oscilátoru. Pro tento postup by však musel být výstup generátoru opatřen čítačem měřicím skutečný výstupní kmitočet. Skutečnou hodnotu vnitřního krystalového oscilátoru je tak vhodné spočítat pouze jednou a dále ji již neměnit.

Pro hodnoty proměnných RFREQ, HS_DIV a N1 platí následující pravidla:

- Hodnota RFREQ je 38bitové číslo, přičemž deset nejvýznamějších bitů reprezentuje celočíselnou část a zbylá čísla tvoří zlomkovou část (označení desetinná část by mohlo být zavádějící).
- Proměnná HS_DIV může nabývat hodnot 4,5,6,7,9 a 11.
- Proměnná N1 nabývá hodnot 2^0 až 2^7 .

V prvním kroku je vypočítána hodnota celkové děličky (HS_DIV·N1) [26]:

```
complet_divider = DCO_MIN/frequency;
```

Za DCO_MIN je dosazena hodnota 48500000, což odpovídá hodnotě 4850 MHz. Celý výpočet je prováděn v setinách kHz, čímž je dáno i kmitočtové rozlišení, jakého lze tímto výpočtem dosáhnout, tedy stovky Hz. Pokud by bylo požadováno rozlišení např. desetkrát vyšší, musela by se hodnota DCO_MIN a frequency desetkrát zvýšit. Proměnná frequency je rovna požadovanému výstupnímu kmitočtu, opět tedy uvedenému v setinách kHz. Pokud není výsledek celočíselný, je následně k proměnné complet_divider přičtena jednička.

Po vypočítání hodnoty celkové děličky následuje cyklus, který vybírá vhodné hodnoty HS_DIV a N1 tak, aby f_{DCO} bylo co nejnižší [26]:

```
for(i = 0; i < 6; i++)
{
    N1_value = complet_divider/HS_DIV_values[i];
    if((N1_value % 2) != 0) N1_value++;
    else N1_value += 2;
    pseudomin = N1_value*HS_DIV_values[i];
    if(pseudomin < min )
    {
        min = pseudomin;
        N1_final_value = N1_value;
        HS_DIV_final_value = HS_DIV_values[i];
    }
}
```

Přípustné hodnoty HS_DIV jsou uloženy v poli HS_DIV_values[6]. Pomocí vydělení celkové násobičky příslušnou hodnotou HS_DIV je určena hodnota N1, která musí být podle své definice sudá. Zpětným násobením je zjištěna pseudohodnota f_{DCO} (pro výpočet skutečné f_{DCO} by bylo potřeba tuto hodnotu ještě násobit požadovaným výstupním kmitočtem) a nakonec je vybrána vhodná dvojice N1 a HS_DIV, reprezentovaná proměnnými N1_final_value a HS_DIV_final_value.

Posledním potřebným krokem je výpočet 38bitového čísla RFREQ. Ze vztahu (11.1) lze vyjádřit, jak RFREQ vypočítat.

```
DCO = (unsigned long int)N1_final_value * (unsigned long int)HS_DIV_final_value *
(unsigned long int)frequency;
RFREQ = DCO/F_XTAL;
```

Nejprve je vypočítána hodnota f_{DCO} , která je následně podělena hodnotou kmitočtu vnitřní krystalové reference. Tím je získána celočíselná část RFREQ. Pro zjištění zlomkové části je postup obdobný jako při ručním dělení čísel [26].

```
DCO -= (RFREQ*F_XTAL);
RFREQ = RFREQ << 1;
DCO = DCO << 1;
```

Od dělitele je odečtena hodnota získaná násobením průběžného výsledku s dělencem. RFREQ i DCO jsou následně vynásobeny dvakrát. Výhodné je, že násobení dvakrát odpovídá bitovému posuvu o jeden bit doleva, čímž se v proměnné RFREQ zároveň uvolní místo pro zápis první číslice zlomkové části. Výpočet zlomkové části probíhá v cyklu [26]:

```
for(i = 0; i < 28; i++)
{
    if(DCO / F_XTAL)
    {
        RFREQ++;
        DCO -= F_XTAL;
    }
    RFREQ = RFREQ << 1;
    DCO = DCO << 1;
}
```

Výsledkem dělení může být vždy jen 1 nebo 0. V případě, že je výsledek 1, je tato cifra uložena na pozici nejnižšího bitu. Dělenec násobený výsledkem (tj. krát 1) je pak odečten od dělitele. Nezávisle na výsledku dělení je RFREQ vynásobeno dvěma, stejně jako DCO. Po skončení dělení je proveden jeden posun o jeden bit doprava, protože poslední násobení dvěma je již navíc:

```
RFREQ = RFREQ >> 1;
```

Výsledné hodnoty jsou pak odeslány po sběrnici I2C do obvodu Si570.

Sběrnice I²C

Postup zápisu do obvodu generátoru je uveden v [33]. Nejdříve je nutné poslat příkaz *freeze*, následně zapsat vypočítané hodnoty násobičky a děliček a poslat příkaz *unfreeze*. V tom okamžiku dojde ke změně výstupní frekvence. Příkaz *freeze* se provádí zapsáním jedničky na

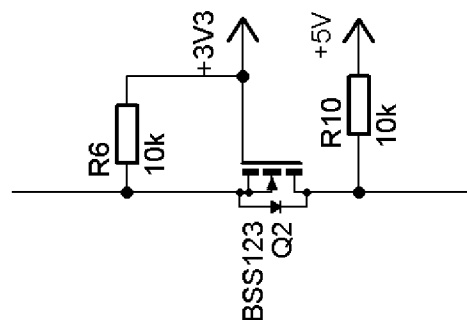
pozici 5. bitu do registru číslo 137. Ve starším datasheetu [38] je uveden chybně 4. bit v tomtéž registru.

Komunikace přes sběrnici je prováděna pomocí knihovny [41]. Pro zahájení komunikace je použit následující příkaz:

```
i2c_start_wait((SI570_ADRESS << 1) +I2C_WRITE);
```

Je třeba pamatovat na bitový posun s adresou zařízení, který není v dokumentaci knihovny zmíněn. Knihovna může sloužit buď jako softwarová implementace sběrnice I²C na mikrokontroléry AVR bez hardwarové podpory této sběrnice, nebo pro pohodlné ovládání hardwarové periferie TWI. Byla využita druhá možnost, vzhledem k tomu, že použitý mikrokontrolér periferií TWI disponuje. Dodejme, že jako TWI označuje firma Atmel sběrnici I²C.

Jelikož je mikrokontrolér napájen 5 V a Si570 3,3 V, bylo nutné zapojit mezi tyto dva obvody oboustranný převodník napěťových úrovní. Komunikace je oboustranná, proto nelze použít jednoduché zapojení s děličem napětí. Jedno z možných řešení je zapojit mezi obvody integrovaný převodník úrovní, podobně, jako v případě generátoru mezifrekvenční nosné. Zvoleno ale bylo pro zajímavost jiné řešení, popsané např. v [26] nebo [42].



Pokud ani jedno zařízení nekomunikuje, je sběrnice držena pomocí rezistorů ve vysokém stavu na patřičné napěťové úrovni, rozdíl napětí mezi gate a source je nulové. Pokud zařízení připojené k source tranzistoru uzemní sběrnici, objeví se mezi source a gate napětí. To způsobí otevření tranzistoru a tak i část sběrnice připojená na drain tranzistoru bude uzemněna. Pokud uzemní sběrnici zařízení připojené na drain, poteče proud ze zdroje 3,3 V, odpor R6 a ochrannou diodu tranzistoru. Napětí na sběrnici připojené k source tranzistoru tak bude vyšší než na straně připojené na drain jen o úbytek na diodě.

11.1.3 USB komunikace

Pro vytvoření komunikace prostřednictvím USB mezi zařízením a počítačem byla zvolena softwarová implementace USB do mikrokontroléru. Řešení je založeno na projektu V-USB [43]. Mezi základní vlastnosti patří:

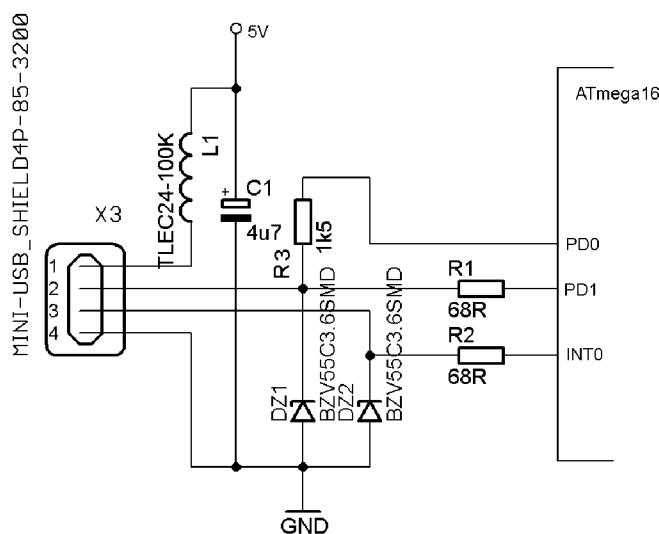
- Kompatibilita s USB 1.1 pro low-speed zařízení.
- Přenos až 254 B dat v jednom paketu.
- Požadována paměť programu alespoň 2 kB, datová paměť 128 B a taktovací kmitočet 12 MHz.
- Procesor musí být vybaven externím přerušením citlivým na hranu.
- Zařízení bude pracovat ve třídě HID, na počítači není třeba instalovat žádný ovladač, stačí spustit obslužný program.

Hardwarové zapojení je ukázáno na Obr. 11.4. Sběrnice USB obsahuje 4 vodiče, jak

ukazuje Tab. 11.1. Signál D+ musí být zapojen na pin externího přerušení mikrokontroléru. Protože je mikrokontrolér napájen 5 V, jsou mezi zem a datové vodiče zapojeny zenerovy diody, které omezují napětí na maximální povolené hodnotě 3,6 V.

Tab. 11.1: Popis vodičů USB

Pin	Signál	Popis
1	Vcc	5V
2	D-	Data-
3	D+	Data+
4	GND	



Obr. 11.4: Připojení sběrnice USB k mikrokontroléru.

Počítač rozpozná připojení zařízení na sběrnici podle stejnosměrného napětí přítomného na vodiči D-. To zajišťuje pull-up R3. Klasicky se tento rezistor zapojuje mezi napájecí napětí a D-, připojení na pin mikrokontroléru umožňuje v případě potřeby odpojit USB snížením úrovně pinu na logickou 0. Napětí 5 V ze sběrnice USB je přivedeno přes shottkyho diodu na napájecí piny mikrokontroléru. Přes diodu je přivedeno i napájení ze zdroje. Mikrokontrolér tak může být napájen jak ze sběrnice USB, tak ze zdroje. Diody slouží pro oddělení dvou zdrojů a také proto, aby napětí z USB nenapájelo další obvody.

Program pro mikrokontrolér byl vytvořen v AVR studiu 5. Zde je uveden postup pro vytvoření softwarové implementace USB:

- Na stránkách projektu V-USB [43] získáme potřebné soubory ve formátu .zip.
- Do adresáře projektu AVR studia nakopírujeme následující soubory: usbdrv.h, usbdrv.c, usbconfig.h, usbportability.h, oddebug.c, usbdrvasm.s, usbdrvasm.asm, asmcommon.inc.
- Podle použitého krystalu vybereme soubor usbdrvasmXX.inc. Pro krystal 16 MHz je to soubor usbdrvasm16.inc.
- Všechny výše zmíněné soubory vložíme do projektu v AVR studiu.

V souboru `usbdrvasm.s` definujeme taktovací kmitočety mikrokontroléru. Další důležitá nastavení se provádí v souboru `usbconfig.h`. Nastavuje se zde například port a piny, na které jsou připojeny vodiče D+ a D-. Počítač rozpozná zařízení podle *vendor ID* a *device ID*, které se zde také definuje, dále pak definice třídy HID, délka deskriptoru a další. Součástí projektu V-USB je soubor s několika *vendor* a *device ID*, které je možné volně použít pro nekomerční účely. Při komerční výrobě se musí o vlastní identifikační čísla žádat příslušnou autoritu. Některé řádky z `usbconfig.h` jsou zde uvedeny:

```
#define USB_CFG_IOPORTNAME      D
#define USB_CFG_DMINUS_BIT      1
#define USB_CFG_DPLUS_BIT       2
#define USB_CFG_INTR_POLL_INTERVAL  20
#define USB_CFG_VENDOR_ID        0xc0, 0x16
#define USB_CFG_DEVICE_ID        0xdf, 0x05
#define USB_CFG_INTERFACE_CLASS   3
#define USB_CFG_HID_REPORT_DESCRIPTOR_LENGTH  38
```

Ve vlastním „.c“ souboru, ve kterém jsou umístěny funkce pro odesílání a přijímání dat, je nutné definovat *HID report descriptor*. Jako deskriptory se u USB komunikace označují datové struktury, informující hosta (počítač) o schopnostech a vlastnostech připojeného zařízení. Tyto informace se počítač vyžádá při připojení zařízení. *HID report descriptor* informuje počítač o formátu posílaných dat.

V aplikaci byl použit následující HID report descriptor, převzatý z [44]:

```
PROGMEM char usbHidReportDescriptor[38] = /* USB report descriptor */
{
    0x06, 0x00, 0xff,           // USAGE_PAGE (Generic Desktop)
    0x09, 0x01,               // USAGE (Vendor Usage 1)
    0xa1, 0x01,               // COLLECTION (Application)
    0x19, 0x01,               //   USAGE_MINIMUM (0)
    0x29, 0x03,               //   USAGE_MAXIMUM (3)
    0x15, 0x00,               //   LOGICAL_MINIMUM (0)
    0x26, 0xff, 0x00,         //   LOGICAL_MAXIMUM (255)
    0x75, 0x08,               //   REPORT_SIZE (8)
    0x95, 0x03,               //   REPORT_COUNT (3)
    0x81, 0x02,               //   INPUT (Data,Var,Abs)
    0x19, 0x01,               //   USAGE_MINIMUM (0)
    0x29, 0x03,               //   USAGE_MAXIMUM (3)
    0x15, 0x00,               //   LOGICAL_MINIMUM (0)
    0x26, 0xff, 0x00,         //   LOGICAL_MAXIMUM (255)
    0x75, 0x08,               //   REPORT_SIZE (8)
    0x95, 0x03,               //   REPORT_COUNT (3)
    0x91, 0x02,               //   OUTPUT (Data,Var,Abs)
    0xc0                       // END_COLLECTION
};
```

Pro uživatele jsou důležité především řádky okomentované „USAGE MINIMUM“ a „USAGE MAXIMUM“, které definují, kolik minimálně či maximálně užitečných bajtů dat se může přenést při jednom reportu. První dvojice řádků popisuje komunikace ve směru zařízení – host (počítač), druhá dvojice popisuje opačný směr.

Odesílání dat ze zařízení do počítače zajišťuje funkce

```
void USB_send_prepared_data_to_PC(void)
{
    if(usbInterruptIsReady())
    {
        uchar *p = odeslana_data;
        uchar len = sizeof(odeslana_data);
```

```

        if(len > 0) usbSetInterrupt(p, len);
    }
}

```

Data jsou připravena v poli `odeslana_data`. Funkce zjistí, zda je volný přístup na sběrnici. Pokud ano, jsou data odeslána. Příjem dat z počítače obsluhuje následující funkce:

```

uchar  usbFunctionWrite(uchar *data, uchar len)
{
    uchar i;
    if(len > bytesRemaining) len = bytesRemaining;
    bytesRemaining -= len;
    for(i = 0; i < len; i++)
        prijata_data[currentPosition++] = data[i];
    return bytesRemaining == 0;
}

```

Data, která odesílá počítač, jsou ukládána do pole `prijata_data`. Výše uvedené funkce jsou přímo součástí projektu V-USB. Na uživateli je jen vytvořit a do funkce zapsat pole, do kterých jsou ukládána přijatá data a z kterých jsou data odesílána.

Zařízení se musí v pravidelných intervalech hlásit počítači, že je připojeno. Tato doba je definována v souboru `usbconfig.h` jako `USB_CFG_INTR_POLL_INTERVAL` v milisekundách. Proto je nutné nejpozději v nastaveném intervalu volat funkci `usbpoll`. Je vhodné tuto funkci umístit do hlavní smyčky programu. Nabízí se jí sice vložit do obsluhy přerušování časovače, při obsluze přerušování časovače jsou však deaktivována ostatní přerušování, včetně externího, a procesor následně nereaguje vždy na USB komunikaci.

11.2 Strana počítače

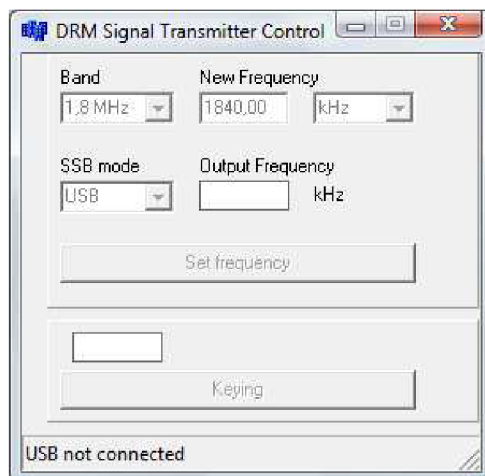
Jednoduchá aplikace pro počítač ovládající vysílač DRM byla vytvořena v programovacím prostředí Borland C++ 5.6. Uživatel vybere pásmo, v kterém chce vysílat, a nastaví kmitočet. Aplikace kontroluje, zda je kmitočet v rozmezí zvoleného pásma. Dále je umožněno nastavit mód SSB modulace – USB nebo LSB. Konečně lze zapínat a vypínat pomocí tlačítka „Keying“. Na jakém kmitočtu se právě vysílá, je zobrazeno v okénku „Output Frequency“, podobně v okénku nad tlačítkem „Keying“ je ukázáno, zda vysílač skutečně vysílá či nikoli. Vysílač lze totiž současně ovládat jak obslužným programem, tak přímo pomocí rotačního enkodéru a displeje na modulu místního oscilátoru. Proto je zaveden i zpětný přenos a kontrola nastavení vysílače.

11.2.1 USB komunikace

Pro vytvoření komunikace prostřednictvím sběrnice USB se zařízením HID byla využita kostra projektu z předmětu MPOA [45] vyučovaného na FEKT VUT. Borland ve své základní verzi nepodporuje komunikaci přes USB. Proto je nutné instalovat knihovny pro jeho obsluhu. Zde byly použity knihovny z projektu Jedi [46]. Po jejich nainstalování se objeví v panelu objekt `JvHidDeviceController`. Ten se po vložení do projektu stará o USB komunikaci. Programátor pak vstupuje do kontaktu pouze s několika funkcemi.

První z nich je funkce `HIDctlDeviceChange`. Tato funkce je volána vždy, když dojde na sběrnici USB ke změně, přičemž tato změna se nemusí týkat jen našeho zařízení. Funkce zkontroluje, zda došlo ke změně ve stavu připojení zařízení, tedy zda se odpojilo, či připojilo. Toho je v programu využito pro detekci připojení zařízení – pokud je vysílač připojen přes

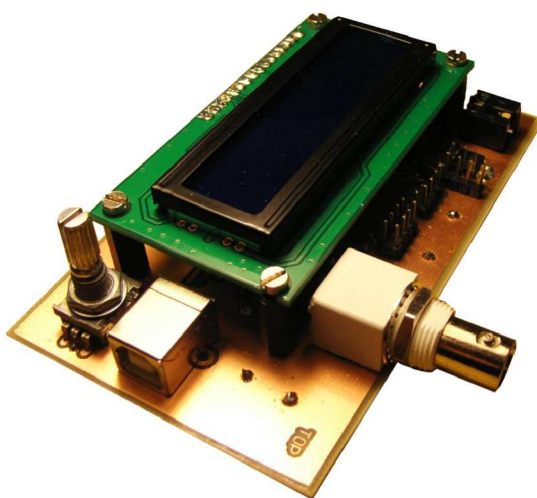
USB, jsou v grafickém rozhraní aktivní nastavovací prvky, v opačném případě jsou neaktivní a je vypsána zpráva „USB not connected“, jak je ukázáno na Obr. 11.5.



Obr. 11.5: Okno řídicího programu pro PC.

Funkce `HIDctlEnumerate` zjišťuje, jaké mají připojená HID zařízení *vendor* a *product ID* a porovnává je s nastavenými. Zde je tedy nutné doplnit vlastní VID a PID, shodné s VID a PID nastavenými na straně mikrokontroléru. Pokud funkce zjistí shodu, aktivuje komunikaci s tímto zařízením.

Příjem dat obsluhuje funkce `onDeviceData`. Přijatá data jsou uložena do pole, které je možno dále zpracovávat. Tato funkce přijímá data neustále. Je také možné použít funkci `ReadFile(buff, 4, Read)`, která by data ze zařízení přijala pouze na vyžádání (při jejím zavolání). Mikrokontrolér posílá 3 bajty dat, do volání funkce je však třeba zapsat „4“, tedy vždy o jednu víc, než je počet posílaných bajtů. Tato funkce však v programu není použita. Pro odeslání dat do vysílače je použita funkce `WriteFile(buff,4,Written)`. Data jsou odeslána jen při zavolání funkce a stejně jako u funkce `ReadFile` musí být velikost bufferu `buff` o jednu větší, než je počet odesílaných bajtů.



Obr. 11.6: Realizace generátoru.

12 KONCOVÝ STUPEŇ

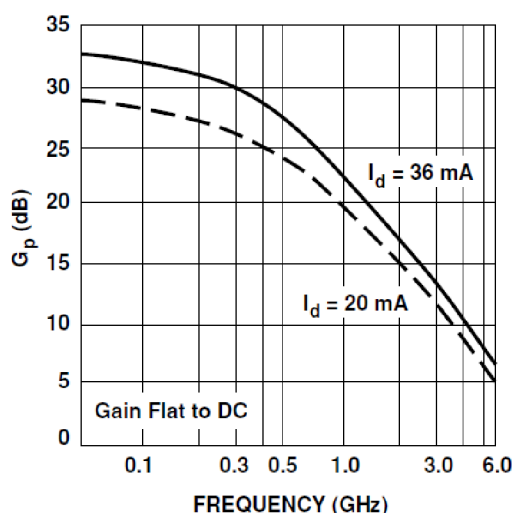
12.1 Vlastní návrh

Pro zesílení signálu na výkonovou úroveň přibližně 10 W byl nejprve navržen a realizován jednoduchý výkonový zesilovač sestávající z předzesilovače a vlastního výkonového koncového stupně. Bohužel jednoduchá konstrukce se neosvědčila, a proto bylo posléze přistoupeno k realizaci již prověřeného zesilovače. Přesto je zde uveden i první návrh, protože může být východiskem pro další vlastní bádání.

12.1.1 Předzesilovač

Po průchodu blokem pásmových propustí má signál úroveň asi -15 dBm. Pro buzení některých výkonových zesilovacích stupňů je potřebná úroveň signálu vyšší, typické hodnoty se pohybují od 0 dBm výše. Proto je potřebné signál zesílit, nejméně o 15 dB. Pro zesílení je možné použít tranzistorové zesilovače postavené z diskretních součástek, operační zesilovače nebo další integrované obvody.

Zvolen byl integrovaný zesilovač MSA0886 [47] patřící do rodiny monolitických mikrovlnných integrovaných obvodů (MMIC – *monolithic microwave integrated circuit*). Zesilovač má pevné nenastavitelné zesílení, které v pásmu do 100 MHz dosahuje hodnoty asi 32 až 30 dB. Nejvyšší výkon, jaký je obvod schopný dodat do padesátiohmové zátěže, je 500 mW, tedy 27 dBm. Závislost výkonového přenosu na frekvenci je zachycena na Obr. 12.1. Obvod je podle dokumentace určen pro použití na kmitočtech až do 5,5 GHz. Pokud však budeme chápat šířku pásma zesilovače pro pokles o 3 dB ze zesílení dosahovaného na nejnižších kmitočtech, je použitelné pásmo pouze do asi 300 MHz. Důvod použití tohoto zesilovače pro relativně nízké kmitočty krátkovlnných pásem do 30 MHz je především praktický. Obvod má vstupní i výstupní impedanci definovanou 50 Ω , obvodové zapojení je velmi jednoduché a cena obvodu se pohybuje v řádu několika desítek korun.

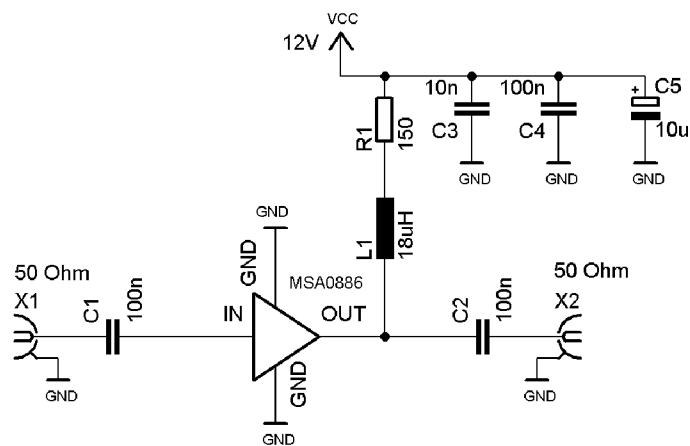


Obr. 12.1: Kmitočtová závislost přenosu obvodu MSA0886.

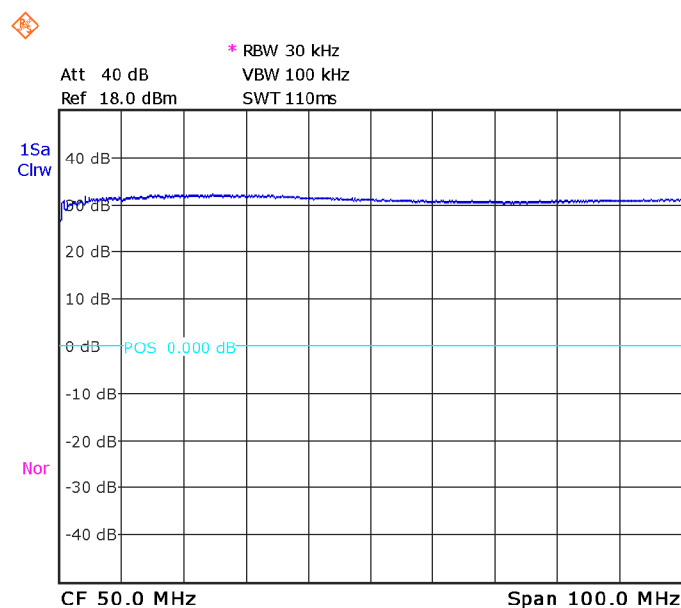
Změřený přenos zesilovače v pásmu do 100 MHz je uveden Obr. 12.3. Schéma zapojení je uvedeno na Obr. 12.2, jedná se o typické zapojení tohoto druhu zesilovačů. Obvod je napájen přes rezistor R1 a cívku L1 z napětí, které je minimálně 12 V. V dokumentaci obvodu

[47] je uvedeno typické stejnosměrné napětí na výstupu obvodu, které je 7,8 V. Z jeho znalosti a znalosti napájecího proudu (36 mA) lze jednoduše stanovit hodnotu odporu R1. Cívku L1 není nutné pro funkci obvodu připojovat, zlepšuje ale impedanční přizpůsobení výstupu zesilovače, protože blokuje napájecí větev pro střídavé signály. V [48] je uvedeno, že součet její impedance a hodnoty odporu R1 by měl být na nejnižším pracovním kmitočtu alespoň 500 Ω . Použita byla cívka s hodnotou 18 μ H, která byla dostupná a měla potřebné vlastnosti na všech pracovních kmitočtech. Impedance sériového zapojení cívky a odporu je pak asi 252 Ω , nicméně z přenosové charakteristiky je zřejmé, že obvod pracuje dobře i na nízkých kmitočtech.

Při praktickém zapojení se ukázalo, že je důležité připojit v blízkosti zesilovače blokovací kondenzátory mezi napájecí napětí a zem, jak je doporučeno v [48]. V prvním zapojení byly kondenzátory připojeny ve větší vzdálenosti od obvodu (asi 5 cm) a zesilovač se po připojení napájecího napětí rozkmital na kmitočtu asi 1,2 GHz. To, že obvod nepracuje správně, lze zjistit i tak, že na jeho výstupu není udávané stejnosměrné předpětí. V tomto případě bylo asi 5 V oproti udávanému typickému napětí 7,8 V.



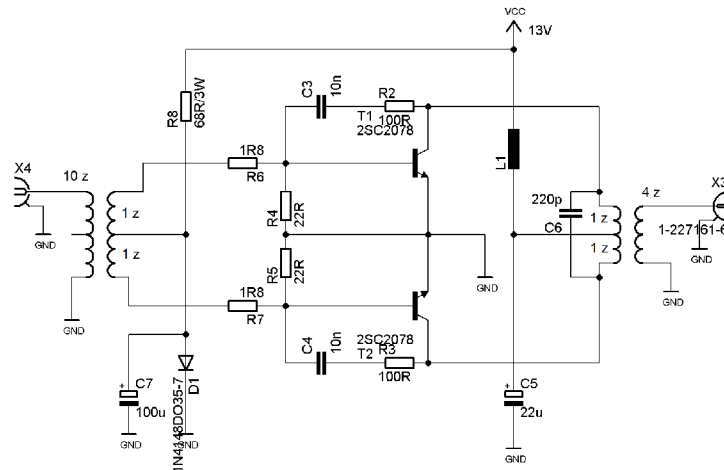
Obr. 12.2: Schéma zapojení s MSA0886.



Obr. 12.3: Změřená kmitočtová charakteristika MSA0886.

12.1.2 Výkonový zesilovač

Zapojení koncového stupně bylo převzato z [22]. Schéma zesilovače je uvedeno na Obr. 12.4. Jedná se o zapojení push-pull ve třídě AB. Předpětí pro tranzistory je zajištěno pomocí diody D1.



Obr. 12.4: Schéma zapojení koncového výkonového stupně.

Širokopásmové transformátory

Smyslem použití transformátorů je transformace impedance mezi vstupem zesilovače a tranzistory, přizpůsobení výstupní impedance tranzistorů na 50Ω výstup a dále převedení vstupního nesymetrického signálu na symetrický. Druhý transformátor dále rekonstruuje signál z dvojčinného zapojení tranzistorů, kdy každou půlvlnu zpracovává jeden tranzistor z dvojice.

Pro správné navinutí transformátoru je třeba vypočítat poměr závitů určující transformaci impedance, určit minimální počet závitů a konečně zvolit vhodné jádro, na které se bude transformátor vinout.

Transformace impedance je dána vztahem

$$\frac{N_2}{N_1} = \sqrt{\frac{Z_2}{Z_1}}, \quad (12.1)$$

kde N_2 a N_1 jsou počty závitů na sekundáru a primáru a Z_2 a Z_1 impedance transformátoru.

Minimální počet závitů se stanovuje podle strany transformátoru připojené k menší impedanci. Platí pravidlo, že impedance vinutí na nejnižším pracovním kmitočtu by měla být alespoň čtyřikrát větší, než je impedance, ke které je vinutí připojeno [49]. Tedy

$$L_{min} = \frac{4R}{2\pi f_{min}}, \quad (12.2)$$

kde L_{min} je indukčnost vinutí, R je impedance, ke které je vinutí připojeno a f_{min} je nejnižší pracovní kmitočet.

Jádro, na které bude transformátor navinut, je třeba vybrat tak, aby bylo určeno pro daný kmitočtový rozsah, mělo vhodnou A_L konstantu, aby nebylo nutné vinout velký počet závitů a mělo dostatečný průměr, aby nedošlo k saturaci signálu vlivem překročení maximální povolené hustoty magnetického toku. Feritový materiál vhodný pro kmitočtové pásmo 1 až 30 MHz je označen číslem 43 [51]. Potřebný počet závitů pro dosažení požadované

indukčnosti lze vypočítat pomocí AL konstanty [mH/1000 závitů] takto [30]:

$$N = 1000 \sqrt{\frac{L}{A_L}}, \quad (12.3)$$

kde L je indukčnost v mH. Hustotu magnetické indukce vypočítáme jako [50]

$$B = \frac{U_{RMS} \cdot 100}{4,44 \cdot A_e \cdot N \cdot f}, \quad (12.4)$$

kde U_{RMS} [V] je efektivní hodnota napětí na vinutí, A_e je průřez jádra [cm²], f [MHz] je pracovní kmitočet a N je počet závitů cívky.

U dvouděrových feritových jader vhodných pro vinutí transformátorů bohužel výrobce neuvádí průřez jádra a je nutné si ho spočítat z udávaných rozměrů.

Výpočet vstupního transformátoru:

Nižší impedance je připojena na sekundární vinutí. Vstupní impedance tranzistorů je velmi nízká, můžeme počítat s jednotkami Ohmů. Uvažovat budeme $Z_{IN} = 5 \Omega$. Vstupní impedance celého zesilovače má být 50Ω . Pak platí

$$L_{min} = \frac{4R}{2\pi f_{min}} = \frac{4 \cdot 5}{2\pi \cdot 1,8 \cdot 10^6} = 1,77 \mu\text{H}. \quad (12.5)$$

Použijeme-li dvouděrové feritové jádro BN43-202, které má $A_L = 1275$ mH/1000 závitů, pak potřebný počet závitů je určen vztahem

$$N = 1000 \sqrt{\frac{L}{A_L}} = 1000 \sqrt{\frac{1,77 \cdot 10^{-3}}{1275}} \doteq 1,2 \text{ závitů pro jednu polovinu vinutí sekundáru}. \quad (12.6)$$

Použito bude vinutí se dvěma závity (pro celý sekundár), výhodou je, že lze jednoduše vyvést odbočku po navinutí jednoho závitu. Pokud vineme transformátor, na jehož jedné straně je vinutí rozděleno odbočkou na dvě stejné části, řešíme transformátor jako dva transformátory spojené paralelně na straně, kde není odbočka, v našem případě tedy na straně primáru [51]. Pokud tedy má mít primár impedanci 50Ω , musíme ve výpočtu uvažovat hodnotu 100Ω :

$$\frac{N_2}{N_1} = \sqrt{\frac{Z_2}{Z_1}} \rightarrow \frac{N_2}{1} = \sqrt{\frac{100}{5}} \rightarrow N_2 = 1 \sqrt{\frac{50}{5}} \doteq 5 \text{ závitů} \quad (12.7)$$

Nyní ještě zjistíme, zda nebude jádro přesyceno. Z rozměrů udaných v [51] lze vypočítat přibližný průřez jádra $0,18 \text{ cm}^2$. Pokud je vstupní výkon 15 dBm na 50Ω , je efektivní hodnota napětí na primárním vinutí rovna přibližně $1,25 \text{ V}$. Dosadíme do rovnice (12.4):

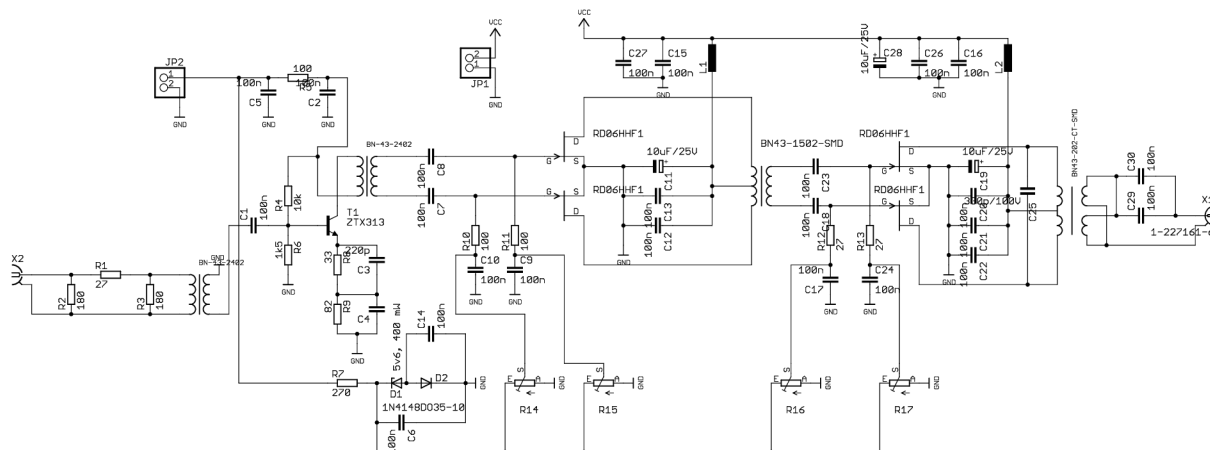
$$B = \frac{U_{RMS} \cdot 100}{4,44 \cdot A_e \cdot N \cdot f} = \frac{1,25 \cdot 100}{4,44 \cdot 0,18 \cdot 6 \cdot 1,8 \cdot 10^6} = 6,9 \text{ mT}. \quad (12.8)$$

Maximální hustota magnetického toku je přitom $0,275 \text{ T}$.

Podobným způsobem byl spočítán i výstupní transformátor.

12.2 Převzatý návrh výkonového zesilovače

Pro konečné zesílení signálu před přivedením na svorky antény je použit koncový výkonový zesilovač. Konstrukce zesilovače byla převzata z [53], kde je zapojení popsáno a je uveden i návrh plošného spoje, který byl rovněž s menšími úpravami převzat. Zesilovač je určen pro krátkovlnné pásmo 1,8 až 30 MHz, při buzení signálem o úrovni -13 dBm má výstupní signál dosahovat úrovně až 20 W. Na zesilovač tedy může být přiveden signál přímo z bloku pásmových propustí, kde, jak bylo uvedeno, je úroveň signálu asi -15 dBm. Lze tedy očekávat, že výstupní výkon nebude tak vysoký, což je vhodné, protože výstupní dolní propusti jsou navrženy na výkon 15 W.

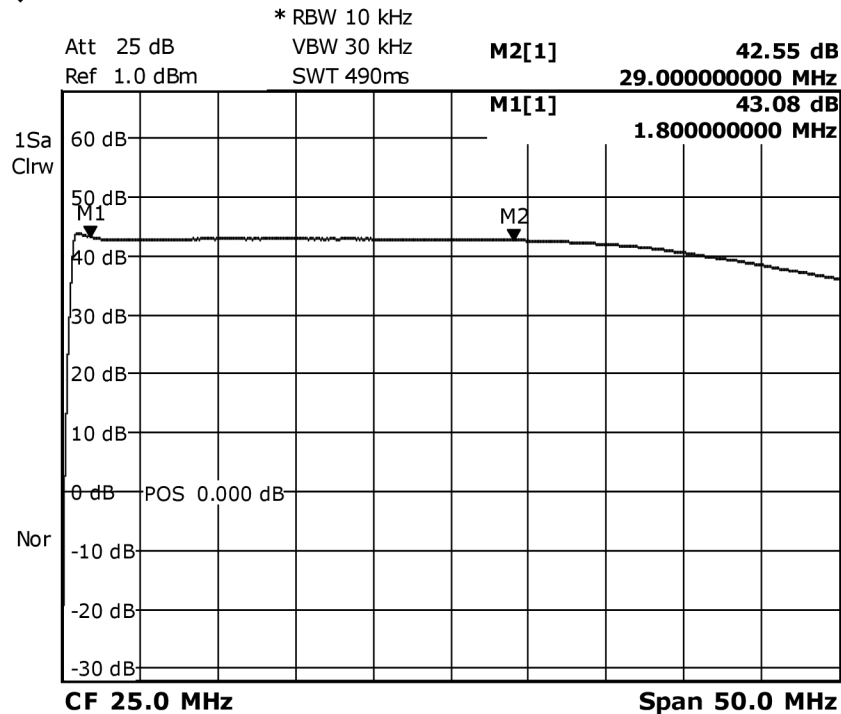


Obr. 12.5: Schéma zapojení převzatého výkonového zesilovače.

Zapojení zesilovače je uvedeno na Obr. 12.5. Zesilovač je navržen jako třístupňový, první stupeň je řešen s bipolárním tranzistorem, další dva stupně obsahují unipolární tranzistory. Na vstupu zesilovače je zařazen atenuátor, který zlepšuje impedanční přizpůsobení vstupu zesilovače, jehož impedance se mění v závislosti na kmitočtu. První stupeň je zapojen jako zesilovač se společným emitorem ve třídě A. Pomocí odporů v emitoru a impedance zátěže, kterou tvoří transformátor, je nastaveno zesílení asi 15 dB. Zesílení lze zjednodušeně určit jako podíl impedance zapojené ke kolektoru tranzistoru a odporů připojených mezi emitor tranzistoru a zem. Impedance transformátoru je 200 Ω , pak přenos zesilovače je $A_u = 20 \cdot \log(200/33) \approx 15$ dB. Druhý stupeň tvoří dvojice unipolárních tranzistorů. Tyto tranzistory (obecně FET) mají relativně vysokou vstupní kapacitu, přibližně 27 pF [59]. Aby měl transformátor na svém sekundáru zapojenou definovanou impedanci s co nejméně kapacitním charakterem, jsou k elektrodám gate připojeny rezistory o hodnotě 100 Ω . Druhým účelem připojení rezistorů je přivedení stejnosměrného napětí na gate tranzistorů pro vytvoření předpětí. Zisk tohoto stupně je uváděn 23 dB. Poslední výkonový stupeň je zapojen podobně jako druhý stupeň a poskytuje zisk přibližně 21 dB. Zesilovač má konektor pro napájecí napětí a konektor pro přivedení předpětí na tranzistory. Tyto dva konektory mohou být spojeny. Zesilovač je napájen 13,9 V, klidový proud je přibližně 750 mA.

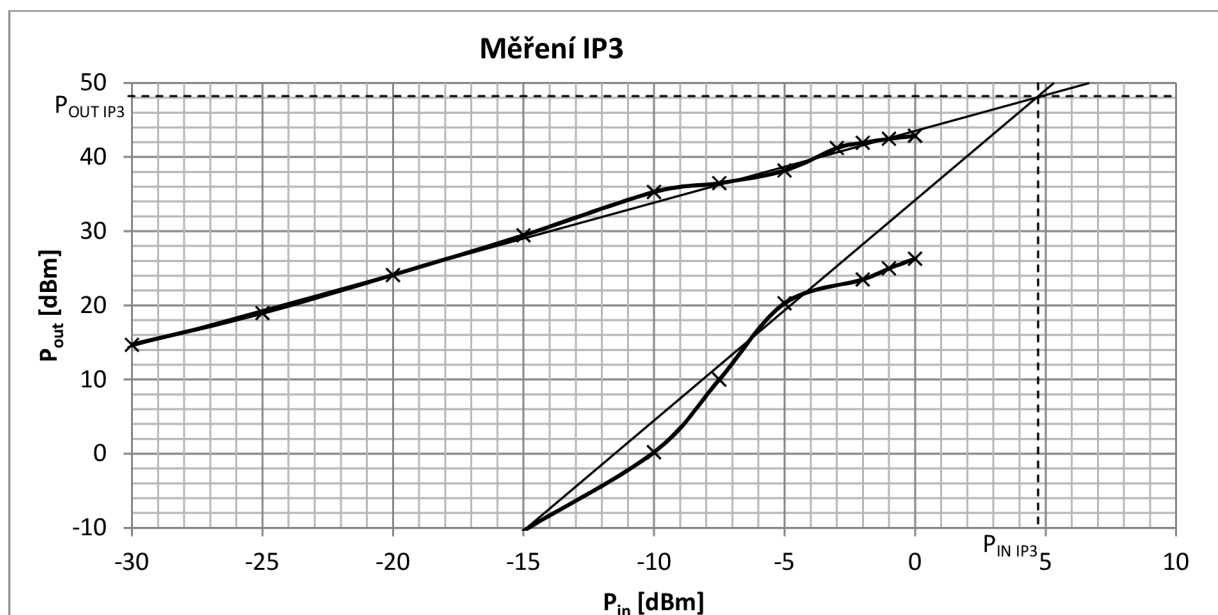
Z časových důvodů již nebyl tento zesilovač realizován, byla pouze zapůjčena již hotová konstrukce pro ověření parametrů. Kmitočtová charakteristika zesilovače je zobrazena na Obr. 12.6. Z grafu je patrné, že zesilovač pracuje v celém potřebném kmitočtovém pásmu s velmi malým zvlněním. Pokud ale požadujeme na výstupu výkon 20 W, jak udává dokumentace [53], tedy 43 dBm, při buzení signálem o úrovni -13 dBm je potřebné zesílení 56 dB. Zesilovač má zesílení přibližně 48 dB (k zesílení odečteného z grafu na Obr. 12.6 je

třeba připočítat zesilovači předřazený attenuátor 5 dB), tedy zesiluje asi o 8 dB méně, než je potřeba. Potřebného zesílení však lze dosáhnout například předřazením předzesilovače popsaného v kapitole 12.1.1 a využitím attenuátoru na vstupu výkonového zesilovače, nebo použitím některého operačního zesilovače, například OPA2354.

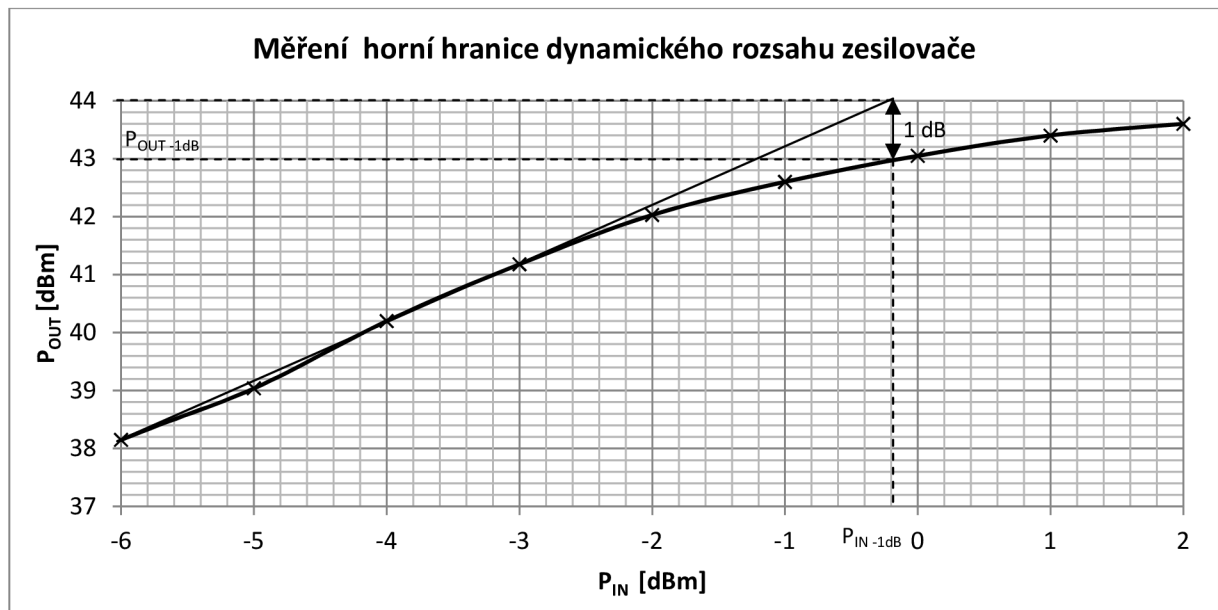


Date: 10.MAY.2012 09:25:50

Obr. 12.6: Kmitočtová charakteristika výkonového zesilovače.



Obr. 12.7: Měření intermodulačního průsečíku zesilovače.



Obr. 12.8: Dynamický rozsah zesilovače.

Na Obr. 12.7 je uveden výsledek měření intermodulačního průsečíku IP3 (*Intercept Point*), někdy nazývaném také *bod zahrazení* [58]. Při měření byl zesilovač buzen dvěma harmonickými signály o kmitočtech 9 MHz a 10 MHz, jako produkt třetího řádu byla měřena složka na kmitočtu 11 MHz ($2 \cdot 10 - 9$). Bod IP3 byl nalezen pomocí grafické metody [58] tak, jak je uvedeno na Obr. 12.7.

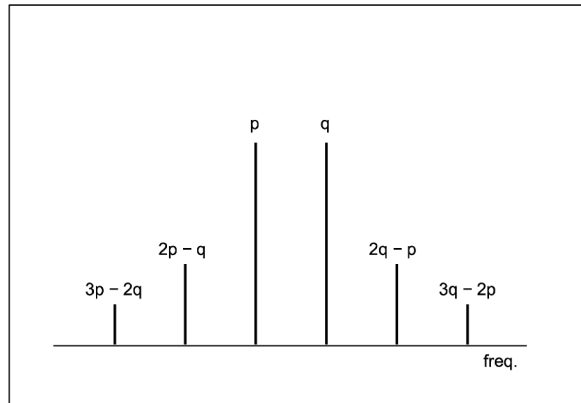
Výsledek měření horní hranice dynamického rozsahu zesilovače je zobrazen na Obr. 12.8. Za horní hranici je považována taková úroveň vstupního signálu, kdy se skutečná závislost výstupního výkonu na vstupním odchyluje od ideálního průběhu o 1 dB. Při vyšších hodnotách vstupního signálu již dochází ke značnému zkreslení výstupního signálu a není vhodné v této oblasti zesilovač používat [58].

12.3 Dvoutónová zkouška

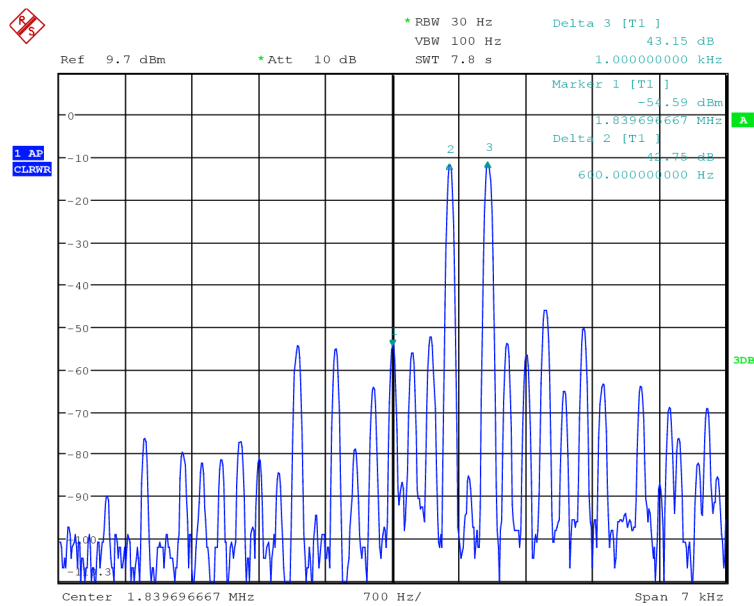
Dvoutónová zkouška patří k základním měřením na lineárních zesilovačích nebo přímo celých SSB_{SC} vysílačích. Zde byla provedena dvoutónová zkouška celého zapojeného vysílače, na výstupu byl zapojen zesilovač popsany v kapitole 12.2. Při dvoutónové zkoušce se na vstup vysílače přivedou dva harmonické signály o různých kmitočtech v pásmu, které je vysílač schopen zpracovat, tedy mezi 350 Hz a 3,5 kHz. Důsledkem nelinearit obvodů vysílače dojde k vytvoření intermodulačních produktů ve výstupním spektru. Obvykle se požaduje potlačení intermodulačních produktů 3., případně 5. řádu nejméně o 40 dB [57]. Hlavní intermodulační produkty jsou zobrazeny na Obr. 12.9.

Pro dvoutónovou zkoušku byly použity dva signály o kmitočtu $p = 600$ Hz a $q = 1000$ Hz. Z naměřeného grafu na Obr. 12.10 lze odečíst velikosti jednotlivých složek. Poznamenejme, že střední frekvence nastavená na spektrálním analyzátoru je rovna kmitočtu nosné. Intermodulační produkty 3. řádu se vyskytují na kmitočtech (uvažováno vzhledem ke kmitočtu nosné) $2p - q = 2 \times 600 - 1000 = 200$ Hz a na kmitočtu $2q - p = 2 \times 1000 - 600 = 1400$ Hz. Oba jsou oproti spektrálním složkám na kmitočtech p a q potlačeny o 43 dB. Intermodulační produkty 5. řádu se vyskytují na kmitočtech -200 Hz a 1800 Hz. Produkt na kmitočtu -200 Hz je potlačen o 51 dB, složka na kmitočtu 1800 Hz pak o 53 dB.

Z naměřeného spektra je patrné, že nejvyšší složka se vyskytuje na součtovém kmitočtu $p + q$ a je potlačena o 34 dB.



Obr. 12.9: Pozice hlavních intermodulačních produktů. Převzato z [57].



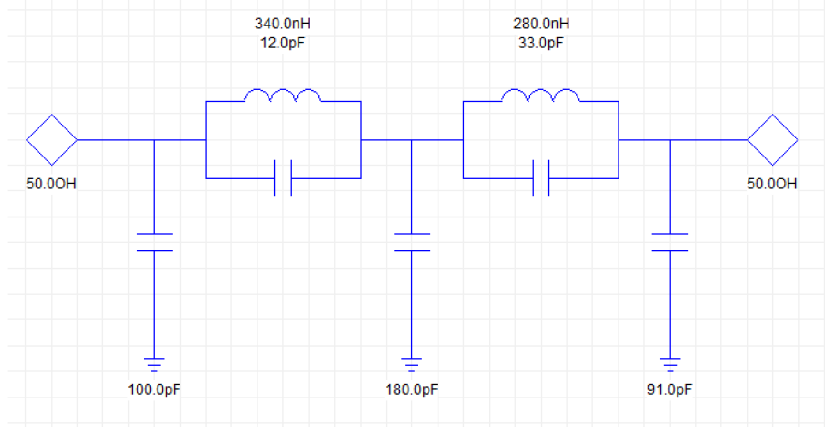
Date: 14.MAY.2012 13:22:28

Obr. 12.10: Naměřené spektrum při dvoutónové zkoušce vysílače.

13 VÝSTUPNÍ FILTRY

Posledním aktivním blokem vysílače je výkonový zesilovač. Ten na svém výstupu může kromě žádaného zesíleného signálu obsahovat také vyšší harmonické složky. Jak už bylo zmíněno v kapitole pojednávající o SSB_{SC} modulátoru, musí být podle zákonů České republiky nežádoucí složky vysílačů pracujících v pásmech do 29,7 MHz potlačeny nejméně o 40 dB [23]. Proto byly navrženy a realizovány filtry, které již na prvním násobku nejnižšího kmitočtu daného kmitočtového pásma mají potlačení alespoň 40 dB. V propustném pásmu je zvlnění nejvýše 0,02 dB. Nejvyšší možný výkon, na který je možné filtry použít je 15 W. Vstupní i výstupní impedance filtrů je 50 Ω.

Filtry byly navrženy a optimalizovány v programu Ansoft Desingeru. Jsou navrženy jako eliptické dolní propusti pátého řádu, což je aproximace s nejvyšší strmostí při daném řádu filtru. Byly navrženy filtry pro pásma 160 m, 80 m, 40 m, 30 m, 20 m a dále vždy pro dvě pásma 17/15 m a 12/10 m. Schéma zapojení všech filtrů je stejné, na Obr. 13.1 je s hodnotami filtru pro pásma 12 a 10. Filtry byly navrženy i pro KV radioamatérské pásmo 30 m, ačkoli podle kapitoly Kmitočtový plán zde není šířka kanálů dostatečná pro vysílání DRM. Tento filtr však může být využit při případném rozšíření vysílače i pro fonický či CW provoz.



Obr. 13.1: Schéma dolní propusti pro pásmo 12 a 10 m.

13.1 Cívky

Cívky ve filtrech byly navinuty na toroidní železoprachová jádra firmy Amidon. Toroidní jádra mají tu výhodu, že magnetické pole cívky je soustředěno především do jádra a proto není potřeba cívky magneticky stínit [30].

Pro správnou funkci je třeba vybrat vhodný materiál jádra a jeho průřez. Jaký materiál je možné použít je dáno pracovními kmitočty. Pro vysokofrekvenční cívky jsou vhodná železoprachová jádra, která mají velkou rezistivitu. Tím jsou výrazně potlačeny vířivé proudy, nedochází k nadměrnému ohřívání materiálu a tedy ke ztrátám a útlumu [30]. Kategorie železoprachových jader obsahuje řadu materiálů, které jsou vhodné pro různá kmitočtová pásma. Jsou označeny číslem a také barvou. Některé vybrané materiály jsou uvedeny v Tab. 13.1. Při výběru vhodného materiálu musíme brát v úvahu nejen kmitočty, které má daný filtr přenášet bez útlumu, ale také kmitočty, které budou tlumeny. Proto nelze pro všechny filtry použít například červený materiál „2“. Značení jader je uvedeno v Tab. 13.2.

Tab. 13.1: Vybrané materiály toroidních železoprachových jader.

Železoprachová jádra		
číslo	barva	kmitočtový rozsah [MHz]
0		50 ÷ 300
1		0,5 ÷ 5
2		1 ÷ 30
3		0,05 ÷ 0,5
6		2 ÷ 50
7		3 ÷ 35
10		10 ÷ 100

Tab. 13.2: Značení jader.

Typ jádra	Vnější Ø v setinách palce	# materiálu
např: T	68	6

Typ jádra např.: T - železoprachový toroid, FT - feritové jádro

Pro filtry v pásmu 160 m, 80 m a 40 m, byly použity jádra z materiálu „2“. Nejvyšší přenášený kmitočet pásma 40 m je 7,2 MHz, čtvrtá harmonická má kmitočet 28,8 MHz, materiál tedy vyhovuje. Předpokládá se, že vyšší harmonické již nebude třeba tak tlumit. Cívky samozřejmě fungují i mimo pásmo daného materiálu, zhoršuje se však u nich činitel jakosti Q. Při realizaci bylo u všech cívek dosaženo Q vyšší jak 100, kromě cívek navinutých na žlutých jádrech materiálu „6“, u kterých se Q pohybovalo v rozmezí 40 až 60.

Pro filtry v pásmech 30 m a 20 m byla použita žlutá jádra materiálu „6“. Nejvyšší kmitočet pásma 20 m je 14,35 MHz, cívky tedy budou mít dobré vlastnosti i pro 3. harmonickou složku, což lze ještě považovat za dostatečné.

Poslední dva filtry mají své cívky navinuty na černé materiály číslo 10. V pásmu 10 m leží nejvyšší kanál na kmitočtu 29,3 MHz. Do kmitočtového rozsahu použitelnosti materiálu se tak opět vejde i třetí harmonická.

Dalším parametrem jádra, který je třeba správně vybrat, je jeho průřez. Na jeho výběr má vliv uvažovaný výkon, který budou filtry přenášet. Každý materiál má při daném průřezu definovanou maximální hodnotu magnetické indukce. Pokud by tato hodnota byla překročena, došlo by k saturaci magnetické indukce a signál by byl zkreslen. Magnetická indukce vyjádřená v $[10^{-4}\text{T}]$ v jádře lze vypočítat podle následujícího vztahu [50]:

$$B = \frac{U_{RMS} \cdot 100}{4,44 \cdot A_e \cdot N \cdot f} \quad (8.1)$$

kde U_{RMS} [V] je efektivní hodnota napětí na vstupu filtru, A_e je průřez jádra $[\text{cm}^2]$, f [MHz] je pracovní kmitočet a N je počet závitů cívky. Průřez jádra lze zjistit z katalogu výrobce [29].

Počet závitů určíme podle vztahu:

$$N = 100 \sqrt{\frac{l}{A_L}} \quad (8.2)$$

kde A_L je konstanta indukčnosti [$\mu\text{H}/100$ závitů]. Je to tedy poměr mezi indukčnostmi, jaké bude dosaženo a počtem závitů. Tuto konstantu výrobce pro jednotlivé materiály taktéž udává.

Vypočítanou magnetickou indukci je třeba porovnat s tabulkou uvedenou v [54], vypočítaná hodnota musí být menší než hodnota udaná v tabulce. V [54] jsou uvedeny hodnoty magnetické indukce v jednotce Gauss, přičemž 1 Gauss odpovídá 100 μT . Zmíněná tabulka obsahuje jen několik kmitočtů. Pro ověření, zda nedošlo k překročení nejvyšší magnetické indukce i na jiných kmitočtech, je vhodné vynést si hodnoty uvedené v tabulce do grafu a proložit patřičnou křivkou [30].

13.2 Přepínání filtrů

Výběr správného filtru bude zajišťovat řídicí mikrokontrolér. Jednotlivé filtry se připojují do signálové cesty pomocí relé RR1A05-500 [55]. Nejvyšší dovolený proud kontaktem relé je 1 A, což vyhovuje i pro vysílací výkon 50 W, protože platí:

$$P = RI^2 = 50 \cdot 1 = 50 \text{ W}$$

Při připojení výkonového zesilovače o výkonu 20 W, se kterým bylo uvažováno při výběru jader pro cívky, zbude u proudové zatížitelnosti relé ještě značná rezerva. Relé jsou spínána tranzistory ovládanými analogovým multiplexerem CMOS4051 [56].

13.3 Výsledky měření

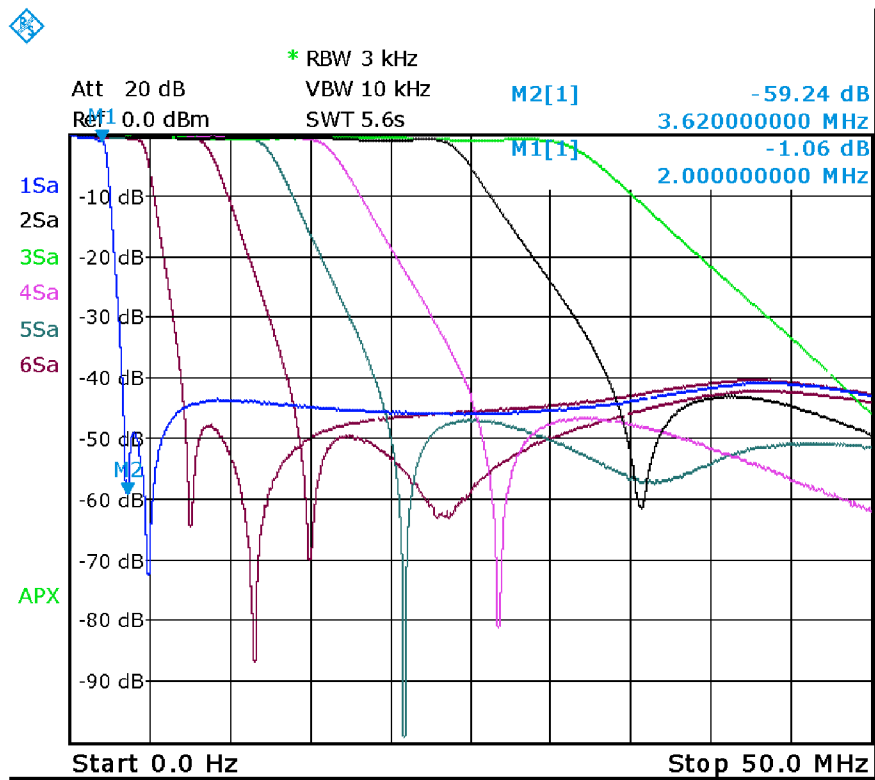
Tab. 13.3: Výsledky měření výstupních filtrů.

Pásmo	Simulace		Měřeno	
	$IL(f_{max})$	$ATT(2f_{min})$	$IL(f_{max})$	$ATT(2*f_{min})$
m	dB	dB	dB	dB
160	0,4	55,7	0,6	55,1
80	0,3	41,7	0,6	44,4
40	0,3	40,9	0,4	46,7
20	0,3	45,7	0,5	49,8
17/15	0,4	52,1	0,7	53,1
12/10	0,5	47,4	0,7	47,7

V tabulce jsou uvedeny útlumy:

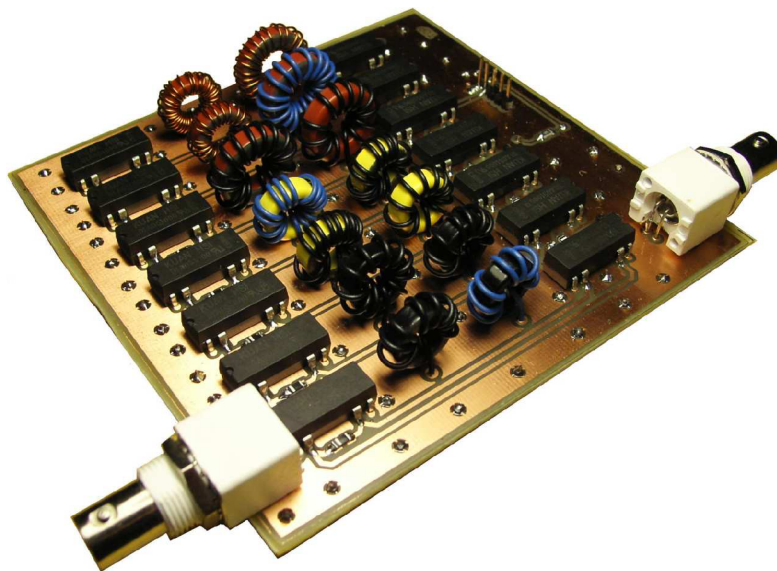
$IL(f_{max})$ – vložný útlum na nejvyšším kmitočtu daného pásma

$ATT(2f_{min})$ – útlum na dvojnásobku nejnižšího kmitočtu daného pásma



Date: 19.DEC.2011 11:48:08

Obr. 13.2: Kmitočtové charakteristiky výstupních filtrů.



Obr. 13.3: Realizace výstupních filtrů.

14 ZÁVĚR

V práci byl posán návrh vysílače signálu DRM pro krátkovlnná radioamatérská pásma. Na začátku byl představen systém DRM, který se používá pro rozhlasové vysílání a byly uvedeny odchylky systému HAM-DRM, který lze použít na radioamatérských pásmech.

DRM signál vytváří volně dostupný program WinDRM na výstupu zvukové karty. Vlastní vysílač pak realizuje kmitočtový posun tohoto signálu do rádiového kanálu, využívá se modulace SSB_{SC} . Pro tuto modulaci je použita jedna z fázových metod, tzv. Tayloeův modulátor. Mezi radioamatéry se jedná o oblíbenou metodu, v literatuře však o ní není mnoho zmínek. Proto byly vlastnosti modulátoru analyzovány a byl odvozen matematický popis jeho funkce. Vysílač obsahuje dva tyto modulátory, první vytváří signál na mezifrekvenčním kmitočtu, druhý slouží jako směšovač do příslušných rádiových kanálů.

Modulátor vyžaduje obdélníkový průběh signálů lokálního generátoru. Jako lokální generátor byl vybrán obvod Si570, který tento, i všechny další požadavky splňuje. Obvod je nastavován přes sběrnici I²C, řízení zajišťuje osmibitový mikrokontrolér ATmega16. Ladit frekvenci, přepínat potlačení horního a dolního postraního pásma modulace SSB_{SC} a ovládat klíčování je možné, kromě použití rotačního enkodéru, také obslužným programem na počítači. Komunikace probíhá přes sběrnici USB. Na straně mikrokontroléru byl řadič sběrnice implementován softwarově a vysílač se přihlašuje jako zařízení třídy HID, není tedy třeba na počítači instalovat žádné ovladače.

Pro potlačení nežádoucích složek ve spektru byla navržena banka pásmových filtrů skládající se z jedné dolní propusti a šesti pásmových propustí.

Posledním aktivním blokem vysílače by měl být výkonový zesilovač. Protože vlastní pokusy s návrhem jednoduchého zesilovače nevedly ke kýženým výsledkům, bylo rozhodnuto převzít již ověřenou konstrukci. Z časových důvodů již zesilovač nebyl realizován, některé parametry zesilovače ale byly ověřeny na již hotové zapůjčené konstrukci. Za zesilovačem je zařazena banka dolních propustí potlačující případné vyšší harmonické složky vznikající v zesilovači. Přepínání filtrů rovněž zajišťuje mikrokontrolér.

Celý vysílač byl sestaven a jeho funkčnost byla úspěšně ověřena. Navržený vysílač byl připojen ke krátkovlnné vertikální anténě umístěné na střeše Ústavu radioelektroniky a na transcievru umístěném ve stejné budově byl signál pomocí improvizované antény přijímán.

Dalším krokem ve stavbě vysílače signálu DRM je dokončení realizace výkonového zesilovače. Vysílač byl realizován jako prototyp. V budoucnu by bylo vhodné umístit některé bloky na společné desky plošných spojů a celý zesilovač uzavřít do stíněné krabičky.

POUŽITÁ LITERATURA

- [1] ETSI ES 201 980. *Digital Radio Mondiale (DRM)*; . Sophia Antipolis Cedex - FRANCE : European Telecommunications Standards Institute, 2009. 221 s. Dostupné z WWW: <http://www.drm.org/uploads/files/es_201980v030101p.pdf>.
- [2] MARŠÁLEK, Roman. *Teorie rádiové komunikace - rozpracovaná verze II*. Brno: VUT FEKT, 2010. 118 s.
- [3] SPARK [online]. 2011 [cit. 2011-04-23]. DRM Overwiev. Dostupné z WWW: <<http://www.drm-sender.de/?page=drm&lang=en>>.
- [4] HamDream [online]. [cit. 2011-04-23]. DRM mode "HAM" specification. Dostupné z WWW: <http://www.qslnet.de/member/hb9tlk/drm_h.html>.
- [5] BRADBURY, Jeremy. Linear Predictive Coding [online]. . : ., 2000 [cit. 2011- 04-30]. Dostupné z WWW: <http://my.fit.edu/~vkepuska/ece5525/lpc_paper.pdf>.
- [6] IARU Region 1 HF Band Plan [Online]. International Amateur Radio Union, 2006. <<http://www.iaru.org/Region-1-HF-Bandplan-2006.pdf>>
- [7] Dream [online]. 2011 [cit. 2011-04-23]. Main page. Dostupné z WWW: <http://sourceforge.net/apps/mediawiki/drm/index.php?title=Main_Page>.
- [8] BUCHANAN, Jasnon. NISU [online]. 2005 [cit. 2011-04-23]. WinDRM - HF Digital Radio Mondiale. Dostupné z WWW: <<http://n1su.com/windrm/>>.
- [9] *Low Voltage Microphone Preamplifier with*. [s.l.] : [s.n.], 2011. 12 s. Dostupné z WWW: <http://www.analog.com/static/importedfiles/data_sheets/SSM2167.pdf>.
- [10] HÁJEK, Karel; SEDLÁČEK, Jiří. *Kmitočtové filtry*. Praha : BEN, 2002. 529 s.
- [11] ŽALUD, Václav. *Moderní radioelektronika*. Praha : BEN - technická literatura, 2010. 623 s.
- [12] TAYLOE, Dan, Ultra Low Noise, High Performance, Zero IF Quadrature. [online]. 2001, [cit. 2011-04-23]. Dostupný z WWW: <http://www.norcalqrp.org/files/Tayloe_mixer_x3a.pdf>.
- [13] ČÍŽ, Radim. *Theory of communiation - Lecture #8 : Pulse Modulation*. [s.l.], 2010. 18 s. Přednáška. FEKT VUT.
- [14] SCHMIDT, Kevin. *Phase-Shift Network Analysis and Optimization* [online]. 1994 [cit. 2011-04-23]. Dostupné z WWW: <<http://fermi.la.asu.edu/w9cf/articles/phase/phase.html>>.
- [15] NIESSEN, Pim. *Understanding and Designing Asymmetric Polyphase Networks*. 2006, 24 s. Dostupné z: http://traktoria.org/files/electronics/networks/polyphase_networks.pdf.
- [16] JUMA - TRX2 SSB-CW transciever [online]. 2011 [cit. 2011-04-23]. Manual Rev 2.6.5. Dostupné z WWW: <<http://www.nikkemedia.fi/juma-trx2/>>.
- [17] *Polyphase PA2PIM* [online]., 2010 [cit. 2011-04-30]. Dostupné z WWW: <<http://traktoria.org/files/electronics/networks/>>.
- [18] *Tonnesoftware* [online]. 2007 [cit. 2011-04-30]. QuadNet. Dostupné z WWW: <<http://www.tonnesoftware.com/quad.html>>.
- [19] SINIŠA, Tasic, An AF All pass Quadrature Networks Practical Approach old.

- [online]. 2006, [cit. 2011-04-23]. Dostupný z WWW:
<<http://yu1lm.qrpradio.com/AF%20ALL-PASS%20NETWORK-YU1LM.pdf>>.
- [20] *FST3253 Dual 4:1 Multiplexer/Demultiplexer Bus Switch* [online].: Fairchild Semiconductor, 1997, 1999 [cit. 2011-04-23]. Dostupné z WWW:
<<http://www.fairchildsemi.com/ds/FS/FST3253.pdf>>.
- [21] *SN74CBTLV3253D Low-Voltage Dual 1 of 4 FET Multiplexer/Demultiplexer* [online].: Texas Instruments, 1997, 2003 [cit. 2011-04-23]. Dostupné z WWW:
<<http://focus.ti.com/lit/ds/symlink/sn74cbtlv3253.pdf>>.
- [22] SUMMERS, Hans. HF Transmitters and Transceivers. The Radio Communication Handbook. 2009, s. 48.
- [23] *Otázky včetně správných odpovědí pro písemné testy zkoušek pro jednotlivé druhy průkazů odborné způsobilosti k obsluze vysílacích rádiových zařízení amatérské radiokomunikační služby*. 2009, 51 s. Dostupné z:
http://www.ctu.cz/cs/download/zkousky-prukaz/amaterske_zkousky_fa_03-2009.pdf
- [24] PROKEŠ, Aleš. *Rádiové přijímače a vysílače : Přednášky*. [s.l.] : [s.n.], 2005. 178 s.
- [25] *AN-837 Application Note : DDS-Based Clock Jitter Performance vs. DAC Reconstruction Filter Performance*. [s.l.] : [s.n.], 2006. 12 s. Dostupné z WWW:
<http://www.analog.com/static/importedfiles/application_notes/351016224AN_837.pdf>.
- [26] MIK, Šimon. *Přijímač signálů DRM*. Brno, 2011. Dostupné z:
http://www.vutbr.cz/www_base/zav_prace_soubor_verejne.php?file_id=37550.
Diplomová práce. Fakulta elektrotechniky a komunikačních technologií Vysokého učení technického.
- [27] *SN74AUC1GU04 SINGLE INVERTER GATE*. [s.l.] : [s.n.], 2007. 14 s. Dostupné z WWW:
<<http://www.ti.com/lit/ds/symlink/sn74auc1gu04.pdf>>.
- [28] *74AC74, 74ACT74 : Dual D-Type Positive Edge-Triggered Flip-Flop*. [s.l.] : [s.n.], 2005. 10 s. Dostupné z WWW:
<<http://pdf1.alldatasheet.com/datasheet-pdf/view/179217/FAIRCHILD/74AC74.html>>.
- [29] RF Inductor Comparison Tool. Coilcraft [online]. 2010 [cit. 2012-04-10]. Dostupné z:
<http://www.coilcraft.com/apps/lqz/lqz.cfm>.
- [30] ŠNAJDR, Václav. *Vysokofrekvenční a mezifrekvenční obvody krátkovlnné stanice*. Brno, 2009. 79 s. Diplomová práce. Fakulta elektrotechniky a komunikačních technologií VUT.
- [31] *Analog Devices* [online]. 2011 [cit. 2011-12-19]. Design Tools: ADIsimDDS (Direct Digital Synthesis). Dostupné z WWW:
<<http://designtools.analog.com/dtDDSWeb/dtDDSMMain.aspx>>.
- [32] ANALOG DEVICES. *CMOS 300 MSPS Complete DDS: AD9852*. USA, 2007. Dostupné z: http://www.analog.com/static/imported-files/data_sheets/AD9852.pdf.
- [33] Product Data Sheet. *Si570/Si571 : 10 MHz to 1.4 GHz I2C Programmable XO/VCXO*. [s.l.] : [s.n.], 2011. 32 s. Dostupné z WWW:
<<http://www.silabs.com/Support%20Documents/TechnicalDocs/si570.pdf>>.
- [34] *Innovative DSPLL® Technology* [online]. 2011 [cit. 2011-12-19]. Silicon Labs. Dostupné z WWW:
<<http://www.silabs.com/products/clocksoscillators/Pages/DSPLL.aspx>>.

- [35] *First User Programmable XO/VCXO* [online]. [s.l.] : [s.n.], 2011 [cit. 2011-12-19]. Dostupné z WWW: <<http://www.silabs.com/Marcom%20Documents/Resources/Si57xPresentation.pdf>>.
- [36] SUMMERS, Hans. *Radio, Electronics and Computing Projects* [online]. 2011 [cit. 2011-12-19]. DDS vs Si570 . Dostupné z WWW: <<http://www.hanssummers.com/ddssi570.html>>.
- [37] POVALAČ, Aleš. *Řídicí mikroprocesorový systém s kmitočtovým syntezátorem pro KV radiostanici*. [s.l.], 2009. 84 s. Diplomová práce. Fakulta elektrotechniky a komunikačních technologií VUT.
- [38] Product Data Sheet. *Si570/Si571 : 10 MHz to 1.4 GHz I2C Programmable XO/VCXO*. [s.l.] : [s.n.], 2007. 32 s. Dostupné z WWW: <<http://pdf1.alldatasheet.com/datasheet-pdf/view/195314/SILABS/SI570.html>>.
- [39] APPLICATION NOTE 3359 Clock (CLK) Jitter and Phase Noise Conversion. MAXIM. *Maxim* [online]. 2004 [cit. 2012-05-09]. Dostupné z: <http://www.maxim-ic.com/app-notes/index.mvp/id/3359>.
- [40] ATMEL. *8-bit Microcontroller with 16K Bytes In-System Programmable Flash ATmega16 ATmega16L*. USA, 2010. Dostupné z: <http://www.atmel.com/Images/doc2466.pdf>.
- [41] FLEURY, Peter. AVR-GCC libraries. *Peter Fleury Online* [online]. 2010 [cit. 2012-05-09]. Dostupné z: <http://jump.to/fleury>
- [42] PHILIPS SEMICONDUCTOR. *APPLICATION NOTE Bi-directional level shifter for I²C-bus and other systems. AN97055*. USA, 1997. Dostupné z: <http://ics.nxp.com/support/documents/interface/pdf/an97055.pdf>.
- [43] V-USB: Virtual USB Port for AVR microcontrollers [online]. 2012 [cit. 2012-04-10]. Dostupné z: <<http://www.obdev.at/products/vusb/index.html>>
- [44] OLIVÍK, Lukáš. *Rotační ovladač k počítači*. Brno, 2010. Dostupné z: http://www.vutbr.cz/www_base/zav_prace_soubor_verejne.php?file_id=27737. Bakalářská práce. Fakulta elektrotechniky a komunikačních technologií VUT.
- [45] *MPOA – CV07: USB I - návod na počítačová cvičení*. 2009, 16 s.
- [46] *Projekt JEDI Portal* [online]. 2011 [cit. 2012-05-09]. Dostupné z: <http://www.delphi-jedi.org/>
- [47] HEWLETT PACKARD. *Cascadable Silicon Bipolar MMIC Amplifier Technical Data*. USA, rok neuveden. Dostupné z: http://www.datasheetcatalog.org/datasheets/70/499174_DS.pdf.
- [48] MINI-KITS. *MONOLITHIC BROADBAND AMPLIFIERS DC-8GHz*. 2009, 3 s. Dostupné z: <http://www.minikits.com.au/doc/MMICSc.pdf>.
- [49] *CONSTRUCTION AND USE of BROADBAND TRANSFORMERS*. 2001, 6 s. Dostupné z: <http://www.sp5ddj.pl/Transformatory%20szerokopasmowe.pdf>.
- [50] Power considerations (cont') [online]. Amidon Inc, 2009. Dostupné z WWW: <<https://www.amidoncorp.com/specs/1-36.PDF>>.
- [51] AN-912 APPLICATION NOTE. *Driving a Center-Tapped Transformer with a Balanced Current-Output DAC*. Norwood: Analog Devices, 2007. Dostupné z: http://www.analog.com/static/imported-files/application_notes/AN_912.pdf

- [52] Specs for BN-43-202 multi-aperture core. *Toroids info* [online]. rok neuveden [cit. 2012-05-09]. Dostupné z: <http://toroids.info/BN-43-202.php>.
- [53] *G6ALU 20W FET PA – Construction Information*. 2006, 9 s. Dostupné z: <http://www.cqham.ru/forum/attachment.php?attachmentid=23079&d=1217753206>.
- [54] Power considerations (Iron Powder and Ferrite) [online]. Amidon Inc, 2009. Dostupné z WWW: <<https://www.amidoncorp.com/specs/1-35.PDF>>.
- [55] Product Specification. *Reed Relay DIA051000*. [s.l.] : [s.n.], 1998. 2 s. Dostupné z WWW: <http://www.gme.cz/_dokumentace/dokumenty/634/634-012/dsh.634-012.1.pdf>.
- [56] Product Data Sheet. *74HC4051; 74HCT4051 : 8-channel analog multiplexer/demultiplexer*. [s.l.] : [s.n.], 2011. 31 s. Dostupné z WWW: <http://www.nxp.com/documents/data_sheet/74HC_HCT4051.pdf>.
- [57] PHILIPS SEMICONDUCTOR. *RF transmitting transistor and power amplifier fundamentals*, 1998. Dostupné z: http://www.ieee.li/pdf/essay/rf_power_amplifier_fundamentals.pdf
- [58] HANUS, Stanislav a Jiří SVAČINA. *Vysokofrekvenční a mikrovlnná technika: Přednášky*. Brno, 2002. Skripta. Fakulta elektrotechniky a komunikačních technologií VUT.
- [59] MITSUBISHI ELECTRIC. *MITSUBISHI RF POWER MOS FET RD06HHF1: Silicon MOSFET Power Transistor 30MHz,6W.*, 2004. Dostupné z: http://www.rfparts.com/pdf_docs/RD/rd06hhf1.pdf

SEZNAM ZKRATEK, SYMBOLŮ A VELIČIN

AAC	Advanced Audio Coding – standard pro ztrátovou kompresi zvuku
CDMA	Code Division Multiple Acces – kódové dělení přenosových kanálů
CELP	Code Excited Linear Prediction – standard pro kompresi zvuku
CMOS	Complementary Metal Oxide Semiconductor – technologie integrovaných obvodů
COM	Označení sériového portu
CRC	Cyclic Redundancy Check – kontrolní součet používaný pro odhalení a opravu chyb digitálních dat.
CW	Continuous Wave – nepřerušovaná nosná, telegrafický provoz
DA	Digitálně analogový převodník
DDS	Direct Digital Synthesis – přímá (kmitočtová) číslicová syntéza
DP	Dolní propust
DRM	Digital Radio Mondiale – celosvětové digitální rádio, standard pro digitální rozhlasové vysílání na dlouhých, středních a krátkých vlnách
DSB	Double Side Band – amplitudová modulace s potlačenou nosnou
DSPLL	Digital Signal Processing Phase Locked Loop – smyčka fázového závěsu s číslicovým zpracováním signálu
FAC	Fast Acces Channel – jeden z logických kanálů systému DRM
FEC	Forward Error Correction – dopředná korekce chyb
FET	Field Effect Transistor – tranzistor řízený polem
FEKT	Fakulta elektrotechniky a komunikačních technologií
FM	Frekvenční modulace
FPGA	Field Programmable Gate Array – programovatelný logický obvod
HAM	Běžně využívaná zkratka pro radioamatéra vzniklá z počátečních písmen jmen Hyman, Almy a Murray, jedněch z prvních radioamatérů
HVXC	Harmonic Vector Excitation Coding – součást MPEG-4, způsob komprese zvukových dat
HID	Human Interface Device – zařízení pro komunikaci s člověkem
I ² C	Inter Integrated Circuit Bus – dvou vodičová sběrnice
IF	Inter Frequency – mezifrekvence
IO	Input Output – vstup a výstup
IP3	Intercept Point – bod zahrazení, intermodulační průsečík
ISI	Inter Symbol Interferencies – mezisymbolové interference
KV	Krátké vlny
LCD	Liquid Crystal Display – displej z tekutých krystalů
LPC	Linear Predictive Coding – technika komprese zvukových dat
LSB	Lower Side Band – potlačení horního postranního pásma při SSB modulaci
LVDS	Low-voltage Differential Signaling – standard pro napěťové úrovně pro diferenciální vedení digitálních signálů
LVPECL	Low-voltage Positive Emitter-coupled Logic – standard pro napěťové úrovně pro diferenciální vedení digitálních signálů
MMIC	Monolithic Microwave Integrated Circuit – monolytický mikrovlnný integrovaný obvod
MPEG	Motion Picture Experts Group – skupina expertů pro pohyblivý obraz, jinak též název standardů pro ztrátovou kompresi zvukových i obrazových dat
M-QAM	Quadrature Amplitude Modulation with M states – kvadraturní

	amplitudová modulace s M stavy
MSC	Main Service Channel – jeden z logických kanálů systému DRM
NF	Nízkofrekvenční
OFDM	Orthogonal Frequency Division Multiplex – ortogonální frekvenční multiplex
PC	Personal Computer – osobní počítač
PLL	Phase Locked Loop – smyčka fázového závěsu
PRPS	Pseudo-random Permutations – pseudonáhodná posloupnost
PS	Parametric Stereo – způsob přenosu stereofonního signálu při velmi nízkých bitových rychlostech
PTT	Push To Talk – označení klíčovacího tlačítka
QAM	Quadrature Amplitude Modulation – kvadraturní amplitudová modulace
QPSK	Quadrature Phase Shift Keying – kvadraturní fázové klíčování
RDS	Radio Data System – systém pro přenos dat při FM rozhlasovém vysílání
RMS	Root Mean Square – skutečná efektivní hodnota
RX	Receiving – přijímání
SBR	Spectral Band Replication – technika pro obnovu vyšších harmonických složek ve zvukovém signálu
SDC	Service Description Channel – jeden z logických kanálů systému DRM
SMD	Surface Mount Device – součástka určená pro povrchovou montáž
SSB _{SC}	Single Side Band with Suppressed Carrier – amplitudová modulace s jedním potlačeným postranním pásmem a potlačenou nosnou
TWI	Two Wire Interface – ekvivalent I ² C ve značení firmy Atmel
TX	Transmitting – vysílání
USB	Upper Side Band – potlačení dolního postranního pásma při SSB modulaci
VKV	Velmi krátké vlny
VUT	Vysoké učení technické
A_e	průřez jádra
a_i	pomocná veličina pro výpočet fázového jitteru
A_L	konstanta vyjadřující poměr mezi indukčností a počtem závitů
ATT	útlum
A_u	napěťový přenos
B	magnetická indukce
b_i	pomocná veličina pro výpočet fázového jitteru
f	kmitočet
f_c	kmitočet nosné
f_c	kmitočet nosné
$f_{\text{druhé pásmo}}$	kmitočet druhého potlačeného pásma
f_g	kmitočet generátoru
f_h	kmitočet místního oscilátoru
f_{mf}	mezifrekvenční kmitočet
f_{offset}	offsetový kmitočet
$f_{\text{oscilátor}}$	kmitočet oscilátoru
f_s	kmitočet vstupního signálu
$f_{\text{střední}}$	střední kmitočet kmitočtového pásma
f_{xtal}	kmitočet krystalového oscilátoru

IL	vložný útlum
J_{PER}	fázový jitter
k	pořadí harmonické složky
L_{offset}	fázový šum na offsetovém kmitočtu
N	počet závitů
P_c	výkon nosné
P_{SSB}	výkon na offsetovém kmitočtu
$s(t)$	vstupní signál
$s_{IN}(t)$	vstupní signál
$s_O(t)$	obdélníkový signál
$s_{OUT}(t)$	výstupní signál
t	čas
T_0	ideální délka periody
T_g	délka trvání ochranného intervalu, perioda signálu generátoru
T_O	perioda obdélníkového signálu
T_{PER}	změřená délka periody
T_s	délka symbolu
T_u	doba, po kterou jsou vysílána užitečná data
U_{RMS}	efektivní hodnota napětí
Z	impedance
ϑ	šířka pulzu
φ	počáteční fáze
φ_O	počáteční fáze
ω	úhlový kmitočet
Ω	úhlový kmitočet nosné
ω	úhlový kmitočet modulačního signálu
ω_{mf}	mezifrekvenční úhlový kmitočet
$\omega_{nosná}$	úhlový kmitočet nosné
Ω_O	kmitočet obdélníkového signálu
p	kmitočet prvního signálu při dvoutónové zkoušce
q	kmitočet druhého signálu při dvoutónové zkoušce

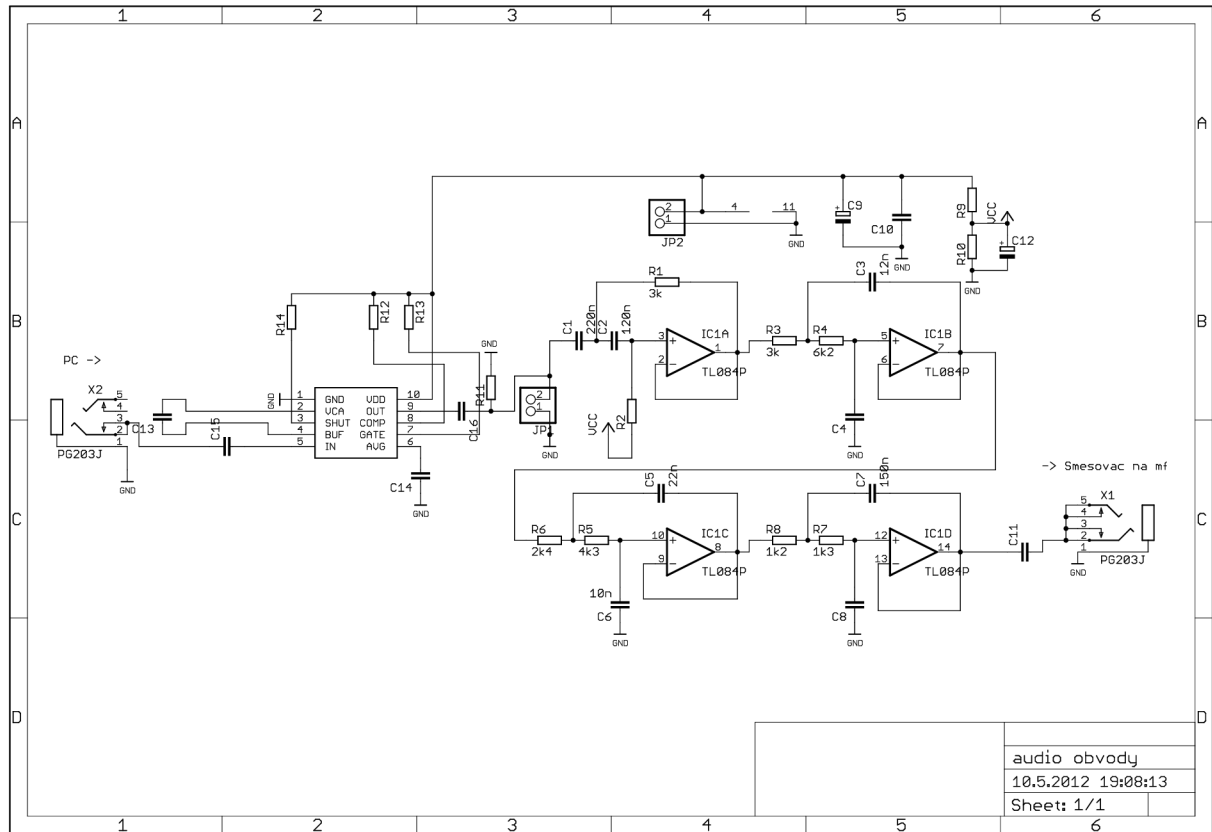
SEZNAM PŘÍLOH

A	Auido obvody	98
A.1	Obvodové zapojení.....	98
A.2	Deska plošného spoje.....	98
A.3	Osazovací nákres.....	99
A.4	Seznam součástek.....	99
B	Směšovač na mezifrekvenci	101
B.1	Obvodové zapojení.....	101
B.2	Deska plošného spoje.....	102
B.3	Osazovací nákres.....	103
B.4	Seznam součástek.....	103
C	Polyfázní obvod	105
C.1	Obvodové zapojení.....	105
C.2	Deska plošného spoje.....	105
C.3	Osazovací nákres.....	106
C.4	Seznam součástek.....	106
D	Druhý směšovač	107
D.1	Obvodové zapojení.....	107
D.2	Deska plošného spoje.....	108
D.3	Osazovací nákres.....	109
D.4	Seznam součástek.....	109
E	Generátor	111
E.1	Obvodové zapojení.....	111
E.2	Deska plošného spoje.....	112
E.3	Osazovací nákres.....	113
E.4	Seznam součástek.....	113
F	Pásmové filtry	115
F.1	Obvodové zapojení.....	115
F.2	Deska plošného spoje.....	116
F.3	Osazovací nákres.....	117
F.4	Seznam součástek.....	118

G	Výkonový zesilovač	120
G.1	Obvodové zapojení.....	120
G.2	Deska plošného spoje.....	121
G.3	Osazovací nákres.....	122
G.4	Seznam součástek.....	122
H	Výstupní filtry	124
H.1	Obvodové zapojení.....	124
H.2	Deska plošného spoje.....	125
H.3	Osazovací nákres.....	127
H.4	Seznam součástek.....	128
I	Pásmové filtry – simulace a měření	130
I.1	Pásmo 1,8 MHz a 3,5 MHz.....	130
I.2	Pásmo 7 MHz.....	131
I.3	Pásmo 14 MHz.....	132
I.4	Pásmo 18 MHz.....	133
I.5	Pásmo 21 MHz.....	134
I.6	Pásmo 24 MHz.....	135
I.7	Pásmo 28 MHz.....	136
J	Dolní propusti – simulace a měření	137
J.1	Pásmo 1,8 MHz.....	137
J.2	Pásmo 3,5 MHz.....	138
J.3	Pásmo 7 MHz.....	139
J.4	Pásmo 14 MHz.....	140
J.5	Pásmo 18 MHz a 21 MHz.....	141
J.6	Pásmo 24 MHz a 28 MHz.....	142
K	Fotografie sestaveného vysílače	143

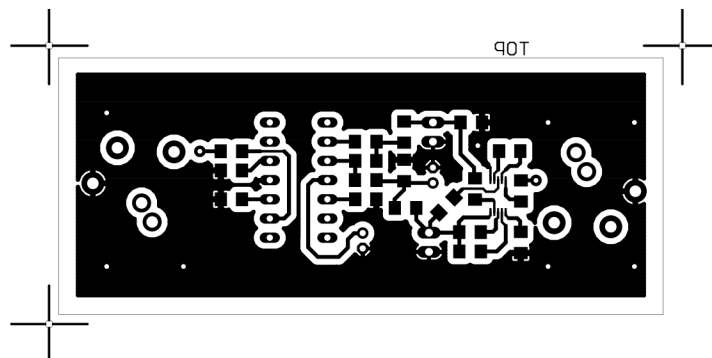
A AUDIO OBVODY

A.1 Obvodové zapojení



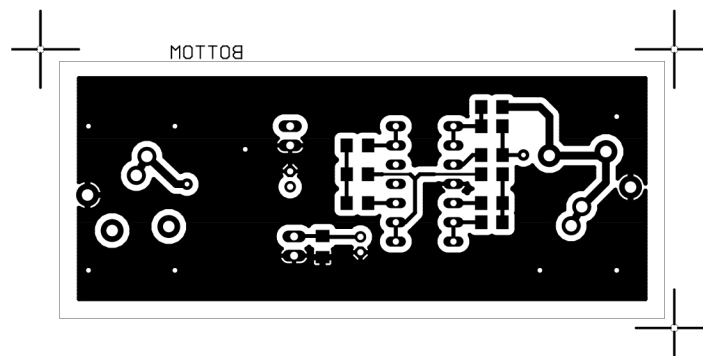
A.2 Deska plošného spoje

Horní strana



M 1:1

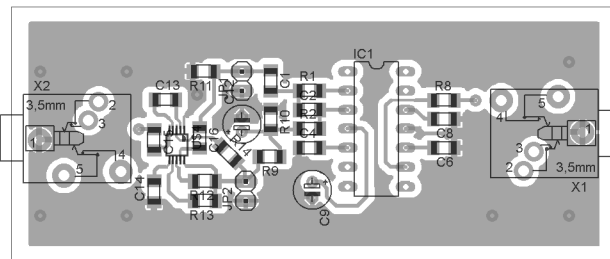
Spodní strana



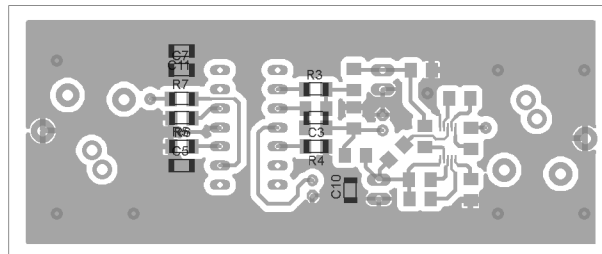
M 1:1

A.3 Osazovací náčrtek

Horní strana



Spodní strana



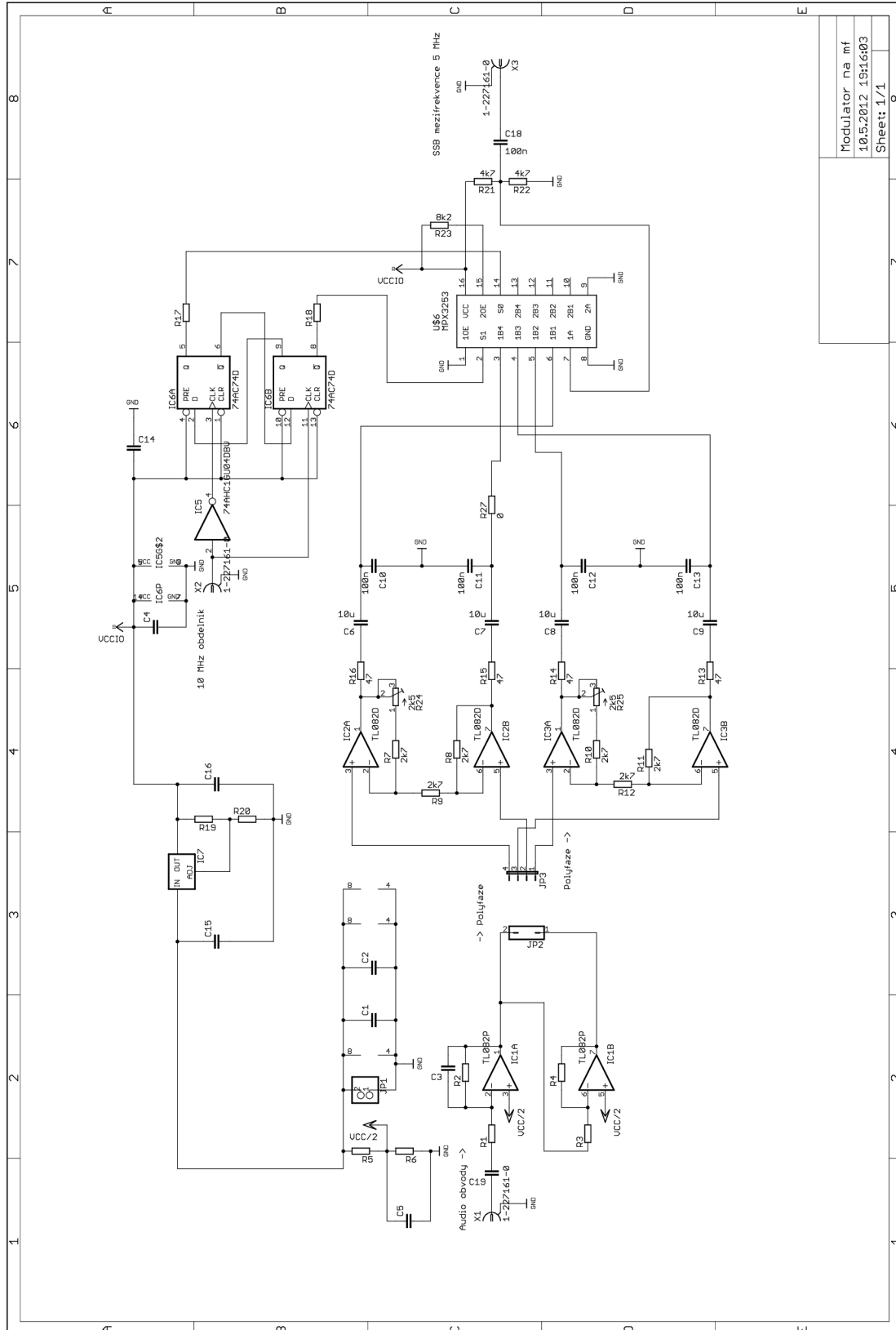
A.4 Seznam součástek

Součástka	Hodnota	Pouzdro	Součástka	Hodnota	Pouzdro
C1	220n	C1206	JP2		1X02
C2	120n	C1206	R1	3k	R1206
C3	12n	C1206	R2	10k	R1206
C4	10n	C1206	R3	3k	R1206
C5	22n	C1206	R4	6k2	R1206
C6	10n	C1206	R5	4k3	R1206
C7	150n	C1206	R6	2k4	R1206
C8	10n	C1206	R7	1k3	R1206
C9	10u	C1206	R8	1k2	R1206
C10	100n	C1206	R9	10k	R1206

C11	100n	C1206	R10	10k	R1206
C12	10u	C1206	R11	1meg	R1206
C13	10u	C1206	R12	75k	R1206
C14	10u	C1206	R13	1k	R1206
C15	10u	C1206	R14	510k	R1206
C16	10u	C1206	IC1	SSM2167	MSOP10
IC1	TL084P	DIL14	X1	PG203J	PG203J
JP1		1X02	X2	PG203J	PG203J

B SMĚŠOVAČ NA MEZIFREKVENCÍ

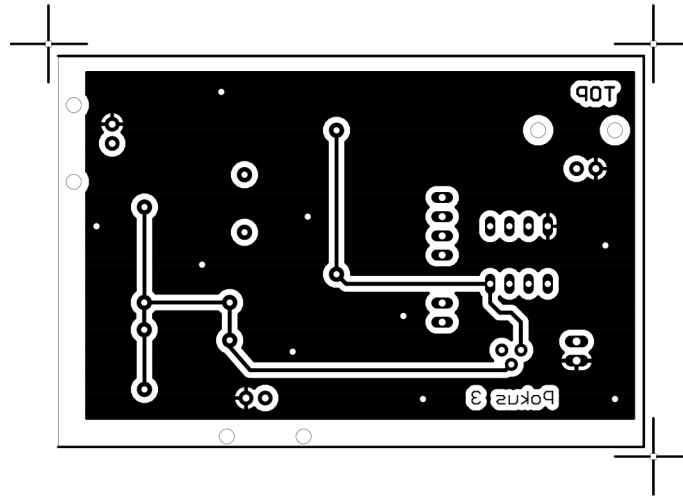
B.1 Obvodové zapojení



Modulator na mf	8
10.5.2012 19:16:03	
Sheet: 1/1	

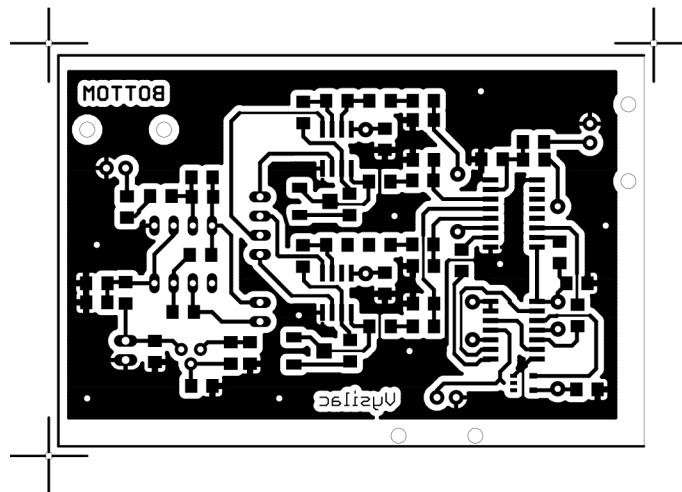
B.2 Deska plošného spoje

Horní strana



M 1:1

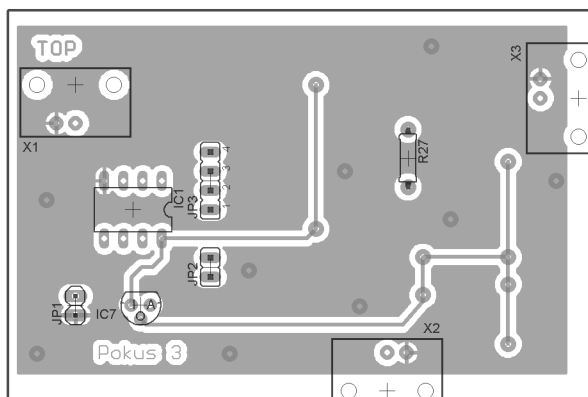
Spodní strana



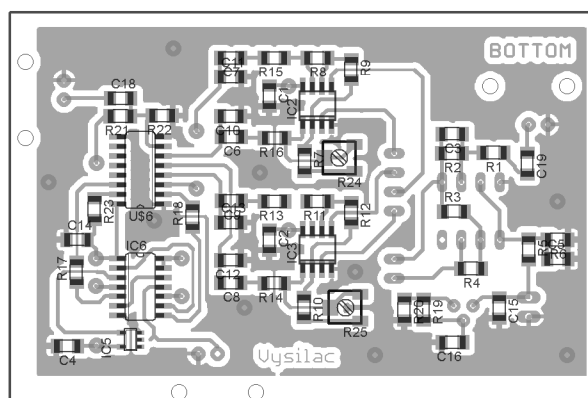
M 1:1

B.3 Osazovací náčres

Horní strana



Spodní strana



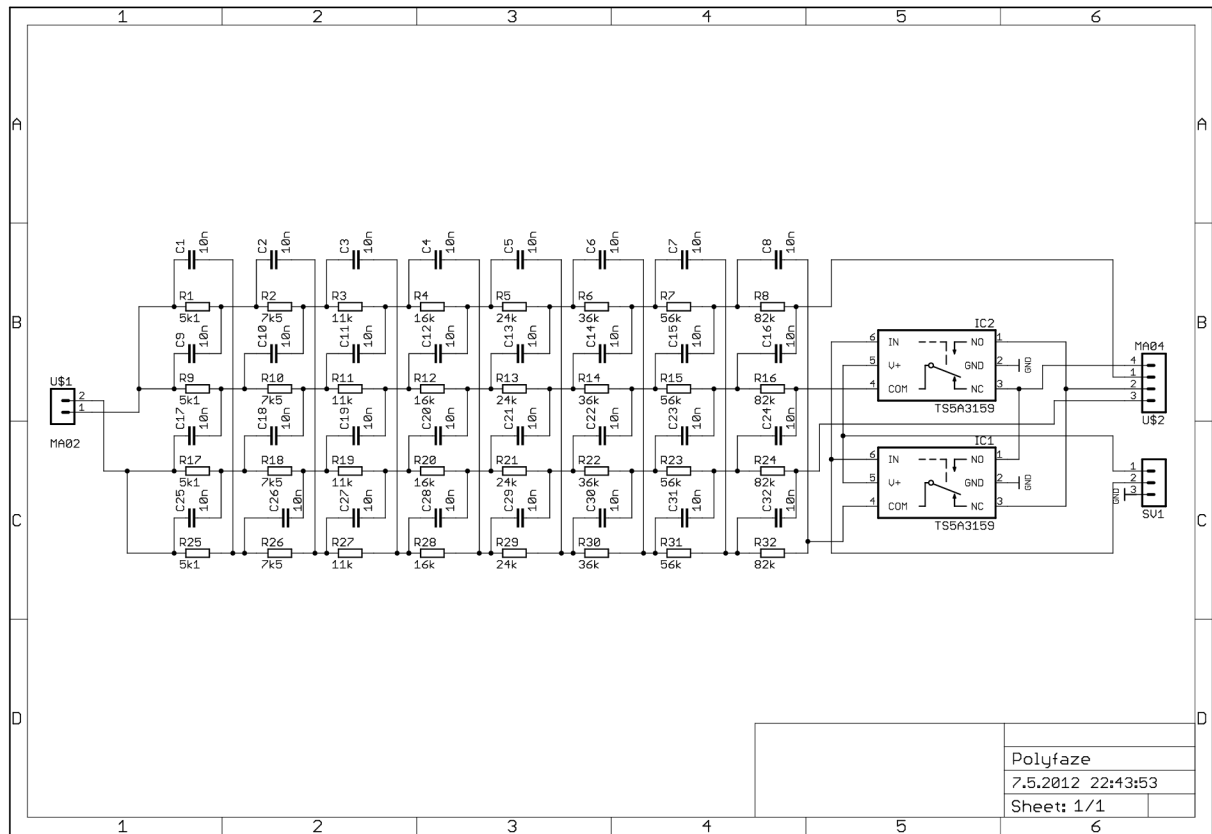
B.4 Seznam součástek

Součástka	Hodnota	Pouzdro	Součástka	Hodnota	Pouzdro
C1	10u	C1206	R2	2k7	R1206
C2	100n	C1206	R3	2k7	R1206
C3	10p	C1206	R4	2k7	R1206
C4	100n	C1206	R5	10k	R1206
C5	10u	C1206	R6	10k	R1206
C6	10u	C1206	R7	2k7	R1206
C7	10u	C1206	R8	2k7	R1206
C8	10u	C1206	R9	2k7	R1206
C9	10u	C1206	R10	2k7	R1206
C10	100n	C1206	R11	2k7	R1206
C11	100n	C1206	R12	2k7	R1206
C12	100n	C1206	R13	47	R1206
C13	100n	C1206	R14	47	R1206
C14	100n	C1206	R15	47	R1206

C1	10u	C1206	R2	2k7	R1206
C2	100n	C1206	R3	2k7	R1206
C3	10p	C1206	R4	2k7	R1206
C4	100n	C1206	R5	10k	R1206
C5	10u	C1206	R6	10k	R1206
C6	10u	C1206	R7	2k7	R1206
C7	10u	C1206	R8	2k7	R1206
C8	10u	C1206	R9	2k7	R1206
C9	10u	C1206	R10	2k7	R1206
C10	100n	C1206	R11	2k7	R1206
C11	100n	C1206	R12	2k7	R1206
C12	100n	C1206	R13	47	R1206
C13	100n	C1206	R14	47	R1206
C14	100n	C1206	R15	47	R1206

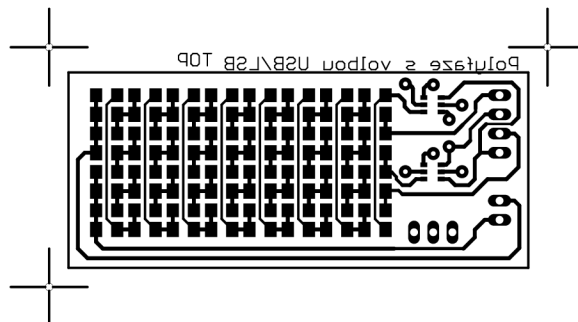
C POLYFÁZNÍ OBVOD

C.1 Obvodové zapojení



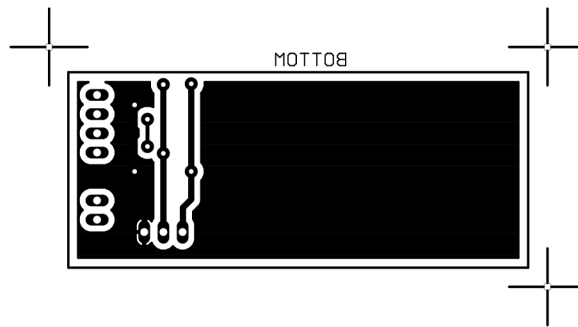
C.2 Deska plošného spoje

Horní strana



M 1:1

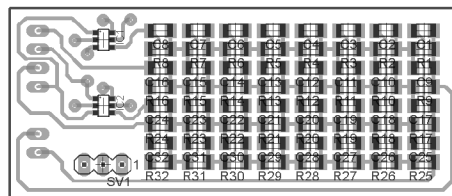
Spodní strana



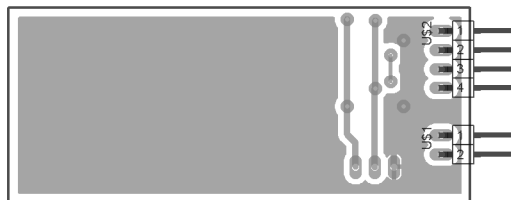
M 1:1

C.3 Osazovací nákres

Horní strana



Spodní strana

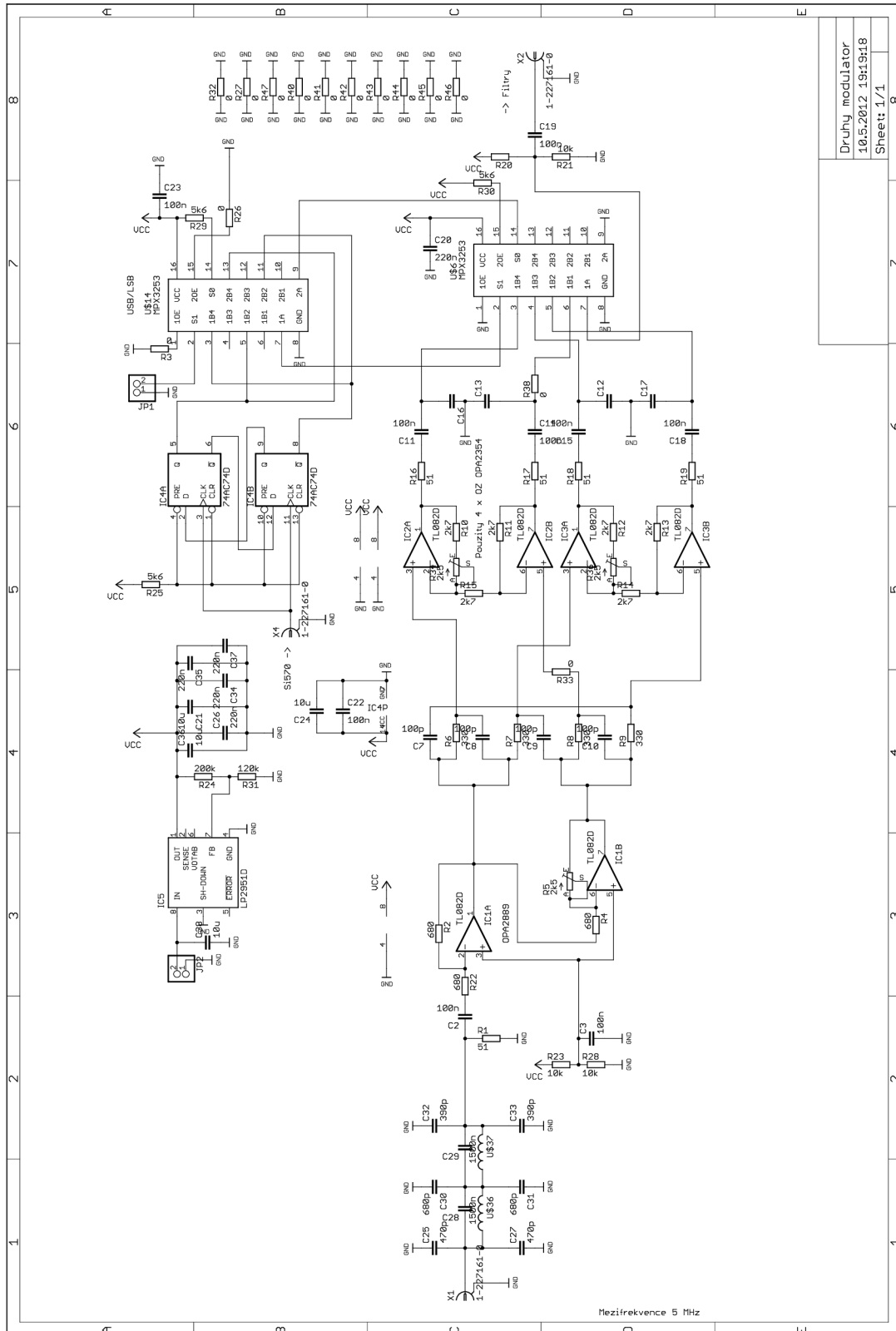


C.4 Seznam součástek

Součástka	Hodnota	Pouzdro	Součástka	Hodnota	Pouzdro
Všechny C	10n	R0805	R5,13,21,29	16k	R0805
R1,9,17,25	82k	R0805	R6,14,22,30	11k	R0805
R2,10,18,26	56k	R0805	R7,15,23,31	7k5	R0805
R3,11,19,27	36k	R0805	R8,16,24,32	5k1	R0805
R4,12,20,28	24k	R0805			

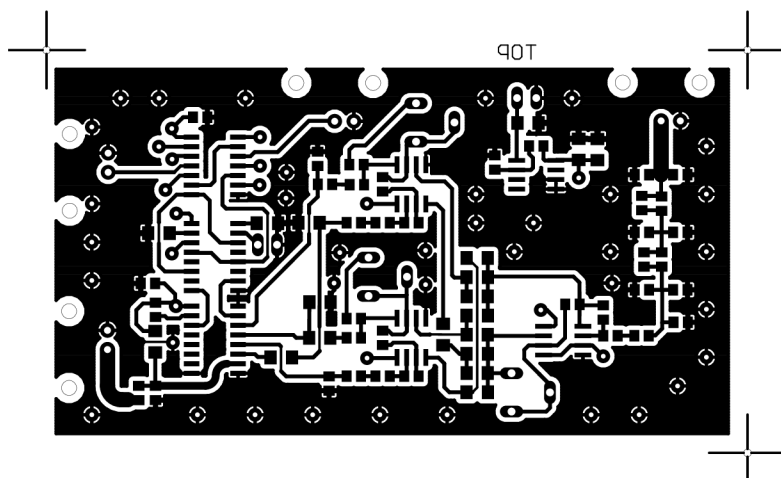
D DRUHÝ SMĚŠOVAČ

D.1 Obvodové zapojení



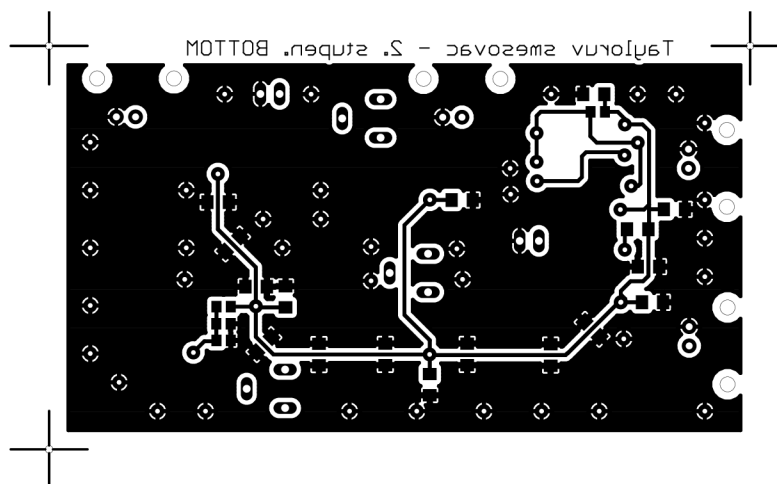
D.2 Deska plošného spoje

Horní strana



M 1:1

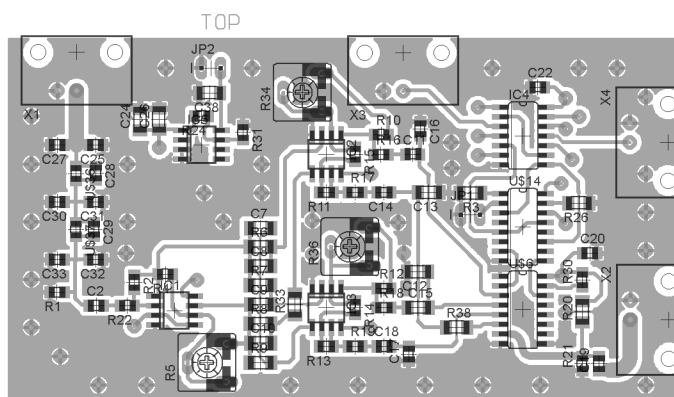
Spodní strana



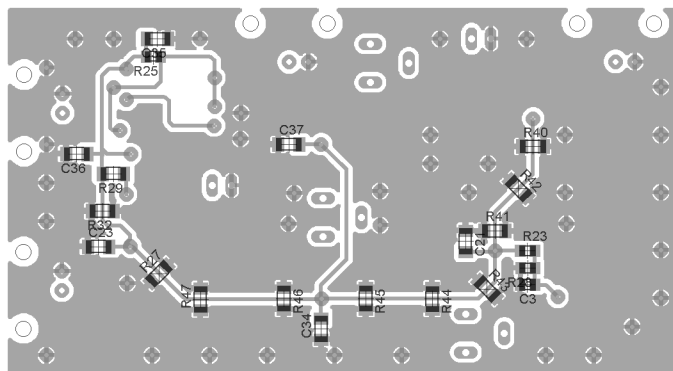
M 1:1

D.3 Osazovací náčres

Horní strana



Spodní strana



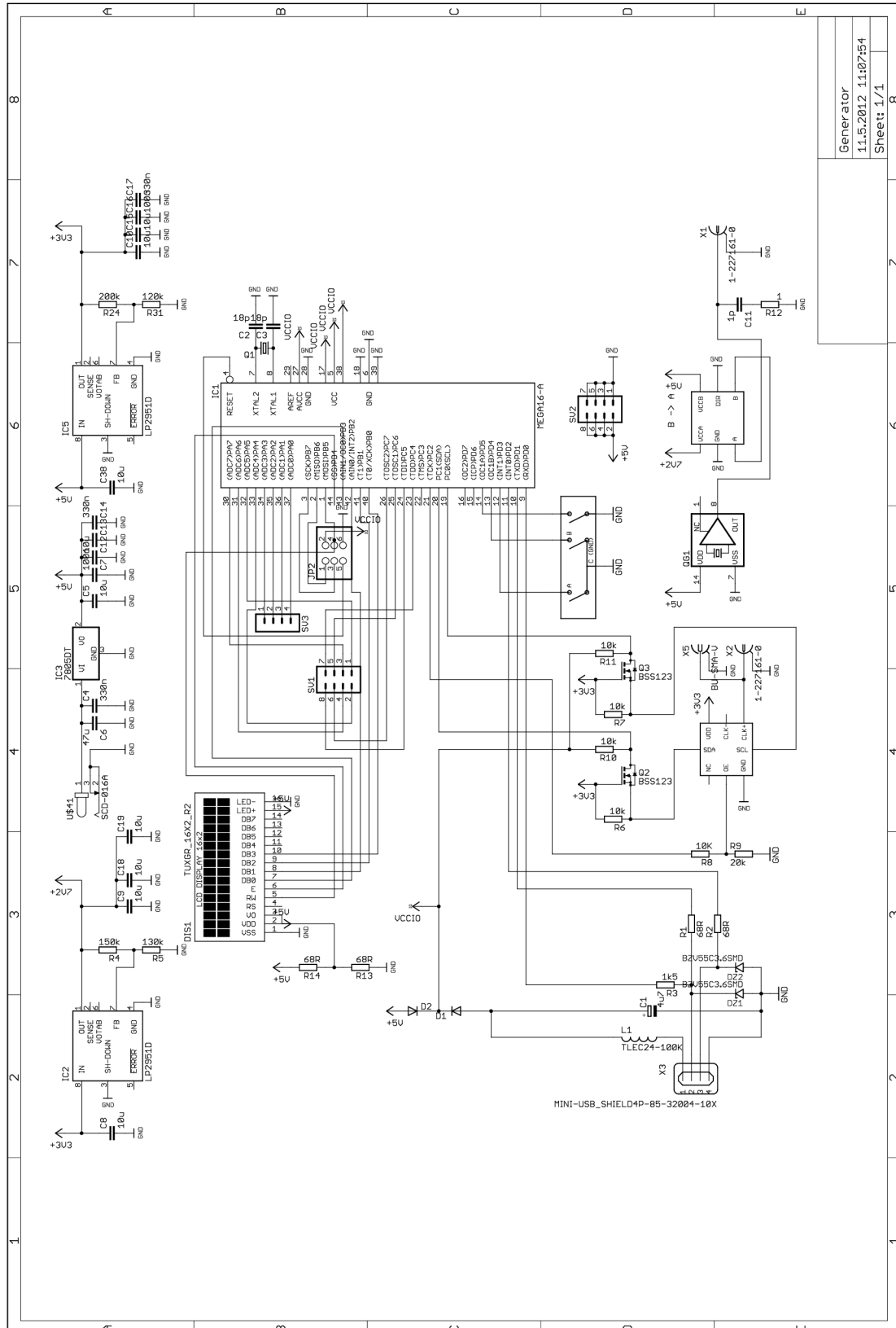
D.4 Seznam součástek

Součástka	Hodnota	Pouzdro	Součástka	Hodnota	Pouzdro
C2	100n	C0805	R7	330	R1206
C3	100n	C0805	R8	330	R1206
C7	100p	C1206	R9	330	R1206
C8	100p	C1206	R10	2k7	R0805
C9	100p	C1206	R11	2k7	R0805
C10	100p	C1206	R12	2k7	R0805
C11	100n	C0805	R13	2k7	R0805
C12	1n	C1206	R14	2k7	R0805
C13	1n	C1206	R15	2k7	R0805
C14	100n	C0805	R16	51	R0805
C15	100n	C1206	R17	51	R0805
C16	1n	C0805	R18	51	R0805
C17	1n	C0805	R19	51	R0805
C18	100n	C0805	R20	10k	R1206
C19	100n	C0805	R21	10k	R0805
C20	220n	C0805	R22	680	R0805
C21	10u	C1206	R23	10k	R0805

C22	100n	C0805	R24	200k	R0805
C23	100n	C1206	R25	5k6	R0805
C24	10u	C1206	R26	0	R1206
C25	470p	C0805	R27	0	R1206
C26	220n	C1206	R28	10k	R0805
C27	470p	C0805	R29	5k6	R1206
C28	39p	C0805	R30	5k6	R0805
C29	100p	C0805	R31	120k	R0805
C30	680p	C0805	R32	0	R1206
C31	680p	C0805	R33	0	R1206
C32	390p	C0805	R34	2k5	6V CA6V
C33	390p	C0805	R36	2k5	6V CA6V
C34	220n	C1206	R38	0	R1206
C35	220n	C1206	R40	0	R1206
C36	10u	C1206	R41	0	R1206
C37	220n	C1206	R42	0	R1206
C38	10u	C1206	R43	0	R1206
IC1	OPA2889	SO08	R44	0	R1206
IC2	OPA2354	SO08	R45	0	R1206
IC3	OPA2354	SO08	R46	0	R1206
IC4	74AC74D	SO14	R47	0	R1206
IC5	LP2951D	SO08	U\$6	MPX3253	SO16
JP1		1X02_OVAL	U\$14	MPX3253	SO16
JP2		1X02_OVAL	U\$36	1500n	R0805
R1	51	R0805	U\$37	1500n	R0805
R2	680	R0805	X1	1-227161-0	AMP_227161
R3	0	R1206	X2	1-227161-0	AMP_227161
R4	680	R0805	X3	1-227161-0	AMP_227161
R5	2k5	6V CA6V	X4	1-227161-0	AMP_227161
R6	330	R1206			

E GENERÁTOR

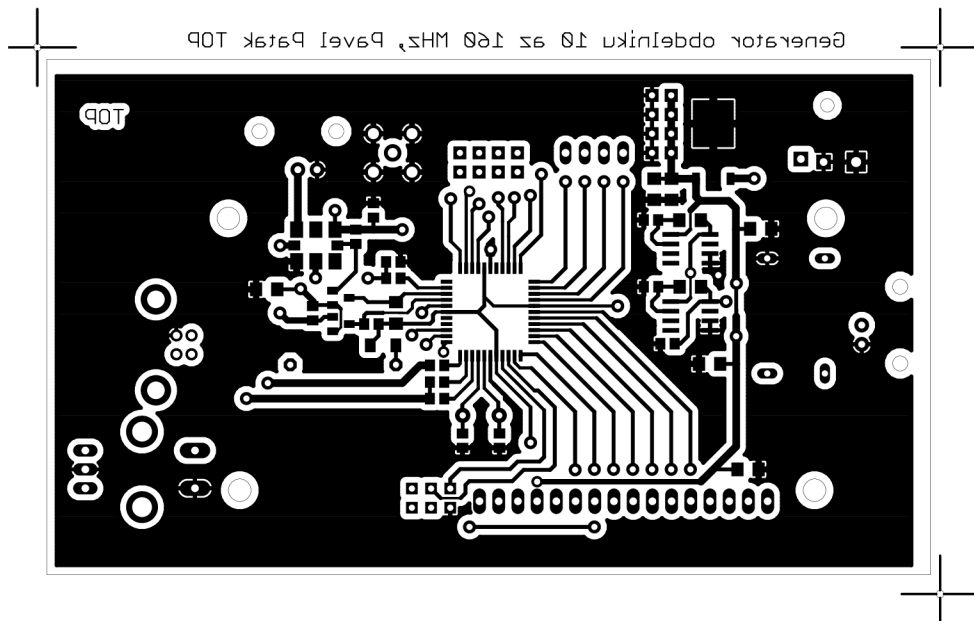
E.1 Obvodové zapojení



Generator
1.1.5.2012 11:07:54
Sheet: 1/1

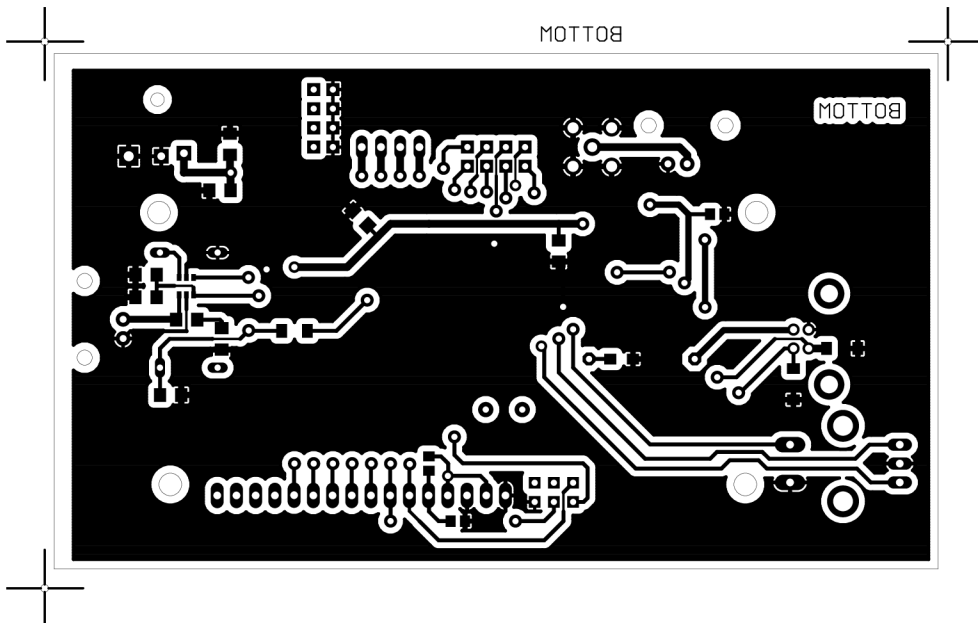
E.2 Deska plošného spoje

Horní strana



M 1:1

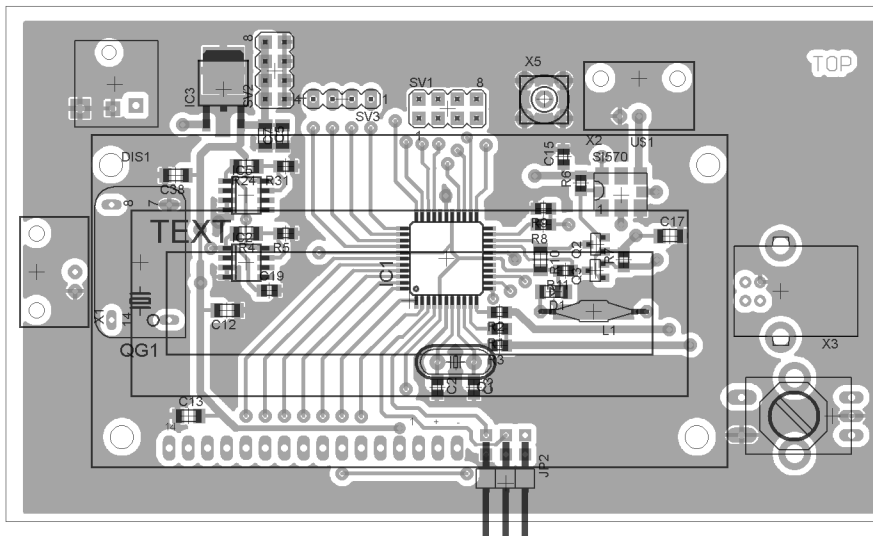
Spodní strana



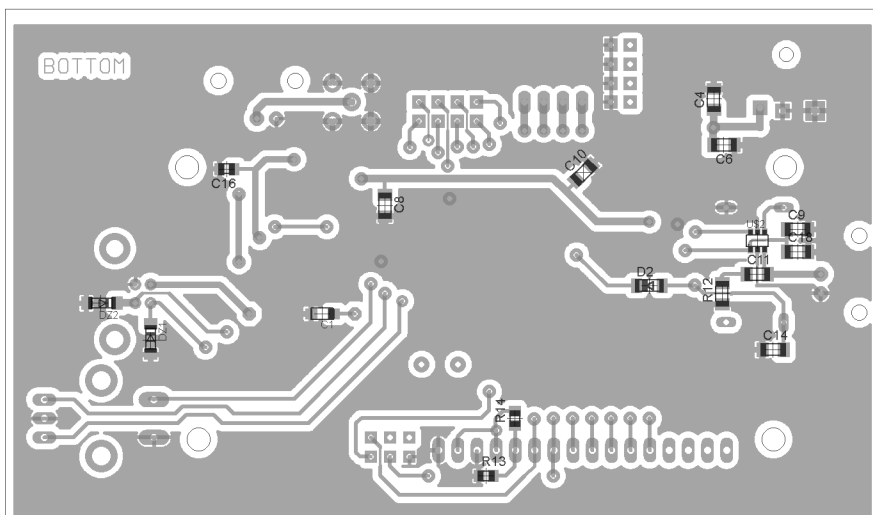
M 1:1

E.3 Osazovací náčres

Horní strana



Spodní strana



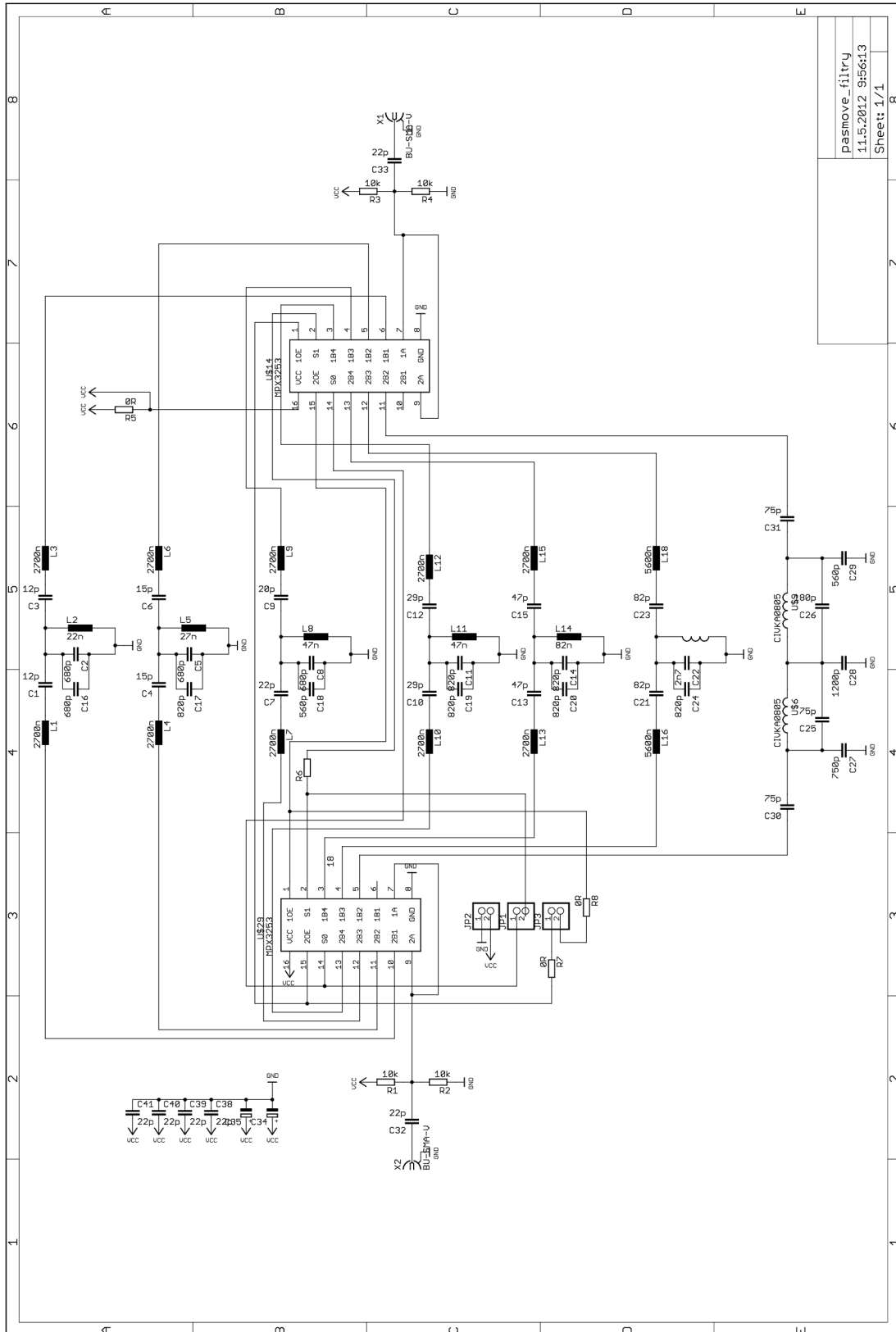
E.4 Seznam součástek

Součástka	Hodnota	Pouzdro	Součástka	Hodnota	Pouzdro
C1	4u7	SMC_A	Q1	HC49/S	crystal
C2	18p	C0805	Q2	BSS123	SOT23
C3	18p	C0805	Q3	BSS123	SOT23
C4	330n	C1206	QG1	SG51	
C5	10u	C1206	R1	68R	R0805
C6	47u	C1206	R2	68R	R0805
C7	100n	C1206	R3	1k5	R0805
C8	10u	C1206	R4	150k	R1206
C9	10u	C1206	R5	130k	R0805

C10	10u	C1206	R6	10k	R0805
C11	1p	C1206	R7	10k	R0805
C12	10u	C1206	R8	10K	R0805
C13	C1206	rcl	R9	20k	R0805
C14	330n	C1206	R10	10k	R1206
C15	10u	C0805	R11	10k	R0805
C16	100n	C0805	R12	1	R1206
C17	330n	C1206	R13	68R	R0805
C18	10u	C1206	R14	68R	R0805
C19	10u	C0805	R24	200k	R1206
C38	10u	C1206	R31	120k	R0805
D1		MINIMELF	SV1	MA04-2	con-lstb
D2		MINIMELF	SV2	MA04-2	con-lstb
DIS1		TUXGR_16X2_R2	SV3	MA04-1	con-lstb
DZ1	3,6V	SOD-80	U\$1	SI570	SI570
DZ2	3,6V	SOD-80	U\$2	SN74LVC1T45-DBV	SOT23-6
IC1	MEGA16-A	TQFP44	U\$13		P-RE20S
IC2	LP2951D	SO08	U\$41		SDC-016A
IC3	7805DT	TO252	X1		AMP_227161
IC5	LP2951D	SO08	X2		AMP_227161
					85-32004-
JP2		Pinheader	X3		10X
L1	100k	IRF24	X5		BU-SMA-V

F PÁSMOVÉ FILTRY

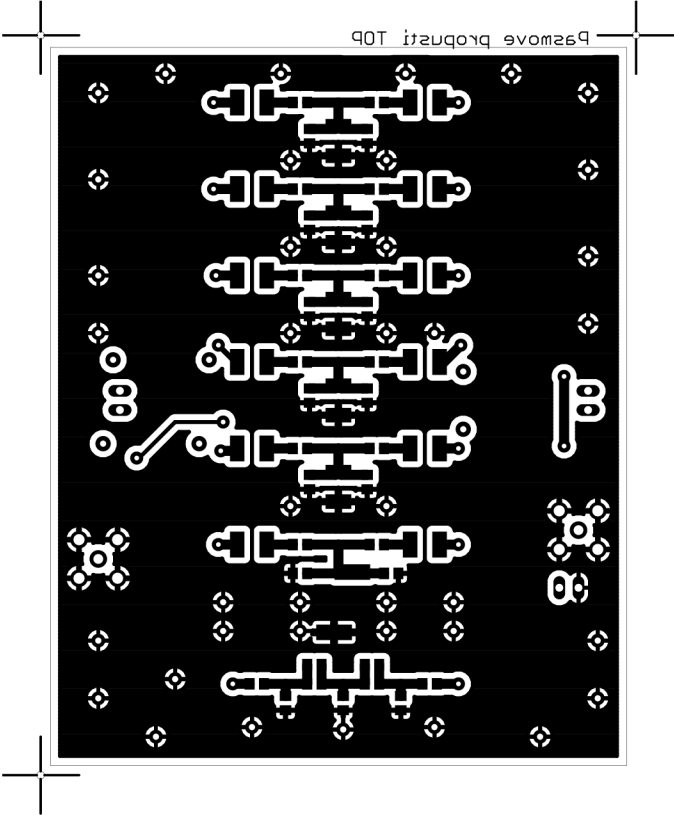
F.1 Obvodové zapojení



pasmove filtry
1.1.5.2012 SH6413
Sheet: 1/1

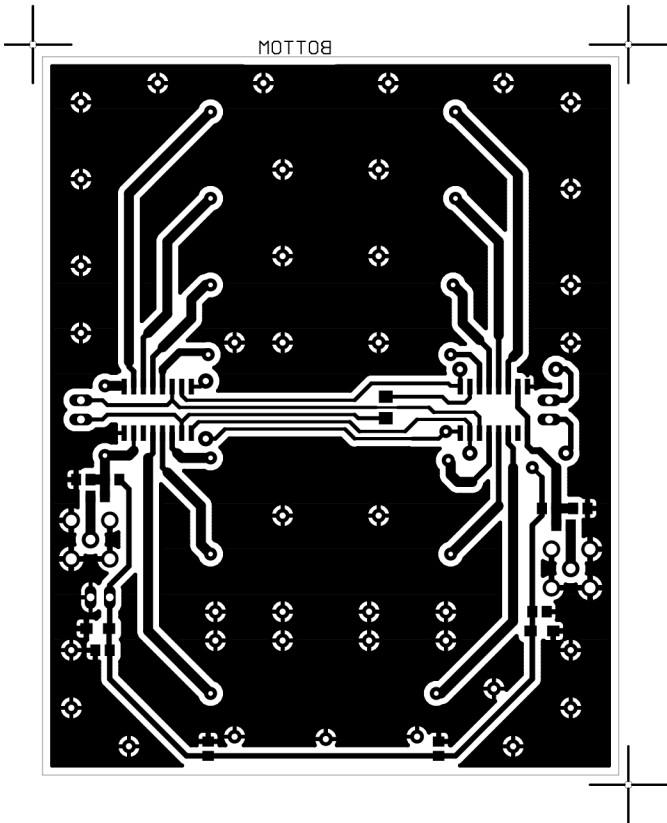
F.2 Deska plošného spoje

Horní strana



M 1:1

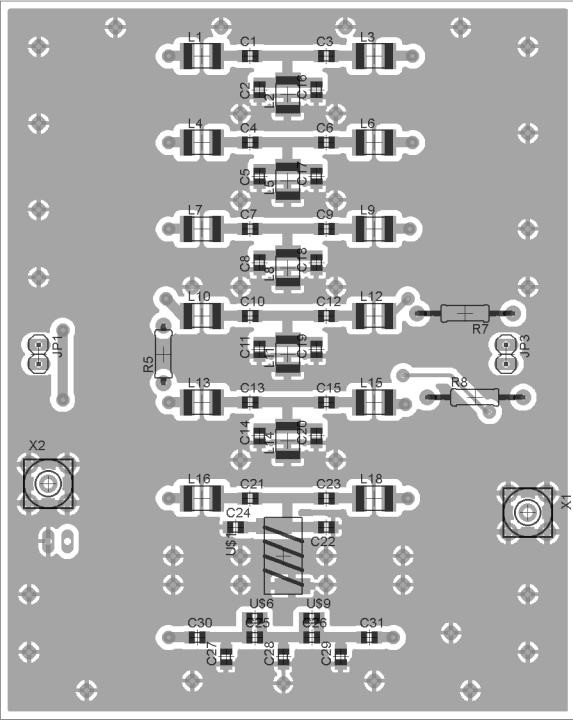
Spodní strana



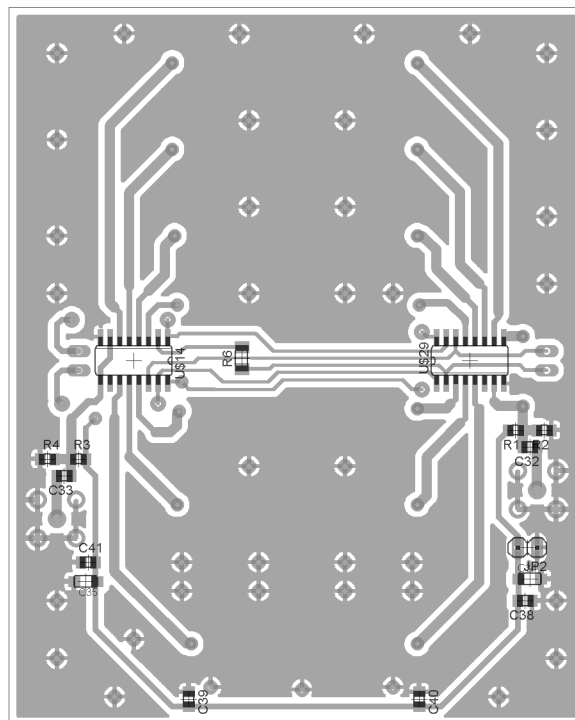
M 1:1

F.3 Osazovací náčres

Horní strana



Spodní strana



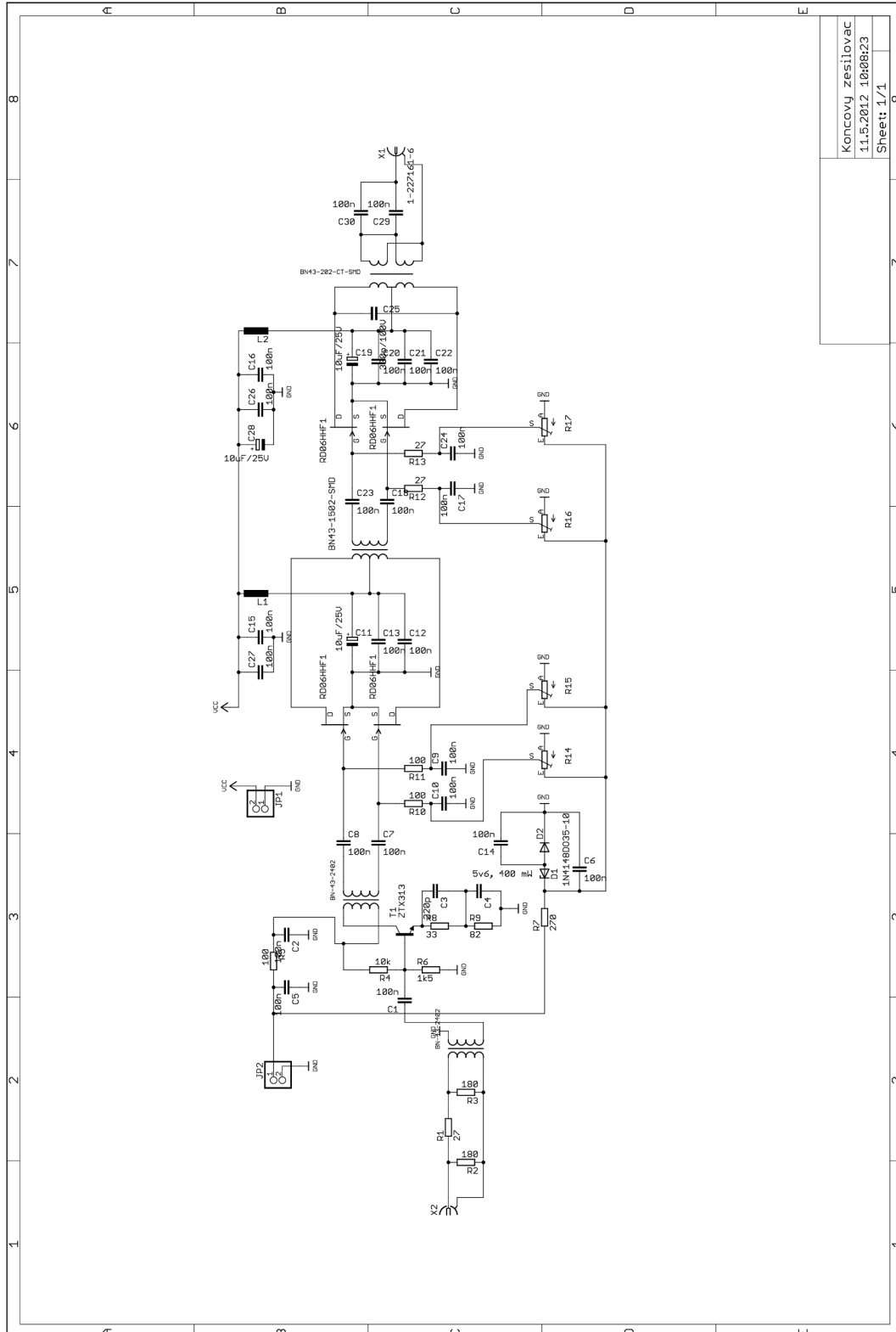
F.4 Seznam součástek

Součástka	Hodnota	Pouzdro	Součástka	Hodnota	Pouzdro
C1	12p	C0805	C40	22p	C0805
C2	680p	C0805	C41	22p	C0805
C3	12p	C0805	JP1		1X02
C4	15p	C0805	JP2		1X02
C5	680p	C0805	JP3		1X02
C6	15p	C0805	L1	2700n	L1812
C7	22p	C0805	L2	22n	L1812
C8	680p	C0805	L3	2700n	L1812
C9	20p	C0805	L4	2700n	L1812
C10	29p	C0805	L5	27n	L1812
C11	820p	C0805	L6	2700n	L1812
C12	29p	C0805	L7	2700n	L1812
C13	47p	C0805	L8	47n	L1812
C14	820p	C0805	L9	2700n	L1812
C15	47p	C0805	L10	2700n	L1812
C16	680p	C0805	L11	47n	L1812
C17	820p	C0805	L12	2700n	L1812
C18	560p	C0805	L13	2700n	L1812
C19	820p	C0805	L14	82n	L1812
C20	820p	C0805	L15	2700n	L1812
C21	82p	C0805	L16	5600n	L1812
C22	2n7	C0805	L18	5600n	L1812

C23	82p	C0805	R1	10k	R0805
C24	820p	C0805	R2	10k	R0805
C25	75p	C0805	R3	10k	R0805
C26	180p	C0805	R4	10k	R0805
C27	750p	C0805	R5	0R	0207/7
C28	1200p	C0805	R6	0R	R1206
C29	560p	C0805	R7	0R	0207/12
C30	75p	C0805	R8	0R	0207/12
					132-
C31	75p	C0805	U\$1		11SMGLB
C32	22p	C0805	U\$6	2n2	R0805
C33	22p	C0805	U\$9	2n2	R0805
C34	10u	SMC_A	U\$14	MPX3253	SO16
C35	10u	SMC_A	U\$29	MPX3253	SO16
C38	22p	C0805	X1	BU-SMA-V	BU-SMA-V
C39	22p	C0805	X2	BU-SMA-V	BU-SMA-V

G VÝKONOVÝ ZESILOVAČ

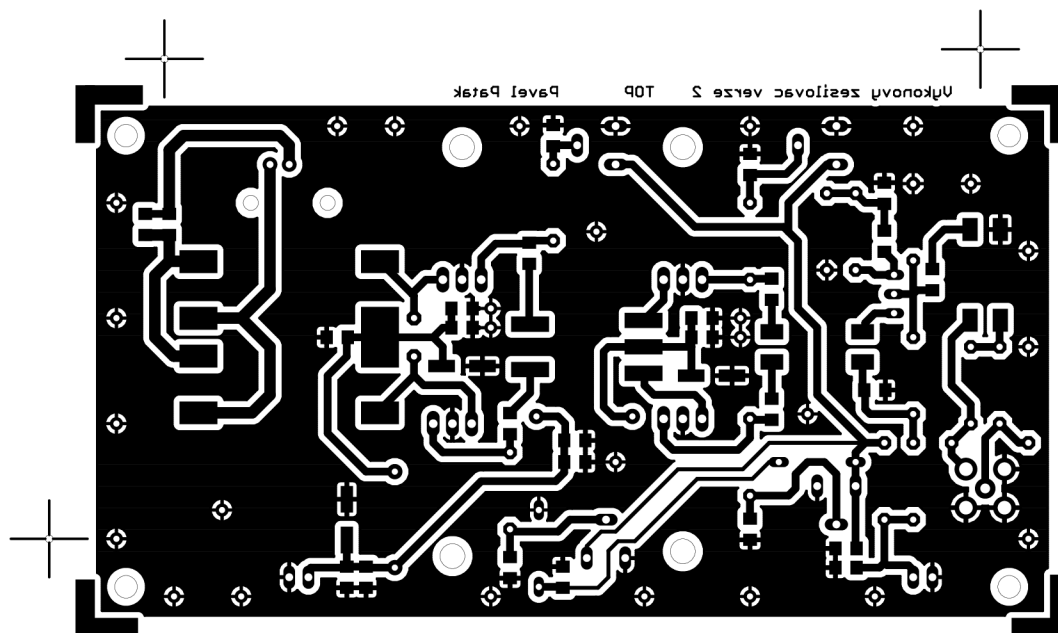
G.1 Obvodové zapojení



Koncový zesilovač	8
11.5.2012 10:08:23	7
Sheet: 1/1	6
	5
	4
	3
	2
	1

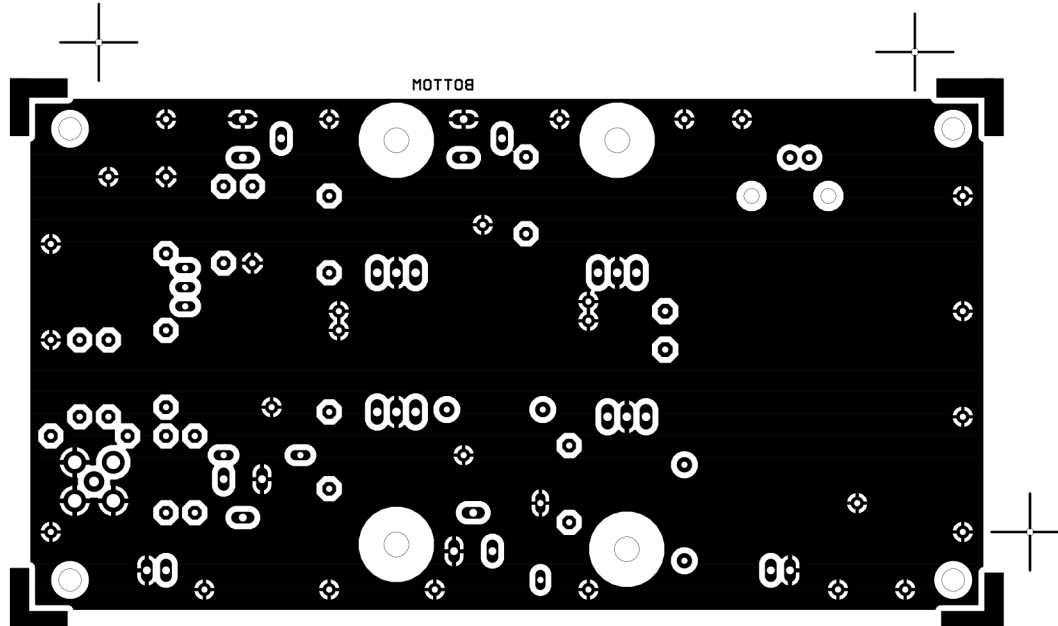
G.2 Deska plošného spoje

Horní strana



M 1:1

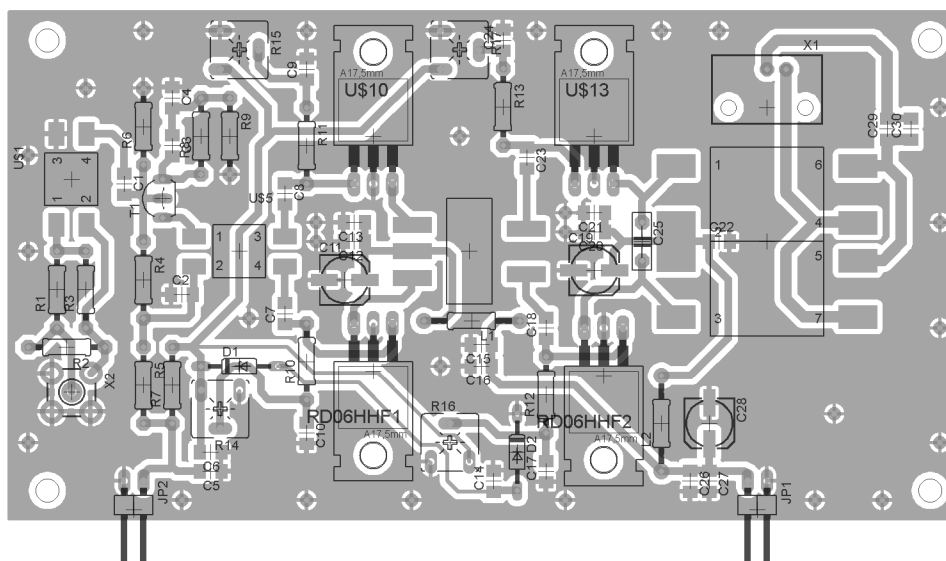
Spodní strana



M 1:1

G.3 Osazovací náčres

Horní strana



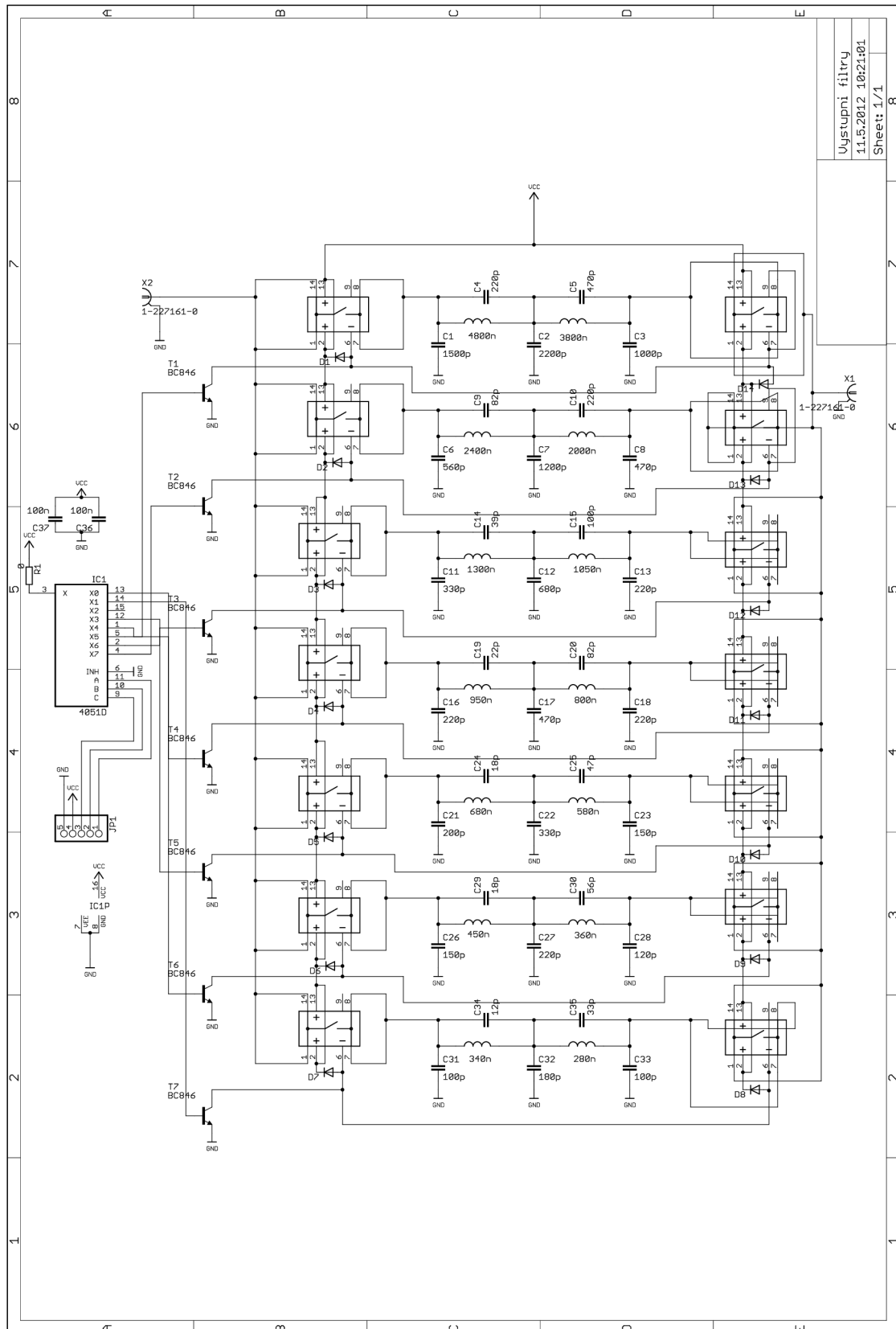
G.4 Seznam součástek

Součástka	Hodnota	Pouzdro	Součástka	Hodnota	Pouzdro
C1	100n	C-EUC1206	C29	100n	C-EUC1206
C2	100n	C-EUC1206	C30	100n	C-EUC1206
C3	220p	C-EUC1206	D1	5v6	DO35
C4	20p	C-EUC1206	D2	1N4148	DO35
C5	100n	C-EUC1206	JP1		PINHD-1X2
C6	100n	C-EUC1206	JP2		PINHD-1X2
C7	100n	C-EUC1206	L1	2z	L-EU0207/12
C8	100n	C-EUC1206	L2	1z	L-EU0207/12
C9	100n	C-EUC1206	R1	27	R-EU_0207/10
C10	100n	C-EUC1206	R2	180	R-EU_0207/10
C11	10uF/25V	605	R3	180	R-EU_0207/10
C12	100n	C-EUC1206	R4	10k	R-EU_0207/10
C13	100n	C-EUC1206	R5	100	R-EU_0207/10
C14	100n	C-EUC1206	R6	1k5	R-EU_0207/10
C15	100n	C-EUC1206	R7	270	R-EU_0207/10
C16	100n	C-EUC1206	R8	33	R-EU_0207/10
C17	100n	C-EUC1206	R9	82	R-EU_0207/10
C18	100n	C-EUC1206	R10	100	R-EU_0207/10
C19	10uF/25V	605	R11	100	R-EU_0207/10
C20	100n	C-EUC1206	R12	27	R-EU_0207/10
C21	100n	C-EUC1206	R13	27	R-EU_0207/10

C22	100n	C-EUC1206	R14		TRIM_EU-CA6V
C23	100n	C-EUC1206	R15		TRIM_EU-CA6V
C24	100n	C-EUC1206	R16		TRIM_EU-CA6V
C25	330p/100V	1N5-K/100V	R17		TRIM_EU-CA6V
C26	100n	C-EUC1206	RD06HHF1		TO220
C27	100n	C-EUC1206	RD06HHF2		TO220
C28	10uF/25V	605	T1	ZTX313	TO92
U\$1	BN-43-2402-		U\$13	RD06HHF1	TO220
U\$5	BN-43-2402		U\$16	BN43-202-CT	
U\$10	RD06HHF1	TO220	X1		1-227161-6
U\$12	BN43-1502		X2		BU-SMA-V

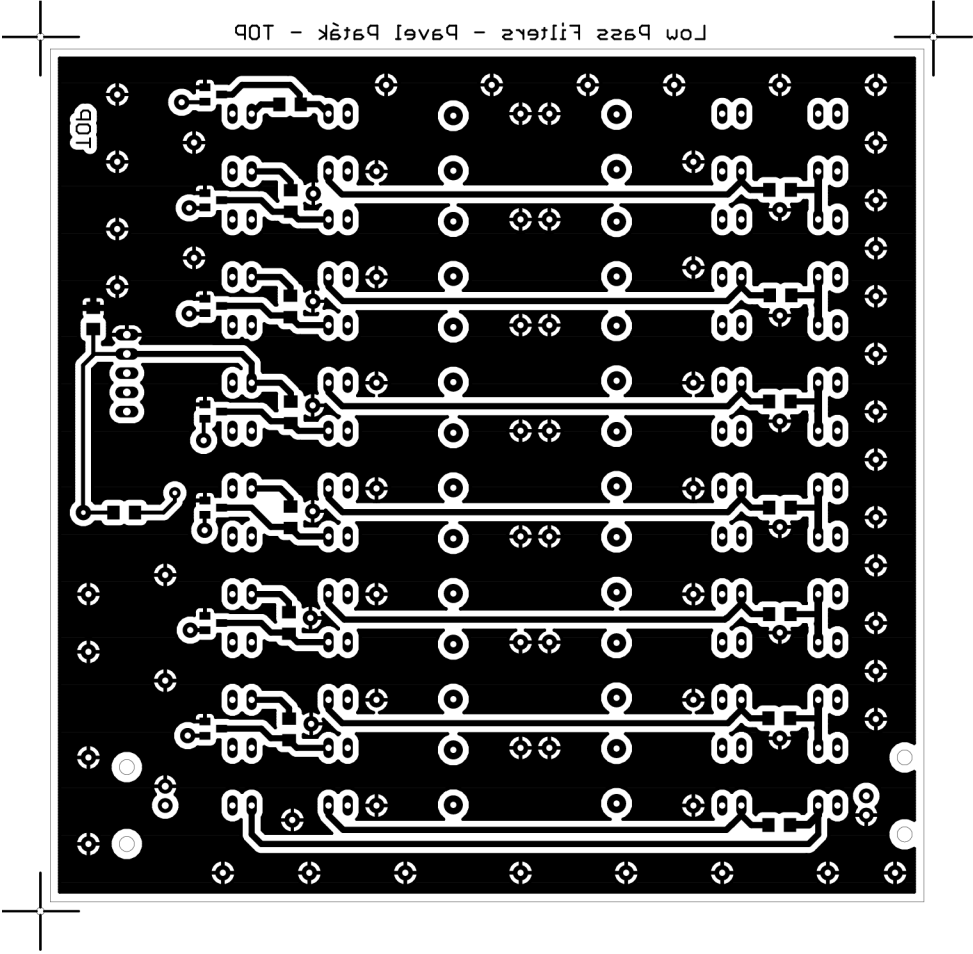
H VÝSTUPNÍ FILTRY

H.1 Obvodové zapojení



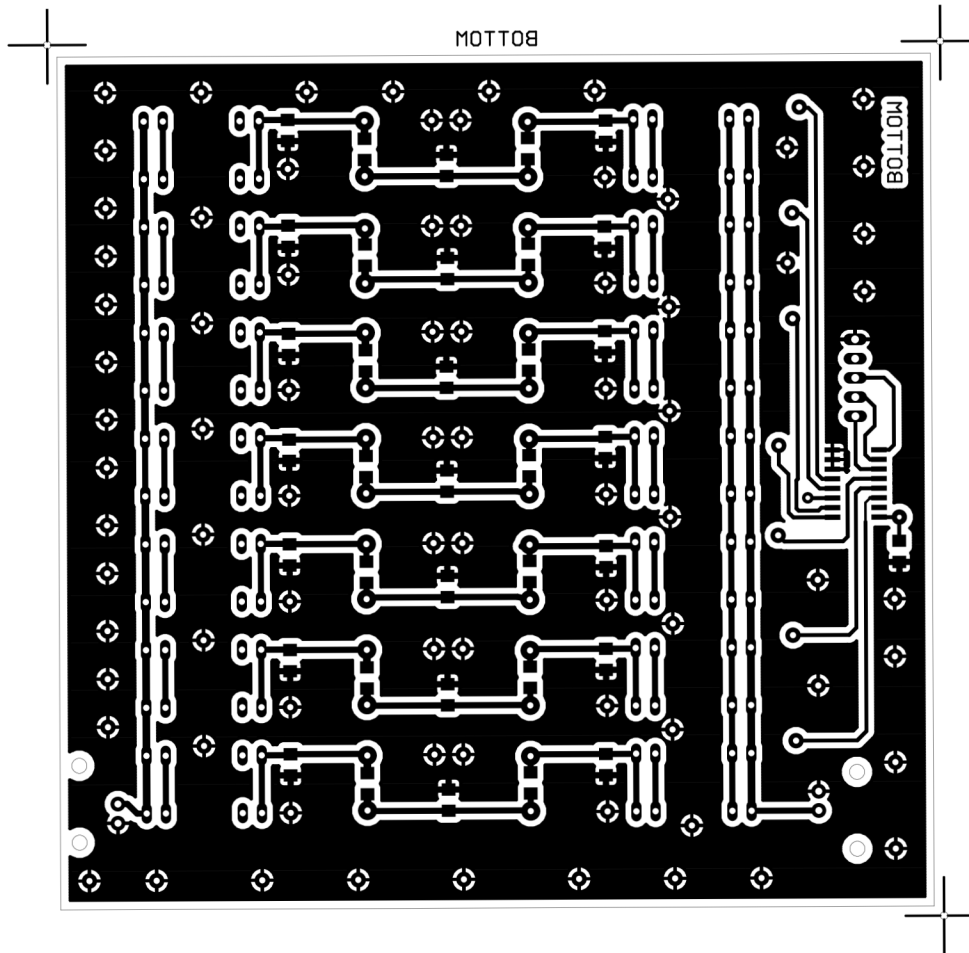
H.2 Deska plošného spoje

Horní strana



M 1:1

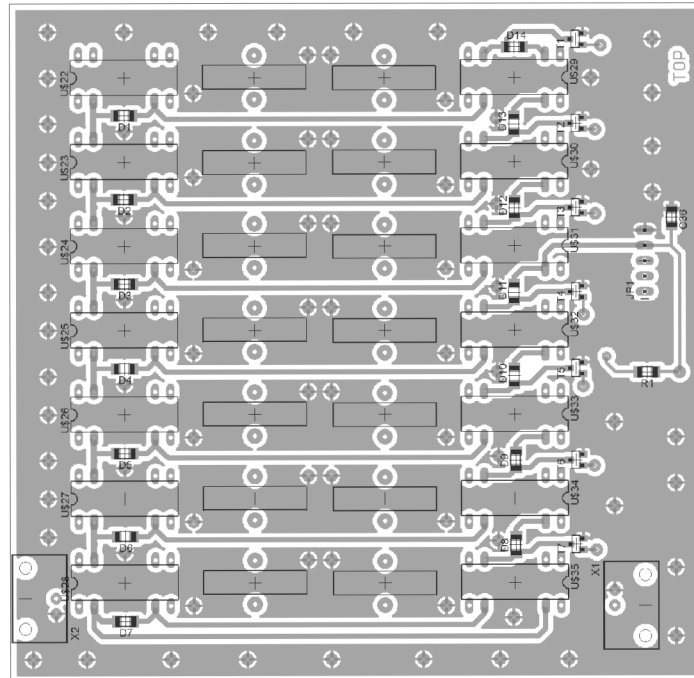
Spodní strana



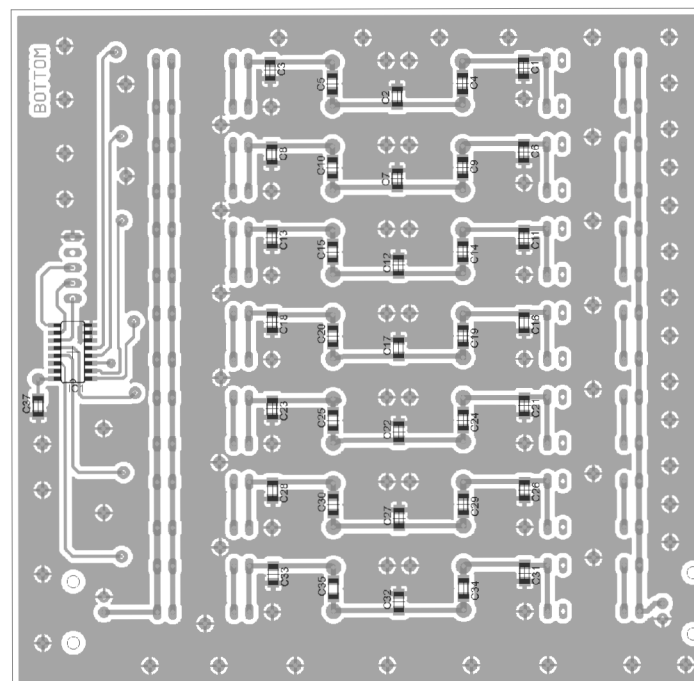
M 1:1

H.3 Osazovací náčres

Horní strana



Spodní strana



H.4 Seznam součástek

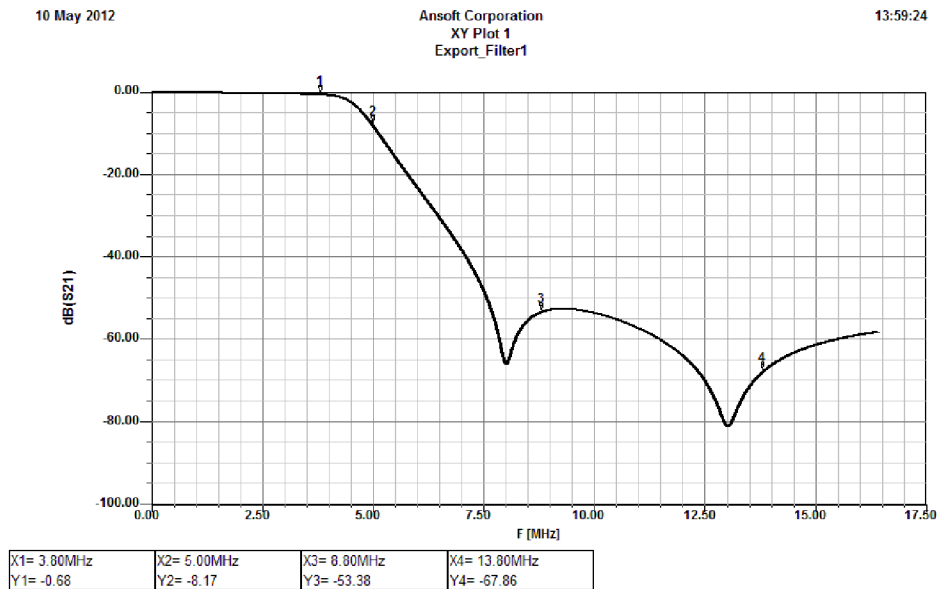
Součástka	Hodnota	Pouzdro	Součástka	Hodnota	Pouzdro
C1	1500p	C-EUC1206	D10	1N4148	R1206
C2	2200p	C-EUC1206	D11	1N4148	R1206
C3	1000p	C-EUC1206	D12	1N4148	R1206
C4	220p	C-EUC1206	D13	1N4148	R1206
C5	470p	C-EUC1206	D14	1N4148	R1206
C6	560p	C-EUC1206	IC1	4051D	4051D
C7	1200p	C-EUC1206	JP1	HEADER-1X5	1X05_OVAL
C8	470p	C-EUC1206	R1	0	R-EU_R1206
C9	82p	C-EUC1206	T1	BC846	BC846
C10	220p	C-EUC1206	T2	BC846	BC846
C11	330p	C-EUC1206	T3	BC846	BC846
C12	680p	C-EUC1206	T4	BC846	BC846
C13	220p	C-EUC1206	T5	BC846	BC846
C14	39p	C-EUC1206	T6	BC846	BC846
C15	100p	C-EUC1206	T7	BC846	BC846
C16	220p	C-EUC1206	U\$22	RR1A05-500	DIL14
C17	470p	C-EUC1206	U\$23	RR1A05-501	DIL14
C18	220p	C-EUC1206	U\$24	RR1A05-502	DIL14
C19	22p	C-EUC1206	U\$25	RR1A05-503	DIL14
C20	82p	C-EUC1206	U\$26	RR1A05-504	DIL14
C21	200p	C-EUC1206	U\$27	RR1A05-505	DIL14
C22	330p	C-EUC1206	U\$28	RR1A05-506	DIL14
C23	150p	C-EUC1206	U\$29	RR1A05-507	DIL14
C24	18p	C-EUC1206	U\$30	RR1A05-508	DIL14
C25	47p	C-EUC1206	U\$31	RR1A05-509	DIL14
C26	150p	C-EUC1206	U\$32	RR1A05-510	DIL14
C27	220p	C-EUC1206	U\$33	RR1A05-511	DIL14
C28	120p	C-EUC1206	U\$34	RR1A05-512	DIL14
C29	18p	C-EUC1206	U\$35	RR1A05-513	DIL14
C30	56p	C-EUC1206	U\$47	4800n	
C31	100p	C-EUC1206	U\$48	3800n	
C32	180p	C-EUC1206	U\$49	2000n	
C33	100p	C-EUC1206	U\$50	2400n	
C34	12p	C-EUC1206	U\$51	1300n	
C35	33p	C-EUC1206	U\$52	1050n	
C36	100n	C-EUC1206	U\$53	800n	
C37	100n	C-EUC1206	U\$54	950n	
D1	1N4148	R1206	U\$55	680n	
D2	1N4148	R1206	U\$56	580n	
D3	1N4148	R1206	U\$57	360n	
D4	1N4148	R1206	U\$58	450n	
D5	1N4148	R1206	U\$59	340n	
D6	1N4148	R1206	U\$60	280n	

D7	1N4148	R1206	X1	BNC
D8	1N4148	R1206	X2	BNC
D9	1N4148	R1206		

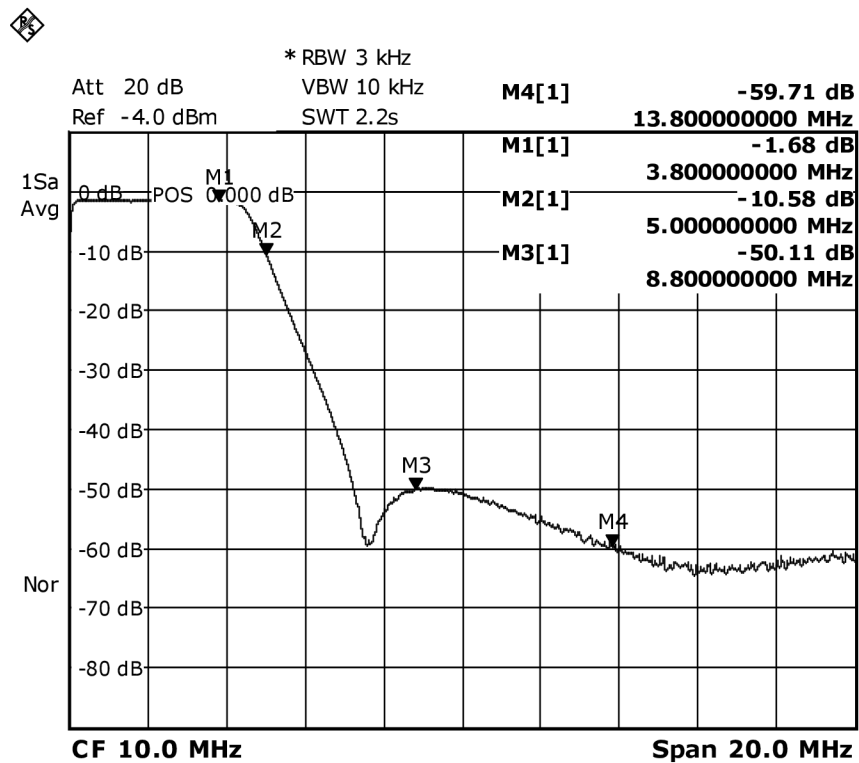
I PÁSMOVÉ FILTRY – SIMULACE A MĚŘENÍ

I.1 Pásmo 1,8 MHz a 3,5 MHz

Simulace:



Měření:



Date: 10.MAY.2012 11:30:18

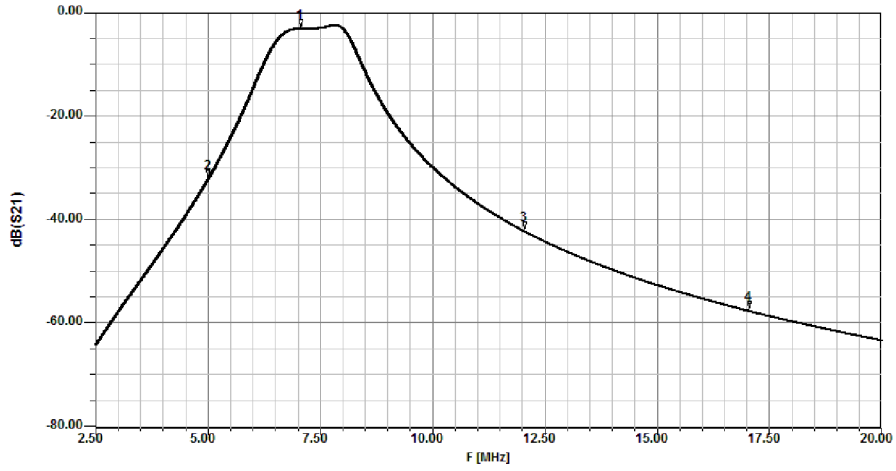
I.2 Pásmo 7 MHz

Simulace:

10 May 2012

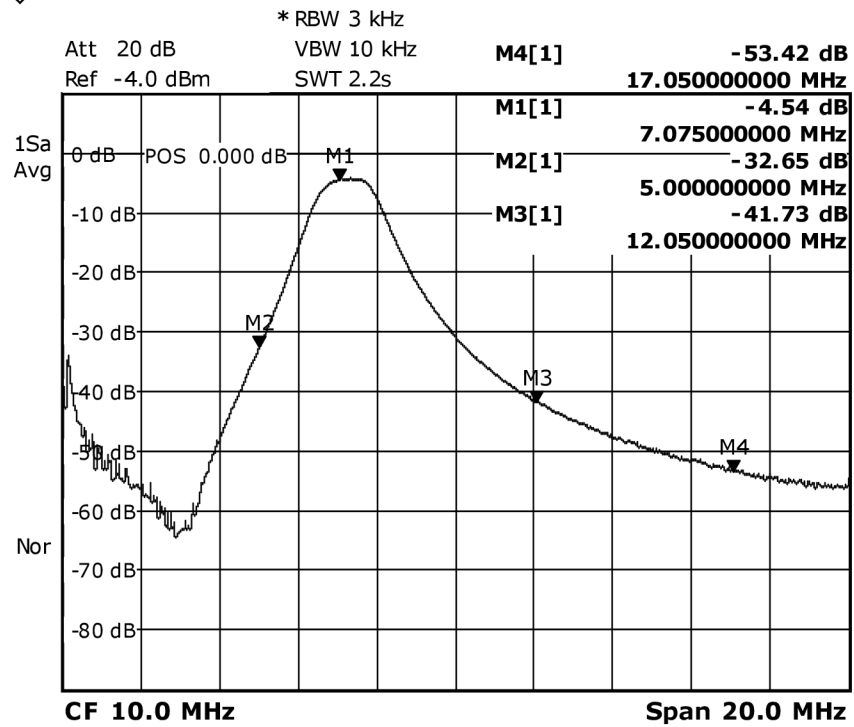
Ansoft Corporation
XY Plot 1
Export_Filter1

14:05:01



X1= 7.07MHz	X2= 5.00MHz	X3= 12.05MHz	X4= 17.05MHz
Y1= -3.10	Y2= -32.08	Y3= -42.14	Y4= -57.53

Měření:



Date: 10.MAY.2012 11:32:11

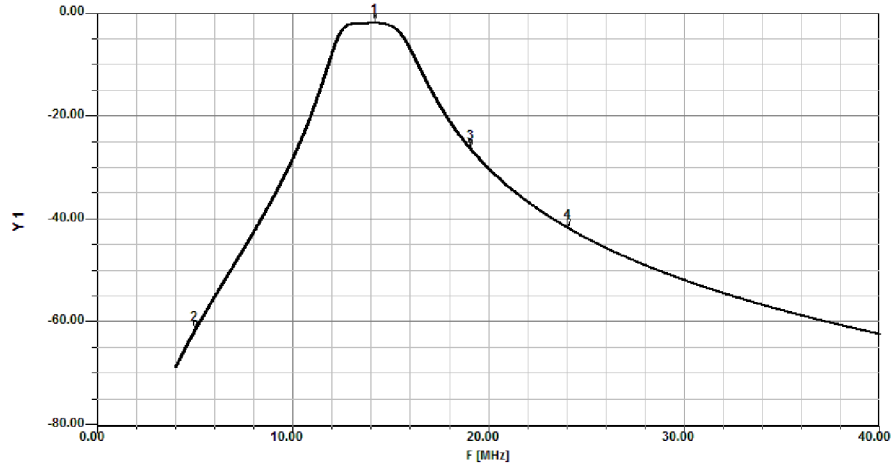
I.3 Pásmo 14 MHz

Simulace:

10 May 2012

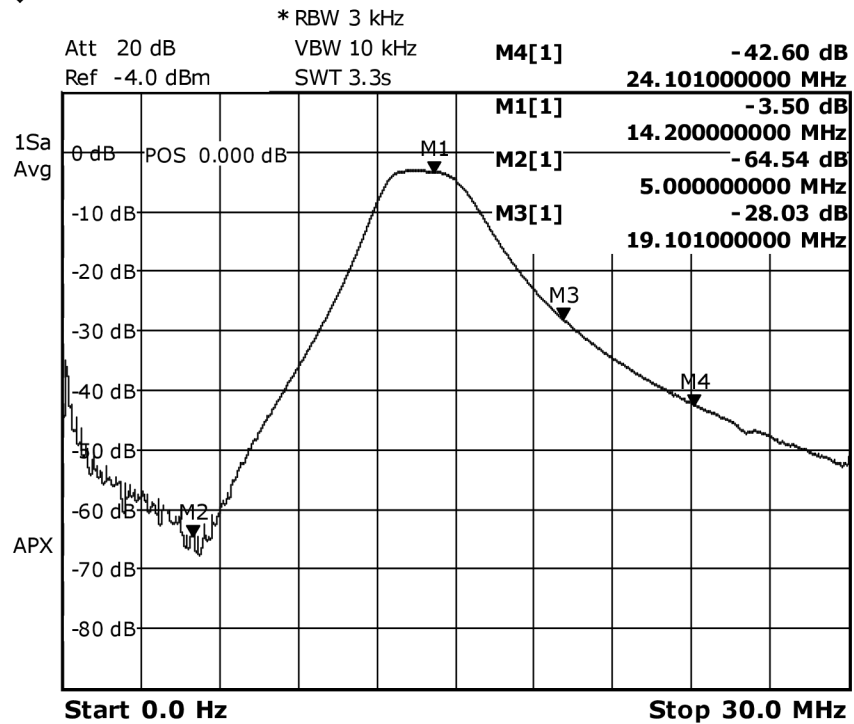
Ansoft Corporation
XY Plot 1
Export_Filter1

14:07:56



X1= 14.20MHz	X2= 5.00MHz	X3= 19.10MHz	X4= 24.10MHz
Y1= -1.98	Y2= -61.46	Y3= -26.41	Y4= -41.69

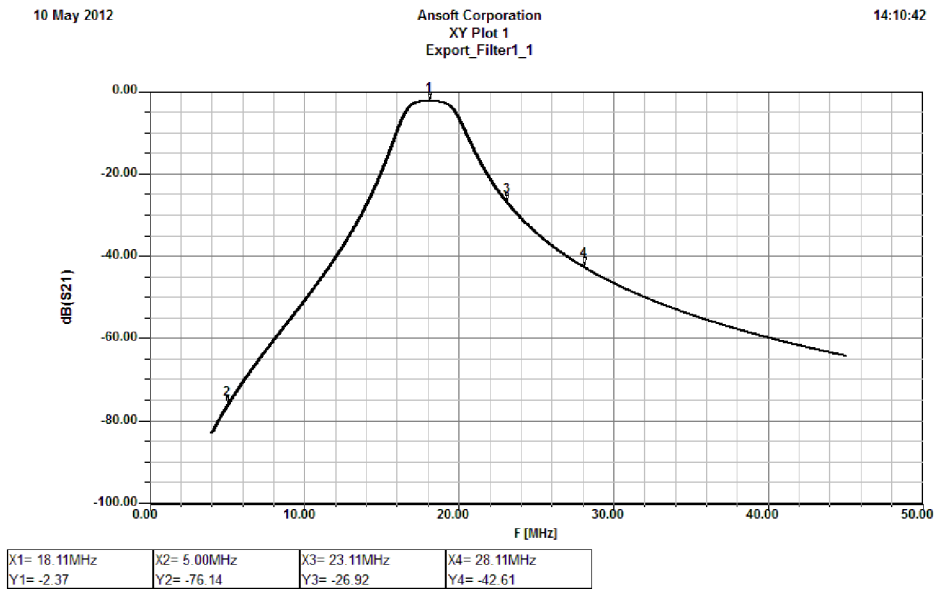
Měření:



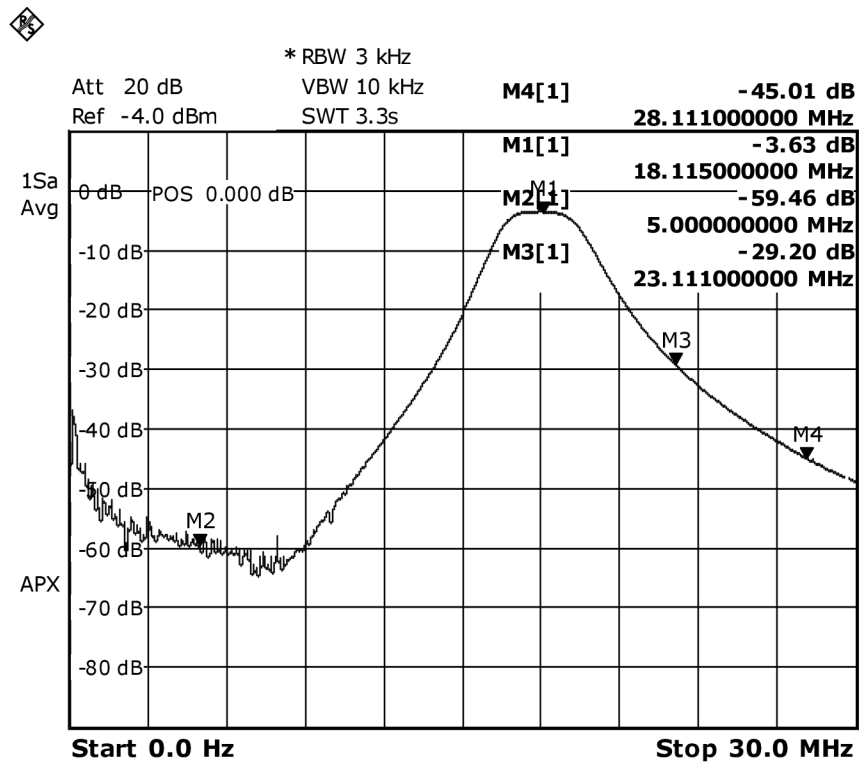
Date: 10.MAY.2012 11:34:42

I.4 Pásmo 18 MHz

Simulace:



Měření:



Date: 10.MAY.2012 11:36:24

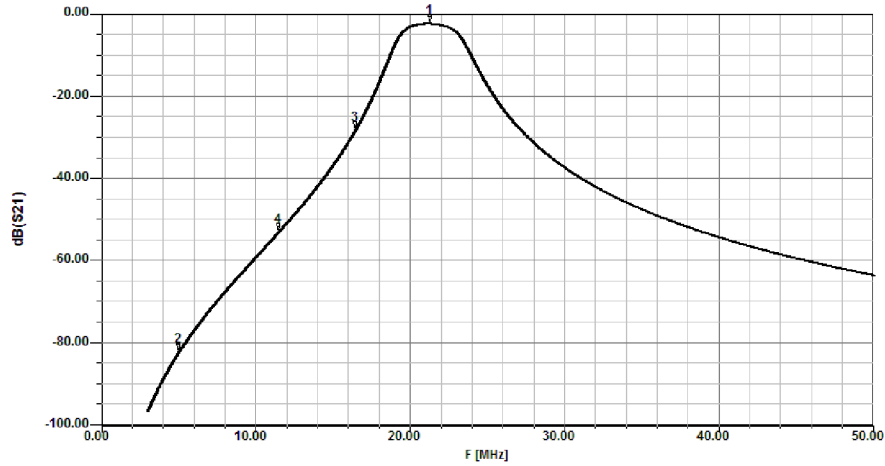
I.5 Pásmo 21 MHz

Simulace:

10 May 2012

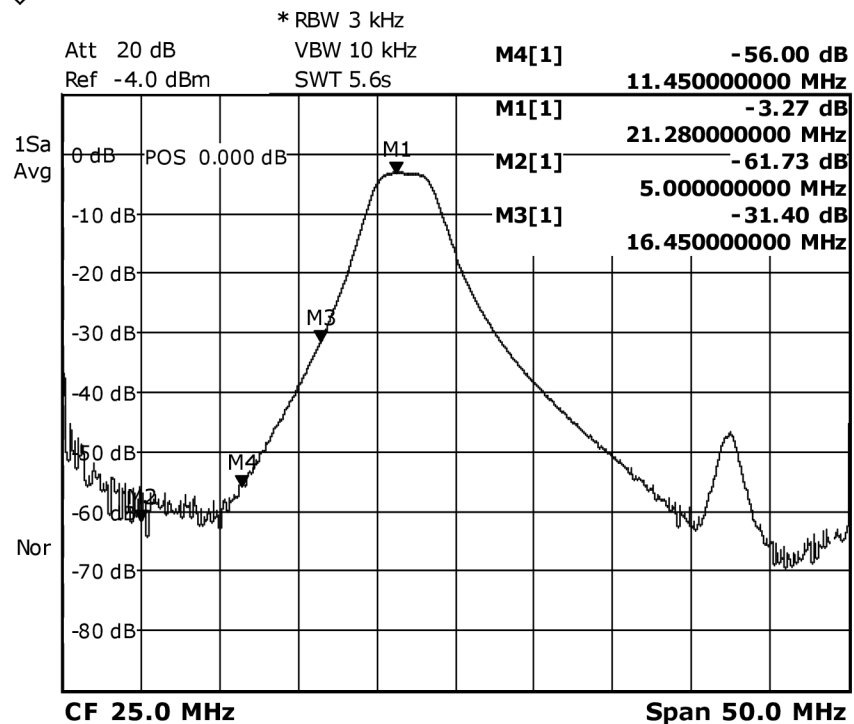
Ansoft Corporation
XY Plot 1
Export_Filter1_0

14:12:57



X1= 21.28MHz	X2= 5.00MHz	X3= 16.45MHz	X4= 11.45MHz
Y1= -2.51	Y2= -82.36	Y3= -28.37	Y4= -53.19

Měření:



Date: 10.MAY.2012 11:39:43

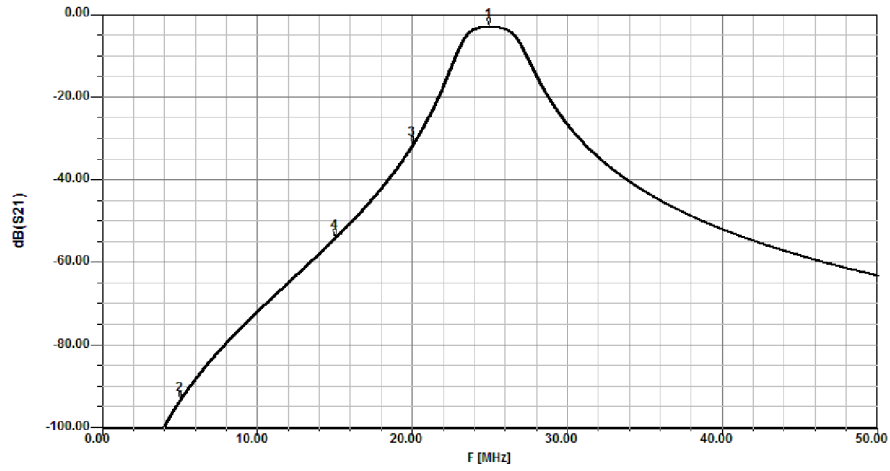
I.6 Pásmo 24 MHz

Simulace:

10 May 2012

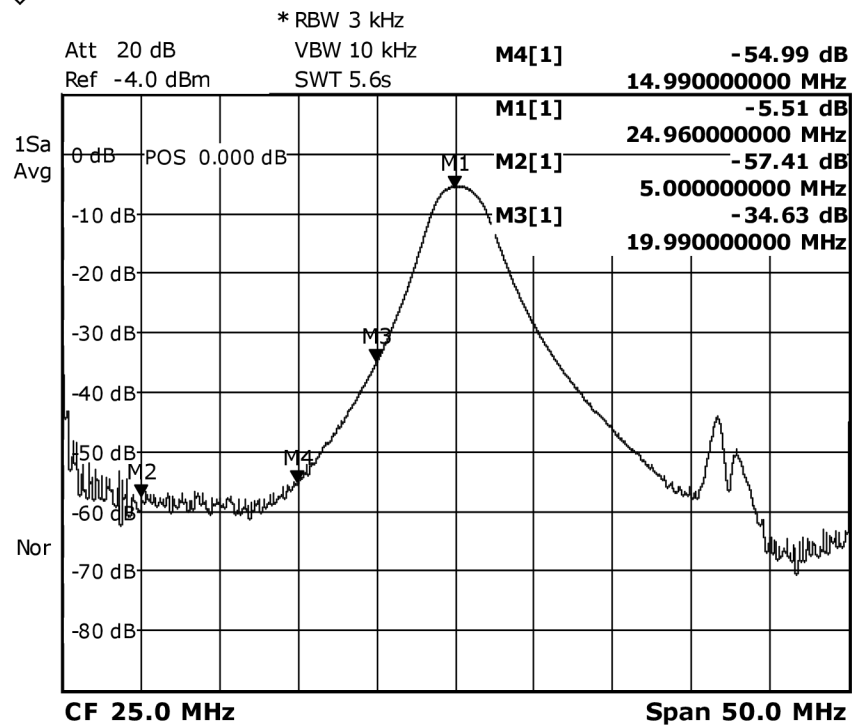
Ansoft Corporation
XY Plot 1
Export_Filter1_0

14:15:14



X1= 24.96MHz	X2= 5.00MHz	X3= 19.99MHz	X4= 14.99MHz
Y1= -3.10	Y2= -93.41	Y3= -31.82	Y4= -54.27

Měření:



Date: 10.MAY.2012 11:41:14

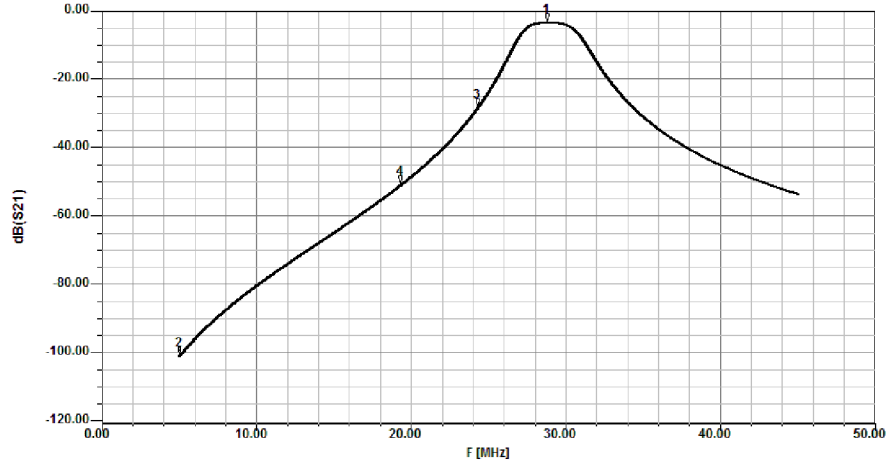
I.7 Pásmo 28 MHz

Simulace:

10 May 2012

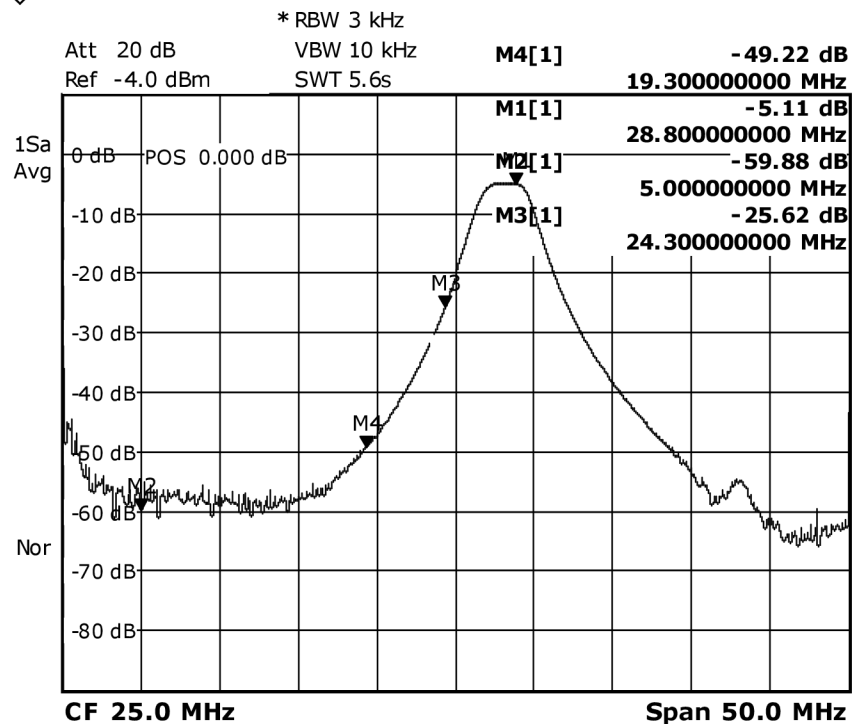
Ansoft Corporation
XY Plot 1
Export_Filter1_0

14:18:33



X1= 28.80MHz	X2= 5.00MHz	X3= 24.30MHz	X4= 19.30MHz
Y1= -3.47	Y2= -100.56	Y3= -28.22	Y4= -50.79

Měření:

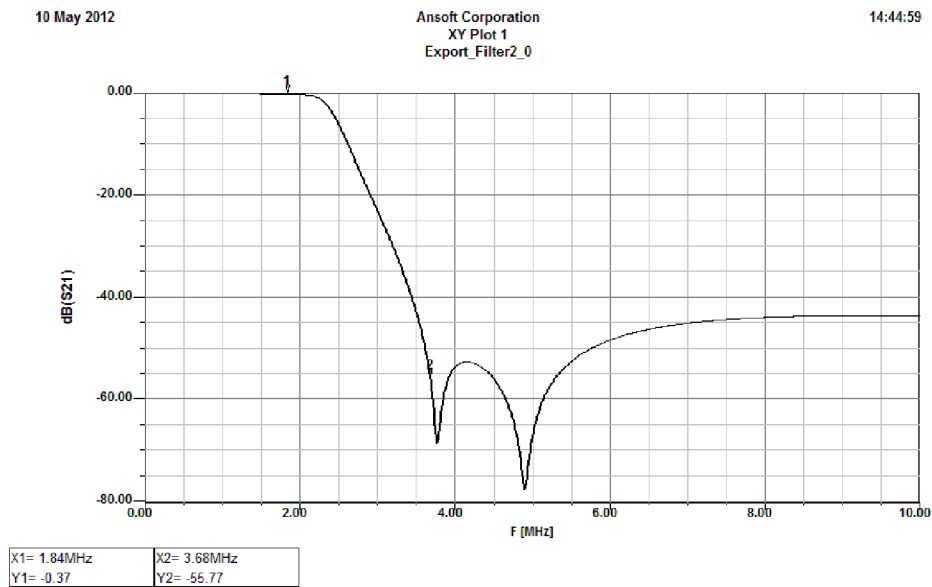


Date: 10.MAY.2012 11:42:54

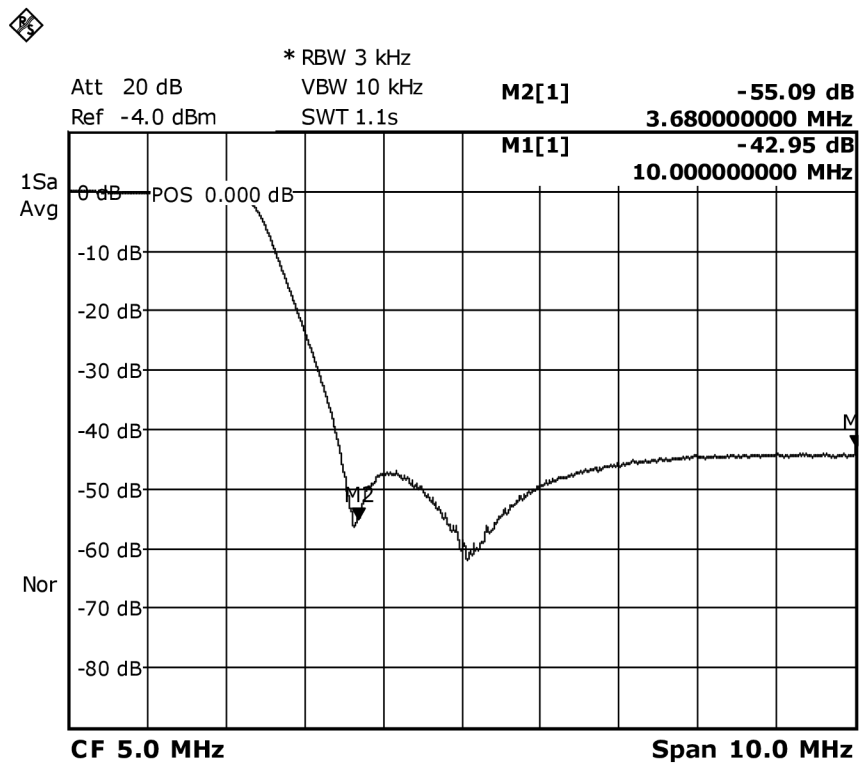
J DOLNÍ PROPUSTI – SIMULACE A MĚŘENÍ

J.1 Pásmo 1,8 MHz

Simulace:



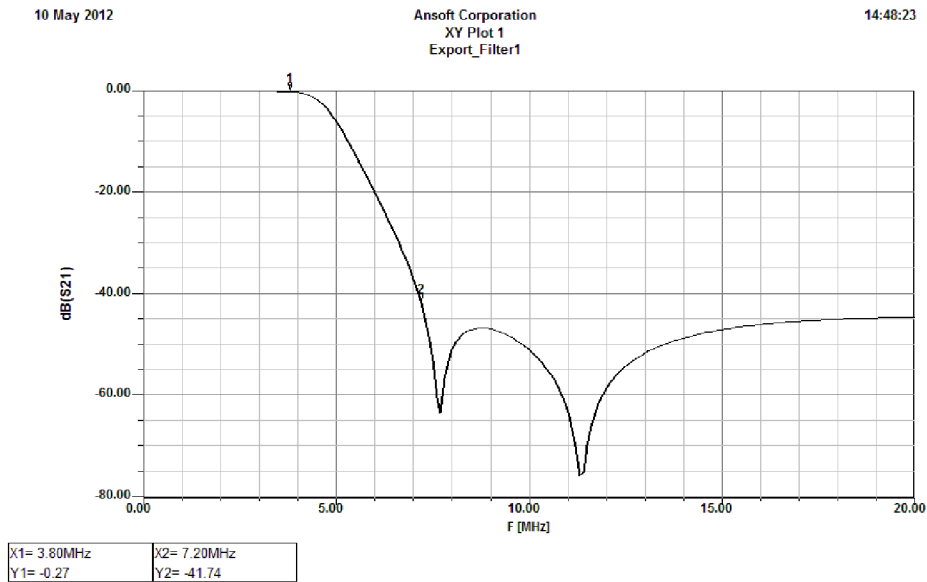
Měření:



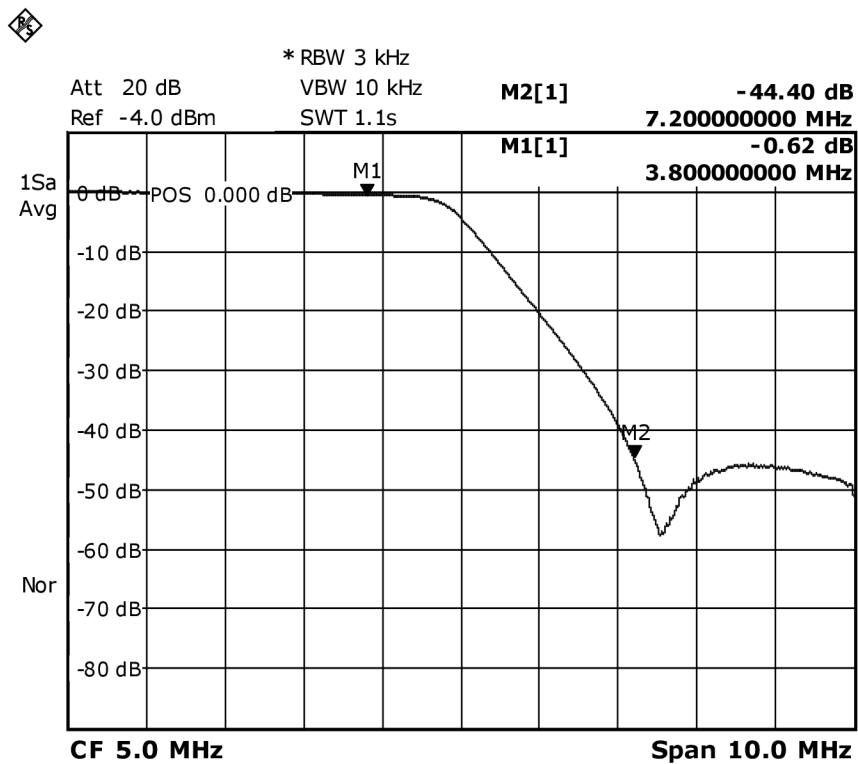
Date: 10.MAY.2012 11:53:48

J.2 Pásmo 3,5 MHz

Simulace:



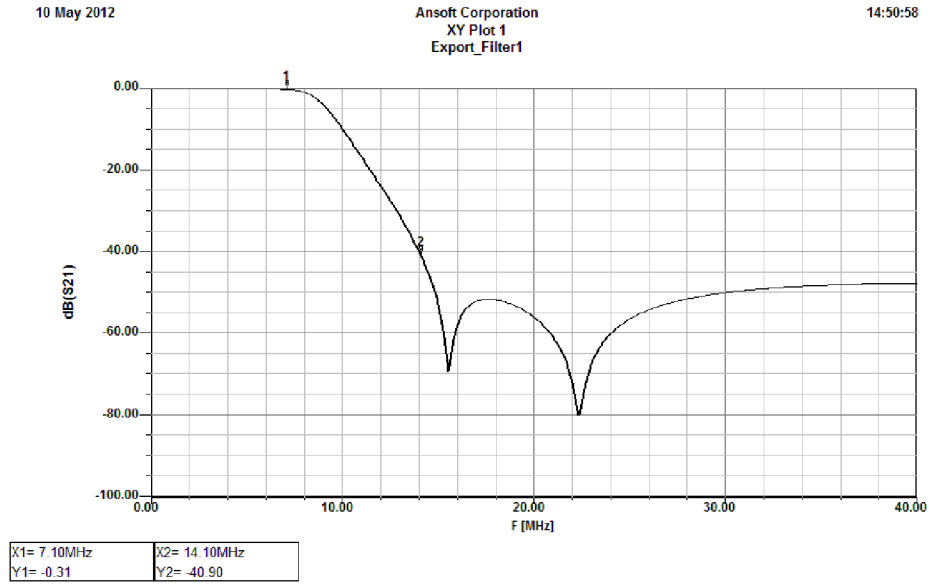
Měření:



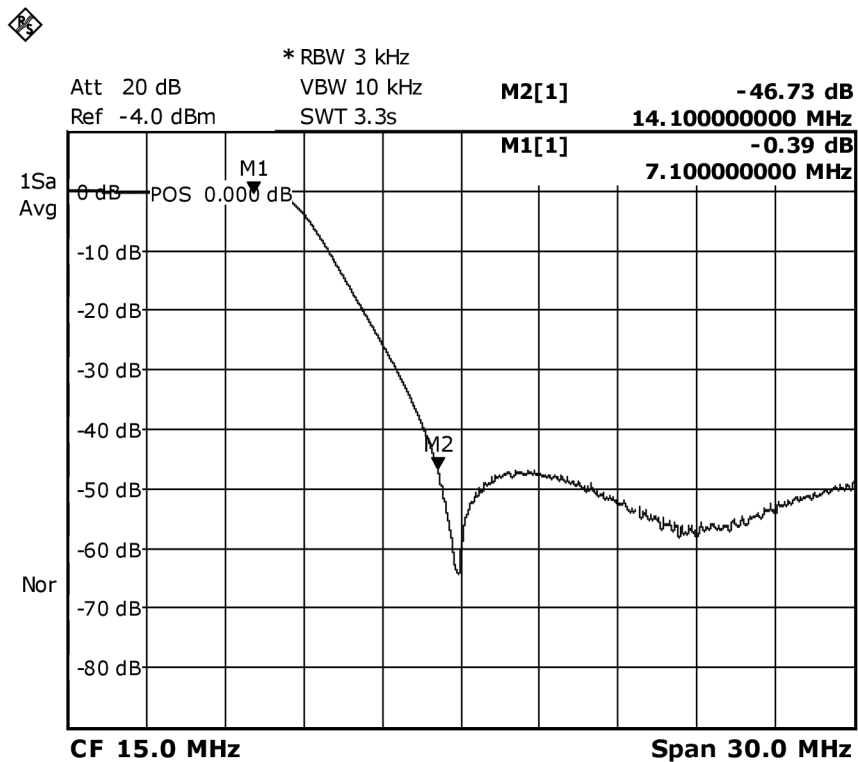
Date: 10.MAY.2012 11:55:13

J.3 Pásmo 7 MHz

Simulace:



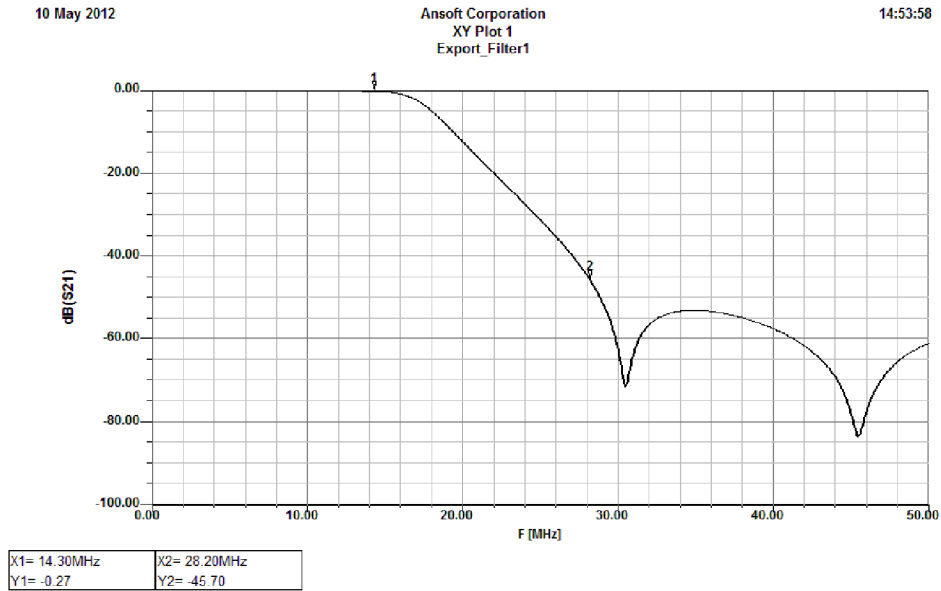
Měření:



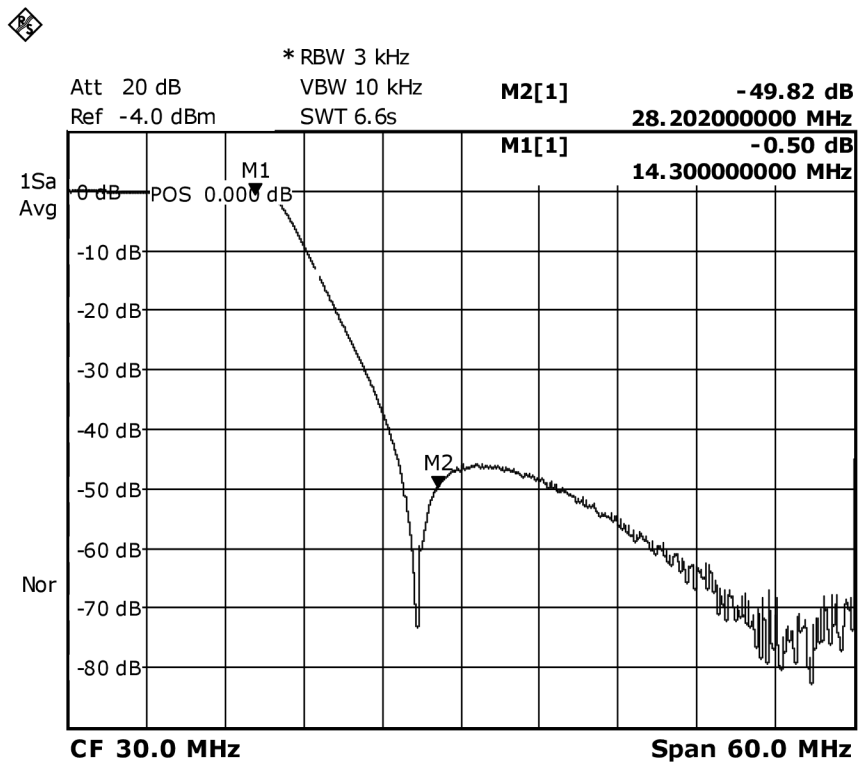
Date: 10.MAY.2012 11:57:38

J.4 Pásmo 14 MHz

Simulace:



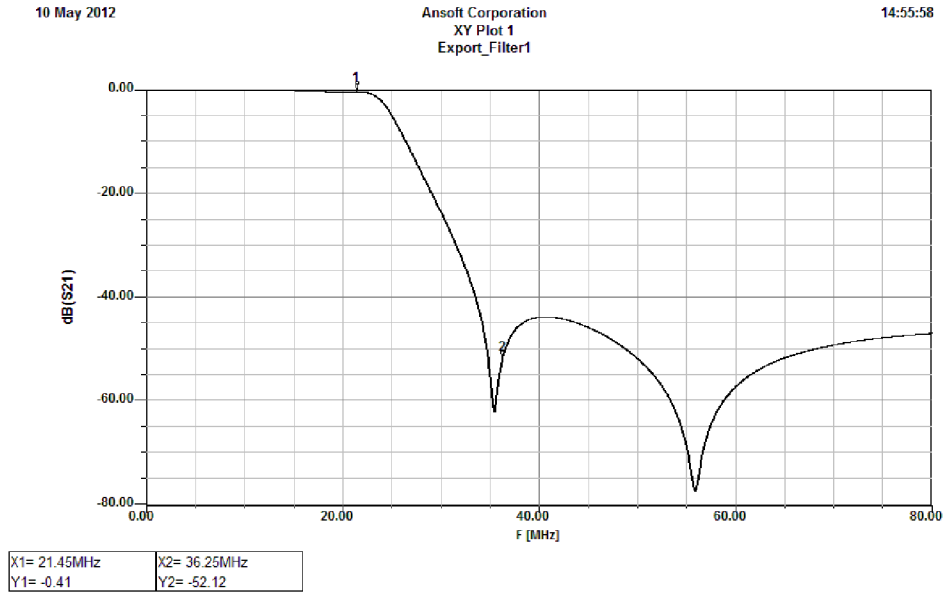
Měření:



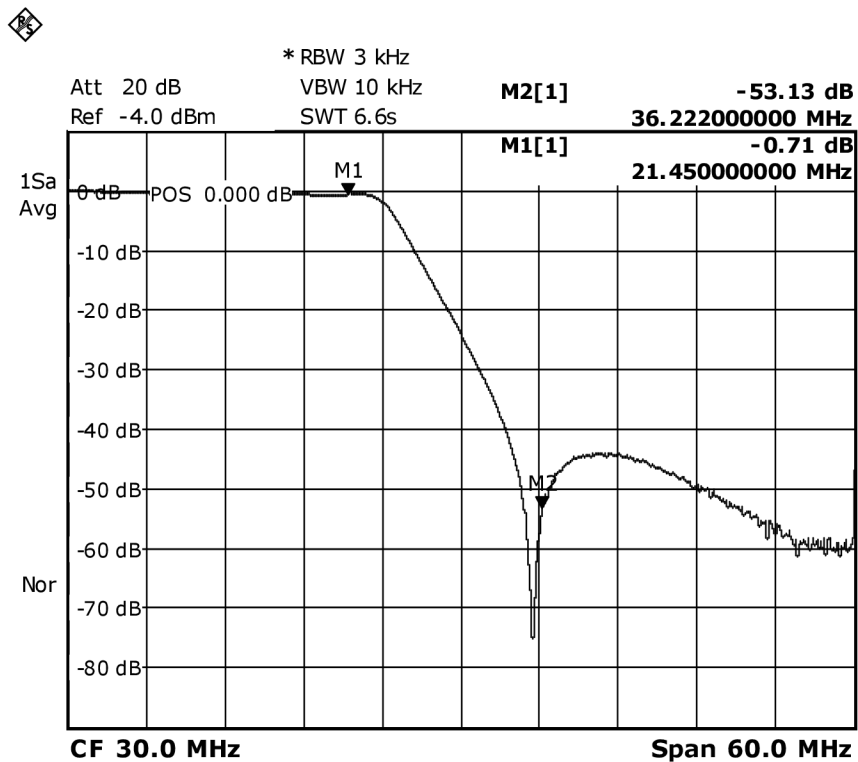
Date: 10.MAY.2012 12:00:36

J.5 Pásmo 18 MHz a 21 MHz

Simulace:



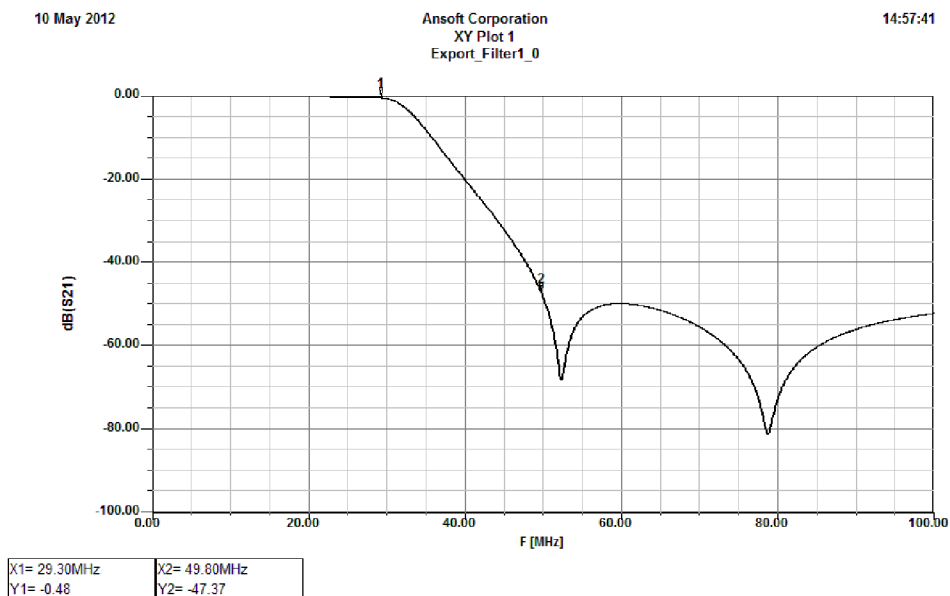
Měření:



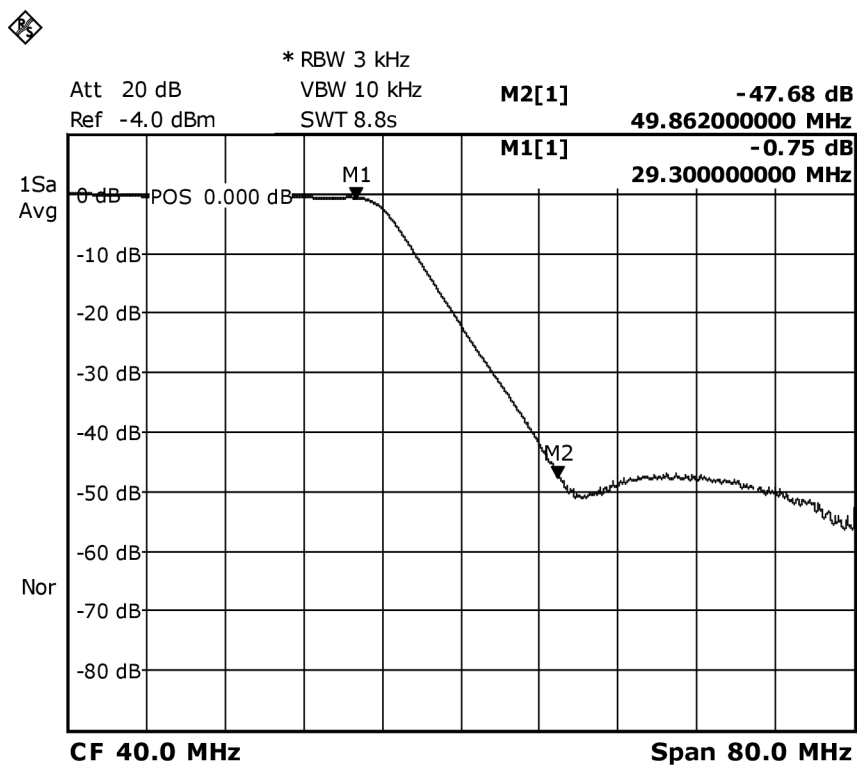
Date: 10.MAY.2012 12:02:15

J.6 Pásmo 24 MHz a 28 MHz

Simulace:

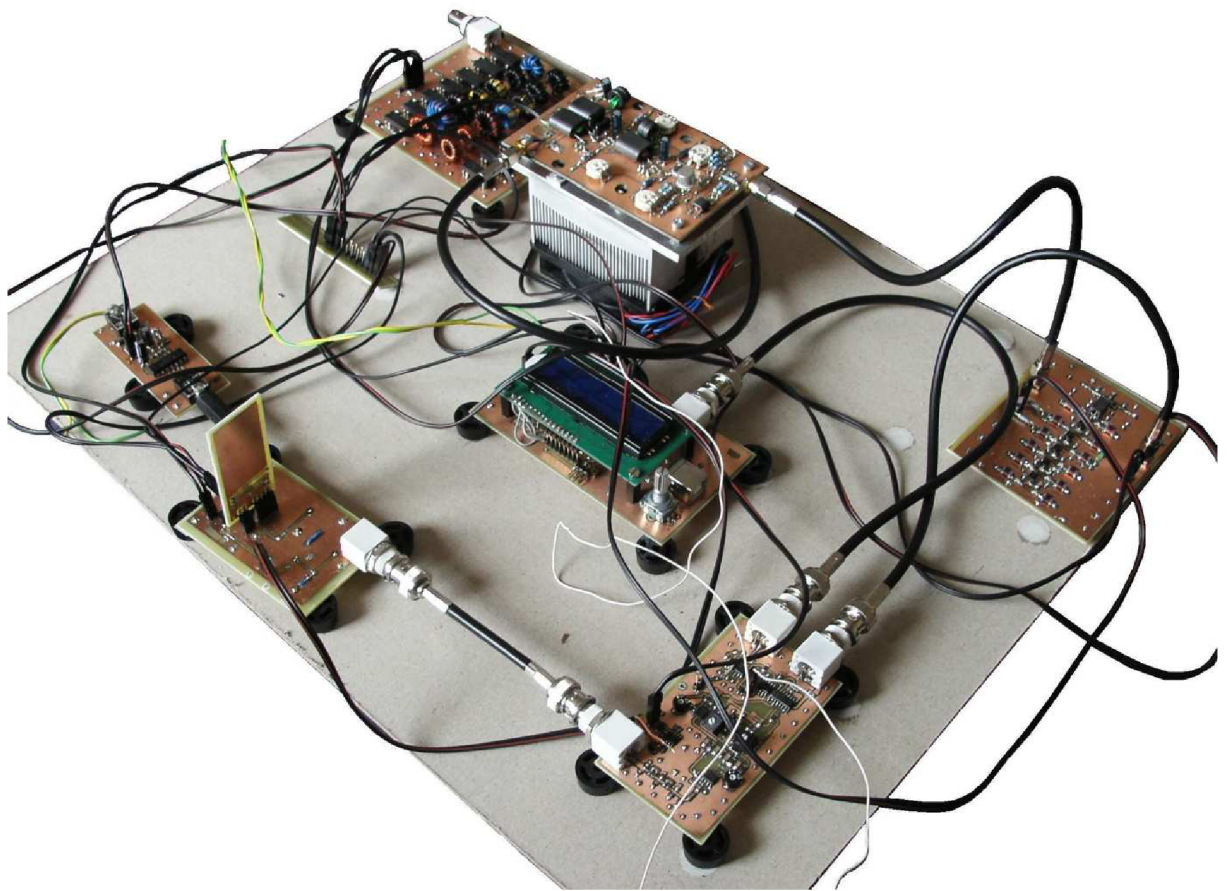


Měření:



Date: 10.MAY.2012 12:04:46

K FOTOGRAFIE SESTAVENÉHO VYSÍLAČE



Na obrázku je sestavený vysílač z prototypových desek plošných spojů. Vlevo nahoře se nachází blok vstupních nízkofrekvenčních obvodů, za nimi následuje modulátor, v němž je přes konektor připevněn plošný spoj s polyfázní sítí. V levém dolním rohu je druhý modulátor, v pravém rohu pak pásmové filtry. V pravém horním rohu je patrný výkonový zesilovač a výstupní dolní propusti. Uprostřed se nachází blok s generátorem a mikrokontrolérem.